BÀI TẬP CHƯƠNG 7 (Quản lý bộ nhớ)

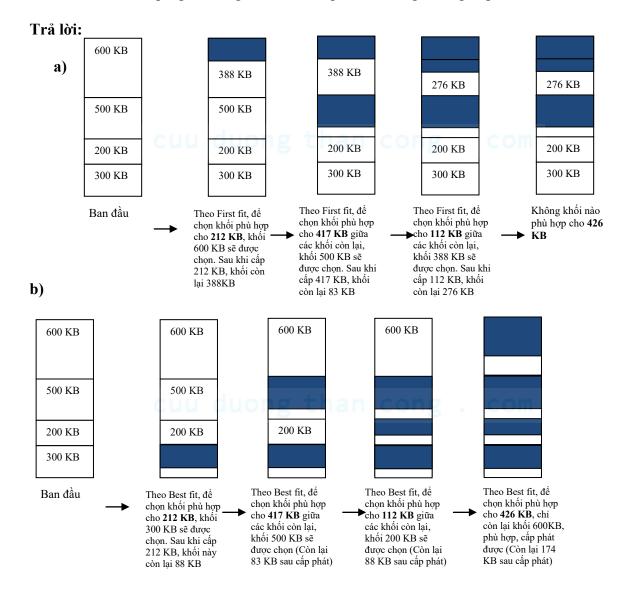
Sinh viên có thể làm thêm bài tập ở sách tham khảo chính "Operating System Concepts – version 9", chương 8 (Main Memory)

Chú ý:

- Hiểu phân mảnh nội và phân mảnh ngoại
- Phân biệt được địa chỉ luận lý/ảo (logical address) và địa chỉ vật lý/thật (physical address)

- 1. Giả sử bộ nhớ chính được phân thành các phân vùng có kích thước là 600 KByte, 500 KByte, 200 KByte, 300 KByte (theo thứ tự) và ban đầu các vùng nhớ đều đang trống. Cho biết các tiến trình có kích thước 212 KByte, 417 KByte, 112 KByte và 426 KByte (theo thứ tự) sẽ được cấp phát bộ nhớ như thế nào, nếu sử dụng:
- a) Thuật toán First fit
- b) Thuật toán Best fit

Thuật toán nào cho phép sử dụng bộ nhớ hiệu qủa nhất trong trường hợp trên?

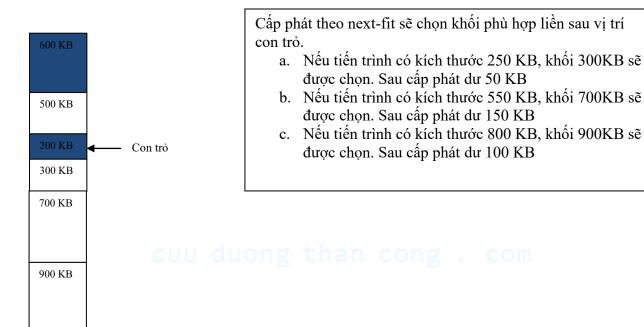


2.

Giả sử bộ nhớ chính được phân thành các phân vùng có kích thước là 600 KByte, 500 KByte, 200 KByte, 300 KByte, 700 KByte, 900 KByte (theo thứ tự). Xem hình bên dưới: Các vùng có màu xanh đậm là các vùng đã được cấp phát, các vùng trắng là các vùng vẫn còn trống. Giả sử con trỏ đang ở vùng 200KByte, theo **next-fit**

- a. Nếu tiến trình vào có kích thước 250 Kbyte, vùng nhớ nào được cấp phát.
- b. Nếu tiến trình vào có kích thước 550 Kbyte, vùng nhớ nào được cấp phát.
- c. Nếu tiến trình vào có kích thước 800 Kbyte, vùng nhớ nào được cấp phát. (Ba câu a, b, c không liên quan nhau)

Trả lời:



Bài tập phân trang:

- 1. Xét một không gian địa chỉ có 8 trang, mỗi trang có kích thước 1Kbyte. Ánh xạ vào bộ nhớ vật lý có 32 khung trang.
- a) Địa chỉ luận lý (logical address) gồm bao nhiều bit?
- b) Địa chỉ vật lý (physical address) gồm bao nhiều bit?
- c) Bảng trang có bao nhiều mục? Mỗi mục trong bảng trang cần bao nhiều bit?

Trả lời:

a) 13 bits

Địa chỉ luận lý gồm 2 vùng p và d: Vùng p cho biết biết dữ liệu đang ở trang (page) nào, vùng d cho biết trong trang đó, dữ liệu ở vị trí nào.

	 9100 010118	<u> </u>	
р	d		

Đề cho 8 trang $(2^3 = 8) \rightarrow \text{Cần } 3 \text{ bits cho vùng p}$ Mỗi trang có kích thước 1Kbyte = 1024 bytes ($2^{10} = 1024$) \rightarrow Cần 10 bits cho vùng d \Rightarrow Đia chỉ luân lý cần 3 + 10 = 13 bits

b) 15 bits

Địa chỉ vật lý gồm 2 vùng f và d: Vùng f cho biết biết dữ liệu đang ở khung trang (frame) nào, vùng d cho biết trong khung trang đó, dữ liêu ở vi trí nào.

	<u> </u>		
f		d	

Đề cho 32 khung trang $(2^5 = 32) \rightarrow \text{Cần 5 bits cho vùng f}$ Mỗi trang có kích thước 1Kbyte → Mỗi frame cũng có kích thước 1Kbyte → Cần 10 bits cho vùng d

- \Rightarrow Địa chỉ luận lý cần 5 + 10 = 15 bits
- c) Bảng trang có 8 muc (Đia chỉ luân lý có mấy trang thì bảng trang phải có mấy muc). Mỗi mục trong bảng trang dùng để lưu chỉ số frame tương ứng của trang. Hiện tại dùng 5 bits cho frame → Mỗi mục bảng trang chỉ cần 5 bits là đủ. (Tuy nhiên, bảng trang lưu trong bô nhớ chính của máy tính, thường được cấp phát theo byte, do đó trong trường hợp này thực tế sẽ được cấp phát 1 byte cho mỗi mục)

2.

Cho bảng phân trang (bảng ánh xa) của một process như hình, hãy cho biết:

- a. Địa chỉ vật lý 6578 sẽ được chuyển thành địa chỉ luận lý bao nhiều? 4
- Biết rằng kích thước mỗi frame là 1 KB. (Đáp án 434) b. Địa chỉ luận lý 3654 sẽ được chuyển thành địa chỉ vật lý bao nhiều?
 - Biết rằng kích thước mỗi frame là 2 KB. (Đáp án 9798)

Bảng trang của P1

5

0

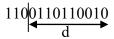
Trả lời:

a. Tìm địa chỉ luận lý tương ứng của địa chỉ vật lý 6578 $6578_{(10)} = 1100110110010_{(2)}$

Đia chỉ luân lý:

	p	d
Địa ch	ỉ vật lý	<i>i</i> :
	f	d

Kích thước mỗi frame là 1 KB (mỗi page cũng là 1 KB) → vùng d trong địa chỉ luận lý và vật lý là 10 bits



→ Địa chỉ vật lý 1100110110010 đang ở frame $110_{(2)} = 6_{(10)}$

Tra vào bảng phân trang, frame 6 đang tương ứng với page 0

→ Đia chỉ luân lý sẽ là (vùng d của vật lý và luân lý giữa nguyên)