

## Literatur

1. W. Dankmeier, „Grundkurs Codierung“, Vieweg Verlag 2006, ISBN-10 3-528-25399-1
2. Shu Lin, D. J. Costello, „Error Control Coding“, Pearson / Prentice Hall, Upper saddle River, New Jersey, 2004, ISBN 0-13-042672-5
3. O. Novak, E. Gramatova, R. Ubar, „Handbook of Testing Electronic Systems“, Czech Technical University Publishing House, 2005, ISBN 80-01-03318-X
4. G. Kemnitz, „Test und Verlässlichkeit von Rechnern“, Springer Verlag, Berlin-Heidelberg, 2007, ISBN 978-3-540-45963-7
5. S. Eggersgluß, G. Fey, Ilia Polian, „Test digitaler Schaltkreise“, De Gruyter / Oldenburg Studium 2014, ISBN 978-3-486-72013-6
6. R. Ubar, J. Raik, H. T. Vierhaus (Editors), „Design and Test Technology for Dependable Systems-on-Chip“, IGI Global Book Company, Hershey, New York, 2011, ISBN 978-1-60960-212-3
7. M. Gössel, V. Ocheretny, E. Sogomonyan, D. Marienfeld, „New Methods of Concurrent Checking“, Springer Verlag 2008, ISBN 978-1-4020-8419-5