

HƯỚNG DẪN CHẨM THI KẾT THÚC HỌC PHẦN NĂM HỌC 2023 - 2024

 $(H \emph{u\'eng} \ d \tilde{a} n \ g \hat{o} m \ 0 3 \ trang)$

Môn thi: Hệ điều hành - ĐỀ SỐ 2

Câu	Lời giải	Điểm
1.	Trình bày về thuật toán điều độ quay vòng. Cho ví dụ minh hoạ về tính thời gian chờ đợi trung bình	1,0
	* Trình bày về thuật toán điều độ quay vòng	0,5
	*Ví dụ minh hoạ về tính thời gian chờ đợi trung bình	0,5
2	Trình bày về nhân hệ điều hành. Thế nào là chế độ nhân và chế độ người dùng	2,0
	*Trình bày về nhân hệ điều hành	1,0
	*Chế độ nhân	0,5
	*Chế độ người dùng	0,5
3.	a) Trình bày về thuật toán đổi trang FIFO. b) Thế nào là kỹ thuật phân chương động bộ nhớ. c) Giả sử không gian nhớ lôgic gồm 16 trang, mỗi trang kích thước 1024B, bộ nhớ vật lý gồm 128 khung. Bảng trang được cho dưới đây: 1) Để biểu diễn địa chỉ vật lý và địa chỉ logic trong trường hợp này cần bao nhiều bit? Bao nhiều bit dùng để biểu diễn số thứ tự trang trong địa chỉ logic? 2) Tính địa chỉ vật lý cho những địa chỉ lôgic sau: 224, 2023, 12301. 0 14 1 9 12 2 121 13 101 3 14 15 17	3,0
	a) Trình bày về thuật toán đổi trang FIFO.	0,75
	b) Kỹ thuật phân chương động bộ nhớ	0,75
	1	

	c) 1. Để biểu diễn địa chỉ vật lý và địa chỉ logic trong trường hợp này cần bao nhiêu bit: Mỗi trang có kích thước $1024B = 2^{10}B ->$ Độ dịch trong trang cần n = 10 bit Bộ nhớ vật lý có 128 khung = $2^7 ->$ Số lượng bit biểu diễn số thứ tự trung $m_{khung} = 7$ Bộ nhớ logic có 16 trang = $2^4 ->$ Số lượng bit biểu diễn số thứ tự trang $m_{trang} = 4$ Biểu diễn địa chỉ bộ nhớ vật lý cần $m_{khung} + n = 17$ bit Biểu diễn địa chỉ Bộ nhớ logic cần $m_{trang} + n = 14$ bit	0,75
	* 2) Tính địa chỉ vật lý cho những địa chỉ lôgic sau : 224, 2023, 12301. +) Địa chỉ logic là 224 -> số thứ tự trang = 224/1024 = 0 -> Frame = 14; độ dịch trong trang o = 224 -> Địa chỉ vật lý: 14*1024 + 224 = 14.560 +) Địa chỉ logic là 2023 -> số thứ tự trang = 2023/1024 = 1 -> Frame = 9; độ dịch trong trang o = 999 -> Địa chỉ vật lý: 9*1024 + 999 = 10.215 +) Địa chỉ logic là 12301 -> số thứ tự trang = 12301/1024 = 12 -> Frame = Ø -> Không tồn tại địa chỉ vật lý cho địa chỉ logic trên.	0,75
4	a) Trình bày phương pháp sử dụng các khối liên tiếp khi cấp phát không gian cho file. Khi nào cần sử dụng phương pháp này? b) Trình bày các bước cần thiết để đọc bảng FAT từ thẻ nhớ USB (FAT 16). c) Giả sử bảng FAT đã được đọc vào bộ nhớ tại địa chỉ «void *fat», viết đoạn chương trình trên C/C++ để liệt kê tất cả các cluster trống trong số N cluster đầu tiên. Giả sử một file bắt đầu tại cluster n, viết đoạn chương trình in các cluster thuộc file đó.	4,0
	 a) Trình bày phương pháp sử dụng các khối liên tiếp khi cấp phát không gian cho file. Khi nào cần sử dụng phương pháp này? b) Các bước cần thiết để đọc FAT từ thẻ nhớ USB (FAT 16): 	1,0
	+ Bước 1: Xây dựng cấu trúc Boot + Bước 2: Đọc boot sector bằng hàm absread(Driver = 4 (hoặc 5), 1, 0, &boot) + Bước 3: Đọc FAT: -> Khởi tạo vùng nhớ fat = boot.FAT_size * boot.bytes_per_sector -> Số lượng sector của FAT là n_sectors = boot.FAT_size -> Vị trí sector bắt đầu của FAT là l_sector = boot.reserved -> Hàm đọc FAT: absread(Driver = 4 (hoặc 5), n_sectors, l_sector, root)	1,0

* c) viết đoạn chương trình trên C/C++:

```
# Liệt kê các cluster trống trong N cluster đầu tiên: for (int i = 2; i < N; ++i) { if (fat[i] == 0) print (" ", i);} # Một file nằm ở thư mục gốc bắt đầu tại cluster n, viết đoạn chương trình in các cluster thuộc file đó: int cur = n; while(cur < 0xFFF8) { cur = FAT[cur] printf("%u -> ", cur) }
```