

#### 1 产品特性

- 双输入设计(可选择反相(IN-引脚)或非反相(IN+引脚)驱动器配置)
  - 未使用的输入引脚可用于使能或禁用功能
- 兼容 3.3 V 输入逻辑
- 工作范围: 5V~25V
- 宽温度范围: -40°C~125°C
- 欠压锁定
  - -- 欠压锁定正向阈值 4.0V
  - -- 欠压锁定负向阈值 3.9V
- 芯片开通/关断延时特性
  - -- Ton/Toff = 30ns/30ns
- 驱动电流能力:
  - -- 拉电流/灌电流=4A/4A
- SOT-23-5 封装

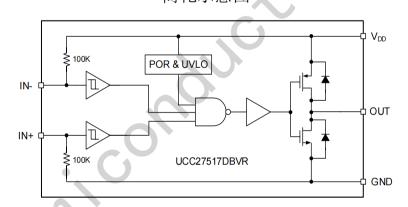
#### 2 应用范围

- 交换式电源、开关变换器
- 通用栅驱动器
- 驱动 MOSFETs 和 IGBTs

### 3 产品概述

UCC27517是一款低电压功率 MOSFET 和 IGBT 同相位 栅驱动器。专有的闩锁免疫 CMOS 技术可以实现高鲁棒性的单芯片集成结构。UCC27517逻辑输入电平兼容低至 3.3V 的 CMOS 或 LSTTL 逻辑输出电平。输出驱动器具有宽 VCC 范围、带滞后的欠压锁定和输出电流缓冲级。可以在-40℃至 125℃温度范围内工作。

## 简化示意图



### 4 引脚功能描述

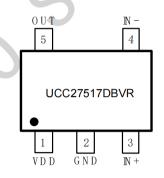


图 4-1 5 脚 SOT23-5 顶视图

编号	名称	功能
1	VDD	电源
2	GND	地引脚
3	IN+	同相输入端
4	IN-	反相输入端
5	ОИТ	栅驱动输出

表 4-1 UCC27517芯片引脚描述



## 5 产品规格

### 5.1 极限工作范围

超过极限最大额定值可能造成器件永久性损坏。所有电压参数的额定值是以 GND 为参考的,电流参数以流入端口为正,环境温度为 25℃。

符号	定义	最小值	最大值	单位
V <sub>CC</sub>	电源电压	-0.3	25	
Vo	输出电压	-0.3	V <sub>CC</sub> +0.3	V
V <sub>IN</sub>	逻辑输入电压	-0.3	V <sub>CC</sub> +0.3	

#### 5.2 热量信息

符号	定义	最小值	最大值	单位
R <sub>thJA</sub>	热阻	7	151	°C/W
T <sub>S</sub>	存储温度	-55	+150	
$T_J$	结温	_	+150	°C
TL	引脚温度		300	

#### 5.3 推荐工作范围

为了正确地操作,器件应当在以下推荐条件下使用。所有电压参数的额定值是以 GND 为参考的,电流参数以流入端口为正,环境温度为 **25**℃。

符号	定义	最小	最大	单位
Vcc	电源电压	5.0	20	
Vo	输出电压	0	$V_{CC}$	V
V <sub>IN</sub>	逻辑输入电压	0	Vcc	
T <sub>A</sub>	环境温度	-40	125	°C



## 5.4 电气特性

无特殊说明的情况下 T<sub>A</sub>= 25℃, V<sub>CC</sub>=15V, CL=1nF。

符号	定义	最小值	典型值	最大值	单位
VIH	逻辑高电平"1"输入电压	2.7	_	_	V
VIL	逻辑低电平"0"输入电压	_	_	0.8	V
V <sub>CCUV+</sub>	Vcc欠压正向阈值	_	4.0	_	V
Vccuv-	Vcc欠压负向阈值	_	3.9	7	V
VCCUVHY	Vcc欠压迟滞	_	0.1		V
I <sub>IN+</sub>	逻辑"1"输入电流	_	50	100	μΑ
I <sub>IN-</sub>	逻辑"0"输入电流	_	(-)	5	μA
Vон	高电平输出电压降	7.		0.35	V
VoL	低电平输出电压降	<b>(</b> )		0.35	V
IQ	电源电流		180	400	μΑ
I <sub>O+</sub>	输出高短路脉冲电流	_	4		Α
I <sub>O</sub> -	输出低短路脉冲电流	_	4	_	Α
<b>t</b> <sub>R</sub>	上升时间	_	10	15	ns
t <sub>F</sub>	下降时间	_	10	15	ns
t <sub>ON</sub>	开通传输延时	_	30	60	ns
toff	关断传输延时	_	30	60	ns



# 6 功能描述

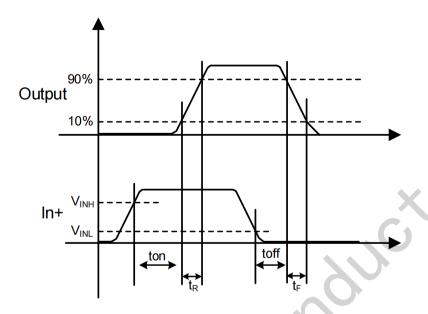


图 6-1 输入输出(同相)波形图

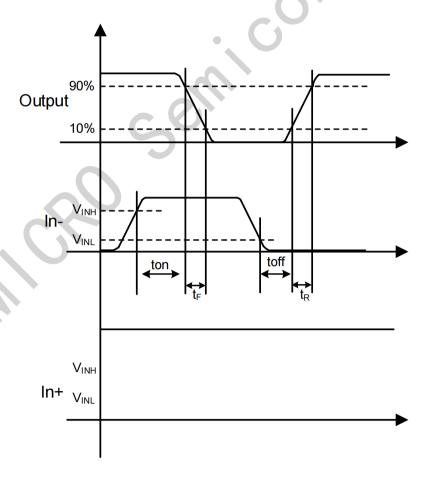


图 6-2 输入输出(反相)波形图



## 7 UCC27517说明

# 7.1 功能框图

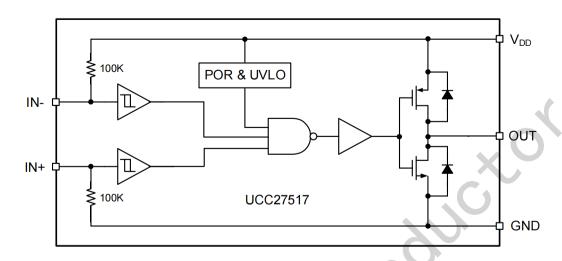


图 7-1 UCC27517功能框图

### 7.2 典型应用电路

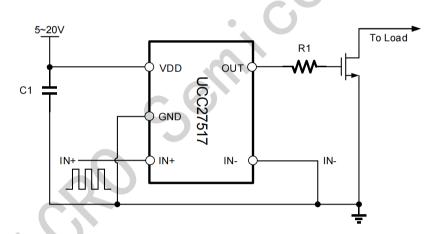


图 7-2 UCC27517同相典型应用电路图

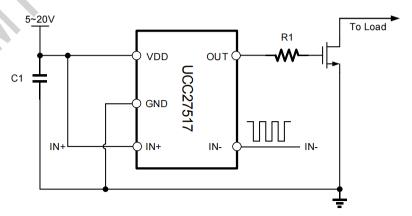
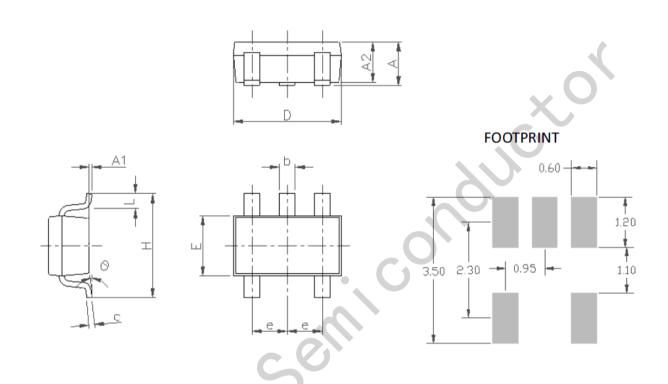


图 7-3 UCC27517反相典型应用电路图



# 8.封装信息

# SOT23-5 Package Outlines



SOT23-5 Package Dimensions

Size Symbol	MIN(mm)	TYP(mm)	MAX(mm)	Size Symbol	MIN(mm)	TYP(mm)	MAX(mm)
Α	0.9	-	1.45	E	1.50	-	1.75
A1	0.00	-	0.15	е	-	0.95	-
A2	0.90	-	1.30	Н	2.60	-	3.00
b	0.30	-	0.50	L	0.30	-	0.60
С	0.09	-	0.20	θ	0.00	-	10.00
D	2.80	-	3.05				