

Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н. Э. Баумана

(национальный исследовательский университет)» (МГТУ им. Н. Э. Баумана)

ФАКУЛЬТЕТ «Радиоэлектроника и л	лазерная техника (РЛ)»	
КАФЕДРА «Технологии приборостро	ения (РЛ6)»	
РАСЧЕТНО-ПОЯС	НИТЕЛЬНАЯ	ЗАПИСКА
K KYPC	СОВОЙ РАБОТЕ	
H	IA TEMY:	
«Способы проекции изобр	ражений на графи	ический экран.»
Студент <u>РЛ6-71</u> (Группа)	(Подпись, дата)	Филимонов С. В. (И. О. Фамилия)
Руководитель курсовой работы		Семеренко Д. А.

(Подпись, дата)

(И. О. Фамилия)

СОДЕРЖАНИЕ

1 Функциональная схема

3

1 Функциональная схема

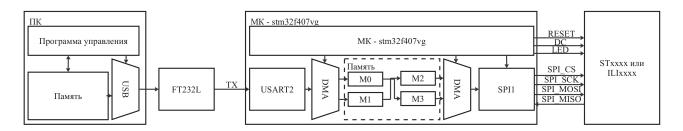


Рисунок 1.1 – Функциональная схема устройства для теста дисплев.

Идея работы устройства заключается в том, что с компьютера поступают данные о выводимом кадре, через декодер FT232L они передаются в микроконтроллер по универсальному синхронному приёмопередатчик. В Микроконтроллере DMA модуль записывает в одну из ячеек памяти считанный сектор. После для дисплея происходит настройка на обновление кадра. На порт "DC" поступает сигнал равные логической еденице, по последовательному периферийному интерфейсу поступает команда об обновлении кадра. И следом приходит команда о выводе координаты по оси ОХ. На порт DC поступает сигнал равные логическому нулю, По последовательному периферийному интерфейсу поступает левая и правая координата для оси ОХ. Аналогичным образом происходит настройка координат оси ОУ. После происходит подтверждение начала передачи путем отправки соответствующей команды, при отправлении команды на выводе "DC" логическая единица. После на порт "DC" подается логический ноль и начинается передача сектора из памяти.

Пока происходит передача сектора в другую ячейку памяти происходит запись следующего сектора.