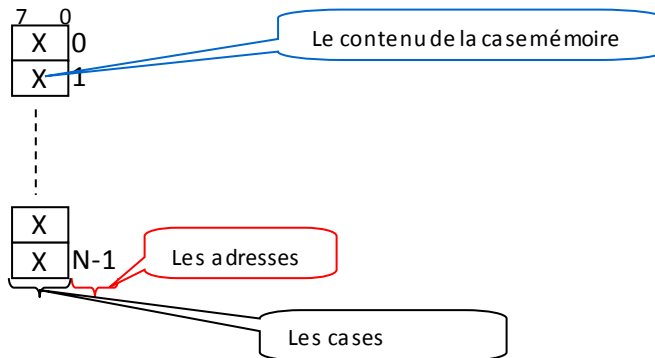


Explication : Chap 2 Microprocesseur

Mémoire centrale :



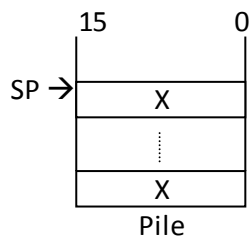
Bus Adresse (BA) :

Exemple BA de 2 fils \rightarrow Peut adresser 2^2 cases mémoires = 4

7	0
1AH	00B
X	01B
X	10B
X	11B

BA de 20bits \rightarrow Taille de l'espace mémoire adressable = 2^{20} cases mémoires (octets) = 1Mo

Pile :



Remarque :

- 1) Les données se trouvant dans la pile sont toutes sur 16 bits
- 2) L'accès à la pile se fait suivant le principe LIFO (Dernier entré premier sorti)
- 3) La manipulation de la pile se fait via deux instructions EMPILER et DEPILER

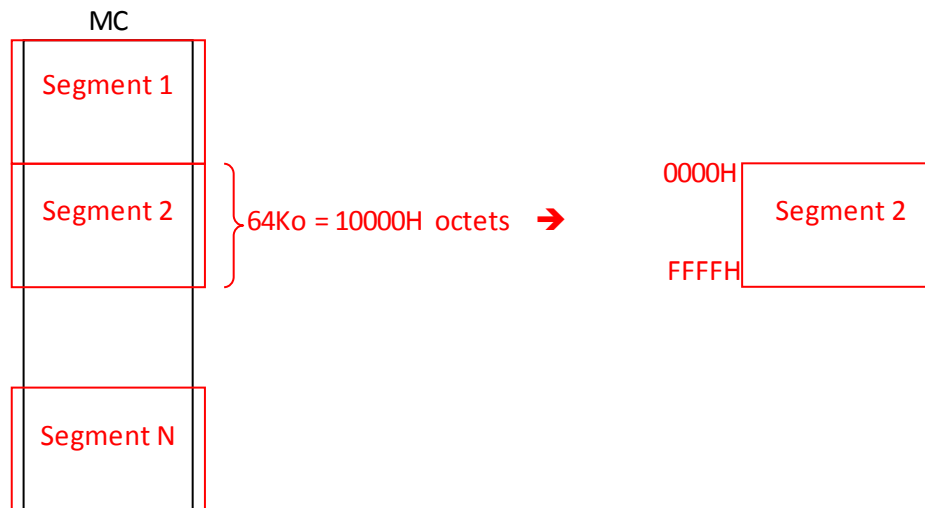
3.1) EMPILER pour placer une donnée dans la pile comme suit :

D'abord $SP \leftarrow SP - 2$ en suite $Pile(SP) \leftarrow Donnée$

3.2) DEPILER pour récupérer une donnée depuis la pile comme suit :

D'abord $var \leftarrow Pile(SP)$ en suite $SP \leftarrow SP + 2$

Segmentation de la MC :



Segment = Est un espace mémoire sur 64Ko

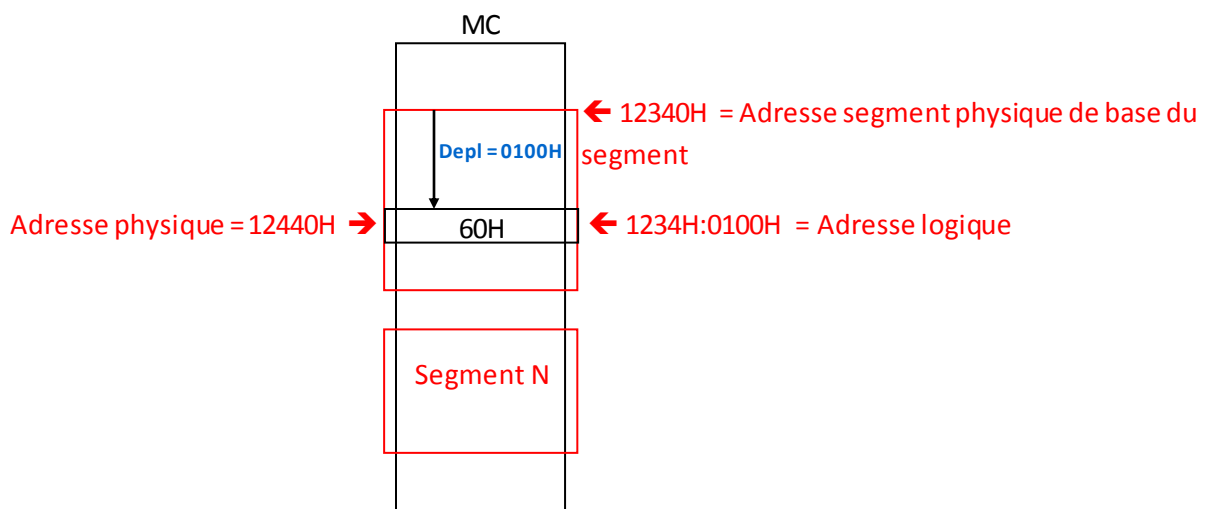
L'adresse début du segment = Adresse de base du segment

Exemple de calcul :

Calculer l'adresse physique pour les adresses logiques suivantes : 1234H:0100H, 0500H:0023H

RegSeg = 1234H et RegDepl = 0100H Donc, @Physique = RegSeg * 10H + RegDepl = 1234H * 10H + 0100H = 12340H + 0100H = 12440H

0500H:0023H = 0500H * 10H + 0023H = 05000H + 0023H = 05023H



Registre Segment = Contient l'adresse logique de base du segment qui est sur 16 BITS

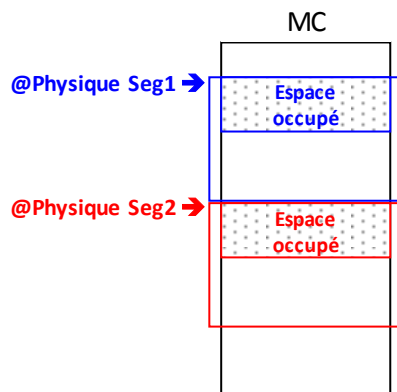
Registre Segment * 10H = Adresse physique de base du segment

Remarque : Toutes les adresses physiques des segments doivent être divisibles par 10H.

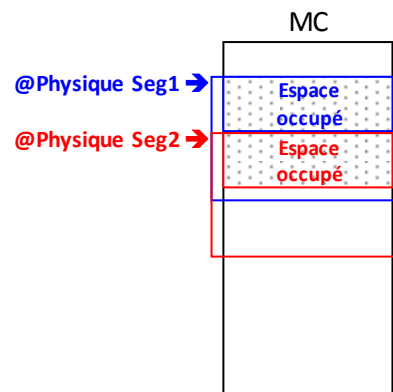
Chevauchement des segments :

Partiel :

Avant chevauchement

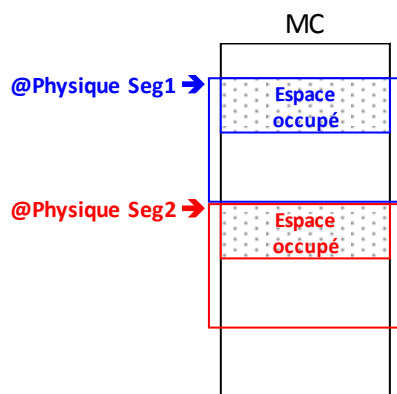


Après chevauchement

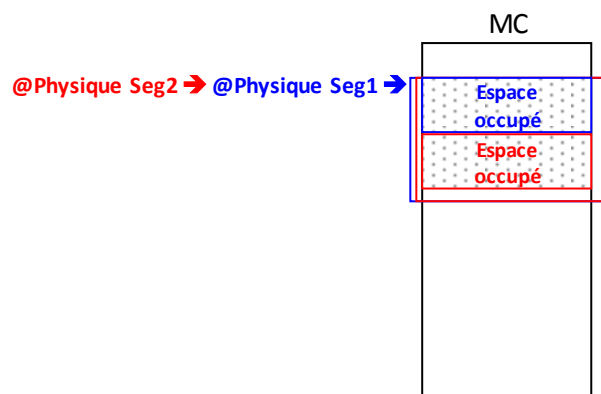


Total :

Avant chevauchement

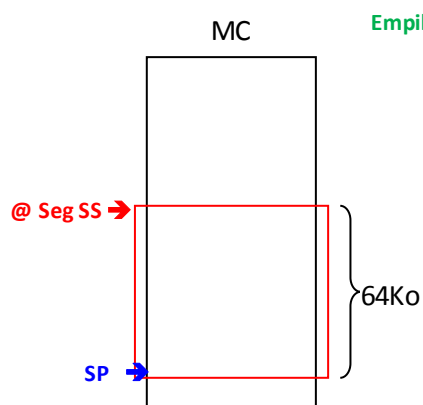


Après chevauchement

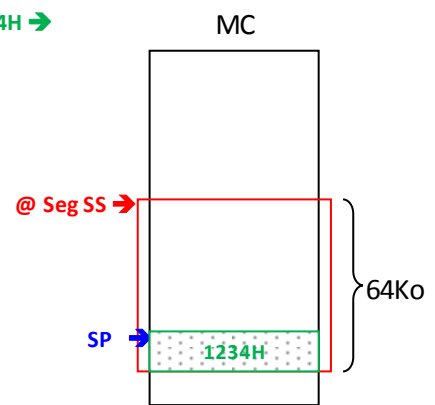


Pile :

Empiler :



Empiler la donnée 1234H →



Dépiler :

