|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| DDxn | PORTxn | PUD | I/O | 풀업저항 | 비고 |  |
| 0 | 0 | X | 입력 | NO | Z | PORT가 LOW이므로 NAND는 OFF -> pull up X |
| 0 | 1 | 0 | 입력 | YES |  | FET On -> PULL UP |
| 0 | 1 | 1 | 입력 | NO | Z | NAND OFF |
| 1 | 0 | X | 출력 | NO | LOW | 어차피 HIGH인 DDxn때문에 PUD는 무엇이든 NAND OFF |
| 1 | 1 | X | 출력 | NO | HIGH |

PUD

DDxn

PORTxn