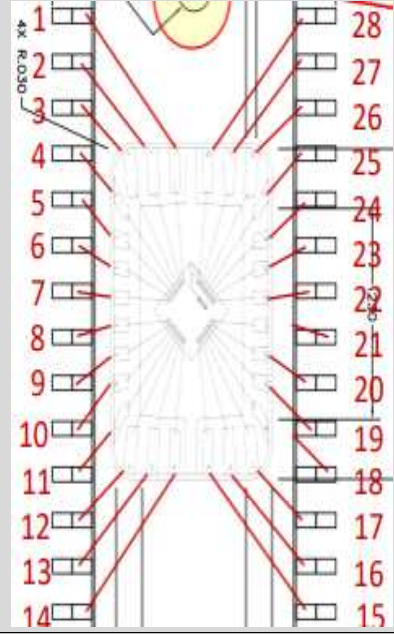
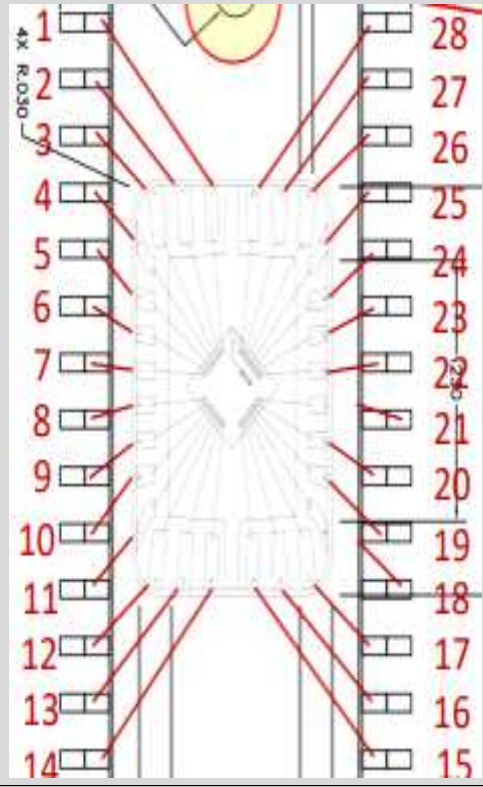
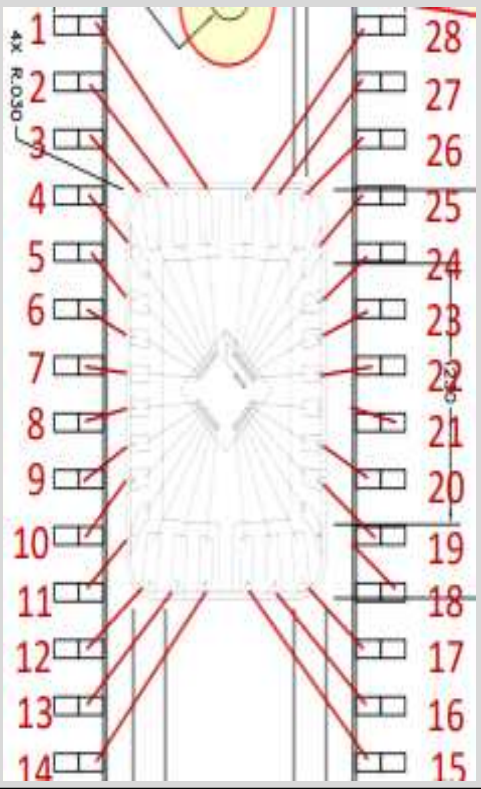


< PA pin map 20+2pin>					< CE pin map 20+2pin>					< CE pin map 20+2pin>				
패키지 핀 번호	포트명	패키지 핀	패키지 핀 번호	포트명	패키지 핀 번호	포트명	패키지 핀	패키지 핀 번호	포트명	패키지 핀 번호	포트명	패키지 핀	패키지 핀 번호	포트명
1	VDD		28	VSS	1	VDD		28	VSS	1	VDD		28	VSS
2	clk		27	Vld	2	Rdy		27	Vld	2	Rdy		27	Vld
3	En		26	ISout	3	ISin		26	ISout	3	ISin		26	Dout[11]
4	FCW[0]		25	Aout[1]	4	Ain[1]		25	Aout[1]	4			25	Dout[10]
5	FCW[1]		24	Aout[0]	5	Ain[0]		24	Aout[0]	5			24	Dout[9]
6	FCW[2]		23	FCW[19]	6			23		6			23	Dout[8]
7	FCW[3]		22	FCW[18]	7	clk		22		7	clk		22	Dout[7]
8	FCW[4]		21	FCW[17]	8	Xin[1]		21	Xout[1]	8	Xin[1]		21	Dout[6]
9	FCW[5]		20	FCW[16]	9	Xin[0]		20	Xout[0]	9	Xin[0]		20	Dout[5]
10	FCW[6]		19	FCW[15]	10	Yin[1]		19	Yout[1]	10	Yin[1]		19	Dout[4]
11	FCW[7]		18	FCW[14]	11	Yin[0]		18	Yout[0]	11	Yin[0]		18	Dout[3]
12	FCW[8]		17	FCW[13]	12	Stg[2]		17		12	selXY		17	Dout[2]
13	FCW[9]		16	FCW[12]	13	Stg[1]		16		13	selSign		16	Dout[1]
14	FCW[10]		15	FCW[11]	14	Stg[0]		15		14			15	Dout[0]

< NCO_sub1. Phase accumulator pin map >				
pin	포트명	패키지 핀	pin	포트명
1	VDD		28	VSS
2	clk		27	Vld
3	En		26	ISout
4	FCW[0]		25	Aout[1]
5	FCW[1]		24	Aout[0]
6	FCW[2]		23	FCW[19]
7	FCW[3]		22	FCW[18]
8	FCW[4]		21	FCW[17]
9	FCW[5]		20	FCW[16]
10	FCW[6]		19	FCW[15]
11	FCW[7]		18	FCW[14]
12	FCW[8]		17	FCW[13]
13	FCW[9]		16	FCW[12]
14	FCW[10]		15	FCW[11]

< Phase Accumulator pin map 28pin>				
pin	포트명	패키지 핀	pin	포트명
1	VDD		28	VSS
2	Rdy		27	Vld
3	ISin		26	ISout
4	Ain[1]		25	Aout[1]
5	Ain[0]		24	Aout[0]
6	-		23	-
7	clk		22	-
8	Xin[1]		21	Xout[1]
9	Xin[0]		20	Xout[0]
10	Yin[1]		19	Yout[1]
11	Yin[0]		18	Yout[0]
12	Stg[2]		17	-
13	Stg[1]		16	-
14	Stg[0]		15	-

< Output terminal pin map 24pin>				
패키지 핀 번호	포트명	패키지 핀	패키지 핀 번호	포트명
1	VDD		28	VSS
2	Rdy		27	Vld
3	ISin		26	Dout[11]
4	-		25	Dout[10]
5	-		24	Dout[9]
6	-		23	Dout[8]
7	clk		22	Dout[7]
8	Xin[1]		21	Dout[6]
9	Xin[0]		20	Dout[5]
10	Yin[1]		19	Dout[4]
11	Yin[0]		18	Dout[3]
12	selXY		17	Dout[2]
13	selSign		16	Dout[1]
14	-		15	Dout[0]

< NCO_sub2. CE pin map >					< NCO_sub3. Output terminal pin map >				
pin	포트명	패키지 핀	pin	포트명	pin	포트명	패키지 핀	pin	포트명
1	VDD		28	VSS	1	VDD		28	VSS
2	Rdy		27	Vld	2	Rdy		27	Vld
3	ISin		26	ISout	3	ISin		26	Dout[11]
4	Ain[1]		25	Aout[1]	4	-		25	Dout[10]
5	Ain[0]		24	Aout[0]	5	-		24	Dout[9]
6	-		23	-	6	-		23	Dout[8]
7	clk		22	-	7	clk		22	Dout[7]
8	Xin[1]		21	Xout[1]	8	Xin[1]		21	Dout[6]
9	Xin[0]		20	Xout[0]	9	Xin[0]		20	Dout[5]
10	Yin[1]		19	Yout[1]	10	Yin[1]		19	Dout[4]
11	Yin[0]		18	Yout[0]	11	Yin[0]		18	Dout[3]
12	Stg[2]		17	-	12	selXY		17	Dout[2]
13	Stg[1]		16	-	13	selSign		16	Dout[1]
14	Stg[0]		15	-	14	-		15	Dout[0]