

FPGA 系统设计 介绍

周贤中

广东工业大学集成电路学院

2025 年 2 月 23 日

目录

PLD 与 ASIC 的基本概念

- PLD 的基本概念

- ASIC 的基本概念

- PLD 与 ASIC 的详细对比分析

FPGA 市场分析

FPGA 与 CPLD 的未来趋势

PLD 的基本概念

可编程逻辑器件 (Programmable Logic Device, PLD) 是一类可以通过编程实现特定逻辑功能的集成电路。PLD 的主要特点是通过软件工具对硬件进行配置, 从而实现不同的逻辑功能。以下是 PLD 的核心概念:

PLD 的分类

PLD 根据其复杂性和功能可以分为以下几类：

1. SPLD (简单可编程逻辑器件) :

- ▶ 包括 PAL (可编程阵列逻辑) 和 GAL (通用阵列逻辑)。
- ▶ 适合实现简单的逻辑功能, 如组合逻辑和时序逻辑。

2. CPLD (复杂可编程逻辑器件) :

- ▶ 由多个 SPLD 模块和可编程互连资源组成。
- ▶ 适合实现中等复杂度的逻辑功能, 如状态机和接口转换。

3. FPGA (现场可编程门阵列) :

- ▶ 由大量可配置逻辑块 (CLB)、可编程互连资源和 I/O 单元组成。
- ▶ 适合实现复杂的逻辑功能, 如数字信号处理和通信协议。

PLD 的特点

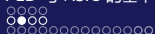
- ▶ **可编程性**: 用户可以通过编程实现不同的逻辑功能。
- ▶ **灵活性**: 支持动态重构, 适合快速原型设计和迭代开发。
- ▶ **开发周期短**: 相比 ASIC, PLD 的开发周期显著缩短。
- ▶ **成本适中**: 适合中小批量生产, 无需高昂的流片成本。

PLD 的应用场景

- ▶ 通信设备 (如 5G 基站、网络交换机)
- ▶ 工业控制 (如 PLC、机器人控制)
- ▶ 消费电子 (如视频处理、游戏硬件)
- ▶ 原型设计与验证 (如 ASIC 设计的前期验证)

ASIC 的基本概念

专用集成电路 (Application-Specific Integrated Circuit, ASIC) 是为特定应用定制的集成电路，设计完成后功能固定，无法更改。以下是 ASIC 的核心概念：



ASIC 的分类

1. 全定制 ASIC:

- ▶ 从晶体管级别进行设计，性能最优，但开发成本和时间最高。

2. 半定制 ASIC:

- ▶ 基于标准单元库或门阵列进行设计，性能和成本介于全定制和可编程器件之间。

3. 结构化 ASIC:

- ▶ 基于预定义的硬件结构进行设计，开发周期较短，成本较低。

ASIC 的特点

- ▶ **高性能**: 针对特定应用优化, 性能优于 PLD。
- ▶ **低功耗**: 针对特定应用进行功耗优化, 功耗低于 PLD。
- ▶ **高成本**: 开发成本高, 适合大批量生产。
- ▶ **开发周期长**: 从设计到流片需要数月甚至数年时间。

ASIC 的应用场景

- ▶ 消费电子 (如智能手机、平板电脑)
- ▶ 汽车电子 (如 ADAS、车载娱乐系统)
- ▶ 数据中心 (如 AI 加速芯片、网络处理器)
- ▶ 工业设备 (如传感器、控制器)

设计灵活性

- ▶ **PLD:**
 - ▶ 高灵活性，可编程实现任意逻辑功能
 - ▶ 支持动态重构
 - ▶ 适合快速原型设计和迭代开发
 - ▶ 适用于需频繁更新的场景
- ▶ **ASIC:**
 - ▶ 功能固化成品后无法修改
 - ▶ 适合固定功能场景
 - ▶ 设计修改需重新流片，成本高昂

性能

▶ PLD:

- ▶ 中等复杂度设计适用
- ▶ 信号传输延迟较高
- ▶ 适合对性能要求不高的场景

▶ ASIC:

- ▶ 性能最高，针对特定场景优化
- ▶ 信号传输延迟低
- ▶ 适合高速通信、AI 加速等高性能需求场景

功耗

- ▶ **PLD:**
 - ▶ 功耗较高（静态/动态）
 - ▶ 适合对功耗要求宽松的场景
- ▶ **ASIC:**
 - ▶ 功耗最低，经定制优化
 - ▶ 适合移动设备、物联网等低功耗场景

成本

- ▶ **PLD:**
 - ▶ 中等成本，中小批量生产适用
 - ▶ 开发成本低，无流片费用
- ▶ **ASIC:**
 - ▶ 大批量时单位成本低
 - ▶ 流片成本高昂
 - ▶ 适合大规模生产分摊成本

开发周期

- ▶ **PLD:**
 - ▶ 周期短（数周至数月）
 - ▶ 设计流程简单
 - ▶ 适合时间紧迫项目
- ▶ **ASIC:**
 - ▶ 周期长（数月至数年）
 - ▶ 需复杂物理设计和验证流程
 - ▶ 适合长期高要求项目

开发工具

▶ PLD:

- ▶ 需专用 EDA 工具 (如 Vivado, Quartus)
- ▶ 工具链成熟, 快速验证
- ▶ 适合 PLD 工程师

▶ ASIC:

- ▶ 需 ASIC 工具链 (如 Cadence, Synopsys)
- ▶ 工具复杂, 需专业团队
- ▶ 适用经验丰富的 ASIC 工程师

适用场景

▶ PLD:

- ▶ 通信设备 (5G 基站、交换机)
- ▶ 工业控制 (PLC、机器人)
- ▶ 消费电子 (视频处理)
- ▶ ASIC 原型验证

▶ ASIC:

- ▶ 消费电子 (手机、平板)
- ▶ 汽车电子 (ADAS)
- ▶ 数据中心 (AI 加速器)
- ▶ 工业设备 (传感器)

量产成本

- ▶ **PLD:**
 - ▶ 中小批量成本较高
 - ▶ 单位成本随规模降低
- ▶ **ASIC:**
 - ▶ 大批量单位成本极低
 - ▶ 适合大规模生产

可编程性

- ▶ **PLD:**
 - ▶ 可重复编程和动态重构
 - ▶ 支持功能灵活调整
- ▶ **ASIC:**
 - ▶ 功能固化成形后不可修改

集成度

- ▶ **PLD:**
 - ▶ 高集成度 (数百万逻辑单元)
 - ▶ 支持复杂算法和协议
- ▶ **ASIC:**
 - ▶ 定制化集成更多模块
 - ▶ 优化集成度和性能

设计复杂度

- ▶ **PLD:**
 - ▶ 中等复杂度, 适用中小规模设计
 - ▶ 工具提供丰富 IP 核
- ▶ **ASIC:**
 - ▶ 复杂度高, 需完整流程 (逻辑设计 → 物理设计 → 流片)
 - ▶ 需大型专业团队

风险与可靠性

- ▶ **PLD:**
 - ▶ 风险低（可重新编程修复）
 - ▶ 适合原型验证
 - ▶ 可靠性依赖器件寿命
- ▶ **ASIC:**
 - ▶ 风险高（需重新流片修复错误）
 - ▶ 需充分验证设计
 - ▶ 高可靠性（经应用优化）

生态系统

▶ PLD:

- ▶ 成熟生态 (工具、IP 核、社区)
- ▶ 厂商支持完善 (Xilinx/Intel)
- ▶ 适合中小企业和初创

▶ ASIC:

- ▶ 需专业团队和代工厂 (TSMC/三星)
- ▶ 工具链复杂, 成本高昂
- ▶ 适合大企业或资金充足项目

PLD vs ASIC 核心对比 I

特性对比

维度	PLD	ASIC
设计特征	<ul style="list-style-type: none"> • 可重构 • 性能/功耗中等 • 开发周期：周级 	<ul style="list-style-type: none"> • 功能固化 • 高性能/低功耗 • 开发周期：月/年级
生态系统	<ul style="list-style-type: none"> • Xilinx/Intel 工具 • 开源社区 • 云开发 	<ul style="list-style-type: none"> • TSMC/三星代工 • EDA 厂商协作 • 专业 IP 供应商
经济模型	<ul style="list-style-type: none"> • 开发成本：\$$10^3$-\$$10^5$ • 中小批量 	<ul style="list-style-type: none"> • NRE 成本：\$$10^6$+ • 量产成本：\$$10^0$/unit
风险控制	<ul style="list-style-type: none"> • 动态重编程 • 多版本调试 	<ul style="list-style-type: none"> • FIB 修改：\$$10^5$/次 • 金属掩模费用
典型应用	<ul style="list-style-type: none"> • 5G 基站 • 工控系统 	<ul style="list-style-type: none"> • 手机 SoC • AI 加速

PLD vs ASIC 核心对比 II

决策矩阵

条件	选 PLD	选 ASIC
项目规模	团队 <20 人 预算 <\$1M	团队 >50 人 预算 >\$10M
迭代需求	功能未定型 >3 次/年	架构冻结 <1 次/3 年
芯片用量	<10k 片/年	>1M 片/年
认证要求	商用级验证	车规级/军工级认证

典型案例 I

PLD 的典型应用

- ▶ 通信设备: 5G 基站、网络交换机等设备中, FPGA 用于实现高速信号处理和协议转换。
- ▶ 工业控制: PLC (可编程逻辑控制器) 和机器人控制中, CPLD 用于实现逻辑控制和接口转换。
- ▶ 消费电子: 视频处理、游戏硬件等设备中, FPGA 用于实现图像处理和算法加速。
- ▶ 原型设计与验证: 在 ASIC 设计的前期, FPGA 用于功能验证和性能测试。

ASIC 的典型应用

典型案例 II

- ▶ 消费电子: 智能手机、平板电脑等设备中, ASIC 用于实现处理器、基带芯片和图像传感器。
- ▶ 汽车电子: ADAS (高级驾驶辅助系统) 和车载娱乐系统中, ASIC 用于实现传感器处理和控制算法。
- ▶ 数据中心: AI 加速芯片和网络处理器中, ASIC 用于实现高性能计算和数据传输。
- ▶ 工业设备: 传感器和控制器中, ASIC 用于实现高精度测量和控制逻辑。

FPGA 与 CPLD 的市场份额对比

以下是 FPGA 与 CPLD 在全球市场中的份额对比：

在全球可编程逻辑器件市场中，FPGA 和 CPLD 的市场表现存在明显差异：

▶ FPGA:

- ▶ 2022 年市场规模：80 亿美元
- ▶ 主要厂商：赛灵思（现隶属于 AMD）、英特尔（Altera 系列）、紫光同创、复旦微电子

▶ CPLD:

- ▶ 2022 年市场规模：10 亿美元
- ▶ 主要厂商：莱迪思半导体、微芯科技

FPGA 与 CPLD 的市场驱动因素 I

FPGA 市场驱动因素

1. **5G 通信的普及**: 5G 基站和网络设备对高性能 FPGA 的需求大幅增加。
2. **数据中心与 AI 加速**: FPGA 在数据中心中用于 AI 加速、云计算和边缘计算, 需求持续增长。
3. **汽车电子发展**: 智能驾驶和 ADAS 系统对 FPGA 的需求快速上升。
4. **国产化替代**: 国内厂商在 FPGA 领域的技术进步和国产化政策推动市场增长。

FPGA 与 CPLD 的市场驱动因素 II

CPLD 市场驱动因素

1. **工业控制需求**: CPLD 在工业自动化、逻辑控制和接口转换中的应用稳定增长。
2. **消费电子升级**: 显示驱动、电源管理等场景对 CPLD 的需求保持稳定。
3. **低成本优势**: CPLD 相比 FPGA 成本更低, 适合中小规模逻辑设计。

国外 FPGA 厂家介绍

在全球 FPGA（现场可编程门阵列）市场中，赛灵思（Xilinx）、**英特尔（Intel）和莱迪思半导体（Lattice Semiconductor）**是三家最具影响力的厂商。它们凭借各自的技术优势和产品布局，占据了 FPGA 市场的主要份额。

赛灵思 (Xilinx)

公司简介：赛灵思成立于 1984 年，是 FPGA 技术的开创者，也是全球 FPGA 市场的领导者。2022 年，赛灵思被 AMD 收购，进一步增强了其在高性能计算领域的竞争力。主要产品：

- ▶ Virtex 系列：面向高性能计算、数据中心和通信领域，提供高逻辑密度和强大计算能力。
- ▶ Kintex 系列：平衡性能和功耗，适用于工业自动化、医疗设备和视频处理等中端市场。
- ▶ Artix 系列：低功耗、低成本，适合消费电子和嵌入式应用。
- ▶ Zynq 系列：将 FPGA 与 ARM 处理器集成，广泛应用于嵌入式系统和物联网设备。

市场占有率：赛灵思长期占据 FPGA 市场的领先地位，2021 年市场占有率约为 50% 左右。

英特尔 (Intel)

公司简介：英特尔通过 2015 年收购阿尔特拉 (Altera) 进入 FPGA 市场，成为赛灵思的主要竞争对手。英特尔将 FPGA 技术与其处理器产品线结合，推动其在数据中心和人工智能领域的发展。主要产品：

- ▶ Stratix 系列：高性能 FPGA，面向数据中心加速、5G 通信和军事应用。
- ▶ Arria 系列：中端 FPGA，适用于视频处理、工业自动化和汽车电子。
- ▶ Cyclone 系列：低成本、低功耗 FPGA，适合消费电子和物联网设备。
- ▶ Agilex 系列：英特尔最新一代 FPGA，采用 10nm 工艺，支持 AI 加速和高性能计算。

市场占有率：英特尔 (Altera) 在 FPGA 市场的占有率约为 35%，是赛灵思的主要竞争对手。

莱迪思半导体 (Lattice Semiconductor)

公司简介：莱迪思半导体成立于 1983 年，专注于低功耗、小尺寸 FPGA 市场，主要服务于消费电子、工业和通信领域。主要产品：

- ▶ iCE 系列：超低功耗 FPGA，适用于移动设备、物联网和可穿戴设备。
- ▶ ECP 系列：低成本 FPGA，面向工业自动化和消费电子。
- ▶ CrossLink 系列：专为视频桥接和传感器接口设计，广泛应用于汽车和工业领域。
- ▶ MachXO 系列：小尺寸 FPGA，适合嵌入式系统和通信设备。

市场占有率：莱迪思在 FPGA 市场的占有率约为 5%-7%，主要在中低端市场占据一席之地。

FPGA 市场竞争格局

市场特征

- ▶ **双头垄断结构**: 赛灵思 (Xilinx) 和 英特尔 (Altera) 合计市占率达 85%
- ▶ **应用驱动**: AI/5G/数据中心催生高端 FPGA 需求
- ▶ **年增长率**: 维持 8% CAGR 至 2027 年

竞争版图

- ▶ 赛灵思: 数据中心主导者 (49%)
- ▶ Intel: 5G 基础设施领跑 (36%)

厂商动态

- ▶ **头部厂商**: - 赛灵思 (AMD) 重点布局 AI 推理加速 - 英特尔聚焦 5G 基站优化方案
- ▶ **差异化竞争**: - 莱迪思半导体 (Lattice) 专注低功耗 FPGA - 产品尺寸缩小 40%, 功耗降低 30%
- ▶ **新兴力量**: - Achronix 新型 FPGA 架构 Speedster7t - 国产厂商突破 28nm 工艺

国内 FPGA 厂家介绍 I

1. 紫光同创 (Pango Micro)

- ▶ **简介:** 紫光同创是紫光集团旗下的 FPGA 设计公司, 专注于高性能 FPGA 芯片的研发与生- **产品:**
 - ▶ Logos 系列: 中低端 FPGA, 适用于消费电子、工业控制等领域。
 - ▶ Titan 系列: 高端 FPGA, 面向通信、数据中心等高性能场景。
- ▶ **优势:** 国产化程度高, 性价比优势明显, 生态逐步完善。

国内 FPGA 厂家介绍 II

2. 复旦微电子 (Fudan Microelectronics)

- ▶ **简介:** 复旦微电子是国内领先的集成电路设计企业, FPGA 是其重要业务之一。
- ▶ **产品:**
 - ▶ FMQL 系列: 基于 ARM+FPGA 架构的 SoC 芯片, 适用于嵌入式系统。
 - ▶ FPGA 系列: 覆盖中低端市场, 应用于工业控制、医疗设备等领域。
- ▶ **优势:** 技术积累深厚, 产品线丰富, 支持国产化替代。

国内 FPGA 厂家介绍 III

3. 安路科技 (Anlogic)

- ▶ **简介:** 安路科技是一家专注于 FPGA 芯片设计的高科技企业, 致力于提供高性能、低功耗的 FPGA 解决方案。
- ▶ **产品:**
 - ▶ Eagle 系列: 低功耗 FPGA, 适用于物联网、可穿戴设备等场景。
 - ▶ Phoenix 系列: 高性能 FPGA, 面向通信、视频处理等领域。
- ▶ **优势:** 低功耗设计突出, 产品性能稳定, 生态逐步完善。

国内 FPGA 厂家介绍 IV

4. 高云半导体 (Gowin Semiconductor)

- ▶ **简介:** 高云半导体是国内新兴的 FPGA 设计公司, 专注于中小容量 FPGA 市场。
- ▶ **产品:**
 - ▶ LittleBee 系列: 低成本 FPGA, 适用于消费电子、工业控制等领域。
 - ▶ Arora 系列: 中端 FPGA, 面向通信、视频处理等场景。
- ▶ **优势:** 产品性价比高, 开发工具易用, 生态逐步完善。

国内 FPGA 厂家介绍 V

国内 FPGA 厂家近年来发展迅速，产品覆盖从低端到高端的多个市场，逐步缩小与国际巨头的差距。随着国产化替代需求的增加，这些厂家在技术研发、生态建设等方面不断取得突破，未来有望在全球 FPGA 市场中占据更重要的地位。

FPGA 与 CPLD 的未来趋势 I

FPGA 未来趋势

1. **高性能与低功耗结合**: FPGA 将向更高性能、更低功耗的方向发展, 满足数据中心和 AI 应用的需求。
2. **异构计算**: FPGA 与 CPU、GPU 的协同计算将成为主流, 推动 FPGA 在异构计算中的应用。
3. **国产化加速**: 国内 FPGA 厂商将逐步扩大市场份额, 推动国产化替代进程。

CPLD 未来趋势

FPGA 与 CPLD 的未来趋势 II

1. **小型化与集成化**: CPLD 将向更小型化、更高集成度的方向发展, 满足消费电子和工业控制的需求。
2. **低成本解决方案**: CPLD 将继续作为低成本、低功耗的逻辑解决方案, 在特定领域保持竞争力。
3. **新兴应用拓展**: CPLD 在物联网、智能家居等新兴领域的应用有望逐步增加。

谢谢！

感谢聆听！