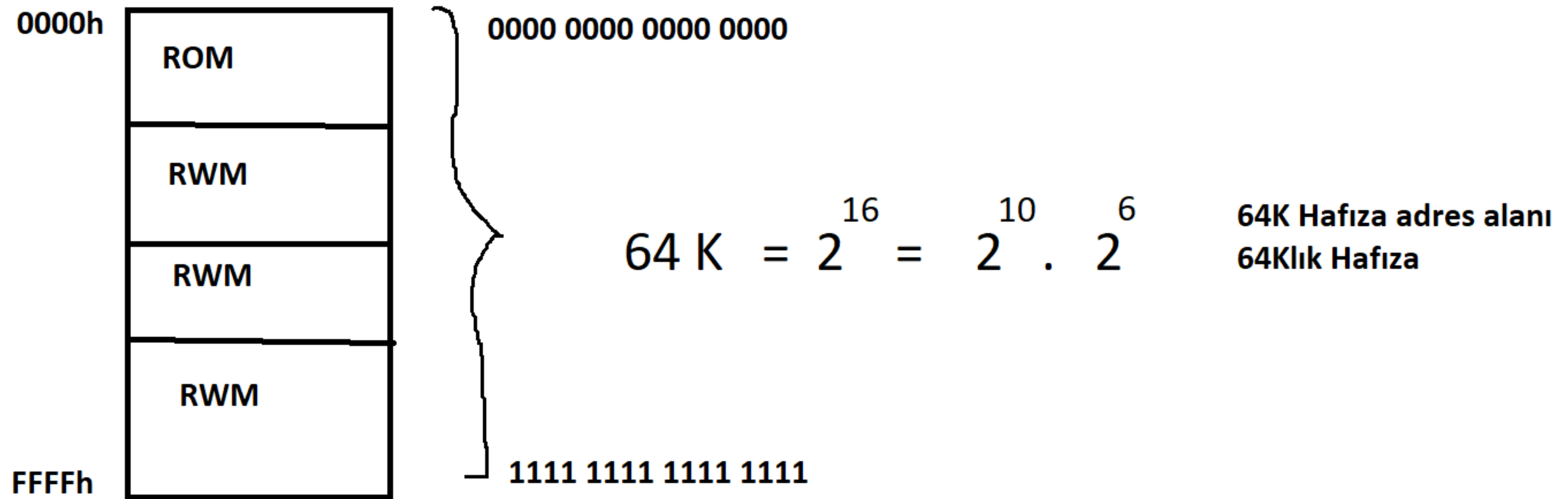


Hafıza tasarımı için gerekli olanlar:

- 1- Mikroişlemcinin adres yolu ve veri yolu genişlikleri
- 2- İşlemcinin yürütmeye (execution) başlama adresi
- 3- İşlemcinin hafıza birimleriyle haberleşmesinde kullanacağı kontrol sinyalleri



$\overline{\text{IO}} / \overline{\text{M}}$: 0 olduğunda Memory aktif olur

$\overline{\text{RD}}$: 0 olduğunda okuma

$\overline{\text{WR}}$ yazma yapar

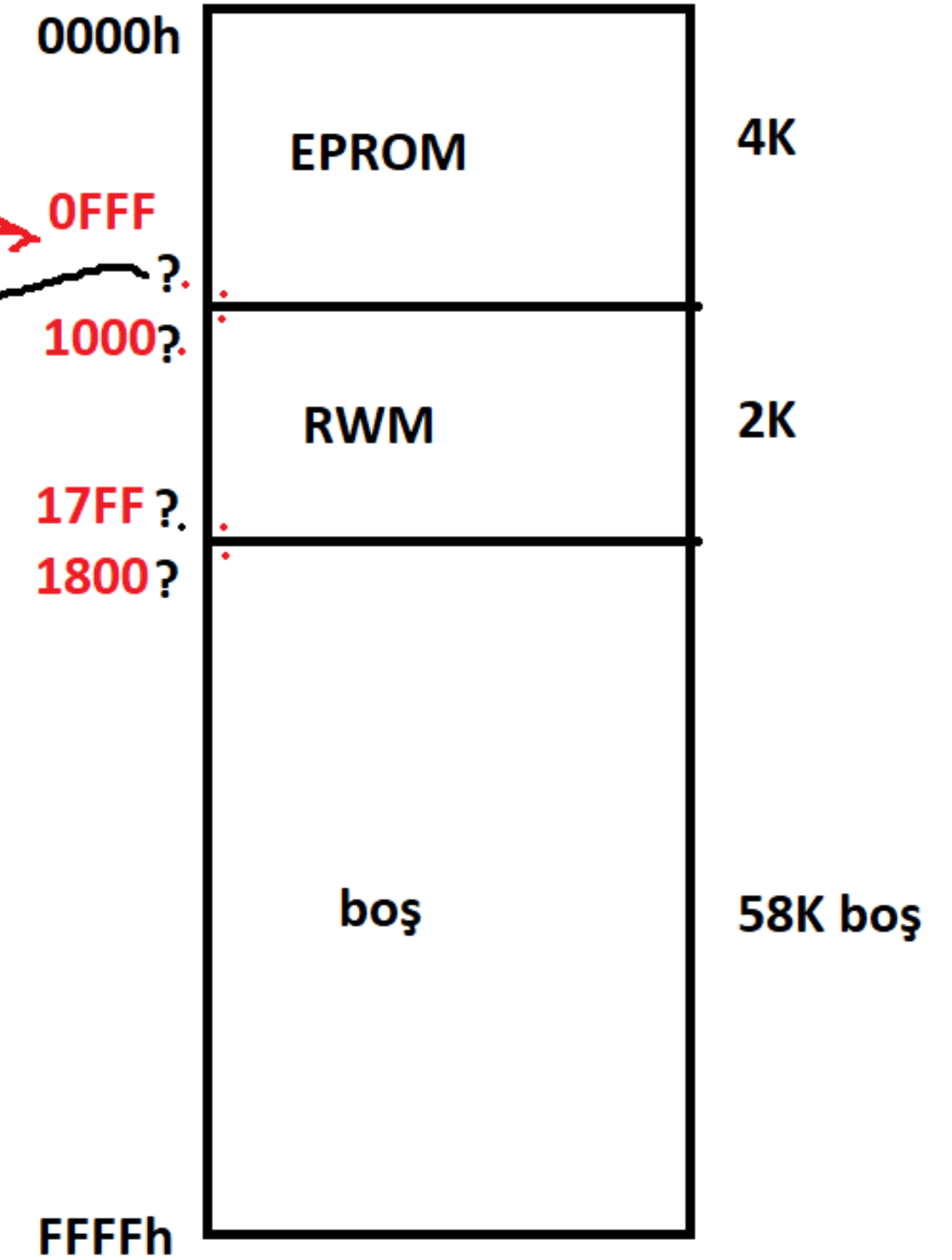
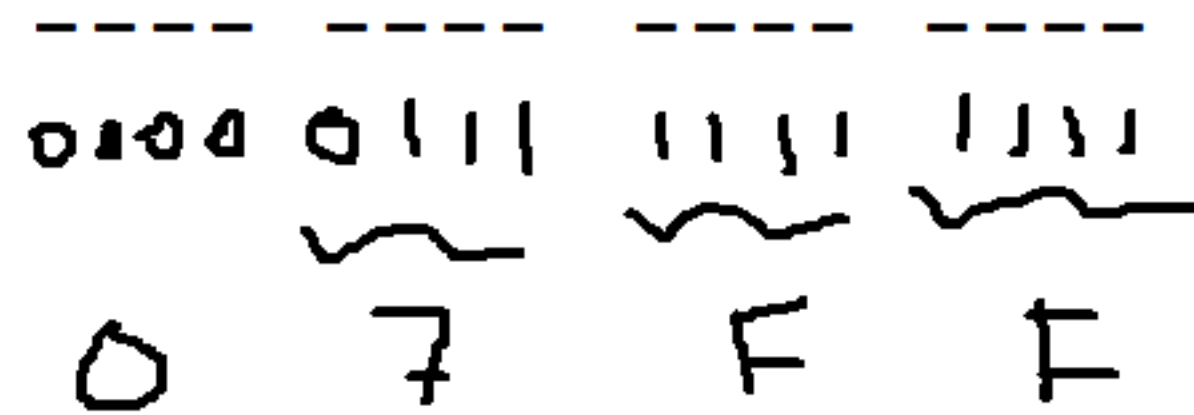
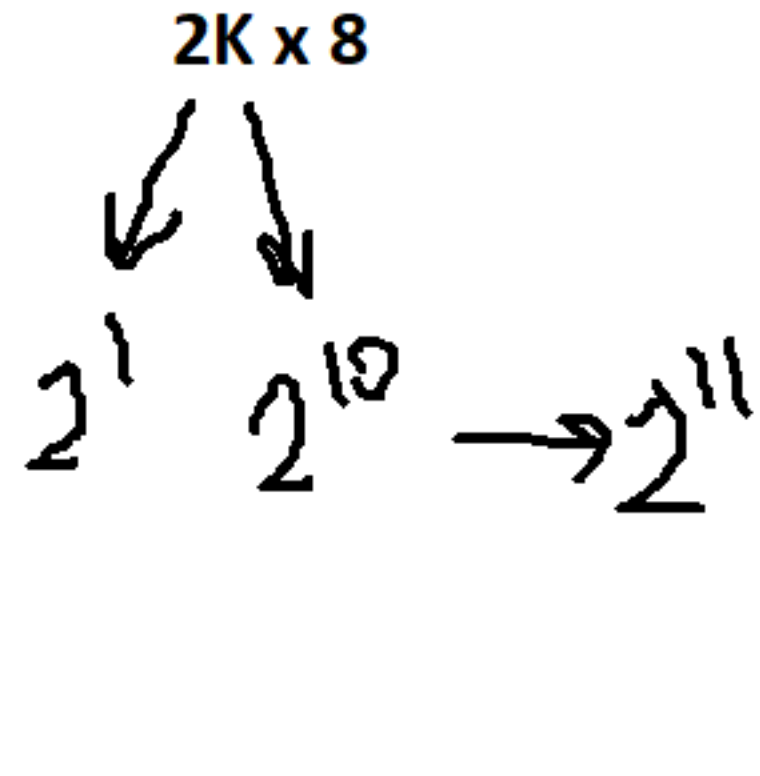
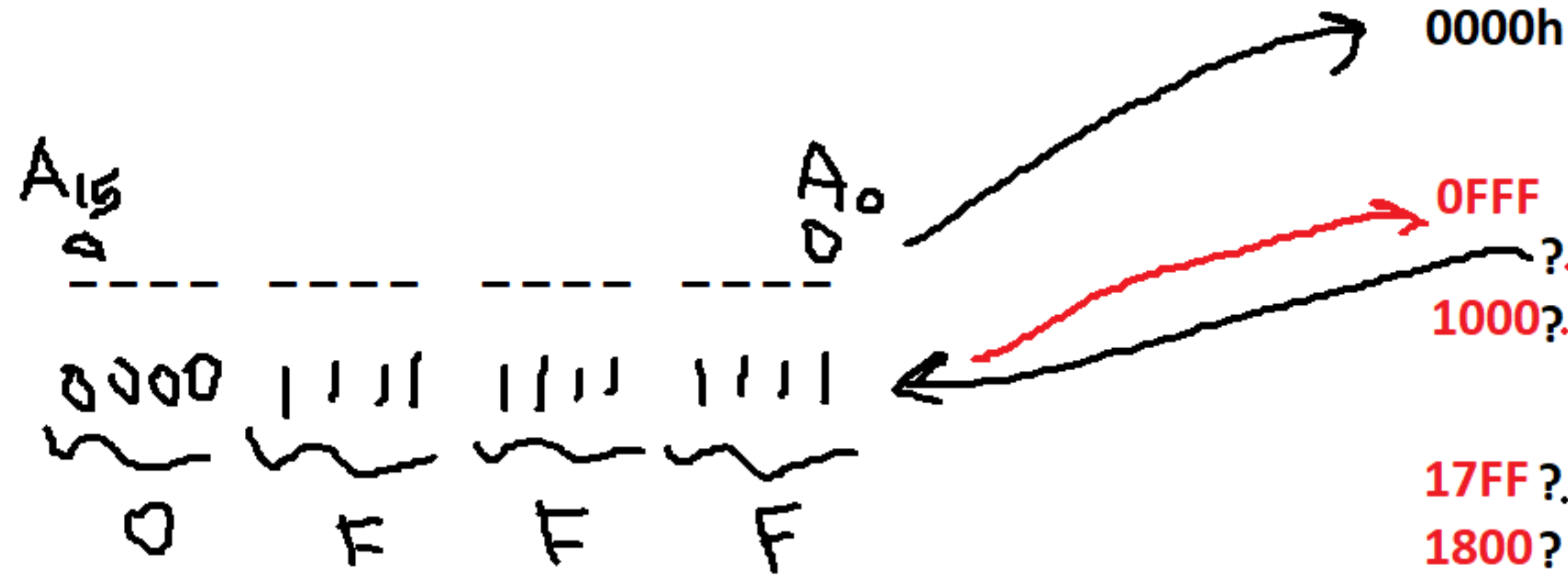
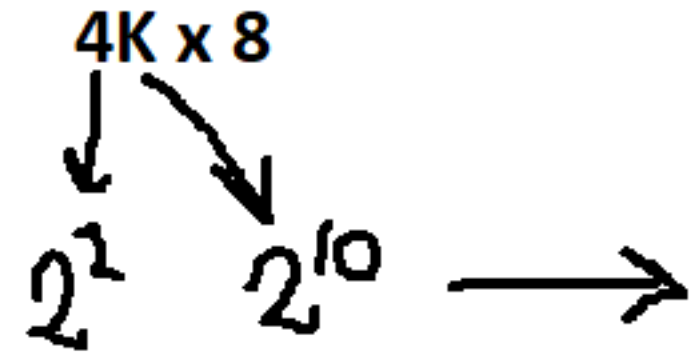
8 bit veriyolu , D7...D0

16 bit adres yoluna, A15.....A0

Kontrol sinyalleri

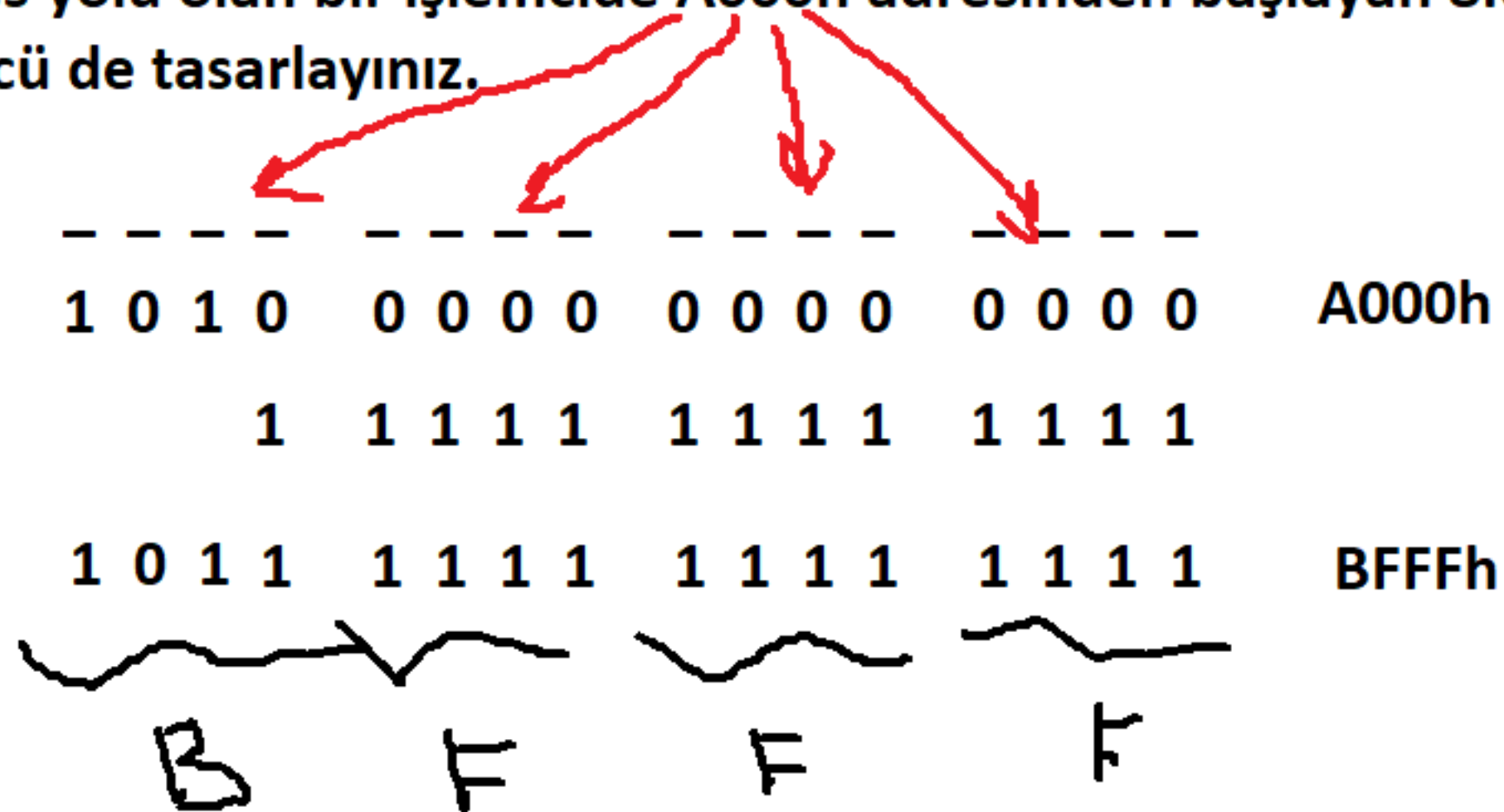
8085 mikroişlemcisine ait bu sinyalleri ve verileri kullanacak olan bir hafıza

sisteminde 4Kx8 EPROM ve 2Kx8RWM bulunsun. EPROM 0000h adresinden başlasın, RWM ise EPROM'un hemen bitişiğinde olsun. Buna göre bir hafıza tasarımı yapalım:

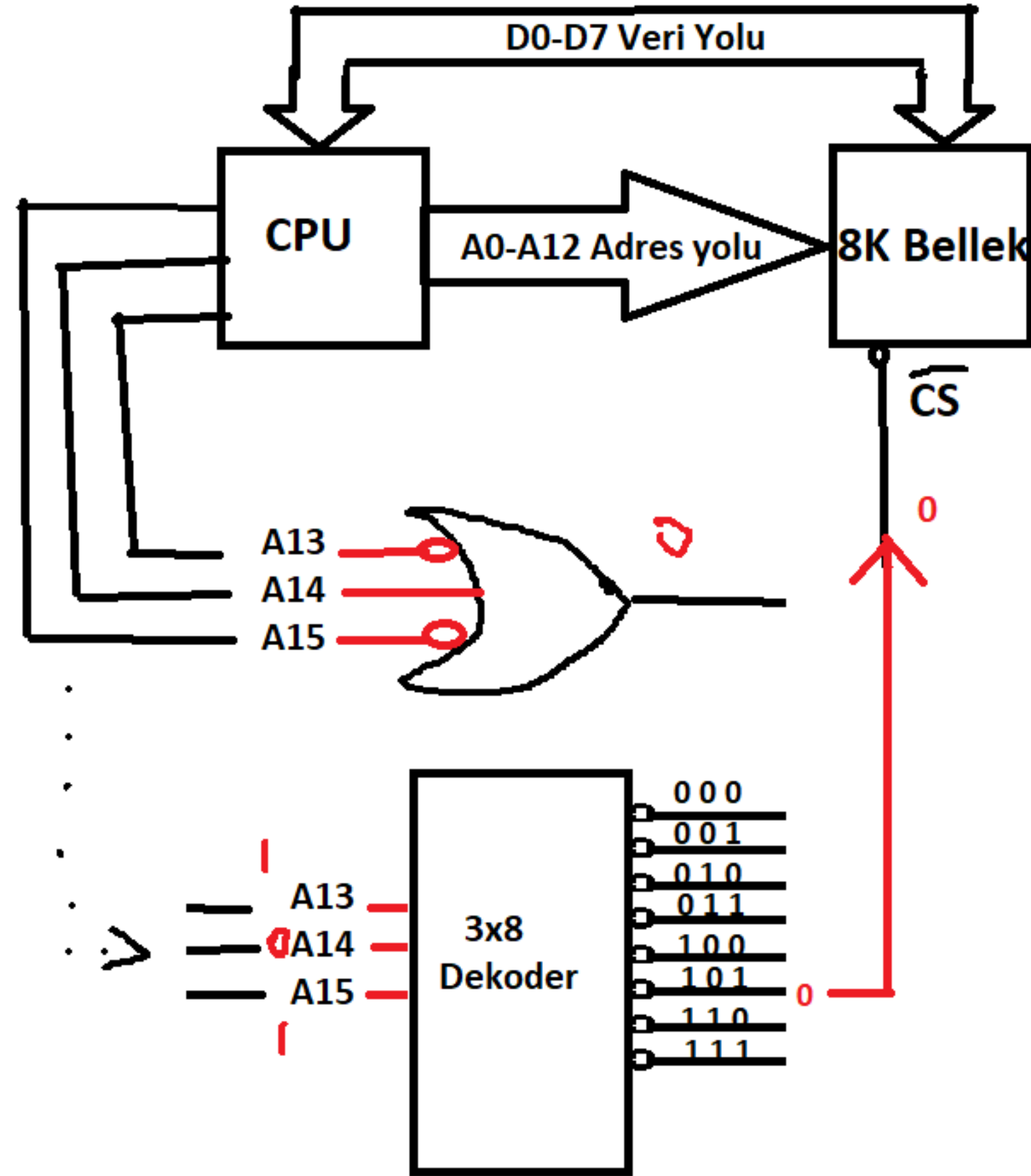


8 bitlik veri yolu ve 16 bitlik adres yolu olan bir işlemcide A000h adresinden başlayan 8KBlık adres bölgesini gösterin ve bu adres bölgesini seçecek bir adres çözücü de tasarlayınız.

$8K \times 8$
↓ ↓
 $2^3 \ 2^{10} \rightarrow 2^{13}$



8 bitlik veri yolu ve 16 bitlik adres yolu olan bir işlemcide A000h adresinden başlayan 8KBlık adres bölgesini gösterin ve bu adres bölgesini seçecek bir adres çözücü de tasarlayınız.



$$8K \times 8$$

$$\downarrow \quad \downarrow$$

$$2^3 \quad 2^{10} \rightarrow 2^{13}$$

1 0 1 0	0 0 0 0	0 0 0 0	0 0 0 0	A000h
1	1 1 1 1	1 1 1 1	1 1 1 1	
1 0 1 1	1 1 1 1	1 1 1 1	1 1 1 1	BFFFh
B	F	F	F	

