

(5,00 Puanlar)

6 - 4343H verisini CD Register çiftine yükleyen kod aşağıdakilerden hangisidir?

a) ☐

SBI 4343H, CD

b) ☐

LDA 4343H, CD

c) ☐

MVI CD, 4343H

d) ☐

LXI C, 4343H

e) ☒

MOV 4343H, C

☐

Boş bırak

(5,00 Puanlar)

7 - " STA 4343H " komutu ne iş yapar?

- a) ☐ 4343H adresindeki veriyi Akümülatöre ekler.
- b) ☐
16 bitlik 4343 sayısını A çıkış portuna gönderir.
- c) ☒
Akümülatörün gösterdiği adrese 4343 verisini yükler.
- d) ☐
4343H adresindeki veriyi Akümülatöre kopyalar.
- e) ☐
4343H adresinin içeriğine Akümülatörü doğrudan yükler.
- ☐ Boş bırak

◀Önceki

7/20

Sonraki▶

Kapat

✓Sınavı Bitir

(5,00 Puanlar)

8 - Örnek bir iş: oku+yaz+anlat basamaklarını içermektedir.

Aynı işin bir basamağı bitmeden diğerine geçilememektedir.

Bir işin basamak süreleri → Oku (10dk), Yaz (15dk), Anlat(5 dk)

4 farklı iş gerçekleştirilecektir.

Pipeline boru hattı tekniği kullanılırsa yukarıdaki örnek işlem (toplam 4 iş) toplam süresi ne olur?

a) ☐

50 dk

b) ☐

65 dk

c) ☒

75 dk

d) ☐

120 dk

e) ☐

100 dk

☐

Boş bırak

```
LXI H, 4343H  
MOV A, M  
INX H  
SUB M  
INX H  
MOV M, A  
HLT
```

- a) ☐ 4343H verisini önce 1 artırır, sonra hafızadaki değerden çıkararak elde ettiği sonucu 1 daha artırır.
- b) ☐ Akümülatördeki 4343H verisini H registerine kopyalayarak akümülatörü boşaltır.
- c) ☐ 4344H hafıza konumunun içeriğini 4343H hafıza konumunun içeriğinden çıkarır ve sonucu 4345H hafıza konumuna yazar.
- d) ☐ 4343H değerine sahip hafıza bölgelerini sayar.
- e) ☒ HL register çiftindeki 4343H verisini akümülatöre kopyalar sonrasında kendi değerini 1 azaltır
- ☐ Boş bırak

(5,00 Puanlar)

5 - Aşağıdakilerden hangisi logaritmik ve trigonometrik tabloları hazırlamada kullanılan mekanik bir hesaplayıcıdır.

- a) ☐ Transistör
- b) ☐ Pascaline
- c) ☒ Fark makinesi
- d) ☐ Analitik makine
- e) ☐ Delikli kart
- ☐ Boş bırak

<Önceki

5/20

Sonraki>

Kapat

✓Sınavı Bitir

Kalan Süre

37 dakika

Cevap Listesi

1

2

3

4

7

8

9

10

13

14

15

16

19

20

(5,00 Puanlar)

10 - 43H verisini akümülatöre yüklemek istersek hangi komutu kullanmalıyız?

- a) ☒ LDA 43H
- b) ☐ MVI A, 43H
- c) ☐ MOV A, 43H
- d) ☐ STAX 43H
- e) ☐ LXI A, 43H
- ☐ Boş bırak

◀Önceki

10/20

Sonraki▶

Kapat

✓Sınavı Bitir

(5,00 Puanlar)

19 - 43H verisini akümülatöre yüklemek istersek hangi komutu kullanmalıyız?

- a) ☐ LXI A, 43H
- b) ☐ MVI A, 43H
- c) ☐ STAX 43H
- d) ☐ MOV A, 43H
- e) ☒ LDA 43H
- ☐ Boş bırak

◀Önceki

19/20

Sonraki▶

Kapat

✓Sınavı Bitir

(5,00 Puanlar)

14 - I. Programcılıkta kullanılan döngü ve altprogram yapılarını geliştirmiştir.

II. Lovelace katmanlı mimarisini geliştirmiştir.

III. Komutların da bilgisayarın içinde saklanabileceğini açıklayan bir mimari sunmuştur.

IV. Delikli kartların mucididir.

V. "Saklı programlama" modelini geliştirmiştir.

Ada Lovelace için yukarıdakilerden hangileri söylenebilir?

a) ☒

Yalnız I

b) ☐

IV ve V

c) ☐

I ve II

d) ☐ Hepsi

e) ☐

II ve IV

☐ Res bırak

(5,00 Puanlar)

16 - Şekildeki kod ne iş yapmaktadır?

```
LXI H, 4343H  
MOV A, M  
INX H  
SUB M  
INX H  
MOV M, A  
HLT
```

- a) ☐ 4344H hafıza konumunun içeriğini 4343H hafıza konumunun içeriğinden çıkarır ve sonucu 4345H hafıza konumuna yazar.
- b) ☐ 4343H verisini önce 1 artırır, sonra hafızadaki değerden çıkararak elde ettiği sonucu 1 daha artırır.
- c) ☐ Akümülatördeki 4343H verisini H registerine kopyalayarak akümülatörü boşaltır.
- d) ☐ 4343H değerine sahip hafıza bölgelerini sayar.
- e) ☒ HL register çiftindeki 4343H verisini akümülatöre kopyalar sonrasında kendi değerini 1 azaltır
- ☐ Boş bırak

Cevap Liste

1

7

13

19

X

Boş

X

Cevap

Session

Önceki

16/20

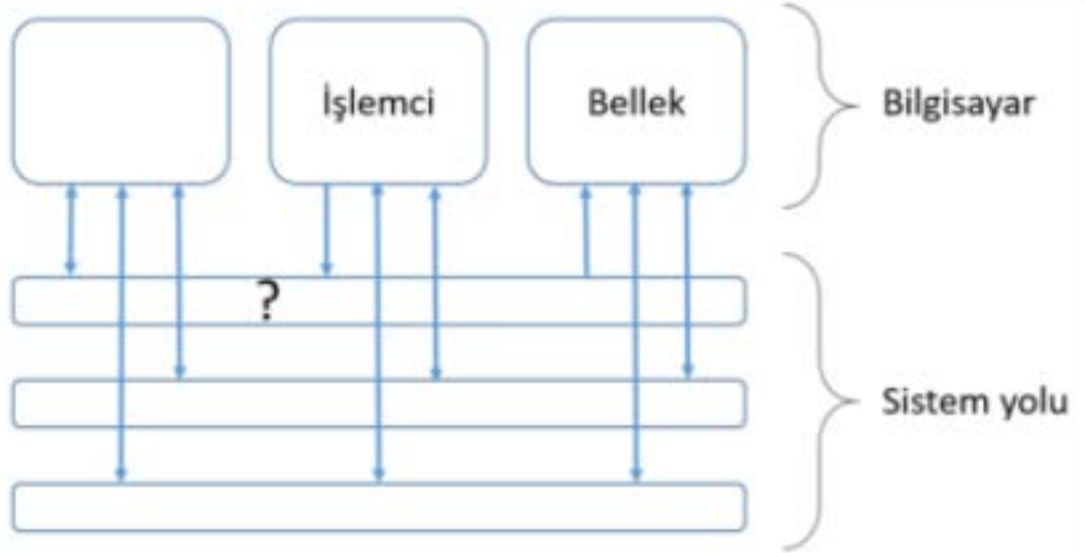
Sonraki

Kapat

✓ Sınavı Bitir

(5,00 Puanlar)

15 - Soru işareti ile belirtilen kısım ne olabilir?



- a) ☐ ALU
- b) ☐ Durum yolu
- c) ☒ Adres yolu
- d) ☐ Veri yolu
- e) ☐ Kontrol kaydedicisi
- ☐ Boş bırak

(5,00 Puanlar)

14 - 8085 mikroişlemcisinde SOD ve SID kaçar bit'lik uçlardır?

a) ☐ 8

b) ☐ 2

c) ☒ 1

d) ☐ 16

e) ☐ 4

☐ Boş bırak

◀Önceki

14/20

Sonraki▶

Kapat

✓Sınavı Bitir

(5,00 Puanlar)

8 - 4343H verisini CD Register çiftine yükleyen kod aşağıdakilerden hangisidir?

- a) ☐ LDA 4343H, CD
- b) ☐ SBI 4343H, CD
- c) ☐ MVI CD, 4343H
- d) ☐ LXI C, 4343H
- e) ☒ MOV 4343H, C
- ☐ Boş bırak

(5,00 Puanlar)

18 - I. Çalışır durumdaki program parçacıklarına işlem (process) denir.

II. MultiTasking (Çoklu Görevlendirme), aynı anda birden fazla iş parçacığını işleme sokabilmektir.

III. Çekirdekler ile yapılan çoklu işlemlerin tümüne MultiProcessing (Çoklu İşleme) denir.

IV. Saat hızı terimi, işlemcilerin bir saniyede gerçekleştirebileceği en yüksek işlem adedini ifade eder.

V. Birden fazla programın aynı anda çalıştırılmasına MultiThreading denir.

İşlemler (Process), threadlara (İş parçacığı) görevleri paylaştırır.
Yukarıdaki ifadelerden hangileri yanlıştır?

a) ☒

II ve III

b) ☐

Yalnız I

c) ☐

II ve V

d) ☐ Yalnız V

e) ☐

Yalnız II

☐ Boş bırak

(5,00 Puanlar)

6 - Aşağıdakilerden hangisi işlemcileri hafıza kullanımına göre sınıflandırmayla direk alakalıdır?

a) ☐

RISC

b) ☐

Karmaşık komut kümeli bilgisayar

c) ☐

Pipeline boru hattı

d) ☐

Aritmetik ve Mantık birimi

e) ☐

Harvard

☐

Boş bırak

Final Sınavı

(5,00 Puanlar)

8 - 8085 mikroişlemcisinde kesme sinyallerinden en yüksek önceliğe sahip sinyal hangisidir?

- a) ☐ RST 7.5
- b) ☐ RST 5.5
- c) ☐ INTR
- d) ☐ TRAP
- e) ☒ RST 6.5
- ☐ Boş bırak

◀Önceki

8/20

Sonraki▶

Kapat

✓Sınavı Bitir

(5,00 Puanlar)

11 - I. "Yürütme zamanı" komutları getir, oku/çöz ve çalıştır/yürütür.

II. Kod çözme işlemi Aritmetik ve Mantık biriminde gerçekleşir.

III. Getir komutu kontrol ünitesinde gerçekleşir.

IV. "Komut zamanı" komutları getir ve oku/çöz'dür.

V. Çalıştır/yürüt komutu Aritmetik ve Mantık biriminde gerçekleşir.

Komut Çevrimi için Yukarıdakilerden hangileri doğrudur?

a) ☐

II ve III

b) ☐

III ve IV

c) ☐

Yalnız I

d) ☐ Yalnız V

e) ☒

IV ve V

☐

Boş bırak

(5,00 Puanlar)

4 - 8-bitlik veri yolu ve 12 bitlik adres yolu olan bir işlemcide 2Kx8 EPROM'un sonlandığı adres 900h ise başlangıç adresi ne olmalıdır?

a) ☐

000

b) ☐

8FE

c) ☐

7FF

d) ☐

101

e) ☐

0FF

☐

Boş bırak

◀Önceki

4/20

Sonraki▶

Kapat

✓Sınavı Bitir

(5,00 Puanlar)

10 - 16 bitlik bir adres yolu kullanan bir işlemciyle 2Kx8 RWM kullandığımızda bu RWM'nin başlangıç adresi 9000h ise bitiş adresi nedir?

- a) ☐ A1FF
- b) ☐ A000
- c) ☒ 97FF
- d) ☐ 9FFF
- e) ☐ 08FF
- ☐ Boş bırak

◀Önceki

10/20

Sonraki▶

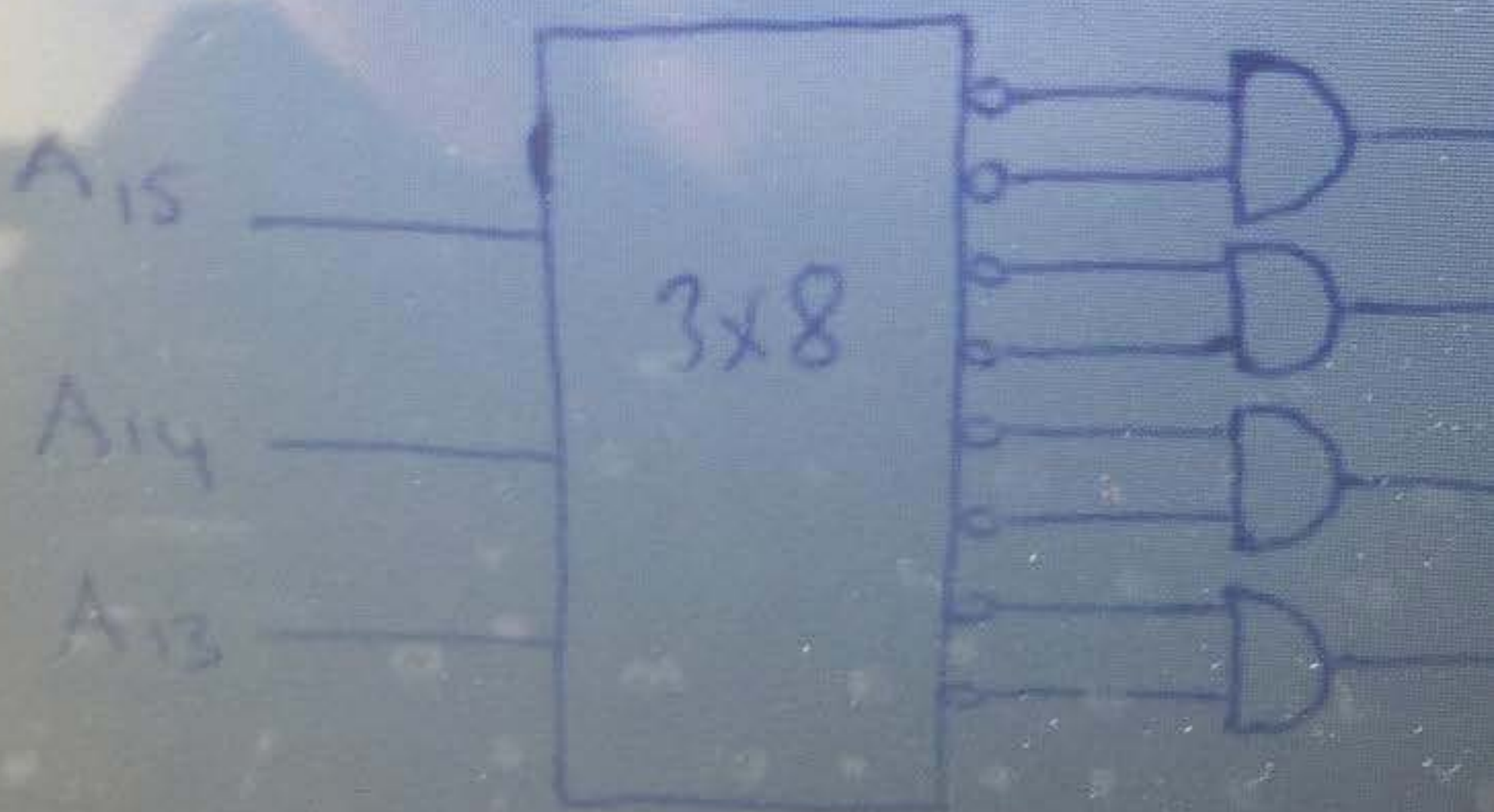
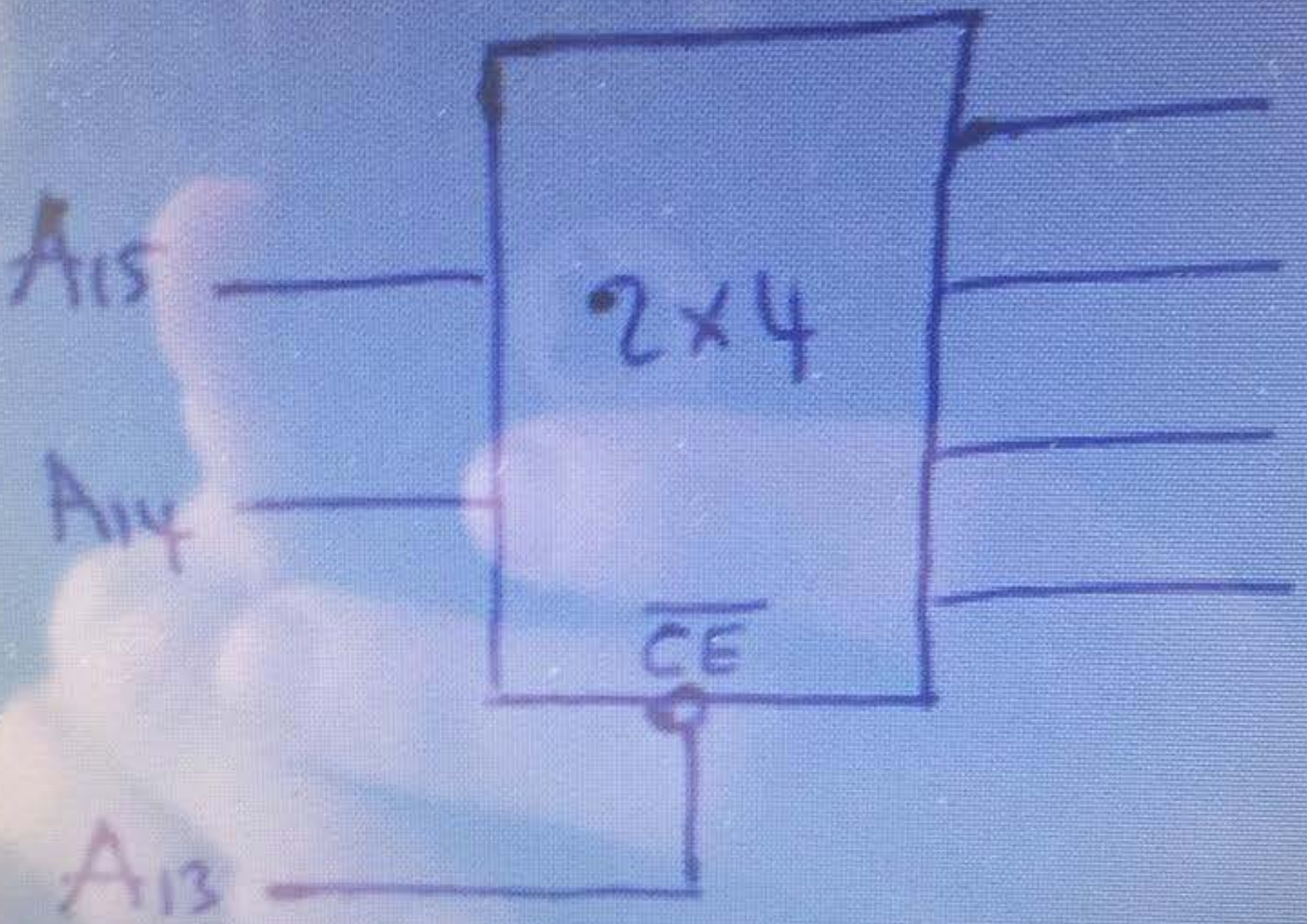
Kapat

✓Sınavı Bitir

(5,00 Puanlar)

11 - Farklı birimlerden gelen veriler üzerinde örneğin *çıkarma* ya da *kaydırma* işlemi yapabilen birime ne ad verilir?

- a) ☐ Kaydedici
- b) ☐ ALU
- c) ☐ Nibble
- d) ☐ Hafıza birimi
- e) ☐ Sistem yolu birimi
- ☐ Boş bırak



(5,00 Puanlar)

16 - Şekildeki kod ne iş yapmaktadır?

```
LXI H, 4343H  
MOV A, M  
INX H  
SUB M  
INX H  
MOV M, A  
HLT
```

- a) ☒ 4344H hafıza konumunun içeriğini 4343H hafıza konumunun içeriğinden çıkarır ve sonucu 4345H hafıza konumuna yazar.
- b) ☐ 4343H verisini önce 1 artırır, sonra hafızadaki değerden çıkararak elde ettiği sonucu 1 daha artırır.
- c) ☐ Akümülatördeki 4343H verisini H registerine kopyalayarak akümülatörü boşaltır.
- d) ☐ 4343H değerine sahip hafıza bölgelerini sayar.
- e) ☐ HL register çiftindeki 4343H verisini akümülatöre kopyalar sonrasında kendi değerini 1 azaltır
- ☐ Boş bırak

İBRA

Kalan

22 da

Cevap Listesi

1

2

3

7

8

9

13

14

15

19

20

X

Boş

X

Aktif

X

Ce

X

Cevap Kaydedilemedi

Session ID: c78bba43-a23

Final Sınavı

(5,00 Puanlar)

12 - 8085 mikroişlemcisinde $(S1, S2, IO/M^*) = (0, 1, 0)$ ise veri yolunun durumu neyi gösterir?

- a) ☐ Kesme bilgisi olduğunu
- b) ☐ Hafızaya yazma işlemi yapıldığını
- c) ☒ Hafızadan okuma işlemi yapıldığını
- d) ☐ Çıkış birimine yazma yapıldığını
- e) ☐ Giriş biriminden okuma yapıldığını
- ☐ Boş bırak

◀ Önceki

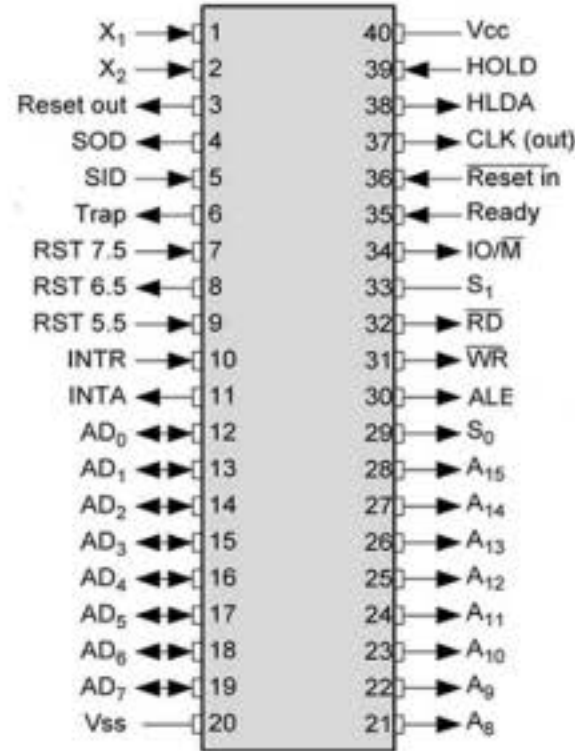
12/20

Sonraki ▶

Kapat

✓ Sınavı Bitir

8085 Mikroişlemcisi



➤ Kontrol ve Durum Sinyalleri :

Adres Tutucu Yetkilendirme (Address Latch Enable – ALE) : AD0 ve AD7 hatlarındaki bilginin adres mi yoksa veri mi olduğunu gösterir.

ALE=1 ise AD0-AD7 hatlarında adres bilgisi vardır.

ALE ucu genelde bir LATCH entegresinin yetkilendirme ucuna bağlanır.

Okuma (Read - !RD) : RD sinyali ile, seçilen giriş/çıkış elemanı veya bellek bölgesi okunur (Aktif low).

Yazma (Write - !WR) : WR yazma sinyali; veri yolundaki bilginin belleğe veya giriş / çıkış devresine kaydedilmesini sağlar (Aktif low).

Giriş/Çıkış – Bellek (IO/!M): IO/!M çıkışı, okuma veya yazma işleminin bellek veya giriş-çıkış biriminden hangisine yapılacağını belirler.

IO/!M=0 ise bellek işlemi, IO/!M=1 ise G/Ç işlemi, S0 ve S1 (durum sinyalleri) ile birlikte çalışır →

IO/!M	S1	S0	DATA BUS STATUS
0	1	1	Opcode fetch
0	1	0	Memory read
0	0	1	Memory write
1	1	0	I/O read
1	0	1	I/O write
1	1	1	Interrupt acknowledge
0	0	0	Halt

(5,00 Puanlar)

16 - 8-bitlik veri yolu ve 12 bitlik adres yolu olan bir işlemcide 2Kx8 EPROM'un sonlandığı adres 900h ise başlangıç adresi ne olmalıdır?

a) ☐

0FF

b) ☐

000

c) ☐ 8FE

d) ☒

101

e) ☐

7FF

☐ Boş bırak

(5,00 Puanlar)

10 - 8-bitlik veri yolu ve 12 bitlik adres yolu olan bir işlemcide 4096 byte'lık adres bölgesini kullanan bir hafıza bölgesinin başlangıç adresi 000h ise bitiş adresi ne olmalıdır?

a) ☐

A00

b) ☐

A000

c) ☐ 70FF

d) ☒

FFF

e) ☐

9FF

☐ Boş bırak

Final Sınavı

(5,00 Puanlar)

6 - I. Boru hattı kullanılan sistemin işlem hacmi yüksektir.

II. Boru hattı kullanılan sistemin başarımını önceden bilmek güç olabilir ve farklı programlarda, farklı komut boylarında farklılık gösterebilir

III. Kullanılmayan kaynakların boş kalmasını engelleyerek kaynakların verimli kullanılmasını sağlar

IV. İşlemcinin döngü zamanını azaltır

Pipeline Boru hattı ile ilgili yukarıdakilerden hangileri yanlıştır?

- a) ☐
Yalnız III
- b) ☒ **Yalnız IV**
- c) ☐ **Yalnız I**
- d) ☐ Hiçbiri
- e) ☐ **Yalnız II**
- ☐ Boş bırak

Önceki

6/20

Sonraki

Kapat

✓ Sınavı Bitir

Ceva

1

7

13

19

X

X

(5,00 Puanlar)

6 - Aşağıdakilerden hangisi işlemcileri hafıza kullanımına göre sınıflandırmayla direk alakalıdır?

a) ☐

RISC

b) ☐

Karmaşık komut kümeli bilgisayar

c) ☐ Pipeline boru hattı

d) ☐

Aritmetik ve Mantık birimi

e) ☐

Harvard

☐ Boş bırak