

طراحی و پیاده سازی ضرب کننده ماتریس توسط Verilog

احمد سلیمی^۱، کیمیا نوربخش^۱، ساعی سعادت^۱، علیرضا حسین پور^۱

^۱ دانشگاه صنعتی شریف، دانشکده مهندسی کامپیوتر

چکیده—

کلمات کلیدی—

۱. مقدمه

۲. معماری سیستم

۳. شبیه سازی و نتایج

۴. سنتز و نتایج

۵. نتیجه گیری