



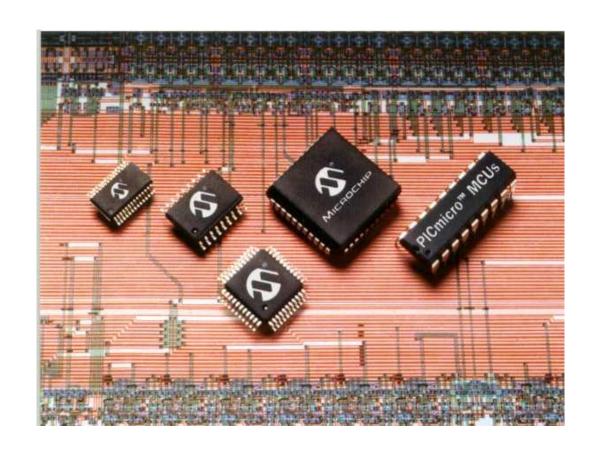
TEACHING ONLINE ELECTRONICS, MICROCONTROLLERS AND PROGRAMMING IN HIGHER EDUCATION

6. Timers

Περιεχόμενα

• Εισαγωγή

• Παράδειγμα

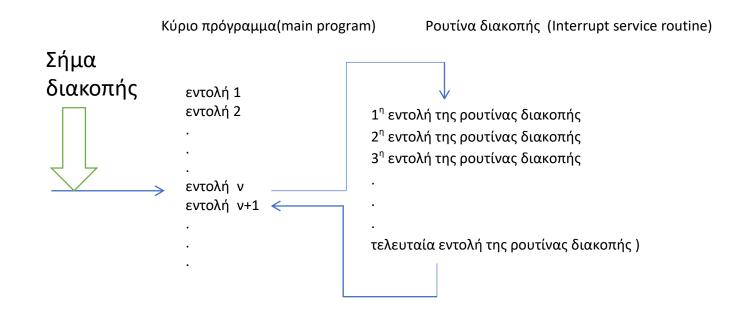


Διακοπές (Interrupts)

Τι εννοούμε με τον όρο διακοπή (Interrupt) στους μικροελεγκτές;

Διακοπή(Interrupt) είναι η διακοπή της εκτέλεσης της ροής του προγράμματος του μικροελεγκτή προκειμένου να εκτελεστεί ένα κομμάτι προγράμματος το οποίο ονομάζεται ρουτίνα διακοπής

Παράδειγμα:



Τι είναι οι Timers (Χρονιστές) του μικροελεγκτή;

Είναι κάποιοι καταχωρητές των 8 bit ή των 16 bit των οποίων το περιεχόμενο αυξάνει ανά συγκεκριμένο χρονικό διάστημα.

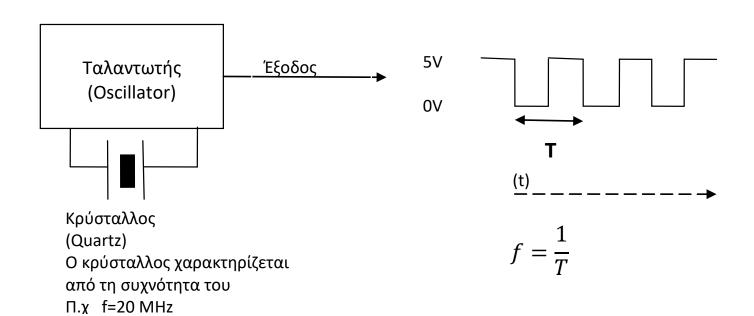
- •Προσοχή, μετά την τιμή 111 ... 111 (=65535) ο timer παίρνει την τιμή 000 ... 000.
- •Σ' αυτή την μετάβαση μπορούμε να προγραμματίσουμε να συμβαίνει μια διακοπή (interrupt).

Ερώτηση:

Από πού προέρχονται οι παλμοί που αυξάνουν την τιμή του Timer;

Απάντηση:

- •Μπορεί να προέρχονται από μια εξωτερική πηγή και να εφαρμόζονται σε έναν συγκεκριμένο ακροδέκτη του μικροελεγκτή
- •Ή να προέρχονται από ένα κύκλωμα στο εσωτερικό του μικροελεγκτή το οποίο ονομάζεται εσωτερικός ταλαντωτής (Oscillator)
- •Στο πρόγραμμα μας με μια εντολή δηλώνουμε την πηγή των παλμών που θέλουμε να χρησιμοποιηθεί

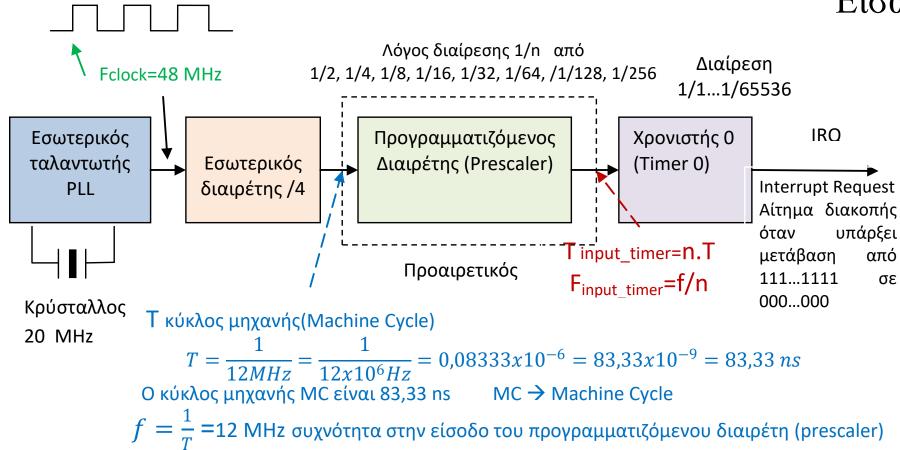


Timer0

Ο Timer0 είναι ένας timer των 8 bit ή των 16 bit.

Με μια εντολή ρυθμίζουμε πως θα χρησιμοποιηθεί ο timer0. Εάν θέλουμε να χρησιμοποιηθεί σαν timer των 8 bit θα πρέπει να συμπληρώσουμε τη σχετική παράμετρο στην εντολή ρύθμισης του timer0

setup_timer_0(T0_INTERNAL|T0_DIV_256|**T0_8_BIT**);



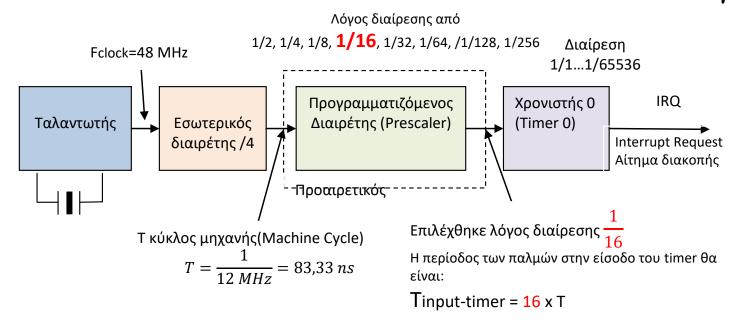
Όταν δεν χρησιμοποιείται ο προγραμματιζόμενος διαιρέτης ο timer0 αυξάνει κατά 1 κάθε 83,33 ns. Όταν ο προγραμματιζόμενος διαιρέτης τεθεί στην τιμή ½ ο timer0 αυξάνει κατά 1 κάθε 2χ83,33 ns=166,66 ns. Όταν ο προγραμματιζόμενος διαιρέτης τεθεί στην τιμή 1/16 ο timer0 αυξάνει κατά 1 κάθε 16χ83,33 ns=1333,28ns=1,33328 μs.

```
Λόγος διαίρεσης 1/η από
                                                                                                                                                                                                                                                                                                                                                                                                 Διαίρεση
                                                                                                                                                                                                                                                                                                                                                                                       1/1...1/65536
                                                                                                                                                                                                                                                                                                                                                                                                                                                                  IRQ
                                                                                                                                                                                                        Προγραμματιζόμενος
   Εσωτερικός
                                                                                                                                                                                                                                                                                                                                                            Χρονιστής 0
                                                                                                                                                                                                         Διαιρέτης (Prescaler)
  ταλαντωτής
                                                                                                      Εσωτερικός
                                                                                                                                                                                                                                                                                                                                                               (Timer 0)
                                                                                                    διαιρέτης /4
                        PLL
                                                                                                                                                                                                                                                                                                                                                                                                                                      Interrupt Request
                                                                                                                                                                                                                                                                                                                                                                                                                                      Αίτημα διακοπής
                                                                                                                                                                                                                                                                                                                         Tinput timer=n.T
                                                                                                                                                                                                                                                                                                                                                                                                                                      μετάβαση
                                                                                                                                                                                                                         Προαιρετικός
                                                                                                                                                                                                                                                                                                                         F_{input timer} = f/n
                                                                       Τ κύκλος μηχανής(Machine Cycle)
20 MHz
                                                                                           T = \frac{1}{12MHz} = \frac{1}{12x10^6Hz} = 0,08333x10^{-6} = 83,33x10^{-9} = 83,33x
                                                                   Ο κύκλος μηχανής MC είναι 83,33 ns
                                                            f=\frac{1}{\pi} =12 MHz συχνότητα στην είσοδο του προγραμματιζόμενου διαιρέτη (prescaler)
```

```
// Ενεργοποίηση της διακοπής από τον timer0 enable_interrupts(INT_TIMER0); // Ενεργοποίηση του γενικού διακόπτη των διακοπών enable interrupts(GLOBAL);
```

setup_timer_0(T0_INTERNAL|**T0_DIV_256)**;

Υπολογισμός ώστε να συμβαίνουν διακοπές ανά συγκεκριμένο 6. Interrupts χρονικό διάστημα για παράδειγμα κάθε 50 ms Εισαγωγή



Για να έχουμε διακοπές κάθε 50 ms θα πρέπει αρχική τιμή y που τίθεται στον timer μετά από κάθε διακοπή να πληροί τη σχέση:

$$(65536-y)x1,33328\mu s=50000\mu s\Leftrightarrow 65536-y=\frac{50000}{1,33328}=37501(στρογγυλοποίηση στη ακέραιη τιμή)\Leftrightarrow y=65536-37501=28035 Αυτή είναι η αρχική τιμή που πρέπει να τίθεται στον Timer ώστε να έχουμε διακοπές κάθε 50 ms$$

Πως θα ρυθμίσουμε ώστε μετά από κάθε διακοπή ο timer να μην παίρνει την αρχική τιμή 0 αλλά 28035;

Μέσα στη ρουτίνα διακοπών θα γράψουμε την εντολή:

ENGINE Partnership

- Warsaw University of Technology (PL) - coordinator
- IHU International Hellenic University (GR)
- EDUMOTIVA European Lab for Educational Technology (GR)
- University of Padova (IT)
- University of Applied Sciences in Tarnow (PL)











CONTACT:



www.engined.eu



angelika.tefelska@pw.edu.pl



@projectENGINE1



@EUprojectEngine



This project has been funded with support from the European Commission. This publication reflects the views only of the author, and the Commission cannot be held responsible for any use which may be made of the information contained therein.