

Trabajo Practica Teoría 5

1.- Dado el estado inicial del problema:

PID	t0	t/CPU
A	0	6
B	2	3
C	2	5
D	3	4

E/S

PID	System Call	Recurso
A	2/1 4/2	1
C	1/2	2

con un scheduler a mediano plazo, no apropiativo, priorizando la carga de trabajo

Se pide:

- 1.- El diagrama del simulador con los estados que se instancia en cada slot de tiempo
- 1.- Tiempo de retorno de cada proceso
- 2.- Tiempo de retorno medio
- 3.- Tiempo en espera de cada proceso
- 4.- Las interrupciones generadas en cada transición
- 5.- El archivo **.def** definido para resolver el estado inicial del problema

La respuesta es en papel manuscrito con apellido y nombre (con letra clara)

La misma debe enviarse por WhatsApp en forma privada

Tiempo de entrega: Lunes 27/06/2022 9hs