

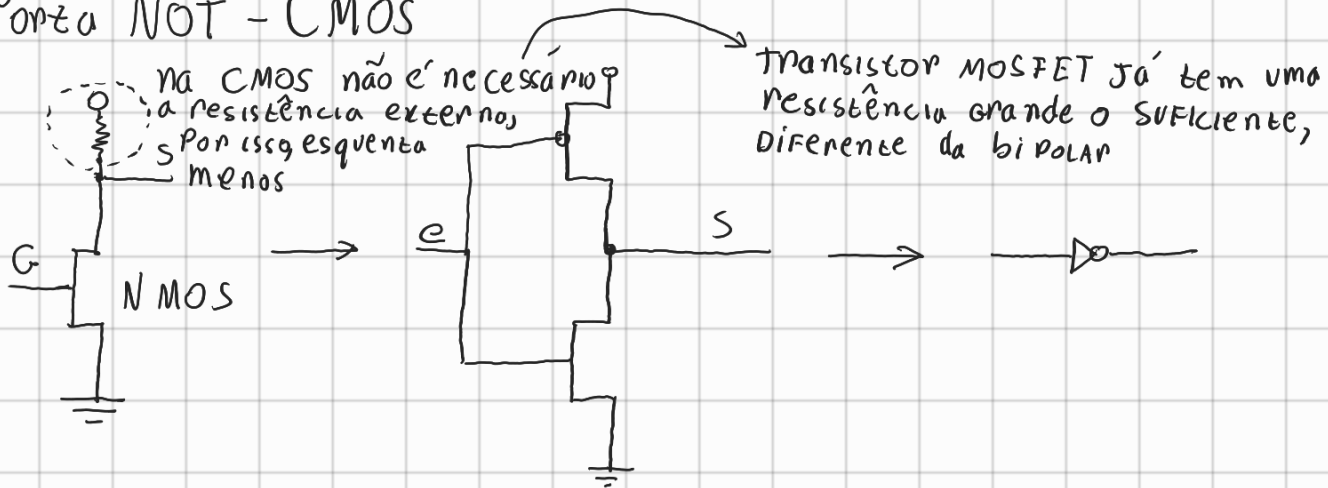
NMOS - permite a passagem de corrente quando $G=1$

PMOS - " " " " " " " $G=0$

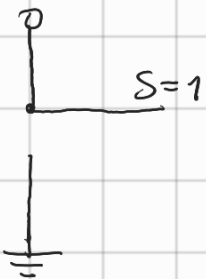
CMOS - uso complementar de NMOS e PMOS

↳ Baixa dissipação de potência

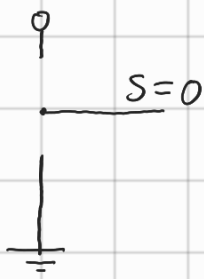
Porta NOT - CMOS



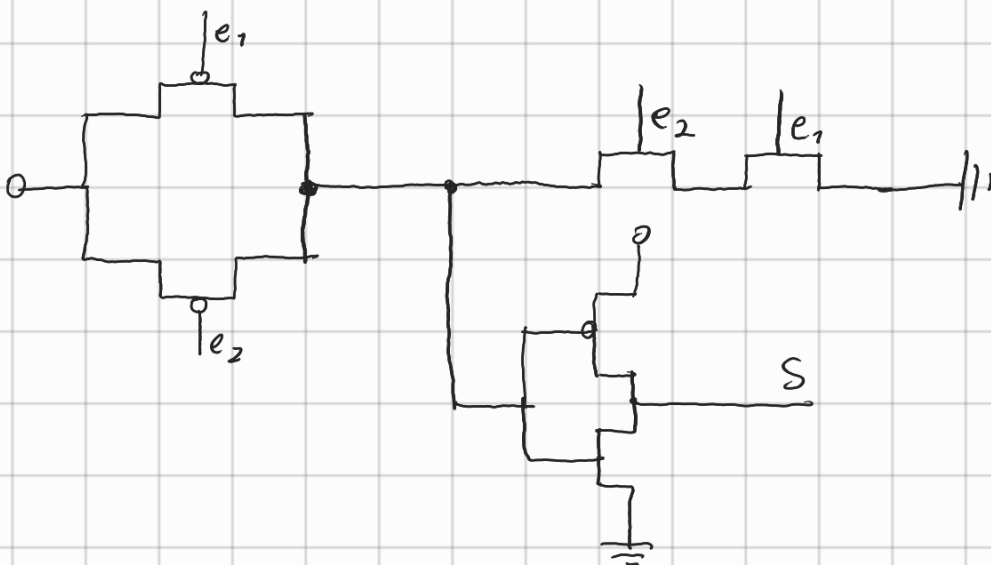
$e=0$



$e=1$

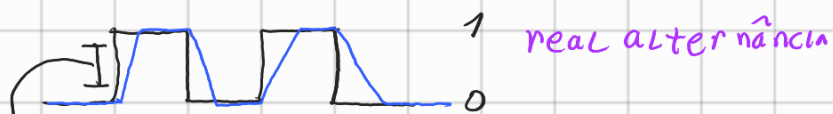


Porta AND - CMOS



Motivo de esquentar com CMOS

Alternância entre 0 e 1



→ Não é possível ter certeza do estado dos transistores (Ligado/desligado)

↳ Por exemplo, na porta NOT pode ocorrer de ambos estarem ligados

e causar curto e, consequentemente, aquecer, pois $V = R \cdot i \Rightarrow \frac{V}{R} = i$,

$R \approx 0 \Rightarrow i \rightarrow \infty$ e $P = V \cdot i$, Logo $P \rightarrow \infty$

Exemplo:

