

Aufgabe 2

a) Daten bus: Übertrag von Daten zwischen CPU und Speicher

• Adressbus: Übertrag von Adressinformation
(also Speicherplatzadresse oder welches Eingabe bzw. Ausgabe gerät in System an gesprochen werden soll)

• Kontrollbus: Übertrag von Steuerbefehlen und Signalen zwischen verschiedenen Komponenten des Computersystems

Alle diese Buss arbeiten in beide Richtungen.

6) Direkte Adressierung:

1. Spezifiziert die genaue Speicheradresse

2. Der Befehl enthält die direkte Adresse der Daten

3. Einfach und unmittelbar

Indirekte Adressierung

1. ~~Verwendet~~ Verwendet eine Adresse die auf die eigentliche Speicheradresse verweist.

2. Der Befehl enthält eine Adresse, die die tatsächliche Adresse der Daten angibt.

3. Flexibel, ermöglicht das Berechnen oder Anfordern von Adressen zur Laufzeit.

Zero: Ergebnis einer Operation = 0

Carry: wenn bei einer Addition ein Überlauf ist

c) ~~Overflow~~ Overflow: wenn das Ergebnis einer Operation zu groß ist um in den zur Verfügung stehenden Speicherplatz zu passen

Sign: gibt das Vorzeichen des Ergebnisses an

Parity: Anzahl von Bits in Ergebnis gerade oder ungerade ist.