Autgabe 4 Wir könnenzwei nicht Gather hintereinanter mithille von CMOS-Logik aufbauen, Min Jenn CMOS-Logit verneut eine pombination aus KMOS-und PMOS-Transistory um logische Funktionenen zu implementieren. Mier ist eine Schallung. En bang 6 Ausgans GND CND