

Aufgabe 5

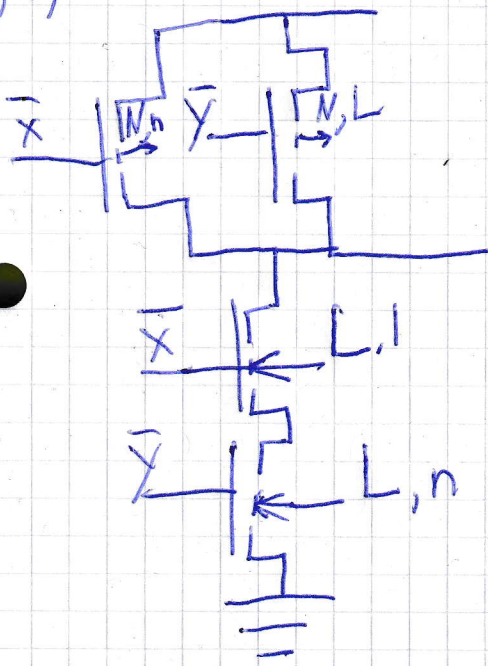
(a) Um das zu erkennen bauen wir mal eine Wahrheitstabelle

X \ Y	A
0 0	0
0 1	1
1 0	1
1 1	1

- Das entspricht ~~oder~~ ^{or (oder)} -funktion

(b) Pull-down-Pfad = NMOS = \leftarrow (gegen Richtung des Ausganges)
 Pull-up-Pfad = PMOS = \rightarrow (in Richtung des Ausganges)

(L, d)



Fall $X=0, Y=0$: Ausgang = 0

Sp Nicht Leitend = N
 Leitend = L

Fall $X=0, Y=1$: Ausgang = 5V

Nicht Leitend = n

Leitend = l