

目次

カレントミラーを組み合わせた折り返し型アナログ乗算回路の出力範囲を拡大する回路構成（小島光）	1
3つの入力による可視光通信（仲渡汐里）	39
磁界共鳴方式無線電力データ同時転送回路における零クロス周期に関する理論の検証（成田裕紀）	83
PCB上で製作した遅延フィルタを用いたパルス幅を拡張する回路の評価（西野智大）	159
二本腕バンディット問題を解くアナログ回路の研究開発のためのスロットマシンの改良（橋本大暉）	199
180 nm CMOSを用いた2本腕バンディット問題を解く高速アナログ集積回路（森光平）	233
PSoCを用いたアナログ-デジタル変換回路の試作と評価（山西初音）	341
FPGAとR-2Rラダー回路を用いた白色雑音生成回路の設計（渡辺翔太）	417

