

明治大学 理工学部

2024 年度

卒業論文

カレントミラーを組み合わせた折り
返し型アナログ乗算回路の出力範囲
を拡大する回路構成

学生番号：1512201217

電気電子生命学科

小島 光

指導教員：和田 和千

実家住所：〒124-0006 東京都葛飾区堀切 8-8-3-306

電話番号：070-3614-1189

概要

フォトリソグラフィの学習・計算の際に必要なアナログ的な積和演算を可能とする乗算回路の構成を提案する。KCL を利用することで、多数の信号の和を電流的に実現することができるが、信号線を共有するため和の出力振幅は単体の乗算回路と共有される。即ち、積和演算回路の出力振幅は乗算回路単体の出力振幅と等しくなり、和をとる信号の数が多くなればなるほど乗算回路一つあたりの入力範囲が限られてしまうため信号対雑音比 (S/N 比) の劣化が懸念される。そこで、従来のギルバート乗算回路を応用した乗算回路を提案しギルバート乗算回路同様、アナログ信号の乗算ができることを、小信号解析を用いて確認した。また、乗算器が動作する条件として、MOSFET が遮断しない条件を使い出力範囲を示した。そして、今後集積化を行い出力範囲拡大ができていることを確認するための素子値を設計し、パッケージでの測定を踏まえたシミュレーションを行った。

目 次

第 1 章 序論	1
第 2 章 ギルバート乗算回路	4
2.1 回路構成	4
2.2 小信号解析	5
2.2.1 動作点の変動	5
2.2.2 小信号等価回路	7
2.3 出力範囲	7
謝辞	9

第1章 序論

現在、機械学習の分野ではディープラーニングが盛んに研究され、とくに時系列データを扱うためには各ノードが次の層への結合のみを持つ順伝搬型 (feed-forward) ではなく以前の層への結合も持つリカレントニューラルネットワーク (RNN) と呼ばれる方式が使われている。しかし、一般のディープラーニングにおいて、現実的な精度を得るためには多くの隠れ層を必要とするがその学習は必ずしも現実的な計算量では終わらない。これは多数の隠れ層を持つニューラルネットワークでは、ノード間の結合が非線形な活性化関数で定義されるため、教師データに対する数値解析的なフィッティングしかできないことに起因する。そこで、学習効率を上げる方法として RNN を物理現象によって再現したりザバが登場した。

このリザバからの複数の出力の積和演算をすることで特徴量を抽出することができる。特に、学習するのはリザバではなく積和演算の重みのみであるため学習コストを低減させることができる。今回、光で入出力を行うフォトニックリザバにおいては高速な画像認識に用いることができる可能性が報告されている。しかしながら、現状では出力の光を光のまま積和演算することは難しいためフォトダイオードによって電気に変換し積和演算・並びに学習を行うことが検討されている。ここで、積和演算が画像認識速度のボトルネックにならないよう高速な処理が必要なため今回はアナログ信号の積和演算を行うギルバート乗算回路を使用することが本学で検討されていた。ギルバート乗算回路を用いる積和演算では図 1.1 に示すよう、出力信号に対してギルバート乗算回路で重みづけを行い、出力信号をまとめることで電流的に和をとる。即ち、各乗算器の出力振幅が積和演算回路の出力振幅の上限となるため、積和演算を行う信号の数が増えるとその分入力範囲が限られる。これにより信号対雑音比 (S/N 比)

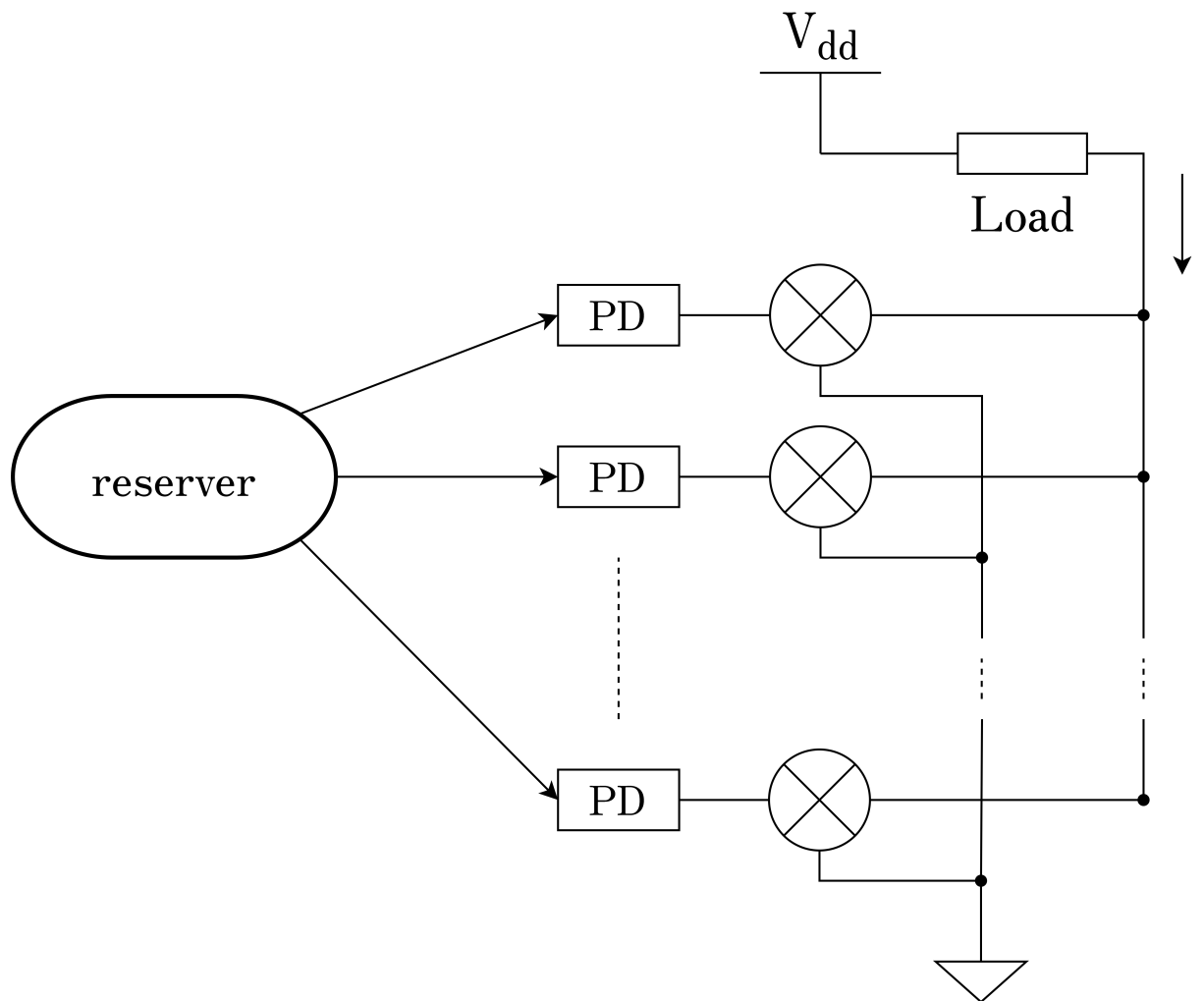


図 1.1: 積和演算回路の構成

の劣化が懸念される。

本研究では、S/N 比向上のため乗算回路単体の出力振幅を拡大する構成を提案する。本論の構成は以下のとおりである。まず 2 章で検討していたギルバート乗算回路構成を示し、小信号解析を行うことでその特性を確認する。さらにその現実的な出力範囲を導出する。3 章において提案する回路構成についての基本的な方針を示し、小信号解析において提案回路がギルバート乗算回路同様、アナログ信号の乗算が可能であることを明らかにする。また、その出力範囲を導出しギルバート乗算回路に対し出力範囲を広げられることを示し、シ

ミュレーション上でも確認する。最後に、4章で結論並びに今後の展望について述べる。

第2章 ギルバート乗算回路

2.1 回路構成

まず、図 2.1 に現在広く使用されているギルバート乗算回路の回路図を示す。
ギルバート乗算回路は v_{in} と V_{CTRL} に差動で信号を入力することで二つの入力

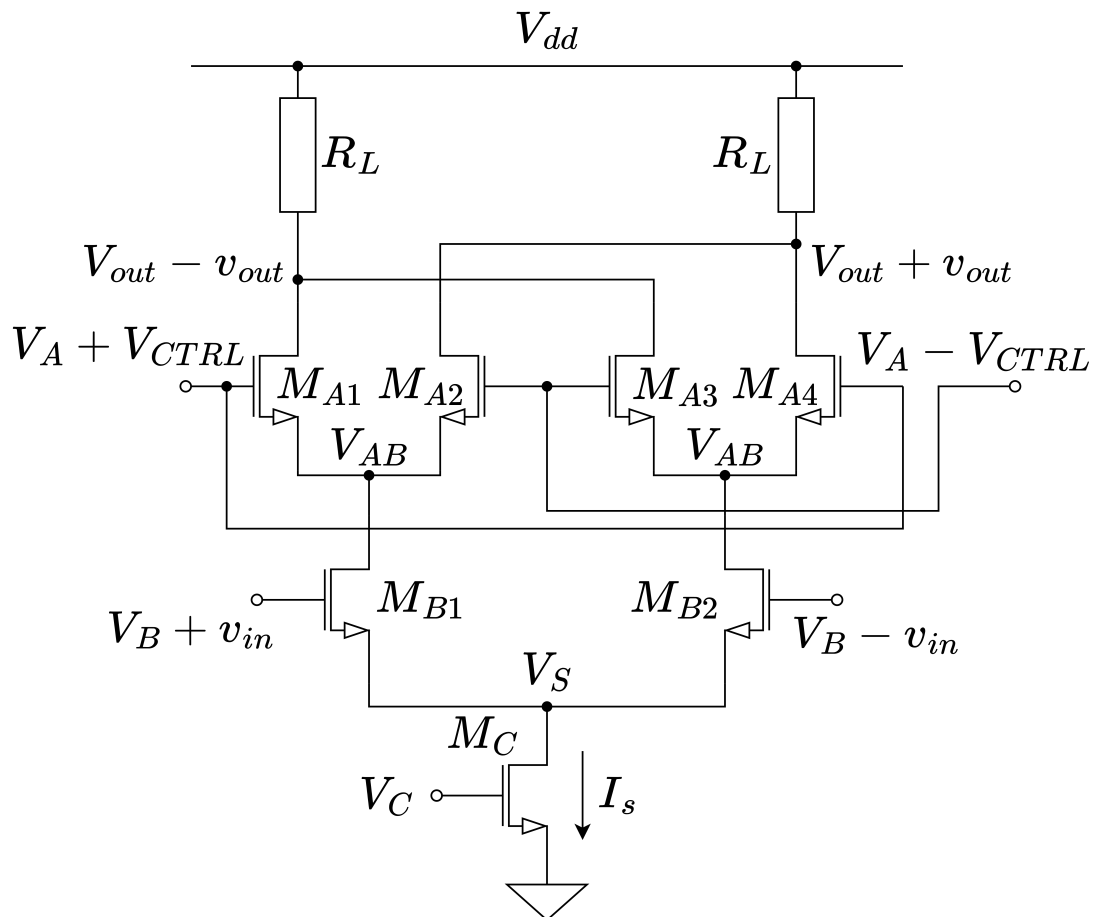


図 2.1: ギルバート乗算回路

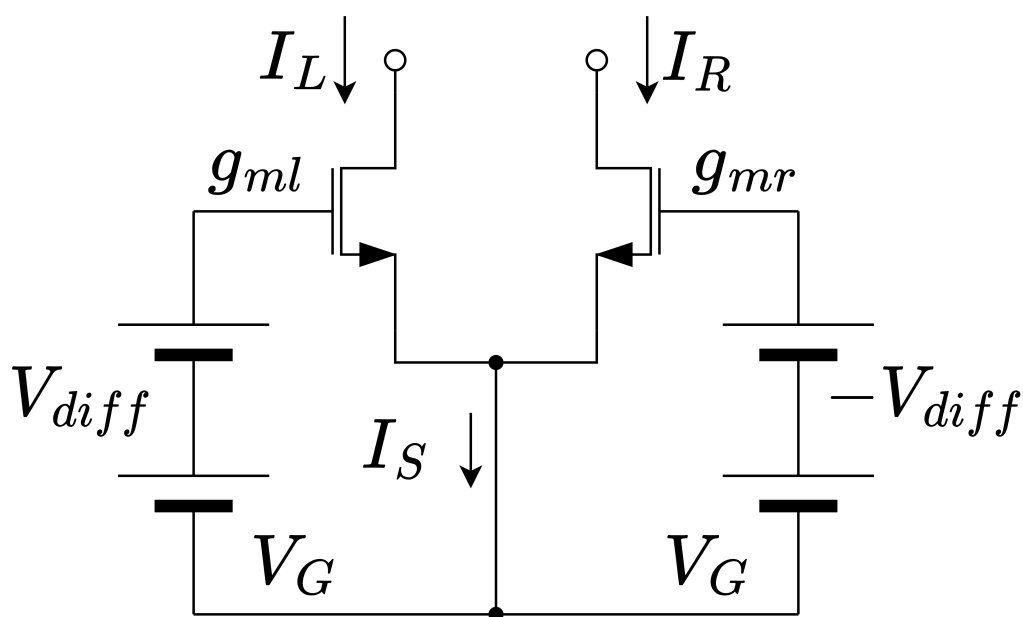


図 2.2: ゲート接地の差動対

信号に比例した電圧出力を差動で出力することができる。ここで、 M_B の差動対は入力信号に比例した電流を M_A のソースから引き込む。さらに M_A の動作点が制御電圧 V_{CTRL} に比例して変動することに注意すると負荷抵抗に流れる電流が二つの入力に比例していることが分かる。詳細は次節にて導出する。

2.2 小信号解析

2.2.1 動作点の変動

小信号解析を行うにあたり M_A の扱いが問題となる。小信号解析では MOSFET の出力が線形に近似できるような小信号入力に対して行うが、動作点が変わると線形な近似が合わなくなる。この問題を扱うために、まず図 2.2 に示す差動ゲート接地の差動対について考える。

一般に、MOSFET のドレイン電流は二乗則に従い、ゲートソース間電圧 V_{GS} 、

しきい電圧 V_{th} と形状などによって決まる固有の係数 K を用いて

$$I_D = K(V_{GS} - V_{th})^2 \quad (2.1)$$

と表せる。さらに、MOSFET のトランスコンダクタンスはドレイン電流をゲートソース間電圧で偏微分したものであるなので差動成分が 0、つまり $V_{diff} = 0$ のときトランスコンダクタンスを g_m とすると式 (2.1) を用いて

$$\begin{aligned} g_m &= \frac{\partial I_D}{\partial V_{GS}} \\ &= 2K(V_{GS} - V_{th}) \end{aligned} \quad (2.2)$$

となる。次に差動成分 $V_{diff} \neq 0$ のとき、左右の MOSFET のトランスコンダクタンスは

$$\begin{aligned} g_{ml} &= 2K \{(V_G + V_{diff}) - V_{th}\} \\ &= g_m + 2KV_{diff} \\ g_{mr} &= 2K \{(V_G - V_{diff}) - V_{th}\} \\ &= g_m - 2KV_{diff} \end{aligned}$$

と計算できるので、 $2KV_{diff} \equiv \Delta g_m$ とおけば

$$g_{ml} = g_m + \Delta g_m \quad (2.3)$$

$$g_{mr} = g_m - \Delta g_m \quad (2.4)$$

と求められた。したがって、ゲート接地増幅回路ではゲート電圧に比例したトランスコンダクタンスを得ることができる。

2.2.2 小信号等価回路

次に小信号等価回路を考えるが、ここでギルバート乗算回路は差動対の組み合わせでできているため、半回路を考えることで回路全体の小信号解析を行うことができる。そこで図 2.1 の M_{A1}, M_{A2}, M_{B1} についての半回路は V_S が交流的に接地されていることに留意すると、図??に示すようになる。この時、接点 AB に KCL を用いると

$$g_{mB}v_{in} + g_{dB}V_{AB} = (g_m + \Delta g_m)(-v_{AB}) + g_{dA}(-v_{out} - v_{AB}) \quad (2.5)$$

$$+ (g_m - \Delta g_m)(-v_{AB}) + g_{dA}(v_{out} - v_{AB}) \quad (2.6)$$

と書ける。さらに、完全差動回路であることに留意すると i_3 は $i_3 = -i_2$ という関係が成り立つ。これを用いると、負荷抵抗 R_L に流れる電流 i_{out-} は i_1 の向きを正にとると

$$\begin{aligned} i_{out-} &= i_1 + i_2 \\ &= (g_m + \Delta g_m)(-v_{BA}) + g_{dA}(-v_{out} - v_{AB}) \\ &\quad - \{(g_m - \Delta g_m)(-v_{AB}) + g_{dA}(v_{out} - v_{AB})\} \\ &= -2(\Delta g_m v_{AB} + g_{dA} v_{out}) \end{aligned} \quad (2.7)$$

と表せる。オームの法則を用いると

$$\begin{aligned} 0 - (-v_{out}) &= R_L(-i_{out-}) \\ v_{out} &= -\frac{2R_L v_{AB}}{1 - R_L g_{dA}} \Delta g_m \end{aligned} \quad (2.8)$$

2.3 出力範囲

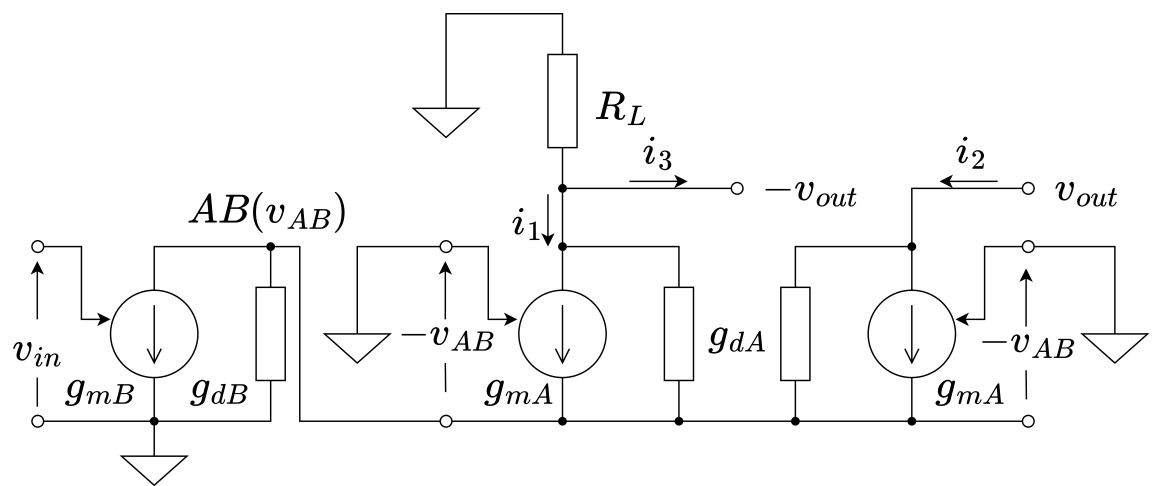


図 2.3: ギルバート乗算回路の小信号半回路

謝辞

本研究を遂行するにあたり，大変手厚く御指導頂いた本学電気電子生命学科和田和千准教授に深く感謝する．併せて，本論文の執筆にあたり有益なる御助言を頂いた同学科通信伝送グループの井家上哲史教授，関根かをり教授，中村守里也准教授に深く感謝する．また，日頃の研究において，議論を通じて多くの御助言を頂いた波動信号処理回路研究室諸氏に厚く感謝する．

2024年2月日
明治大学 理工学部 電気電子生命学科 4年
波動信号処理回路研究室
小島 光