Chapitre 01 : Les processus système informatique! est l'ensemble des composonts materiels et logiciel dons une architecture à processeur Architecture de Von Neuman CPU MC d'echonge Sunte 1' Of the Commonder Système d'explortation. un ensemble de programmes agissont comme interface entre l'utilisateur et le moteriel (mochine virtuelle). Son but est de rendre le système informatique plus "protique" à utiliser d'une monière "efficace" et "optimale" Un programme. Une suite ordonnée d'instructions. "I'instruction" est l'élément

indivisible du programme, constituent le plus petite unité atomique du longague. Processeur: est un dispositif physique qui doit comprendre et executer un programme. Etat de processeur: L'état de processeur est coractérisé por : · Le contenue stable de PSW . Le contenue stable du registres programmable et les registre interne Point olsewable (Interruptible) L'élat du processeur ne peut être observable qu'an debut

ou à à la fin de l'execution d'une instruction Ressources:

on appelle un ressource tout élément contribuont à la progression de l'execusion d'un programme.

on distingue des ressources:

o Bonolisées: existent en plusieurs copies "identiques" (espoce
memoires, espace disque etc)

o Mon banolisées: des fichiers
nommes, terminof... etc
Processus:

est un programme en cours d'execution auquel on associe: • Un Contexte du processeur (CPV): l'ensemble des registres. • Un Contexte de MC: segments de

code, segments de données...

- ils processus est une entité
dynamique qui pent modifier
l'état de son environnement
par centre un programme est

une entité statique.

-Un processus est dit séquenciel
si l'executions de ses instructions
s'établis dans un ordre strict
et bion déterminé untrement dit
ne génère por d'autres processus
(Hereods)

Unex

Operation sur les processus: · Création d'un processus: - un proces peut créer un antre procen. . Lo creotión d'un process implique la creation de son PCB (process Control Block) - Le processus pere peut continue l'execution en porsolèlle de ses fils comme il peut être bloque jusqu'à l'execution du son fils. · Destruction d'un processus: Hy a 3 fagon different: - monière normal - instruction autodestructive (escit ()) - Un autre processus (souvent le père) pent terminé un process (fils) exemple: l'instruction Hill () sousLorsqu'un processus présente un code un petit peu long ou complexe, il peut être decortiqué en un ensemble d'unités de traitements élémentoires ayont une coherence logique dont lo fonction est bien déterminée Cette unité est appelée une tâche:

Notion of thread:

Motion of thread:

Un Hereod est une unité
d'execution légère d'un processus
portogeont avec lui des
resources comme le segment
de code, les données, les fichie
orverts.

Il permet d'executer plusieurs tôches simultanément pour une gestion plus efficace Chapitre 62: Frocessus Accès Concurrent et exclusion mutuelle Interaction de processus:

Processus dans le multi-toches

independents concurrents
ils n'affectant des processus
por l'un de porto-gent
l'antre. ca'd les même
l'ensemble
de données
et de ressources
rees ne sont
pos porto-gés

l'un des
prosessus
pent être
affectul por
l'escecution
de l'autre.
(des données,
parlogés)
Là d: l'un
che processus
ne pent pos
être execute

jusqu'a

l'execution

de l'autre

Section critique:

est la partie d'un programme
où la resource partagée

(critique | est manipulée

Exclusion Mutuelle: s'est quand dea processus demond l'accès à une ressource · critique (accès exclusif) Problème de la Privation " (storration) Lo situation où quelque process progressent normalement en bloquant indéfiniment d'autres processus Problème de l'interblocage ((deidlock). « Lo situation où un ensemble , de processus sont blockés indefiniment, Chocun en attente de ressources pour so progression détenue par un autre process dons l'ensemble Proprietés de Dijkstro: Toute solution apportée au problème EM doit respect les 4 propriétés suivontes:

1. Exclusion Mutuelle: nb_proces_daws_SC {1 1-Absence d'interblocoge: L'excistence d'interblocage pent être formulée comme suit Ito, 4 t>to: inb_process_dows_SC = 0 Lab attente > 0 3-Progression: Le blocage d'un process hors de so SC ne doit pas empêcher les autres process d'entrer en SC 4. Absence de processus privilegis: La solution doit être la même pour tous les process.

Chapitre 3 Outils de Synchron irotion de Processus. Problème de Synchronisotion: consiste à construire un mécanisme, independant de la viterse d'execution des process, permettant à un processus actif P - d'en bloquer un autre process a ou de se bloquer lui-même e en attendont un signal d'un antre process. - d'activer ou d'eveiller le le proces Q en lui tronsmettont un signal d'activation bloque reveiller

Les contraintes de cooperation entre deux proces peuvent être formulées relon deux formes.

1-Imposer un ordre de précédence logique dons le temps sur la trace d'execution de certains points du code

2- Imposer aux processus une condition de franchissement de certains points de leurs traces temporelles

ses points sont les points de synchronisation.

o Done; les processus voulont de se synchroniser dorrent.

* definit les points de synchronisation.

* associer à chaque point les Conditionde franchissement exprimés au moyen de variables d'état de synchronisation

Region Critiques es done serve linguistique de hout niveau comprenent une sequece d'instruction formant une section critique monipulant les variable portogees por plusieurs process Moniteur: est une structure linguistque de haut niveant semblable à une closse en POO encopsulant un ensemble d'objet partigés et des procédures définirsant les troitements possible sur as objets fils des Pels arrocce portoger processis entroit 9 condit- [x-10-10] operations initialization

Chapitre OU: Interblocoge

Définition :

Un sous ensemble 5 de Pest

dit en situation d'interblocoge

si tout process de 5 est en

attente d'une évenement qui

ne pent se produire que d'un

autre process de 5 et que

cette situation dure infinment

Dons notre pos, l'évenement

attendu est la librication d'une

ressource demandée.

Conditions nécessaires de

l'interblocage:

une situations d'interblocage
pent avoir hen si les quatre
conditions suiventes auront
· lieu "en même temps";

s_L'exclusion Mutuelle

2. Allocation partielle: il existe au moins un process qui détient au moins une ressource et il est en attente d'autre ressources détenues par d'autre process.

3- Non préemption : une resoure non préemptible est une resource une fois allonée à un process ne peut être lui retirée que s'il lo libère volontairement

4. Atlente circulaire

Graphe d'allocation de

Resources

0000 Ressource contient

R Process

d'etient une unité de R

P arc de requête : P est en attente de quelques

unités de R

Remarque:

si un cycle existe et toutes les revouvre impliquées dons le cycle sont critiques alors il y a sûrement uninterlelocage.

Cycle + resources critique => interblocage

Evaphe des attentes:

si toutes les ressources
existentes dons le système sont
des ressources critiques, on peut
éléminer les sommets des
resources et connecter directement les process lies à lui

P3 Pa

Sero: Pa

Répresentation matricielle:

o Rmox: array [s. m]: vecteur de toutes les ressources disponibles à l'état initial du système

Rmore = [R, max, ..., R, more]

· Avoilable: array [1-m]

vecteur de ressources disposible

à un instant donné.

Available [i]: nor unités despossible de lo ressource Ri · Allocate: array [n. m]: Natrice des unités de ressource allonées

Allocate [i, j]: le n'est dienité de ressource Rjallonéesan process Pi

Request: arroy [n.m]: Matrice des demandes en atlente.

Request [i, j]: le nor d'unité de ressource Rj demondées par le process P; Etat réalisable:

L'état de système ent dit réalisable si l'ensemble des resources disponibles et celui des resources allorées sont dons un état coherent Contraintes de cohérence:

- 1) Available >, [0]
- 2) Request [i, +] (R mox
- 3) Allocate [i', +] (R mox
- 4) Allocate [i, *] (Allocate [i, +) + Request [1, x) to

5) E Allocate [i, *] (R mox

Troitement de l'interblocoge:

S) Approche de l'Autriche:

Ignore de l'interblocoge en
supposont qu'il aura pos lieu.

Adaptée ausc système avec un
risque faible ou des application
non critiques

monvenients Avantages -Simplifie la - Les utilisateurs gertion du système doivent gerer les enterblocage - Gain en temps - Peut entroîner d'execution et en des défaillance memoire ou reinitialisation du système - Performances reduites

e) Approche Optimiste:

Suppose que l'allocation

couronte ne cousero pos

d'interblocage Détecte et
résout les interblocages si
nécessaire

- Les interblocages
peuvent survenir
- Coût supplem - entoire pout la
entoire pout la
detection et la
resolution

blocoge

Suppose qu'une allocation peut couser un interblocage et applique des mesures préventives pour l'éviter complètement

Avantages	Inconvénients
- Evite totalements	
les interblocage	une surveillance
. Garontit la	Constante
stobilité du	-Performance
Système	utilisateur plus
O	lente

Elet soin (fiable):

ilnétat est dit soin si l'an pent
allouer les resources pour
chaque process dans un certain
ordre tout en évitant l'inter-