簡潔データ構造 第2回

marimo

2023年4月25日

方針

実は現実のマシンと Word-RAM は全然違う

- メモリは word 単位でしか読めない
 - 。もっと言うと読むのはライン単位
- 表引きは遅い
 - 。RAM アクセスは 10ns ぐらいかかるが 1 クロックは 0.5ns ぐらい
- もっと多くのことが 1 命令でできる
 - 。 word 内の rank,select はできる

あと説明した select の索引は実際に使う程度のサイズでは大きすぎるので工夫しましょう

64bit のマシンを使う限り最大ケースは 2^{64} bits のときなので, このときに大丈夫なら大丈夫です

メモリの読み方

- Word-RAM はメモリを任意の bit から wbits だけ読み出すことができた。
- 実際のプロセッサはメモリはワードサイズ単位とかバイト単位とかでしか読めないので、小ブロックがワードをまたがると実行速度上の問題がある。
 - 。一方でバイト単位にすると索引サイズが大きくなるので困る。

紹介した rank の索引では $n=2^{32}$ だと大ブロックは $l=2^{10}$ の長さになり,小ブロックの配列に入る整数は 10 bits で困る。 そこで大ブロックの長さを 2^{16} ぐらいに固定してやると小ブロックで持つ整数が 16 bit でちょうど持ててよい。

索引のブロックサイズを大きくする分には索引が小さくなるだけなので困らない

表引きは遅い

使う表は $\Omega(\sqrt{n}\log\log n)$ ぐらいでかなり大きくなりがちなのでキャッシュに乗らない

RAM にアクセスすることになるがこれは 10ns ぐらいかかる

一方で bit 演算とかは平均すれば 1 命令 0.5 クロックぐらいでできる (およそ 0.3ns) なので, bit 演算で頑張った方が速くなることが多い

表を使わない場合,小ブロックを $\frac{1}{2} \lg n$ bits にする必要がなくなるので小ブロックをもう少し大きくても大丈夫になる。 具体的にはワードサイズぐらいか, キャッシュのラインサイズを考慮して 256 ビットぐらい?

CPU の拡張命令

現代の CPU は実は word-size の四則と bit 演算と少しの制御よりももっと沢山のことができる

最近の x64 プロセッサについている拡張命令として, POPCNT と PDEP と TZCNT というのがある

POPCNT x

x(1 ワード) の中の 1 の数を数える

PDEP x y x の下位 POPCNT y ビットを y の立っているビットのところに分配する

TZCNT x

xの下位の連続する0の個数を数える

これを使えば表を使わない方針を高速化できる。

$$rank(x,i) = POPCNT(x << w - i)$$
$$select(x,i) = TZCNT(PDEP(1 << i, x))$$

CPU の拡張命令

最適化で使ってくれるときもあるが、明示的に使いたい場合は次の関数を使う

	POPCNT	PDEP	TZCNT
gcc	builtin_popcount	_pdep_u64	_tzcnt_u64
clang	_mm_popcnt_u64	_pdep_u64	_tzcnt_u64
rustc	_popcnt64	_pdep_u64	_tzcnt_u64

ただし, gcc, clang はコンパイラオプションで -msse4.2, -mbmi2 を必要とし, さらに <x86intrin.h> を include する必要がある。

また, rustc の関数群は全て std::arch::x86_64 内に定義されている。オプションに-C target-feature=+bmi1,+bmi2,+sse4.2 を付ける必要がある。

selectについて

こちらには rank ほどのめぼしい高速化,簡単化はない

先程述べた,葉で select をするときの高速化ぐらい

実装するのがとても大変なので,とりあえず rank を使って二分探索するようにしてよいです

少し賢くする方法として、密なブロックでのみ二分探索するようにすれば $O(\lg\lg n)$ 時間でできます。これでも実用上十分高速です。

まとめ

- 1. とりあえず access を作りましょう。
- 2. 次に rank を作りましょう。
- 3. select は rank による二分探索 $O(\lg n)$ を作る
 - (a) 余裕がある人は大ブロックに分割して Sparse なら全部持って Dense なら 二分探索のやつ $O(\lg\lg n)$ を実装する
- (b) めちゃくちゃ余裕がある人は定数時間 select を作りましょう。*1 これ以降紹介するデータ構造は全て簡潔ビットベクトルを使うのでとりあえず動くものを作りましょう。

おまけ

良い感じっぽそうな実装として cs-poppy*2というやつがありました。

かなり簡単な構造なので論文を見てもらえばすぐ分かると思いますが, 基本的なア イデアは

- キャッシュミスを減らすのが本質
- 紹介した rank の構造の大ブロックの各ワードの中に一緒に内部の小ブロックの 情報を持つ bit 列を並べちゃう
 - 。キャッシュミスが一回分減る
- 紹介した select(Clerk) はでかすぎるので,二分探索とかでごまかすなんか SIMD とか使ってもっと良い感じにしてるやつもありました。*3

² Zhou et al, Space-Efficient, High-Performance Rank and Select Structures on Uncompressed Bit Sequences, 2013