

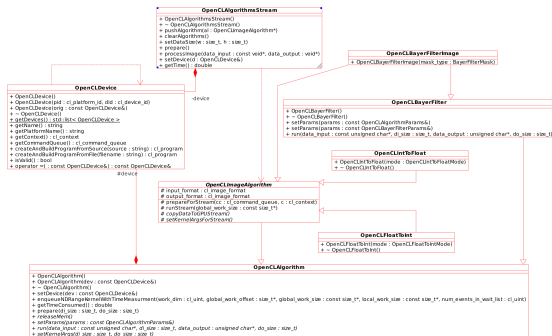
Równoległa interpolacja obrazu barwnego z kamery cyfrowej

Bartłomiej Bułat, Tomasz Drzewiecki

**Wydział EAIiB
Katedra Automatyki i Inżynierii Biomedycznej**

24.01.2012

W celu łatwiejszej, szybszej oraz generującej mniej błędów implementacji stworzono mały framework klas realizujących obsługę OpenCL od strony procesora. Schemat jego struktury jest przedstawiony na rys. 1 na następnym slajdzie.



Rysunek: Diagram klas stworzonego frameworku.

Testy algorytmu zostały zrealizowane z użyciem dwóch kart graficznych o parametrach:

	GT 555M	GT9800
Liczba rdzeni	144	128
Częstotliwość rdzenia	1250MHz	600MHz
Częstotliwość pamięci	1800MHz	900MHz
Magistrala pamięci	128bit	256bit

