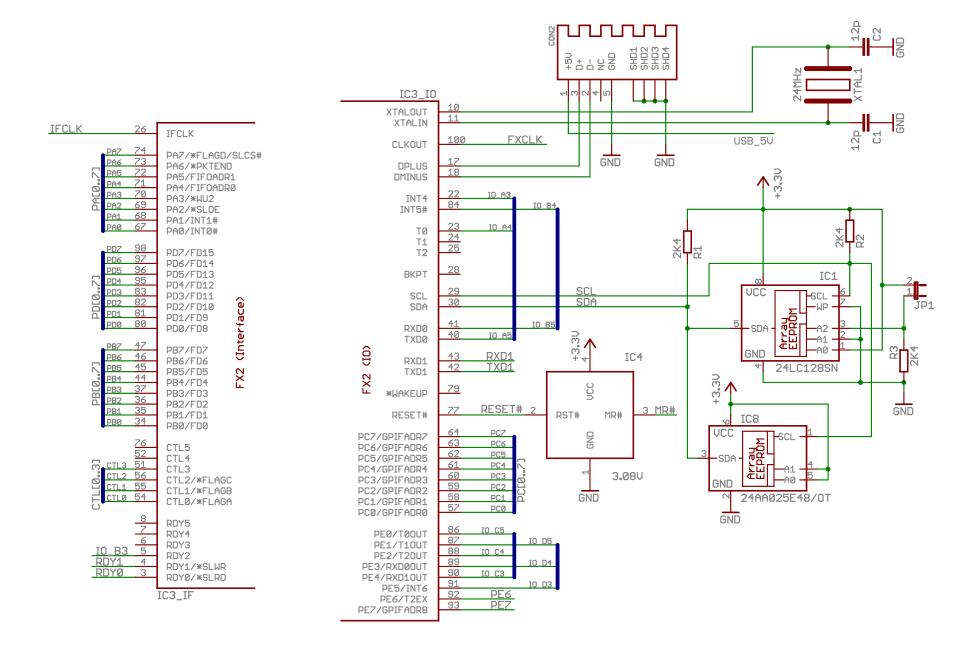
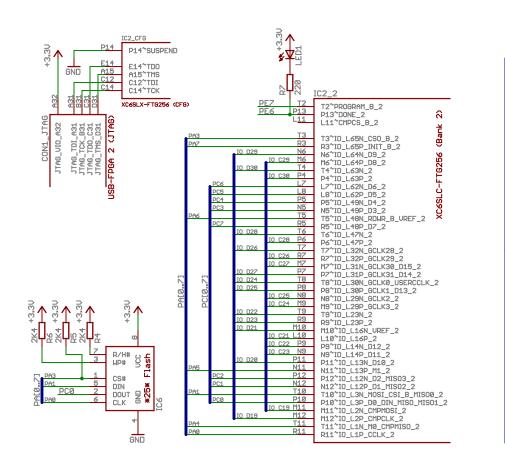
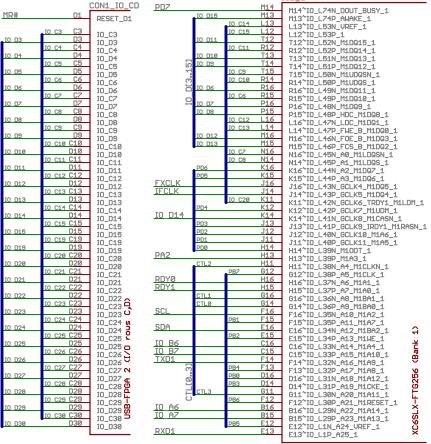
Circuit diagram of ZTEX USB-FPGA-Module 2.04

Contents:

00110011001	
Sheet 1	EZ-USB FX2, USB, EEPROM
Sheet 2	JTAG, SPI Flash, XC6S Banks 1 and 2 (FX2 - FPGA interface, external I/O rows C and D)
Sheet 3	XC6S Bank 0 (external I/O rows A and B)
Sheet 4	DDR SDRAM (XC6S Bank 3)
Sheet 5	IC power supply, Decoupling
Sheet 6	Voltage regulators

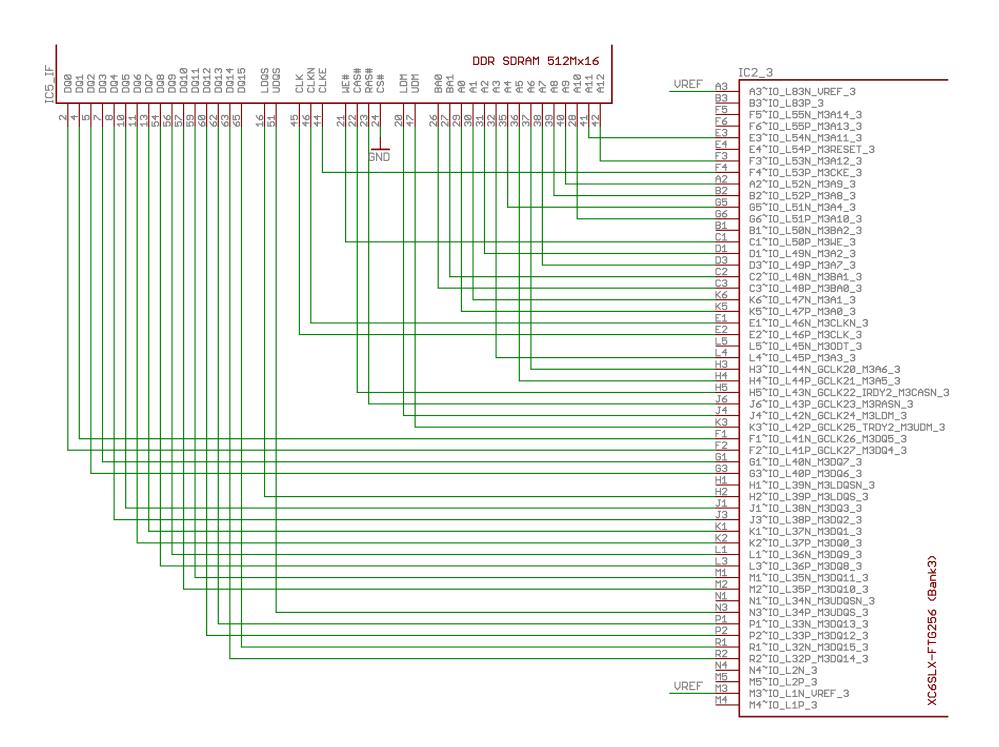


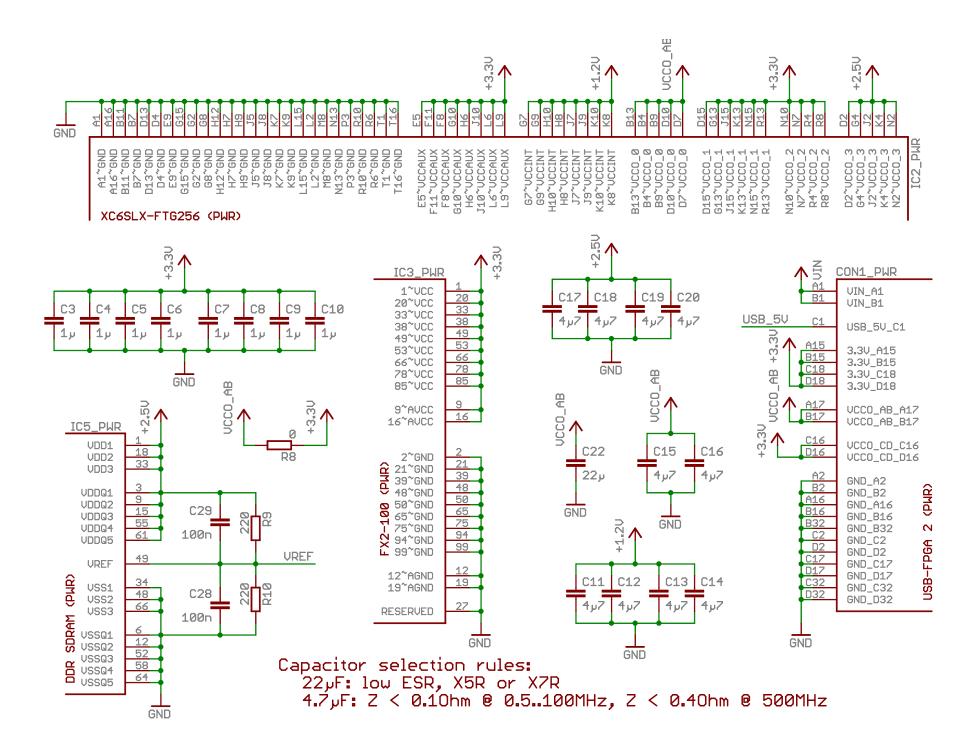


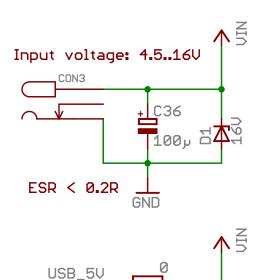


		CON1_IO_AB
	10_A3 A3	
IO_B3	B3	IO_A3
10_00	IO_A4 A4	IO_B3
IO_B4	B4	IO_A4
10_01	IO A5 A5	IO_B4
IO_B5	B5	IO_A5
10_00	IO_A6 A6	IO_B5
I0_B6	B6	IO_A6
10_00	IO_A7 A7	IO_B6
IO_B7	B7	IO_AZ
10_Dr	IO_A8 A8	IO_B7
IO_B8	B8	IO_A8
10_00	IO_A9 A9	IO_B8
īn pa	B9	IO_A9
IO_B9		IO_B9
TO D40	IO_A10 A10 B10	IO_A10
IO_B10		IO_B10
TO D44	IO_A11 A11	IO_A11
IO_B11	B11	IO_B11
	IO_A12 A12	IO_A12
IO_B12	B12	IO_B12
	IO_A13 A13	IO_A13
IO_B13	B13	IO_B13
	IO_A14 A14	IO_A14
IO_B14	B <u>14</u>	IO_B14
	IO_A18 A18	IO_A18
IO_B18	B18	IO_B18
	IO_A19 A19	IO_A19
IO_B19	B19	IO_H13
	IO_A20 A20	IO_A20
IO_B20	B20	IO_R20
	IO_A21 A21	
IO_B21	B21	IO_A21
	IO_A22 A22	IO_B21
IO_B22	B22	IO_A22
	IO_A23 A23	IO_B22
IO_B23	B23	IO_A23 🙆
	IO_A24 A24	10_020
IO_B24	B24	IO_A24 Œ
	IO_A25 A25	IO_B24 v
IO_B25	B25	IO_A25 6
IO_DZU		IO_B25 ►
IO D24		IO_A26 👝
IO_B26	B26	I0_B26 🔀
TO DOZ	10_A27 A27	IO_A27 →
IO_B27	B27	I0_B27 ○
	IO_A28 A28	IO_A28 ←
IO_B28	B28	IO_B28 💆
	IO_A29 A29	IO_A29 🔓
IO_B29	B29	IO_B29 🛴
	IO_A30 A30	IO_A30 0
IO_B30	B30	IO_B30 ⊃

IC2_0					
	IO_A11 D12	D12~IO_L66N_SCP0_0			
	IO_A12 D11	D11~IO_L66P_SCP1_0			
	IO_A8 A14	A14~IO_L65N_SCP2_0			
IO_B8	B14	B14~IO L65P SCP3 0			
IO_B11	E11	E11~IO_L64N SCP4 0			
IO_B12	F10	F10~IO_L64P_SCP5_0			
	IO_A9 A13	A13~IO_L63N_SCP6_0			
I0_B9	C13	C13~IO_L63P_SCP7_0			
	IO_A10 A12	A12~I0_L62N_VREF_0			
IO_B10	B12	B12~I0_L62P_0			
	IO_A19 D9	D9~I0_L40N_0			
IO_B19	F9	F9~I0_L40P_0			
	IO_A13 A11	A11~IO_L39N_0			
IO_B13	C11	C11~IO_L39P_0			
	IO_A21 C8	C8~IO_L38N_VREF_0			
IO_B21	D8	D8~I0_L38P_0			
	IO_A18 C10	C10~IO_L37N_GCLK12_0			
IO_B18	E <u>10</u>	E10~IO_L37P_GCLK13_0			
	IO_A23 E8	E8~I0_L36N_GCLK14_0			
	IO_A24 E7	E7~IO L36P GCLK15 0			
	IO_A14 A10	A10~IO_L35N_GCLK16_0			
IO_B14	B10	B10~IO_L35P_GCLK17_0			
	IO_A20 A9	A9~IO L34N GCLK18 0			
IO_B20	<u>C9</u>	C9~I0_L34P_GCLK19_0			
	IO_A22 A8	A8~I0_L33N_0			
IO_B22	B8	B8~I0_L33P_0			
	IO_A26 C6	CZ^IO 1 ZN 0			
IO_B26	D6	D6~IO_L7P_0 <u>~</u>			
	IO_A25 A7	D6^IO_L7N_0 D6^IO_L7P_0 A7^IO_L6N_0			
IO_B25	C7	0, 10_00, _0			
IO_B24	E6	E6~I0_L5N_0 <u>v</u>			
I0_B23	F7	F7~I0_L5P_0			
	IO_A27 A6	A6~I0_L4N_0			
I0_B27	B6	B6~I0_L4P_0			
TO DOS	IO_A29 C5	C5~IO_L3N_0			
IO_B29	D5	D5~IO_L3P_0 <u>~</u>			
TO DOG	10_A28 A5 B5	$65^{10}L2N_0$			
IO_B28		B5~I0_L2P_0			
10 DOC	IO_A30 A4 C4	HT IO_LIN_OREF_0			
IO_B30	<u>U4</u>	C4~IO_L1P_HSWAPEN_0			







R100 not installed by default

