Lab 0 FPGA Test

學號: 110062131 姓名: 馬毓昇

FPGA 編號:LDLab F0036



(檢查正常請打☑)

- 回 可正常通電,傳輸線接上電腦後 POWER LED (LD20) 有亮紅燈。
- 回 可正常 Program, Program 後 DONE LED (LD19) 有亮綠燈。
- ☑ LED (LD15-LD0) 正常。
- ☑ Slide Switches (SW15-SW0) 正常。
- ☑ 7-Segment Display 正常。
- ☑ Pushbuttons (BTNU, BTND, BTNL, BTNR, BTNC) 正常。
- 図 我承諾會小心使用實驗教材,並負起保管維護責任。

有問題請聯絡助教 <eecs2070@gmail.com> 並簡述於下: