

Міністерство освіти і науки України  
Національний технічний університет України  
“Київський політехнічний інститут імені Ігоря Сікорського”  
Факультет інформатики та обчислювальної техніки  
Кафедра автоматики та управління в технічних системах

## Лабораторна робота 5 Архітектура Комп'ютера

### *УПРАВЛІННЯ ХОДОМ ВИКОНАННЯ ПРОГРАМИ НА АСЕМБЛЕРІ АРХІТЕКТУРИ IA-32 (X86) У REAL ADDRESS MODE*

Виконали  
студенти групи ІТ-  
01:

Перевірив:

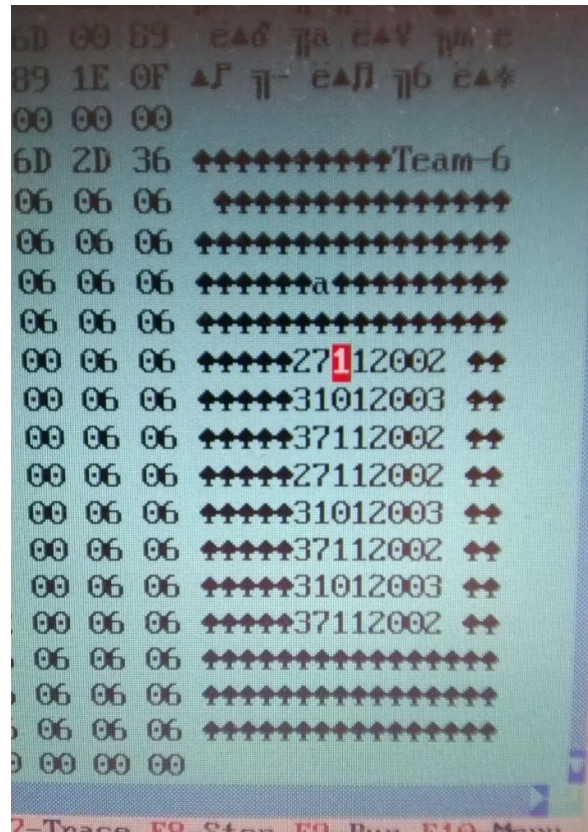
Колесник Роман  
Бойко Дар'я  
Трусов Сергій

Бердник Ю. М.

Київ 2021



Вивід у стек на позицію (6,6) згідно з нашим варіантом



У нас є процедура для сортування масиву

```
PROC sort
    nextscan:
        mov bx,cx
        mov si,0
    nextcomp:
        mov al,[array2Db+si]
        mov dl,[array2Db+si+1]
        cmp al,dl
        jnc noswap
        mov [array2Db+si], dl
        mov [array2Db+si+1], al
    noswap:
        inc si
        dec bx
        jnz nextcomp
        loop nextscan
    ret
ENDP
```

*Висновки:* здобули впевнені навички по роботі з управлінням ходу виконання