東芝バイポーラ形リニア集積回路 シリコン モノリシック

TA7291P,TA7291S,TA7291F

DC モータ用フルブリッジドライバ (正・逆切り替えドライバ)

TA7291P/S/Fは、正・逆転切り替え用としてブリッジドライバ で正転・逆転・ストップ・ブレーキの4モードがコントロールでき

出力電流は、1.0A (AVE.) および 2.0A (PEAK) (TA7291P)、0.4A (AVE.) および 1.2A (PEAK) (TA7291S / F) を取り出せます。特に VTR のフロントローディング・テープローデイング・キャプスタ ン・リール用として最適な回路構成であり、出力側と制御側の二系 統電源端子かつ出力側にはモータ電圧を制御できる Vref 端子を 持っており、モータへの印加電圧調整ができます。また入力電流が 少なく CMOS との直結が可能です。

長

動作電源電圧範囲 $V_{CC \text{ (opr.)}} = 4.5 \sim 20 \text{V}$

 $V_{S (opr.)} = 0 \sim 20V$

 $V_{ref (opr.)} = 0 \sim 20 V$

VCC、VS はどのような大小条件でも誤

動作しません。

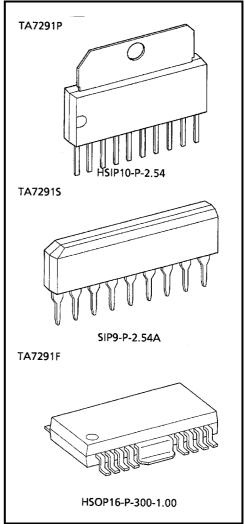
ただし、Vref≦VS となるように使用して

ください。

出力電流 :P タイプ 1.0A (AVE.) 2.0A (PEAK)

S/Fタイプ 0.4A (AVE.)1.2A (PEAK)

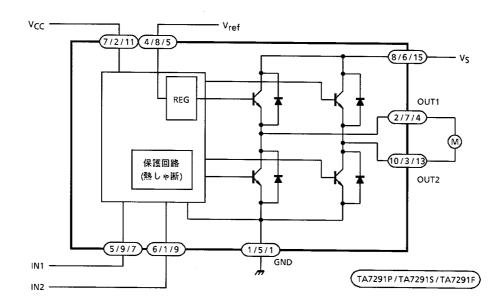
- 熱しや断回路内蔵、出力端子プロテクタ回路内蔵
- 逆起電力吸収用ダイオード内蔵
- 入力ヒステリシス回路内蔵
- スタンバイ回路内蔵



質量

HSIP10-P-2.54 : 2.47 g (標準) SIP9-P-2.54A : 0.92 g (標準) HSOP16-P-300-1.00 : 0.50 g (標準)

ブロック図



端子説明

| 端子記号 | 端子番号 | | | | |
|------------------|------|---|----|-------------|--|
| | Р | S | F | TOUR I WIFE | |
| V _{CC} | 7 | 2 | 11 | ロジック側電源端子 | |
| Vs | 8 | 6 | 15 | 出力側電源端子 | |
| V _{ref} | 4 | 8 | 5 | 制御電源端子 | |
| GND | 1 | 5 | 1 | GND | |
| IN1 | 5 | 9 | 7 | 入力端子 | |
| IN2 | 6 | 1 | 9 | 入力端子 | |
| OUT1 | 2 | 7 | 4 | 出力端子 | |
| OUT2 | 10 | 3 | 13 | 出力端子 | |

2

P タイプ : ③⑨ ピンは NC 端子 S タイプ : ④ ピンは NC 端子

Fタイプ: 236800046ピンはNC 端子

なお F タイプの FIN は、GND にショートすることを推奨します。

ファンクション

| 入 | カ | 出 | カ | モード | | |
|-----|-----|------|------|----------|--|--|
| IN1 | IN2 | OUT1 | OUT2 | <u> </u> | | |
| 0 | 0 | 8 | ∞ | ストップ | | |
| 1 | 0 | Н | L | CW / CCW | | |
| 0 | 1 | L | Н | CCW / CW | | |
| 1 | 1 | L | L | ブレーキ | | |

∞ : ハイインピーダンス(注): 入力は "H" アクティブ

最大定格 (Ta=25℃)

| 項目 | | | | | 記号 | 定格 | 単位 |
|------|-------|-----|----|---|-----------------------|----------------|----|
| ロジッ | ク側 | 電源 | 電 | 圧 | V _{CC} | 25 | V |
| 出力 | 側電 | 源 | 電 | 圧 | VS | 25 | V |
| 制 御 | 電 | 源 " | 電 | 圧 | V_{ref} | 25 | V |
| 出力電流 | PEAK | Ρタ | 1 | プ | la manus | 2.0 | |
| | | S/F | タイ | プ | IO (PEAK) | 1.2 | Α |
| | AVE. | Ρタ | 1 | プ | I _O (AVE.) | 1.0 | ^ |
| | | S/F | タイ | プ | | 0.4 | |
| | 損失 | Ρタ | 1 | プ | P _D | (注 1) 12.5 | |
| 許容力 | | SЯ | 1 | プ | | (注 2) 0.95 | W |
| | | Fタ | 1 | プ | | (注 3) 1.4 | |
| 動 | 動 作 ; | | | 度 | T _{opr} | −30~75 | °C |
| 保 存 | | 温 | | 度 | T _{stg} | −55~150 | °C |

(注 1) : Tc=25℃ (注 2) : IC 単体

(注 3) : 基板実装時 (PCB 面積 60×30×1.6mm 銅箔面積 50% 以上)

動作電源電圧範囲: VCC (opr.) =4.5~20V

V_S (opr.) =0~20V V_{ref} (opr.) =0~20V

 $v_{\rm ref}{\le}v_{\rm S}$

3 2001-06-13

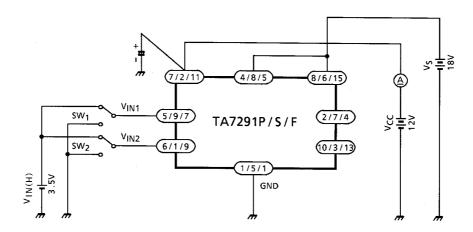
電気的特性 (Ta=25°C、V_{CC}=12V、V_S=18V)

| 項目 | | 記号 | 測定 回路 | 測定条件 | 最小 | 標準 | 最大 | 単位 | | | | |
|------------|---------------------------|------------------------|------------------------|---|---|------------------------|------|--|--------|------|---|--|
| 電源 | 電 | 流 | I _{CC1} | 1 | 出力 OFF CW / CCW モード | _ | 8.0 | 13.0 | mA | | | |
| | | | I _{CC2} | | 出力 OFF ストップモード | _ | 0 | 50 | μΑ | | | |
| | | | I _{CC3} | | 出力 OFF ブレーキモード | _ | 6.5 | 10.0 | mA | | | |
| 入力電圧 | 1 (H i g h) 2 (L o w) | | V _{IN1} | 2 | T _j =25°C | 3.5 | _ | 5.5 | V | | | |
| 八万屯江 | | | V _{IN2} | | | GND | _ | 0.8 | | | | |
| 入 力 | 電流 | | I _{IN} | _ | シンク V _{IN} =3.5V | _ | 3 | 10 | μΑ | | | |
| 入力ヒス | テリシス | 幅 | ⊿V _T | | _ | _ | 0.7 | _ | V | | | |
| | P / S / F | 上 | V _{SAT U-1} | | V _{ref} =V _S 出力-V _S 間 I _O =0.2A CW / CCW モード | _ | 0.9 | 1.2 | - | | | |
| | タイプ | タイプ 下 | V _{SAT L-1} | | V _{ref} =V _S 出力-GND 間 I _O =0.2A CW / CCW モード | _ | 0.8 | 1.2 | | | | |
| 出力飽和 | S / F タ イ プ | 上 V _{SAT U-2} | 3 | V _{ref} =V _S 出力-V _S 間 I _O =0.4A CW / CCW モード | _ | 1.0 | 1.35 | V | | | | |
| 電圧 | | ᅮ | V _{SAT L-2} | 3 | V _{ref} =V _S 出力-GND 間 I _O =0.4A CW / CCW モード | _ | 0.9 | 1.35 | - - | | | |
| | P タイプ | 上 | V _{SAT U-3} | | V _{ref} =V _S 出力-V _S 間 I _O =1.0A CW/CCW モード | _ | 1.3 | 1.8 | | | | |
| | | 下 | V _{SAT L-3} | | V _{ref} =V _S 出力-GND 間 I _O =1.0A CW / CCW モード | _ | 1.2 | 1.85 | | | | |
| 上側残り_ | 0/5 5 4 | S/F # / = | S/F タイ: | S/E & / | r | V _{SAT U-1} ' | | V _{ref} : 10V 出力-GND 間 I _O =0.2A CW / CCW モード | _ | 11.2 | _ | |
| | 3/1 7 1 | | V _{SAT U-2} ' | 2 | V _{ref} : 10V 出力-GND 間 I _O =0.4A CW / CCW モード | 10.4 | 10.9 | 12.2 | V | | | |
| | Рタイ | プ | V _{SAT U-3} ' | 3 | V _{ref} : 10V 出力-GND 間 I _O =0.5A CW / CCW モード | _ | 11.0 | _ | | | | |
| | | | V _{SAT U-4} ' | | V _{ref} : 10V 出力-GND 間 I _O =1.0A CW / CCW モード | 10.2 | 10.7 | 12.0 | | | | |
| 出カトランリー ク | | 上 | I _L U | 4 | V _L =25V | _ | _ | 50 | | | | |
| | | 下 | I <u>լ</u> լ | 4 | V _L =25V | _ | _ | 50 | μΑ | | | |
| ダイオードフォワード | S/F タイプ | 上 | V _{F U-1} | 5 | I _F =0.4A | _ | 1.5 | _ | - V | | | |
| | P タイプ | 下 | V _{F U-2} | | I _F =1A | _ | 2.5 | _ | | | | |
| 電 圧 | S/F タイプ | 上 | V _{F L-1} | | I _F =0.4A | _ | 0.9 | _ | * | | | |
| | P タイプ | 下 | V _{F L-2} | | I _F =1A | _ | 1.2 | _ | | | | |
| 制御電 | 源電 | 流 | I _{ref} | 2 | V _{ref} =10V, ソースタイプ | _ | 20 | 40 | μΑ | | | |

4 2001-06-13

測定回路 1.

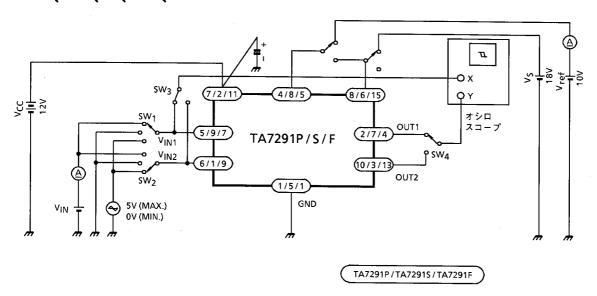
ICC1, ICC2, ICC3



TA7291FのFIN はGND ショート

測定回路 2.

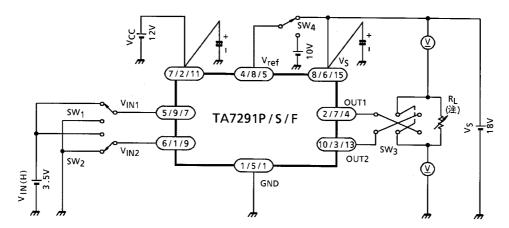
V_{IN1}, V_{IN2}, I_{IN}, Δ _{VT}, I_{ref}



TA7291FのFINはGNDショート

測定回路 3.

VSAT U-1、2、3 VSAT L-1、2、3 VSAT U-1'、2'、3'、4'

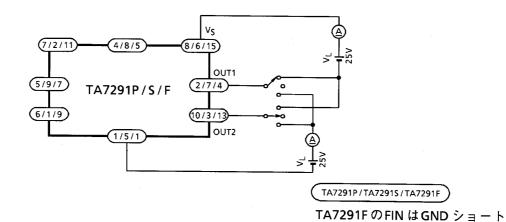


TA7291FのFINはGNDショート

(注): RLは IOUT=0.2A / 0.4A / 0.5A / 1.0A に設定

測定回路 4.

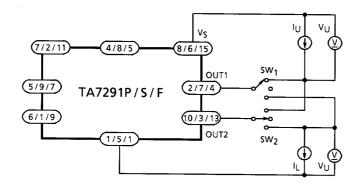
I_{LU}, L

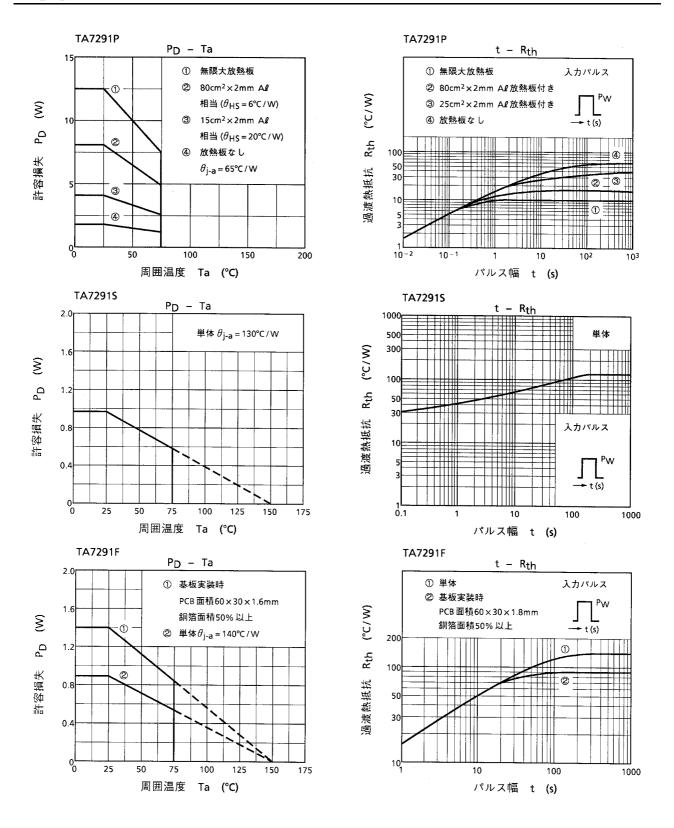


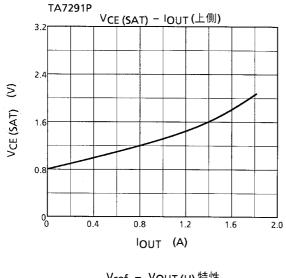
6

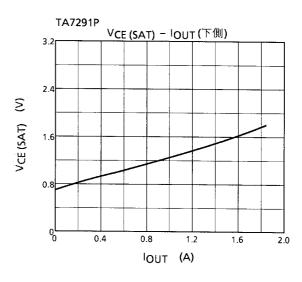
測定回路 5.

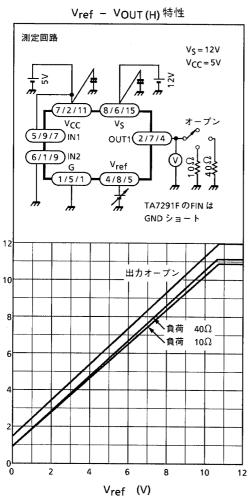
V_{FU-1}, ₂ V_{FL-1}, ₂



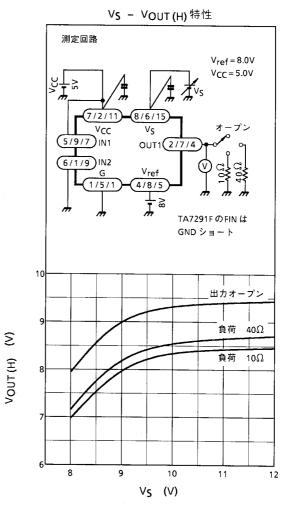








VOUT (H) (V)



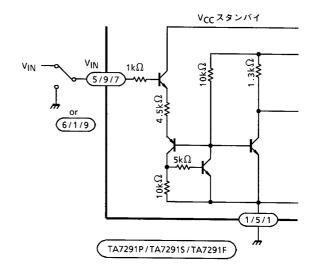
使用上の注意

入力回路

入力回路は図のごとく、"H"アクティブとなっています。

規定のVIN(H)以上の電圧が印加されればロジック "H"となり、VIN(L)以下の電圧あるいはグランドされれば、ロジック "L"となります。

なお、ロジック"H"のときは、入力電流 IIN が入力に流れ込みますので、前段の出力インピーダンスに注意してください。



出力段回路図

出力"H"電圧について

● V_{ref} 電圧による動作

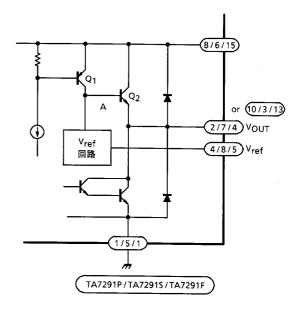
 V_{ref} に印加した電圧は、 V_{ref} 回路によって $2V_{BE}$ (小信号) 高い電圧が、 Q_2 (P_W T_r .) のベース A に印加され、これより V_{BE} (Q_2)低い電圧が、 V_{OUT} (H) 電圧として出力されます。

 $V_{OUT}=V_{ref}+2V_{BE}-V_{BE}$ (Q2) $\rightleftharpoons V_{ref}+0.7V$

V_{ref} 端子について

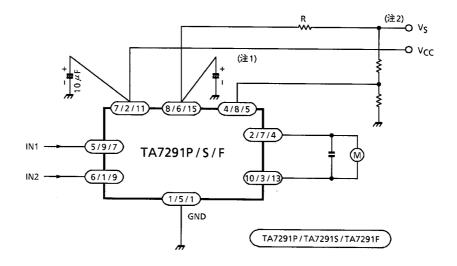
使用しないときはオープンとせず、 V_S 端子にショートしてください。発振などを起こす場合があります。

また、 $V_{ref} \le V_S$ となるように使用してください。



9

応用回路例



(注1): コンデンサの容量値は実験により最適値を選択してください。

(注 2): 過電流保護のため、必要に応じて電流制限抵抗 R を入れることを推奨します。

(注 3): 出力間ショート、および出力の天絡、地絡時に IC の破壊の恐れがありますので出力ライン、 V_{CC} (V_{M} 、 V_{S} 、 V_{EE})、GND ラインの設計は十分注意してください。

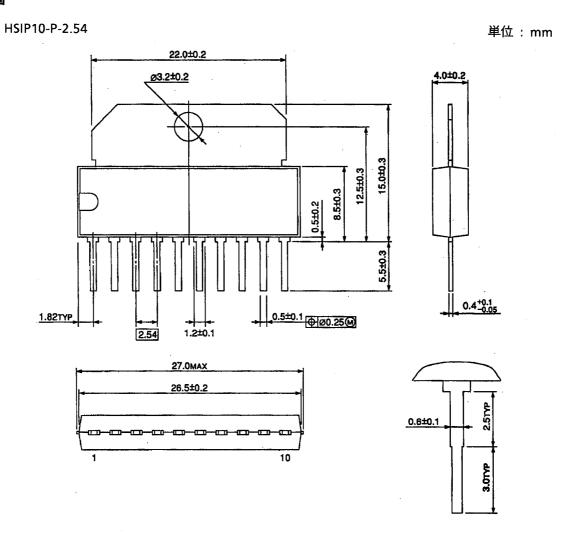
応用上の注意点

ullet 入力を切り替えたときに貫通電流が流れることがありますのでご注意ください。切り替え時に STOP モードを入れ、電流制限抵抗 R を入れることを推奨します。

● 電源の投入時や OFF 時には IC のファンクションは保証できません。応用上問題ないことを確認の上ご使用ください。

10

外形図

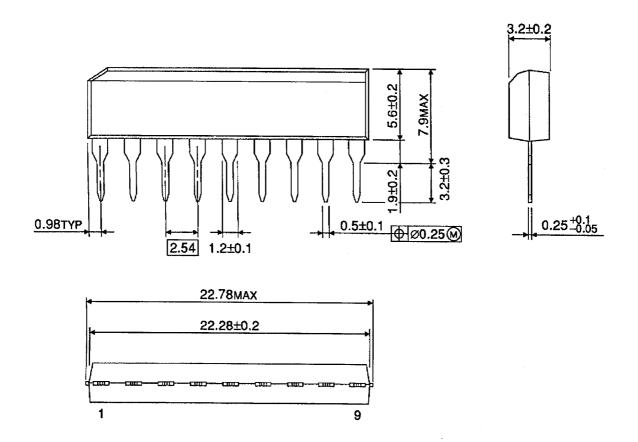


質量 : 2.47g (標準)

外形図

SIP9-P-2.54A

単位: mm



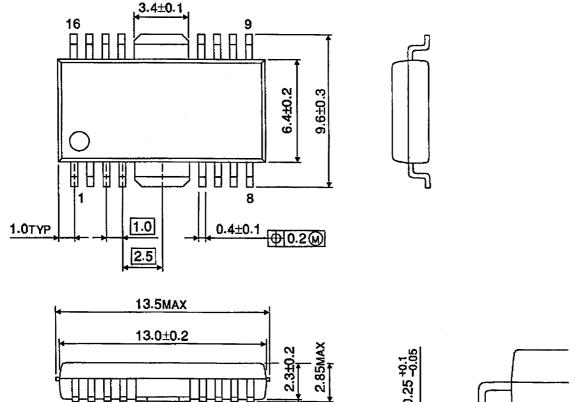
質量: 0.92g (標準)

外形図

HSOP16-P-300-1.00

単位 : mm

0.92±0.2



質量: 0.50g (標準)

当社半導体製品取り扱い上のお願い

000629TBA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当 社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることの ないように、購入者側の責任において、機器の安全設計を行うことをお願いします。 なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべ き注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」など でご確認ください。
- 本資料に掲載されている製品は、一般的電子機器 (コンピュータ、パーソナル機器、事務機器、計測機器、産業用 ロボット、家電機器など) に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や 誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器 (原子力制御機器、航空宇宙機器、輸送機器、 交通信号機器、燃焼制御、医療機器、各種安全装置など) にこれらの製品を使用すること (以下"特定用途"とい う) は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用 することは、お客様の責任でなされることとなります。
- 本資料に掲載されている製品は、外国為替および外国貿易法により、輸出または海外への提供が規制されている ものです。
- 本資料に掲載されている技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社および第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。