

Χρήση Οθόνης 2×16 Χαρακτήρων στον AVR

Εργαστήριο Μικροϋπολογιστών

Κριθαρίδης Κωνσταντίνος, *el21045*

Μπαλάτος Δημήτριος, *el21170*

7 Νοεμβρίου 2024

1 Ζήτημα 4.1

Για την άσκηση, διαβάζουμε ανά το ζητούμενο διάστημα την αναλογική είσοδο. Από εδώ και πέρα, αναγκαζόμαστε να κάνουμε πράξεις με αριθμούς μήκους πάνω από 8 bits· αυτές τις υλοποιούμε μόνοι μας χωρίς ρουτίνες, καθώς απαιτούνται μόνο μία φορά. Για να απλοποιήσουμε την διαίρεση, πολλαπλασιάζουμε πρώτα με το 500, έτσι ώστε η διαίρεση να είναι με το 1024 και να απαιτεί μόνο ολισθήσεις. Για την εκτύπωση, κάνουμε διαδοχικές διαιρέσεις με το 10 και σπρώχνουμε τα υπόλοιπα στο stack (έτσι ώστε να έχουμε σωστή σειρά ψηφίων στην ανάγνωση μετά). Τέλος, εκτυπώνουμε τα ψηφία και εκτυπώνουμε την υποδιαστολή μετά το πρώτο.

```
1 ;  
2 ; Ex4_1_new.asm  
3 ;  
4 ; Created: 11/1/2024 12:40:09 PM  
5 ; Author : User  
6 ;  
7  
8 .include "m328PBdef.inc"  
9  
10 .org 0x0  
11     rjmp reset  
12 .org 0x2a  
13     rjmp ADC_INT  
14  
15 .def tmp0 = r16  
16 .def tmp1 = r17  
17 .def val0 = r18  
18 .def val1 = r19  
19 .def i     = r20  
20 .def tmp   = r21  
21 .def argl  = r24  
22 .def argh  = r25  
23 .def res0  = r26  
24 .def res1  = r27  
25 .def res2  = r28  
26 .def res3  = r29  
27  
28 .equ PD2 = 2  
29 .equ PD3 = 3
```

```

30
31 ADC_INT:
32     push tmp                ;
33     in tmp, SREG            ; Push into stack
34     push tmp                ;
35
36     lds val0, ADCL          ;
37     lds val1, ADCH          ; Get analog input
38
39     ; ---Multiply x500---
40     ldi tmp0, LOW(500)
41     ldi tmp1, HIGH(500)
42     clr tmp
43     mul val0, tmp0
44     movw res0, r0
45     clr res2
46     clr res3
47     mul val0, tmp1
48     add res1, r0
49     adc res2, r1
50     adc res3, tmp
51     mul val1, tmp0
52     add res1, r0
53     adc res2, r1
54     adc res3, tmp
55     mul val1, tmp1
56     add res2, r0
57     adc res3, r1
58
59     ; Divide by 1024
60     ldi i, 10
61 _loop:
62     clc
63     ror res3 ror res2 ror res1 ror res0
64     dec i
65     brne _loop
66
67     out PORTB, res1
68
69     ldi i,3
70     ; Convert into decimals
71 convert:
72     rcall divide_by10 ; Quotient in res0:1, remainder in r0
73     mov tmp, r0
74     subi tmp, -0x30      ; Convert into char
75     push tmp              ; Push to stack
76     dec i
77     brne convert
78
79     ; Output
80     rcall lcd_clear_display

```

```

81
82     pop argl rcall lcd_data           ; First digit
83     ldi argl, 0x2e rcall lcd_data    ; Period
84     pop argl rcall lcd_data           ; First decimal
85     pop argl rcall lcd_data           ; Second decimal
86
87     ldi argl, LOW(100)
88     ldi argh, HIGH(100)
89     rcall wait_msec
90
91     lds tmp, ADCSRA                   ;
92     ori tmp, (1 << ADSC); Start new conversion
93     sts ADCSRA, tmp                   ;
94
95     pop tmp                           ;
96     out SREG, tmp                     ; Pop from stack
97     pop tmp                           ;
98     reti
99 reset:
100     ldi tmp, HIGH(RAMEND)
101     out SPH, tmp
102     ldi tmp, LOW(RAMEND)
103     out SPL, tmp
104
105     ser tmp
106     out DDRB, tmp
107     out DDRD, tmp
108
109     rcall lcd_init
110     rcall lcd_clear_display
111
112     sei
113     ldi tmp, 0
114
115     ldi tmp, 0b01000001
116     sts ADMUX, tmp
117     ldi tmp, 0b11001111
118     sts ADCSRA, tmp
119 start:
120     inc tmp
121     ; out PORTB, tmp
122
123     ldi argl, LOW(100)
124     ldi argh, HIGH(100)
125     rcall wait_msec
126
127     rjmp start
128
129 divide_by10:
130     push tmp                           ;
131     in tmp, SREG                       ; Push into stack

```

```

132     push tmp                                ;
133     push argl push argh
134
135     clr argl clr argh ; Store quotient
136     ; res stores remainder
137 div_loop:
138     tst res1
139     brne div_cont
140     sbrc res0, 7
141         rjmp div_cont
142     cpi res0, 10
143     brlt div_done
144 div_cont:
145     sbiw res0, 10
146     adiw argl, 1
147     rjmp div_loop
148 div_done:
149     mov r0, res0
150     mov res0, argl mov res1, argh
151
152     pop argh pop argl
153     pop tmp                                ;
154     out SREG, tmp                        ; Pop from stack
155     pop tmp                                ;
156     ret
157
158 write_2_nibbles:; {{{
159     push r24
160     ; save r24(LCD_Data)
161     in r25 ,PIND; read PIND
162     andi r25 ,0x0f
163     andi r24 ,0xf0
164     add r24 ,r25
165     out PORTD ,r24;
166     ; r24[3:0] Holds previus PORTD[3:0]
167     ; r24[7:4] <-- LCD_Data_High_Byte
168     ;
169     sbi PORTD ,PD3
170     nop
171     nop
172     cbi PORTD ,PD3; Enable Pulse
173     pop r24
174     swap r24
175     andi r24 ,0xf0
176     add r24 ,r25
177     out PORTD ,r24; Recover r24(LCD_Data)
178     ;
179     ; r24[3:0] Holds previus PORTD[3:0]
180     ; r24[7:4] <-- LCD_Data_Low_Byte
181     sbi PORTD ,PD3
182     nop

```

```

183     nop
184     cbi PORTD ,PD3; Enable Pulse
185     ret; }}}
186
187 lcd_data:; {{{
188     sbi PORTD ,PD2
189     rcall write_2_nibbles
190     ldi r24 ,250
191     ldi r25 ,0
192     rcall wait_usec
193     ret; }}}
194
195 lcd_command:; {{{
196     cbi PORTD ,PD2
197     rcall write_2_nibbles
198     ldi r24 ,250
199     ldi r25 ,0
200     rcall wait_usec
201     ret; }}}
202
203 lcd_clear_display:; {{{
204     ldi r24 ,0x01
205     rcall lcd_command           ; clear display command
206     ldi r24 ,low(5)
207     ldi r25 ,high(5)
208     rcall wait_msec           ; Wait 5 mSec
209     ret; }}}
210
211 lcd_init:; {{{
212     ldi r24 ,low(200)
213     ldi r25 ,high(200)
214     rcall wait_msec;
215     ; Wait 200 mSec
216     ;
217     ldi r24 ,0x30
218     out PORTD ,r24
219     sbi PORTD ,PD3
220     nop
221     nop
222     cbi PORTD ,PD3
223     ldi r24 ,250
224     ldi r25 ,0
225     rcall wait_usec; command to switch to 8 bit mode
226     ;
227     ; Enable Pulse
228     ldi r24 ,0x30
229     out PORTD ,r24
230     sbi PORTD ,PD3
231     nop
232     nop
233     cbi PORTD ,PD3

```

```

234     ldi r24 ,250
235     ldi r25 ,0
236     rcall wait_usec; command to switch to 8 bit mode
237     ;
238     ; Enable Pulse
239     ldi r24 ,0x30
240     out PORTD ,r24
241     sbi PORTD ,PD3
242     nop
243     nop
244     cbi PORTD ,PD3
245     ldi r24 ,250
246     ldi r25 ,0
247     rcall wait_usec
248
249     ldi r24 ,0x20
250     out PORTD ,r24
251     sbi PORTD ,PD3
252     nop
253     nop
254     cbi PORTD ,PD3
255     ldi r24 ,250
256     ldi r25 ,0
257     rcall wait_usec; command to switch to 4 bit mode
258     ldi r24 ,0x28
259     rcall lcd_command; 5x8 dots, 2 lines
260     ldi r24 ,0x0c
261     rcall lcd_command
262     rcall lcd_clear_display
263     ldi r24 ,0x06
264     rcall lcd_command
265     ret ;}}
266
267 wait_msec:
268     push r24 ; 2 cycles
269     push r25 ; 2 cycles
270     ldi r24 , low(999) ; 1 cycle
271     ldi r25 , high(999) ; 1 cycle
272     rcall wait_usec ; 998.375 usec
273     pop r25 ; 2 cycles
274     pop r24 ; 2 cycles
275     nop ; 1 cycle
276     nop ; 1 cycle
277     sbiw r24 , 1 ; 2 cycles
278     brne wait_msec ; 1 or 2 cycles
279     ret ; 4 cycles
280
281 wait_usec:
282     sbiw r24 ,1 ; 2 cycles (2/16 usec)
283     call delay_8cycles ; 4+8=12 cycles
284     brne wait_usec ; 1 or 2 cycles
285     ret

```

```

285 delay_8cycles:
286     nop
287     nop
288     nop
289     ret

```

2 Ζήτημα 4.2

Στην άσκηση αυτή, αρχικά, μετατρέπουμε τον δοσμένο κώδικα Assembly για τον χειρισμό της οθόνης σε C. Για να τυπώνουμε αριθμούς προσθέτουμε συναρτήσεις `lcd_digit` και `lcd_number` που τυπώνουν 1 δεκαδικό ψηφίο και 1 32 bit μη προσημασμένο δεκαδικό αριθμό αντίστοιχα. Στον κύριο κώδικα αρχικοποιήσουμε το `PORTD` ως έξοδο, την οθόνη, και τον ADC με $V_{REF} = 5V$, είσοδο `ADC1`, δεξιά στοιχισμένη, χωρίς διακοπές και με συχνότητα 125kHz. Στη συνέχεια, διαβάζουμε διαρκώς την έξοδο του ADC και μόλις τελειώνει η μετατροπή εμφανίζουμε κάθε φορά την τιμή $\frac{ADC}{1024} V_{REF}$ με ακρίβεια 2 δεκαδικών στην οθόνη.

```

1  /*
2   * main.c
3   *
4   * Created: 10/31/2024 1:20:10 AM
5   * Author: User
6   */
7
8  #include <xc.h>
9
10 #define F_CPU 16000000UL
11 #include <avr/io.h>
12 #include <avr/interrupt.h>
13 #include <util/delay.h>
14
15 #define NOP() do { __asm__ __volatile__ ( "nop "); } while (0)
16 #define V_REF 5
17
18 void write_2_nibbles(uint8_t data){
19     uint8_t temp = PIND & 0x0f;
20     PORTD = data&(0xf0) | temp;
21
22     PORTD |= (1<<PD3);
23     NOP();
24     NOP();
25     PORTD &= ~(1<<PD3);
26
27     PORTD = (data<<4)&(0xf0) | temp;
28
29     PORTD |= (1<<PD3);
30     NOP();
31     NOP();
32     PORTD &= ~(1<<PD3);
33 }
34
35 void lcd_data(uint8_t data){

```

```

36     PORTD |= (1<<PD2);
37     write_2_nibbles(data);
38     _delay_us(250);
39 }
40
41 void lcd_command(uint8_t instruction){
42     PORTD &= ~(1<<PD2);
43     write_2_nibbles(instruction);
44     _delay_us(250);
45 }
46
47 void lcd_clear_display(){
48     lcd_command(0x01);
49     _delay_ms(5);
50 }
51
52 void lcd_init(){
53     _delay_ms(200);
54
55     PORTD = 0x30;
56     PORTD |= (1<<PD3);
57     NOP();
58     NOP();
59     PORTD &= ~(1<<PD3);
60     _delay_us(250);
61
62     PORTD = 0x30;
63     PORTD |= (1<<PD3);
64     NOP();
65     NOP();
66     PORTD &= ~(1<<PD3);
67     _delay_us(250);
68
69     PORTD = 0x30;
70     PORTD |= (1<<PD3);
71     NOP();
72     NOP();
73     PORTD &= ~(1<<PD3);
74     _delay_us(250);
75
76     lcd_command(0x28);
77
78     lcd_command(0x0c);
79
80     lcd_clear_display();
81
82     lcd_command(0x06);
83 }
84
85 void lcd_digit(uint8_t digit){
86     lcd_data(0x30 + digit);

```



```

87 }
88
89 void lcd_number(uint32_t number){
90     uint8_t digits[10];
91     int i = 0;
92     if(number == 0){
93         lcd_digit(0);
94         return;
95     }
96     do{
97         digits[i++] = number%10;
98         number /= 10;
99     } while(number > 0);
100     for(; i > 0; ) lcd_digit(digits[--i]);
101 }
102
103 int main(void)
104 {
105     DDRD = 0xff; //set PORTD as output
106     lcd_init();
107     _delay_ms(100);
108
109     // Vref = 5V, ADC1, Right adjust
110     ADMUX = (1 << REFS0) | (0 << ADLAR) | (1 << MUX0);
111     // Enable, no interrupt, no conversion, 125 kHz
112     ADCSRA = (1 << ADEN) | (0 << ADSC) | (0 << ADIE) | (7 << ADPS0);
113
114     uint32_t val;
115
116     while(1)
117     {
118         lcd_clear_display();
119         _delay_ms(1000);
120         ADCSRA |= 1 << ADSC;
121         while (ADCSRA & (1 << ADSC));
122         val = (((uint32_t)ADC)*V_REF*100)>>10;
123         lcd_number(val/100);
124         lcd_data('.');
125         lcd_number(val%100);
126         _delay_ms(1000);
127     }
128 }

```

3 Ζήτημα 4.3

Κρατάμε τον κώδικα C για τον χειρισμό της οθόνης και την αρχικοποίηση της εξόδου (αυτή τη φορά PORTD και PORTB), της οθόνης και του ADC (αυτή τη φορά με είσοδο το ADC2). Αρχικοποιούμε επιπλέον τον μετρητή Timer1 σε λειτουργία CTC για να μετράει 100ms και να κάνει διακοπή κάθε φορά που αυτά περνάνε. Για να μην ξοδεύουμε πολύ χρόνο μέσα στη ρουτίνα εξυπηρέτησης της διακοπής, κατά τις διακοπές αλλάζουμε τιμή σε μια boolean σημαία που υποδεικνύει ότι έγινε διακοπή από τον μετρητή. Στον κύριο κώδικα, ελέγχουμε αν αυτή η σημαία είναι σηκωμένη, και, αν ναι, αφού

τη χαμηλώσουμε, διαβάζουμε την τιμή του ADC και υπολογίζουμε την τάση $V_{gas} = \frac{ADC}{1024} V_{REF}$. Στη συνέχεια, υπολογίζουμε τα ppm μέσω της συνάρτησης `calc_ppm` και, ανάλογα με την τιμή του ψηφίου των εκατοντάδων των ppm ανάβουμε το αντίστοιχο LED του `PORTB`. Αν ανιχνεύονται πάνω από 70ppm εμφανίζουμε στην οθόνη το μήνυμα "GAS DETECTED" και αναβοσβήνουμε το αναμμένο LED του `PORTB`, ενώ αλλιώς εμφανίζουμε στην οθόνη "CLEAR" και το αντίστοιχο αναμμένο LED του `PORTB` παραμένει στάσιμο.

```

1  /*
2   * main.c
3   *
4   * Created: 10/31/2024 11:29:07 PM
5   * Author: User
6   */
7
8  #include <xc.h>
9
10 #define F_CPU 16000000UL
11 #include <avr/io.h>
12 #include <avr/interrupt.h>
13 #include <util/delay.h>
14 #include <stdbool.h>
15
16 #define NOP() do { __asm__ __volatile__ ( "nop " ); } while (0)
17
18 void write_2_nibbles(uint8_t data){
19     uint8_t temp = PIND & 0x0f;
20     PORTD = data&(0xf0) | temp;
21
22     PORTD |= (1<<PD3);
23     NOP();
24     NOP();
25     PORTD &= ~(1<<PD3);
26
27     PORTD = (data<<4)&(0xf0) | temp;
28
29     PORTD |= (1<<PD3);
30     NOP();
31     NOP();
32     PORTD &= ~(1<<PD3);
33 }
34
35 void lcd_data(uint8_t data){
36     PORTD |= (1<<PD2);
37     write_2_nibbles(data);
38     _delay_us(250);
39 }
40
41 void lcd_command(uint8_t instruction){
42     PORTD &= ~(1<<PD2);
43     write_2_nibbles(instruction);
44     _delay_us(250);
45 }

```

```

46
47 void lcd_clear_display(){
48     lcd_command(0x01);
49     _delay_ms(5);
50 }
51
52 void lcd_init(){
53     _delay_ms(200);
54
55     PORTD = 0x30;
56     PORTD |= (1<<PD3);
57     NOP();
58     NOP();
59     PORTD &= ~(1<<PD3);
60     _delay_us(250);
61
62     PORTD = 0x30;
63     PORTD |= (1<<PD3);
64     NOP();
65     NOP();
66     PORTD &= ~(1<<PD3);
67     _delay_us(250);
68
69     PORTD = 0x30;
70     PORTD |= (1<<PD3);
71     NOP();
72     NOP();
73     PORTD &= ~(1<<PD3);
74     _delay_us(250);
75
76     lcd_command(0x28);
77
78     lcd_command(0x0c);
79
80     lcd_clear_display();
81
82     lcd_command(0x06);
83 }
84
85 void lcd_digit(uint8_t digit){
86     lcd_data(0x30 + digit);
87 }
88
89 void lcd_number(uint32_t number){
90     uint8_t digits[10];
91     int i = 0;
92     if(number == 0){
93         lcd_digit(0);
94         return;
95     }
96     do{

```

```

97         digits[i++] = number%10;
98         number /= 10;
99     } while(number > 0);
100     for(; i > 0; ) lcd_digit(digits[--i]);
101 }
102
103 uint16_t calc_ppm(float V_gas){
104     if(V_gas <= 0.1) return 0;
105     uint16_t val = 10000.0/129.0*(V_gas - 0.1);
106     if(val > 500) return 500;
107     else return val;
108 }
109
110 bool interrupted = true;
111
112 ISR(TIMER1_COMPA_vect){
113     interrupted = true;
114     return;
115 }
116
117 void lcd_char(char c){
118     lcd_data(c);
119 }
120
121 void lcd_string(char *s){
122     while(*s != '\0'){
123         lcd_char(*s);
124         s++;
125     }
126 }
127
128 int main(void)
129 {
130     DDRD = 0xff; //set PORTD as output
131     DDRB = 0xff; //set PORTB as output
132     lcd_init();
133     _delay_ms(100);
134
135     // Vref = 5V, ADC2, Right adjust
136     ADMUX = (1 << REFS0) | (0 << ADLAR) | (1 << MUX1);
137     // Enable, no interrupt, no conversion, 125 kHz
138     ADCSRA = (1 << ADEN) | (0 << ADSC) | (0 << ADIE) | (7 << ADPS0);
139
140     // Init Timer1
141     TCCR1B |= (1 << WGM12) | (1 << CS12) | (1 << CS10); // CTC
142     ↪ mode, pre-scaler 1024
143     OCR1A =
144     ↪ 1562;
145     ↪ Compare value for 100ms: 1562/16000000*1024 = 0.099968 = 100ms
146     TIMSK1 |= (1 <<
147     ↪ OCIE1A); //
148     ↪ Enable interrupt

```

```

144
145     uint8_t prev_PORTB = 0;
146     sei();
147
148     uint16_t ppm = 0;
149
150     while(1)
151     {
152         // flicker
153         _delay_ms(50);
154         if (ppm > 70) PORTB = 0;
155         _delay_ms(50);
156         PORTB = prev_PORTB;
157
158         if(!interrupted) continue;
159         interrupted = false;
160
161         // _delay_ms(1000);
162         ADCSRA |= 1 << ADSC;
163         while (ADCSRA & (1 << ADSC));
164         float V_gas = ADC*5.0/(1<<10);
165         ppm = calc_ppm(V_gas);
166         lcd_clear_display();
167         if(ppm <= 70){
168             PORTB = 1;
169             char str[6] = "CLEAR\0";
170             lcd_string(str);
171         } else {
172             char str[13] = "GAS DETECTED\0";
173             lcd_string(str);
174             if(ppm <= 100) PORTB = 1;
175             else if(ppm <= 200) PORTB = 2;
176             else if(ppm <= 300) PORTB = 4;
177             else if(ppm <= 400) PORTB = 8;
178             else if(ppm <= 500) PORTB = 16;
179             else PORTB = 32;
180
181         }
182         prev_PORTB = PORTB;
183         // _delay_ms(1000);
184     }
185 }

```