Χρήση Οθόνης 2×16 Χαρακτήρων στον AVR

Εργαστήριο Μικροϋπολογιστών

Κριθαρίδης Κωνσταντίνος, el21045 Μπαλάτος Δημήτριος, el21170

7 Νοεμβρίου 2024

1 Ζήτημα 4.1

Για την άσκηση, διαβάζουμε ανά το ζητούμενο διάστημα την αναλογική είσοδο. Από εδώ και πέρα, αναγκαζόμαστε να κάνουμε πράξεις με αριθμούς μήκους πάνω από 8 bits· αυτές τις υλοποιούμε μόνοι μας χωρίς ρουτίνες, καθώς απαιτούνται μόνο μία φορά. Για να απλοποιήσουμε την διαίρεση, πολλαπλασιάζουμε πρώτα με το 500, έτσι ώστε η διαίρεση να είναι με το 1024 και να απαιτεί μόνο ολισθήσεις. Για την εκτύπωση, κάνουμε διαδοχικές διαιρέσεις με το 10 και σπρώχνουμε τα υπόλοιπα στο stack (έτσι ώστε να έχουμε σωστή σειρά ψηφίων στην ανάγνωση μετά). Τέλος, εκτυπώνουμε τα ψηφία και εκτυπώνουμε την υποδιαστολή μετά το πρώτο.

```
; Ex4_1.asm
   ; Created: 11/1/2024 11:47:20 AM
    Author : User
   .include "m328PBdef.inc"
   .org 0x0
10
           rjmp reset
11
   .org 0x2a
12
           rjmp adcisr
13
14
   .def tmp = r16
15
   .def lcd = r17
   .def val0 = r18
   .def val1 = r19
18
   .def tmp0 = r20
19
   .def tmp1 = r21
   .def i
              = r22
21
              = r23
   .def k
   .def argl = r24
   .def argh = r25
24
   .def res0 = r26
25
   .def res1 = r27
26
   .def res2 = r28
   .def res3 = r29
28
```

```
.equ PD2 = 2
30
   .equ PD3 = 3
31
32
   adcisr:
33
            push tmp
34
            in tmp, SREG
                                             ; Push into stack
            push tmp
36
37
            lds val0, ADCL
38
            lds val1, ADCH
                                               ; Get analog input
39
            ; out PORTB, val0
40
41
            pop tmp
42
            out SREG, tmp
                                     ; Pop from stack
43
            pop tmp
44
            reti
45
            /*; Multiply x500{{{
46
            ldi tmp0, LOW(500)
47
            ldi tmp1, HIGH(500)
49
            clr tmp
50
51
            mul val0, tmp0
52
            movw res0, r0
53
            clr res2
54
            clr res3
56
            mul val0, tmp1
57
            add res1, r0
58
            adc res2, r1
59
            adc res3, tmp
60
61
            mul val1, tmp0
62
            add res1, r0
63
            adc res2, r1
64
            adc res3, tmp
65
66
            mul val1, tmp1
67
            add res2, r0
            adc res3, r1; }}}
70
            ; Divide by 1024
71
            ldi i, 10
72
                   clc
   _loop:
73
            ror res2 ror res1 ror res0
74
            dec i
75
            brne _loop
76
            ; HAVE THE ANSWER, 4 digits (1 + comma + 2 decimals)
77
78
            ldi i,3
79
            ; Convert into decimals
80
```

```
convert:
81
            rcall divide_by10; Quotient in res0:1, remainder in r0:1
82
            mov tmp, r0
83
            subi tmp, -0x30
                                       ; Convert into char
84
            push tmp
                                        ; Push to stack
85
            dec i
            brne convert
            ; Output
89
            rcall lcd_clear_display
90
            pop argl rcall lcd_data
                                                        ; First digit
91
            ldi argl, 0x2e rcall lcd_data
                                                      ; Period
92
            pop argl rcall lcd_data
                                                        ; First decimal
            pop argl rcall lcd_data
                                                         ; Second decimal
94
95
96
   reset:
97
            ldi tmp, high(RAMEND)
98
            out SPH, tmp
                                            ; Initialize SP
            ldi tmp, low(RAMEND)
100
            out SPL, tmp
101
102
                                                ; Set PORTD (LSD) as output
            ser tmp
103
            out DDRD, tmp
104
            out DDRB, tmp
105
106
            ; ser tmp out PORTB, tmp
107
            ; rcall lcd_init
                                                 ; Initialize LCD
108
            ; rcall lcd_clear_display
109
            ; clr tmp out PORTB, tmp
110
111
            ldi tmp, 0b01000001
                                           ; Set ADC1: 5V, Right aligned, ADC1
112
            sts ADMUX, tmp
113
            ldi tmp, 0b10001111
                                           ; Enable, Interrupts, 125kHz
114
            sts ADCSRA, tmp
115
116
            sei
                                           ; Enable interrupts
117
            ldi k, 0
118
119
   start:
120
            /*lds tmp, ADCSRA
121
            ori tmp, 1 << ADSC
122
            sts ADCSRA, tmp*/
123
124
            inc k
125
            out PORTB, k
127
            ldi r24, LOW(100)
                                         ; Set delay time to 100ms
128
            ldi r25, HIGH(100)
129
            rcall wait_msec
                                                ; Loop with delay
130
            rjmp start
131
```

```
132
   divide_by10:
133
             push tmp
134
                                               ; Push into stack
             in tmp, SREG
135
             push tmp
136
             push argl push argh
137
138
             clr argl clr argh
139
   div_loop:
140
             tst res1
141
             brne div_cont
142
             cpi res0, 10
143
             brlt div_done
144
145
   div_cont:
             sbiw res0, 10
146
             adiw argl, 1
147
             rjmp div_loop
148
   div_done:
149
             mov r0, res0 mov res0, argl
150
             mov r1, res1 mov res1, argh
151
152
             pop argh pop argl
153
             pop tmp
154
             out SREG, tmp
                                      ; Pop from stack
155
             pop tmp
156
             ret
157
158
   write_2_nibbles:; {{{
159
             push r24
160
             ; save r24(LCD_Data)
161
             in r25 ,PIND; read PIND
162
             andi r25, 0x0f
163
             andi r24,0xf0
164
             add r24 ,r25
165
             out PORTD ,r24;
166
             ; r24[3:0] Holds previus PORTD[3:0]
167
             ; r24[7:4] <-- LCD_Data_High_Byte
168
169
             sbi PORTD ,PD3
170
             nop
171
172
             nop
             cbi PORTD ,PD3; Enable Pulse
173
             pop r24
174
             swap r24
175
             andi r24 ,0xf0
176
             add r24 ,r25
177
             out PORTD ,r24; Recover r24(LCD_Data)
178
179
             ; r24[3:0] Holds previus PORTD[3:0]
180
             ; r24[7:4] <-- LCD_Data_Low_Byte
181
             sbi PORTD ,PD3
182
```

```
nop
183
             nop
184
             cbi PORTD ,PD3; Enable Pulse
185
             ret; }}}
186
   lcd_data:; {{{
188
             sbi PORTD ,PD2
189
             rcall write_2_nibbles
190
             ldi r24 ,250
191
             ldi r25 ,0
192
             rcall wait_usec
193
             ret; }}}
194
195
   lcd_command:; {{{
196
             cbi PORTD ,PD2
197
             rcall write_2_nibbles
198
             ldi r24 ,250
199
             ldi r25 ,0
200
             rcall wait_usec
             ret; }}}
202
203
   lcd_clear_display:; {{{
204
             ldi r24 ,0x01
205
             rcall lcd_command
                                           ; clear display command
206
             ldi r24, low(5)
207
             1di r25, high(5)
             rcall wait_msec
                                                  ; Wait 5 mSec
             ret; }}}
210
211
   lcd_init:; {{{
212
             1di r24 , low(200)
213
             ldi r25 ,high(200)
214
             rcall wait_msec;
             ; Wait 200 mSec
216
217
             ldi r24 ,0x30
218
             out PORTD ,r24
219
             sbi PORTD ,PD3
220
             nop
221
             nop
             cbi PORTD ,PD3
223
             ldi r24,250
224
             ldi r25 ,0
225
             rcall wait_usec; command to switch to 8 bit mode
226
227
             ; Enable Pulse
228
             ldi r24 ,0x30
229
             out PORTD ,r24
230
             sbi PORTD ,PD3
231
             nop
232
             nop
233
```

```
cbi PORTD ,PD3
234
            ldi r24,250
235
            ldi r25 ,0
236
            rcall wait_usec; command to switch to 8 bit mode
237
238
             ; Enable Pulse
            ldi r24 ,0x30
240
            out PORTD ,r24
241
            sbi PORTD ,PD3
242
            nop
243
            nop
244
            cbi PORTD ,PD3
245
            ldi r24 ,250
246
            ldi r25 ,0
247
            rcall wait_usec
248
249
            ldi r24 ,0x20
250
            out PORTD ,r24
251
            sbi PORTD ,PD3
            nop
253
            nop
254
            cbi PORTD ,PD3
255
            ldi r24,250
256
            ldi r25 ,0
257
            rcall wait_usec; command to switch to 4 bit mode
258
            ldi r24 ,0x28
            rcall lcd_command; 5x8 dots, 2 lines
260
            1di r24,0x0c
261
            rcall lcd_command
262
            rcall lcd_clear_display
263
            ldi r24 ,0x06
264
            rcall lcd_command
265
            ret; }}}
266
267
   /* wait_msec:
268
            push r24; 2 cycles
269
            push r25; 2 cycles
270
            ldi r24 , low(999) ; 1 cycle
271
            ldi r25 , high(999) ; 1 cycle
272
            rcall wait_usec ; 998.375 usec
            pop r25 ; 2 cycles
274
            pop r24 ; 2 cycles
275
            nop; 1 cycle
276
            nop; 1 cycle
277
            sbiw r24 , 1 ; 2 cycles
278
            brne wait_msec ; 1 or 2 cycles
279
            ret; 4 cycles */
   wait_msec: ; delay of 1000*F1+6 cycles (almost equal to 1000*F1 cycles){{{
281
    ; total delay of next 4 instruction group = 1+(249*4-1) = 996 cycles
282
            ldi r23, 249
                                                      ; (1 cycle)
283
   loop_inn:
284
```

```
dec r23
                                                                      ; 1 cycle
285
             nop
                                                                           ; 1 cycle
286
             brne loop_inn
                                                          ; 1 or 2 cycles
287
288
             sbiw r24, 1
                                                                 ; 2 cycles
289
             brne wait_msec
                                                           ; 1 or 2 cycles
291
             ret
292
    wait_usec:
293
             sbiw r24 ,1 ; 2 cycles (2/16 usec)
294
             call delay_8cycles; 4+8=12 cycles
295
             brne wait_usec ; 1 or 2 cycles
296
             ret
297
    delay_8cycles:
298
             nop
299
             nop
300
             nop
301
             ret
302
```

2 Ζήτημα 4.2

Στην άσκηση αυτή, αρχικά, μετατρέπουμε τον δοσμένο κώδικα Assembly για τον χειρισμό της οθόνης σε C. Για να τυπώνουμε αριθμούς προσθέτουμε συναρτήσεις $\mathbf{1cd_digit}$ και $\mathbf{1cd_number}$ που τυπώνουν $\mathbf{1}$ δεκαδικό ψηφίο και $\mathbf{1}$ 32 bit μη προσημασμένο δεκαδικό αριθμό αντίστοιχα. Στον κύριο κώδικα αρχικοποιήσουμε το \mathbf{PORTD} ως έξοδο, την οθόνη, και τον \mathbf{ADC} με $V_{REF}=5V$, είσοδο $\mathbf{ADC1}$, δεξιά στοιχισμένη, χωρίς διακοπές και με συχνότητα $\mathbf{125kHz}$. Στη συνέχεια, διαβάζουμε διαρκώς την έξοδο του \mathbf{ADC} και μόλις τελειώνει η μετατροπή εμφανίζουμε κάθε φορά την τιμή $\frac{ADC}{1024}V_{REF}$ με ακρίβεια $\mathbf{2}$ δεκαδικών στην οθόνη.

```
* main.c
    * Created: 10/31/2024 1:20:10 AM
       Author: User
    */
   #include <xc.h>
  #define F_CPU 16000000UL
  #include <avr/io.h>
11
   #include <avr/interrupt.h>
   #include <util/delay.h>
13
14
  #define NOP() do { __asm__ _volatile__ ( "nop "); } while (0)
15
  #define V_REF 5
16
17
  void write_2_nibbles(uint8_t data){
           uint8_t temp = PIND & OxOf;
19
           PORTD = data\&(OxfO) \mid temp;
20
21
           PORTD |= (1<<PD3);
22
```

```
NOP();
23
             NOP();
24
             PORTD &= ^{\sim}(1 << PD3);
25
26
             PORTD = (data << 4) & (0xf0) | temp;
27
             PORTD |= (1<<PD3);
29
             NOP();
30
             NOP();
31
             PORTD &= ^{\sim}(1 << PD3);
32
   }
33
34
   void lcd_data(uint8_t data){
35
             PORTD |= (1<<PD2);
36
             write_2_nibbles(data);
37
             _delay_us(250);
38
   }
39
40
   void lcd_command(uint8_t instruction){
41
             PORTD &= ^{\sim}(1 << PD2);
42
             write_2_nibbles(instruction);
43
             _delay_us(250);
44
45
46
   void lcd_clear_display(){
47
             lcd_command(0x01);
             _{delay_ms(5)};
49
   }
50
51
   void lcd_init(){
52
             _delay_ms(200);
53
54
             PORTD = 0x30;
             PORTD |= (1<<PD3);
56
             NOP();
57
             NOP();
58
             PORTD &= ^{\sim}(1 << PD3);
59
             _delay_us(250);
60
61
             PORTD = 0x30;
             PORTD |= (1<<PD3);
63
             NOP();
64
             NOP();
65
             PORTD &= ^{\sim}(1 << PD3);
66
             _delay_us(250);
67
             PORTD = 0x30;
             PORTD |= (1<<PD3);
70
             NOP();
71
             NOP();
72
             PORTD &= ~(1<<PD3);
73
```

```
_delay_us(250);
74
75
            lcd_command(0x28);
76
77
            lcd_command(0x0c);
            lcd_clear_display();
80
81
            lcd_command(0x06);
82
   }
83
84
   void lcd_digit(uint8_t digit){
85
             lcd_data(0x30 + digit);
   }
87
   void lcd_number(uint32_t number){
89
            uint8_t digits[10];
90
             int i = 0;
91
             if(number == 0){
                      lcd_digit(0);
93
                      return;
94
             }
95
            do{
96
                      digits[i++] = number%10;
97
                     number = 10;
            } while(number > 0);
            for(; i > 0; ) lcd_digit(digits[--i]);
100
101
102
   int main(void)
103
   {
104
            DDRD = 0xff; //set PORTD as output
105
            lcd_init();
106
             _delay_ms(100);
107
108
                  Vref = 5V, ADC1, Right adjust
109
            ADMUX = (1 \ll REFSO) \mid (0 \ll ADLAR) \mid (1 \ll MUXO);
110
                  Enable, no interrupt, no conversion, 125 kHz
111
            ADCSRA = (1 << ADEN) | (0 << ADSC) | (0 << ADIE) | (7 << ADPSO);
112
            uint32_t val;
114
115
        while(1)
116
        {
117
            lcd_clear_display();
                      _delay_ms(1000);
119
                      ADCSRA |= 1 << ADSC;
120
                      while (ADCSRA & (1 << ADSC));
121
                      val = (((uint32_t)ADC)*V_REF*100)>>10;
122
                      lcd_number(val/100);
123
                      lcd_data('.');
124
```

3 Ζήτημα 4.3

Κρατάμε τον χώδιχα C για τον χειρισμό της οθόνης και την αρχικοποίηση της εξόδου (αυτή τη φορά PORTD και PORTB), της οθόνης και του ADC (αυτή τη φορά με είσοδο το ADC2). Αρχικοποιούμε επιπλέον τον μετρητή Timer1 σε λειτουργία CTC για να μετράει 100ms και να κάνει διακοπή κάθε φορά που αυτά περνάνε. Για να μην ξοδεύουμε πολύ χρόνο μέσα στη ρουτίνα εξυπηρέτησης της διακοπής, κατά τις διακοπές αλλάζουμε τιμή σε μια boolean σημαία που υποδεικνύει ότι έγινε διακοπή από τον μετρητή. Στον κύριο κώδικα, ελέγχουμε αν αυτή η σημαία είναι σηκωμένη, και, αν ναι, αφού τη χαμηλώσουμε, διαβάζουμε την τιμή του ADC και υπολογίζουμε την τάση $V_{gas} = \frac{ADC}{1024} V_{REF}$. Στη συνέχεια, υπολογίζουμε τα ppm μέσω της συνάρτησης calc_ppm και, ανάλογα με την τιμή του ψηφίου των εκατοντάδων των ppm ανάβουμε το αντίστοιχο LED του PORTB . Αν ανινχνεύονται πάνω από 70ppm εμφανίζουμε στην οθόνη το μήνυμα "GAS DETECTED" και αναβοσβήνουμε το αναμμένο LED του PORTB , ενώ αλλιώς εμφανίζουμε στην οθόνη "CLEAR" και το αντίστοιχο αναμμένο LED του PORTB παραμένει στάσιμο.

```
* main.c
    * Created: 10/31/2024 11:29:07 PM
       Author: User
    */
   #include <xc.h>
   #define F CPU 1600000UL
10
   #include <avr/io.h>
   #include <avr/interrupt.h>
   #include <util/delay.h>
13
   #include <stdbool.h>
14
15
   #define NOP() do { __asm__ _volatile__ ( "nop "); } while (0)
16
17
   void write_2_nibbles(uint8_t data){
            uint8_t temp = PIND & OxOf;
19
            PORTD = data\&(OxfO) \mid temp;
20
21
            PORTD |= (1<<PD3);
22
            NOP();
23
            NOP();
24
            PORTD &= ^{\sim}(1 << PD3);
25
            PORTD = (data << 4) & (0xf0) | temp;
27
28
            PORTD |= (1<<PD3);
29
            NOP();
30
            NOP();
31
```

```
PORTD &= ~(1<<PD3);
32
   }
33
34
   void lcd_data(uint8_t data){
35
             PORTD |= (1<<PD2);
36
             write_2_nibbles(data);
37
             _delay_us(250);
38
   }
39
40
   void lcd_command(uint8_t instruction){
41
             PORTD &= ^{\sim}(1 << PD2);
42
             write_2_nibbles(instruction);
43
             _delay_us(250);
44
   }
45
46
   void lcd_clear_display(){
47
             lcd_command(0x01);
48
             _{delay_ms(5)};
49
   }
50
51
   void lcd_init(){
52
             _delay_ms(200);
53
54
             PORTD = 0x30;
55
             PORTD |= (1<<PD3);
56
             NOP();
             NOP();
             PORTD &= ^{\sim}(1 << PD3);
59
             _delay_us(250);
60
61
             PORTD = 0x30;
62
             PORTD \mid = (1 << PD3);
63
             NOP();
             NOP();
             PORTD &= ^{\sim}(1 << PD3);
66
             _delay_us(250);
67
68
             PORTD = 0x30;
69
             PORTD |= (1<<PD3);
70
             NOP();
             NOP();
72
             PORTD &= ^{\sim}(1 << PD3);
73
             _delay_us(250);
74
75
             lcd_command(0x28);
76
77
             lcd_command(0x0c);
79
             lcd_clear_display();
80
81
             lcd_{command}(0x06);
82
```

```
}
83
84
   void lcd_digit(uint8_t digit){
85
             lcd_data(0x30 + digit);
86
   }
87
   void lcd_number(uint32_t number){
89
             uint8_t digits[10];
90
             int i = 0;
91
             if(number == 0){
92
                      lcd_digit(0);
93
                      return;
94
             }
             do{
                      digits[i++] = number%10;
97
                      number = 10;
98
             } while(number > 0);
             for(; i > 0; ) lcd_digit(digits[--i]);
100
   }
101
102
   uint16_t calc_ppm(float V_gas){
103
             if(V_gas <= 0.1) return 0;
104
             uint16_t val = 10000.0/129.0*(V_gas - 0.1);
105
             if(val > 500) return 500;
106
             else return val;
107
108
109
   bool interrupted = true;
110
111
   ISR(TIMER1_COMPA_vect){
112
             interrupted = true;
113
             return;
114
   }
116
   void lcd_char(char c){
117
             lcd_data(c);
118
   }
119
120
   void lcd_string(char *s){
121
             while (*s != '\0') {
                      lcd_char(*s);
123
                      s++;
124
             }
125
126
127
   int main(void)
128
    {
129
             DDRD = Oxff; //set PORTD as output
130
             DDRB = Oxff; //set PORTB as output
131
             lcd_init();
132
             _delay_ms(100);
133
```

```
134
                  Vref = 5V, ADC2, Right adjust
135
            ADMUX = (1 \ll REFSO) \mid (0 \ll ADLAR) \mid (1 \ll MUX1);
136
                  Enable, no interrupt, no conversion, 125 kHz
137
            ADCSRA = (1 << ADEN) | (0 << ADSC) | (0 << ADIE) | (7 << ADPSO);
138
139
             // Init Timer1
140
            TCCR1B = (1 << WGM12) | (1 << CS12) | (1 << CS10);
                                                                                         // CTC
141
        mode, pre-scaler 1024
            OCR1A =
142
        1562;
        Compare value for 100ms: 1562/16000000*1024 = 0.099968 = 100ms
             TIMSK1 \mid = (1 <<
143
                                                                                           //
        OCIE1A);
        Enable interrupt
144
            uint8_t prev_PORTB = 0;
145
             sei();
146
            uint16_t ppm = 0;
148
149
            while(1)
150
151
                      // flicker
152
                      _delay_ms(50);
153
                      if (ppm > 70) PORTB = 0;
154
                      _{delay_ms(50)};
155
                      PORTB = prev_PORTB;
156
157
                      if(!interrupted) continue;
158
                      interrupted = false;
159
160
                      // _delay_ms(1000);
161
                      ADCSRA |= 1 << ADSC;
162
                      while (ADCSRA & (1 << ADSC));
163
                      float V_{gas} = ADC*5.0/(1<<10);
164
                      ppm = calc_ppm(V_gas);
165
                      lcd_clear_display();
166
                      if(ppm <= 70){
167
                               PORTB = 1;
168
                               char str[6] = "CLEAR\0";
169
                               lcd_string(str);
170
                      } else {
171
                               char str[13] = "GAS DETECTED\0";
172
                               lcd_string(str);
173
                               if(ppm <= 100) PORTB = 1;
174
                               else if(ppm <= 200) PORTB = 2;
175
                               else if(ppm <= 300) PORTB = 4;
176
                               else if(ppm <= 400) PORTB = 8;
177
                               else if(ppm <= 500) PORTB = 16;
178
                               else PORTB = 32;
179
```