## 本节主题

# 访存指令的 控制信号

北京大学。嘉课

计算机组成

制作人:随後旅





## 不同维度的指令分类

运算指令	addu rd, rs, rt subu rd, rs, rt	ori rt,rs,imm16	
访存指令		lw rt, imm16(rs) sw rt, imm16(rs)	
分支指令		beq rs,rt,imm16	
	R型指令	I型指令	J型指令

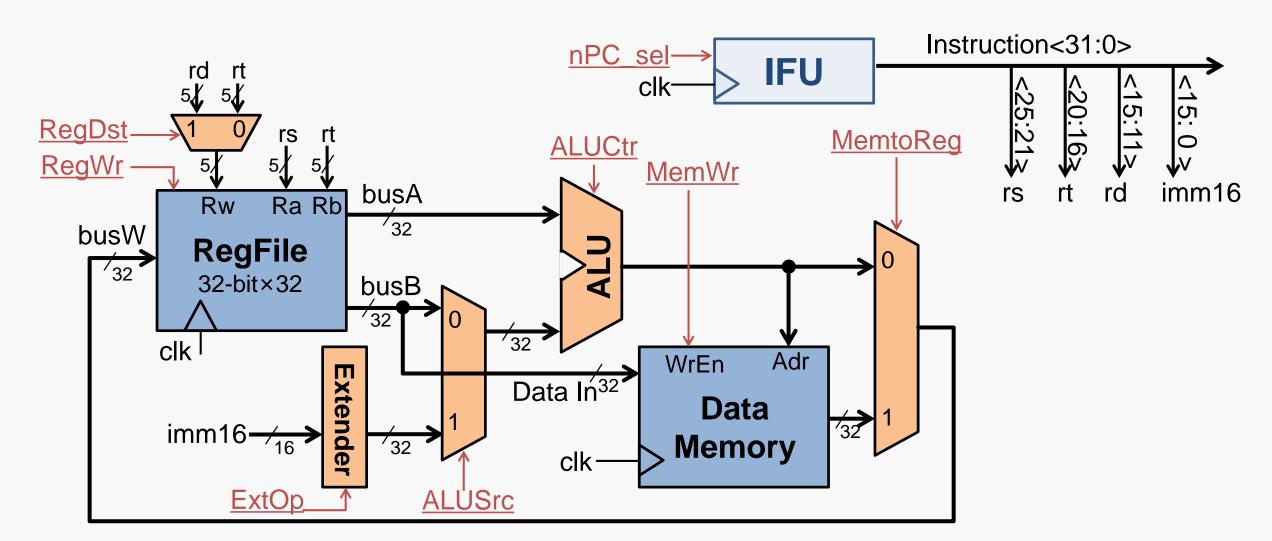
#### lw指令的操作步骤

- lw rt, imm16(rs)
  - ① MEM[PC] 从指令存储器中取回指令
  - ② R[rt]=DataMemory{R[rs]+SignExt[imm16]} 指令指定的操作
  - ③ PC=PC + 4 计算下一条指令的地址

	6-	bit	5	5-bit	5	5-bit		16-bit		
I	opc	opcode		rs		rt		immediate		
	31	26	25	21	20	16	15	0		

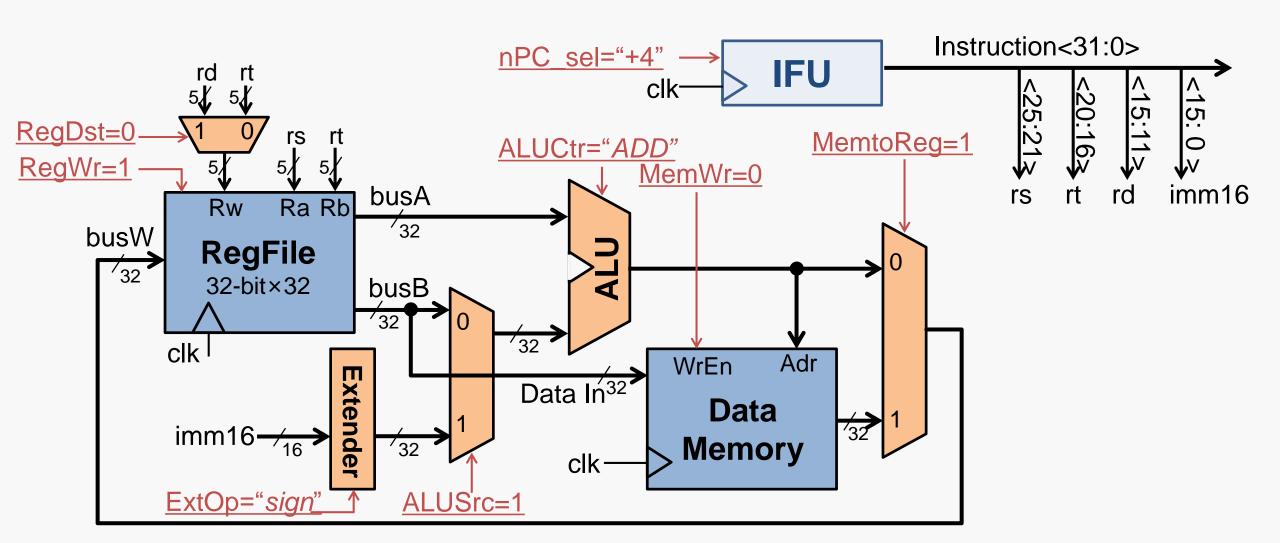
#### lw指令的操作步骤(2)

R[rt] = Data Memory {R[rs] + SignExt[imm16]}



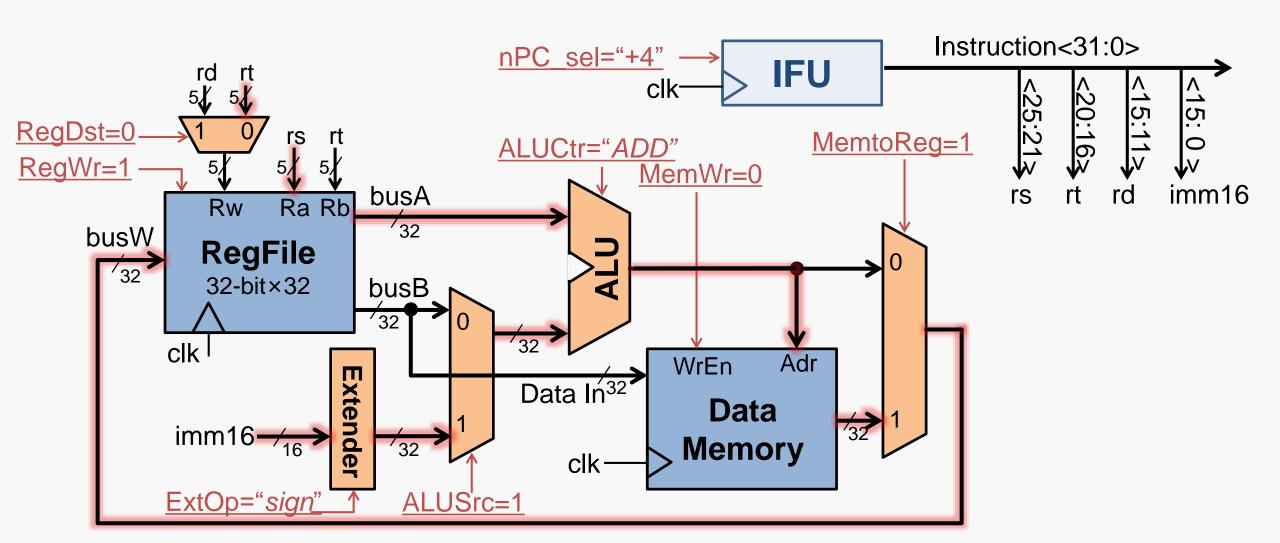
#### lw指令的操作步骤(2)

R[rt] = Data Memory {R[rs] + SignExt[imm16]}



#### lw指令的操作步骤(2)

R[rt] = Data Memory {R[rs] + SignExt[imm16]}



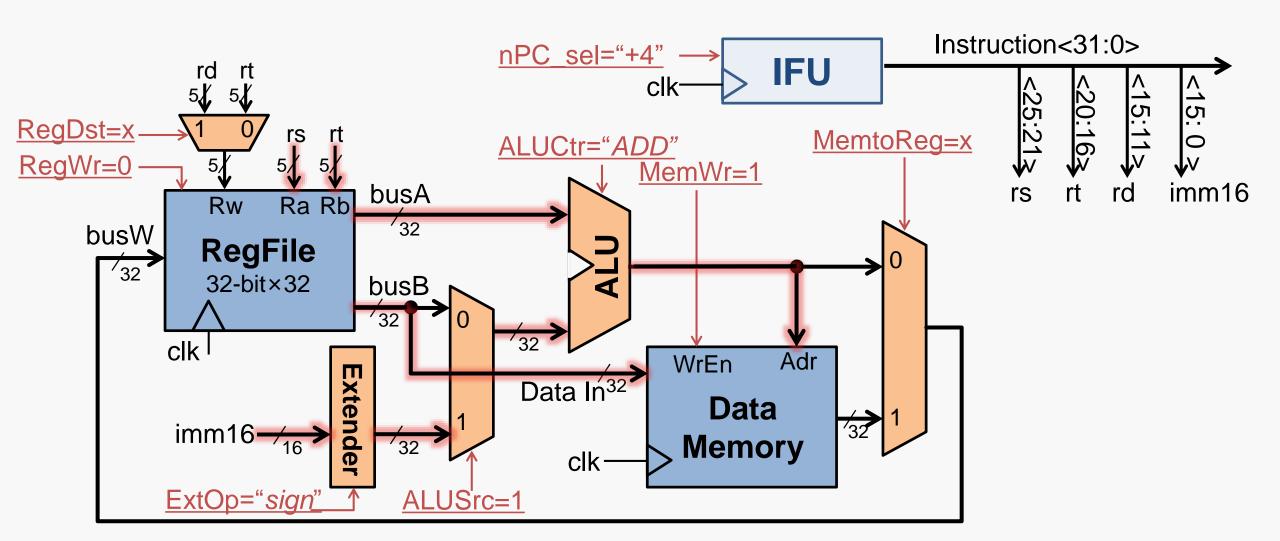
#### sw指令的操作步骤

- sw rt, imm16(rs)
  - ① MEM[PC] 从指令存储器中取回指令
  - ② DataMemory{R[rs]+SignExt[imm16]}=R[rt] 指令指定的操作
  - ③ PC=PC + 4 计算下一条指令的地址

	6-	bit	5	5-bit		5-bit		16-bit		
I	opcode		rs			rt		immediate		
	31	26	25	21	20	16	15		0	

#### sw指令的操作步骤(2)

DataMemory{R[rs]+SignExt[imm16]}=R[rt]



## 本节小结

# 访存指令的 控制信号

北京大学。嘉课

计算机组成

制作人:随後旅



