

本节主题

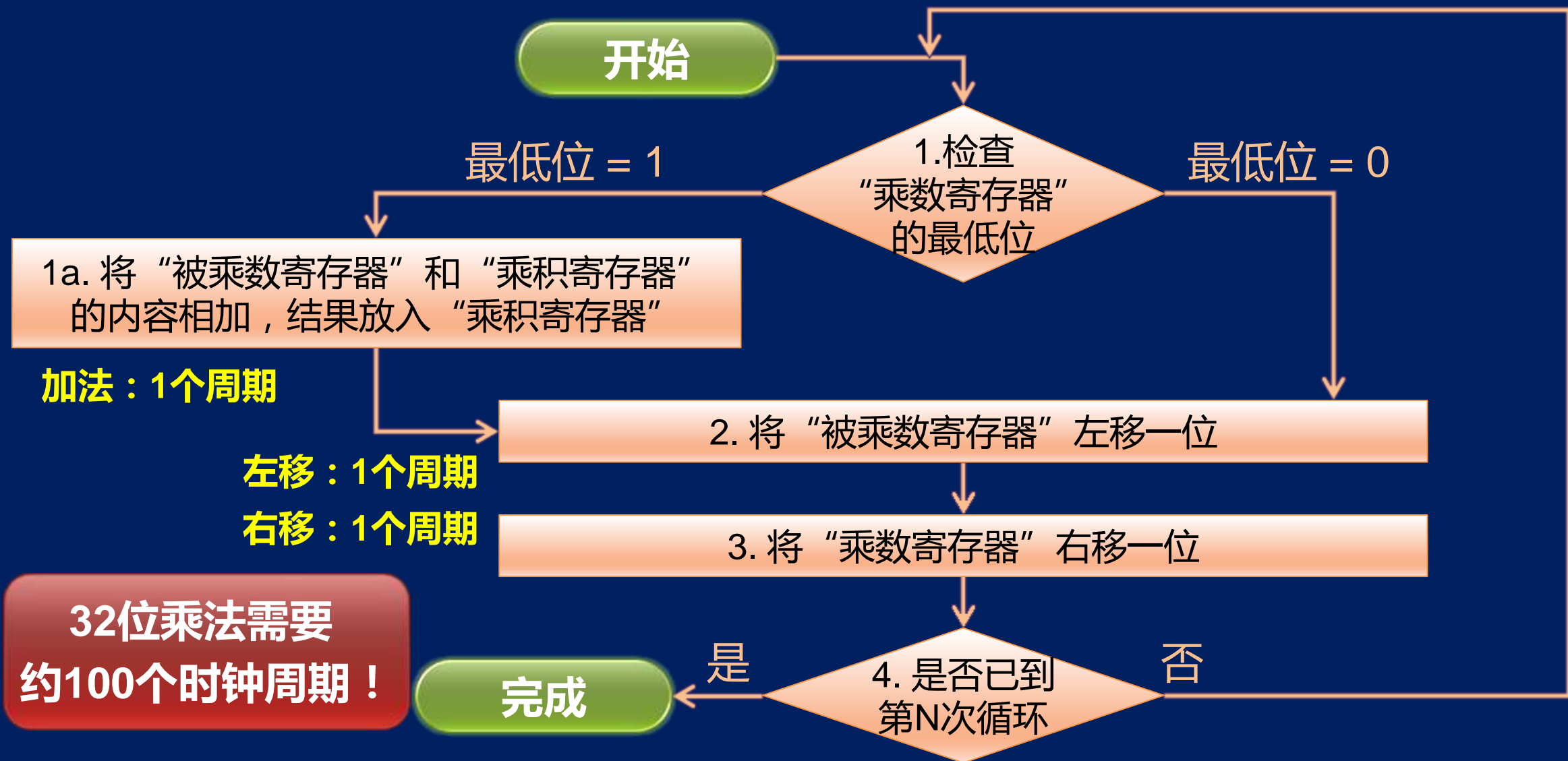


乘法器的优化1

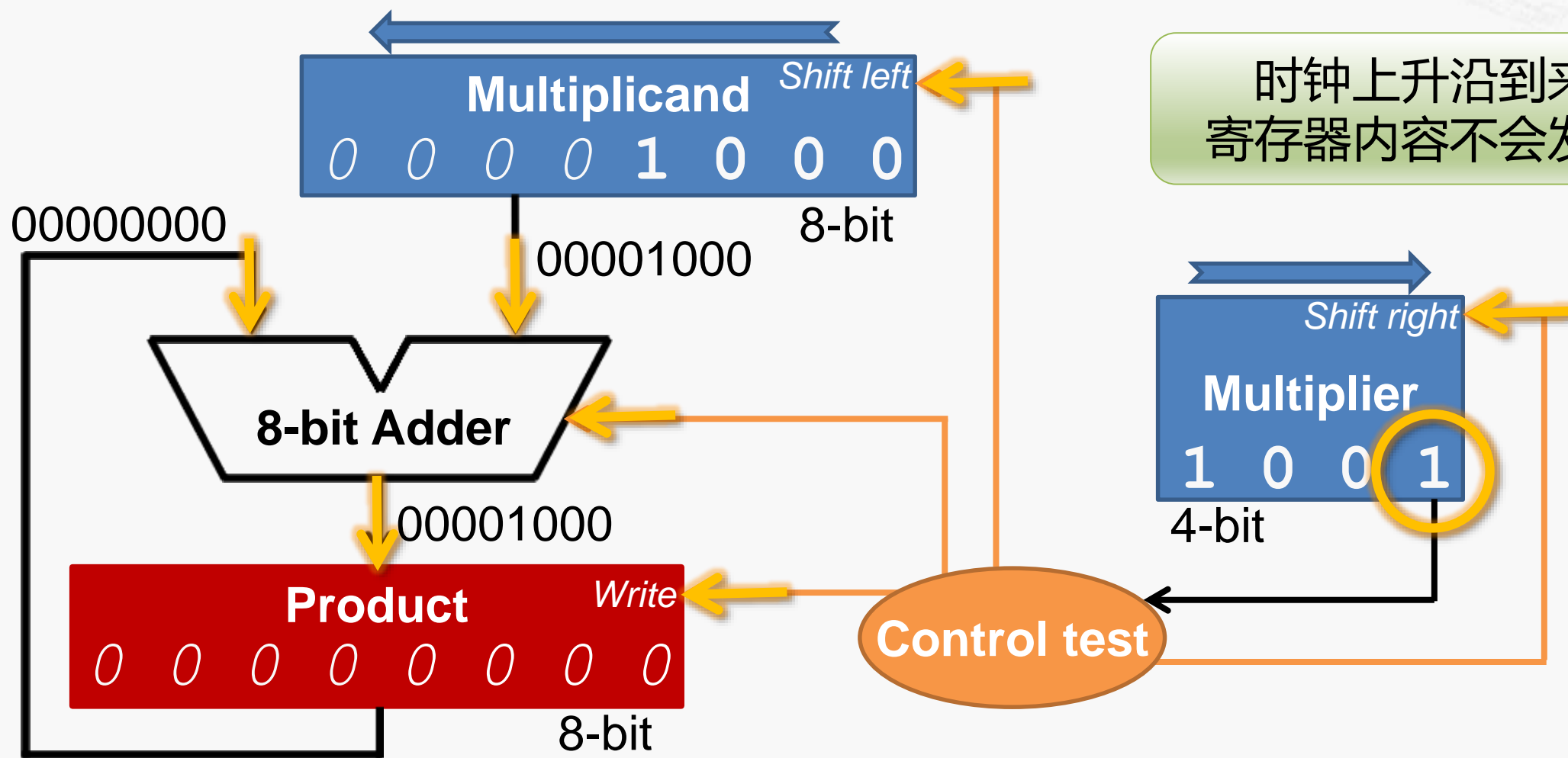
北京大学·慕课
计算机组成
制作人：陆俊林



N位乘法器的工作流程图

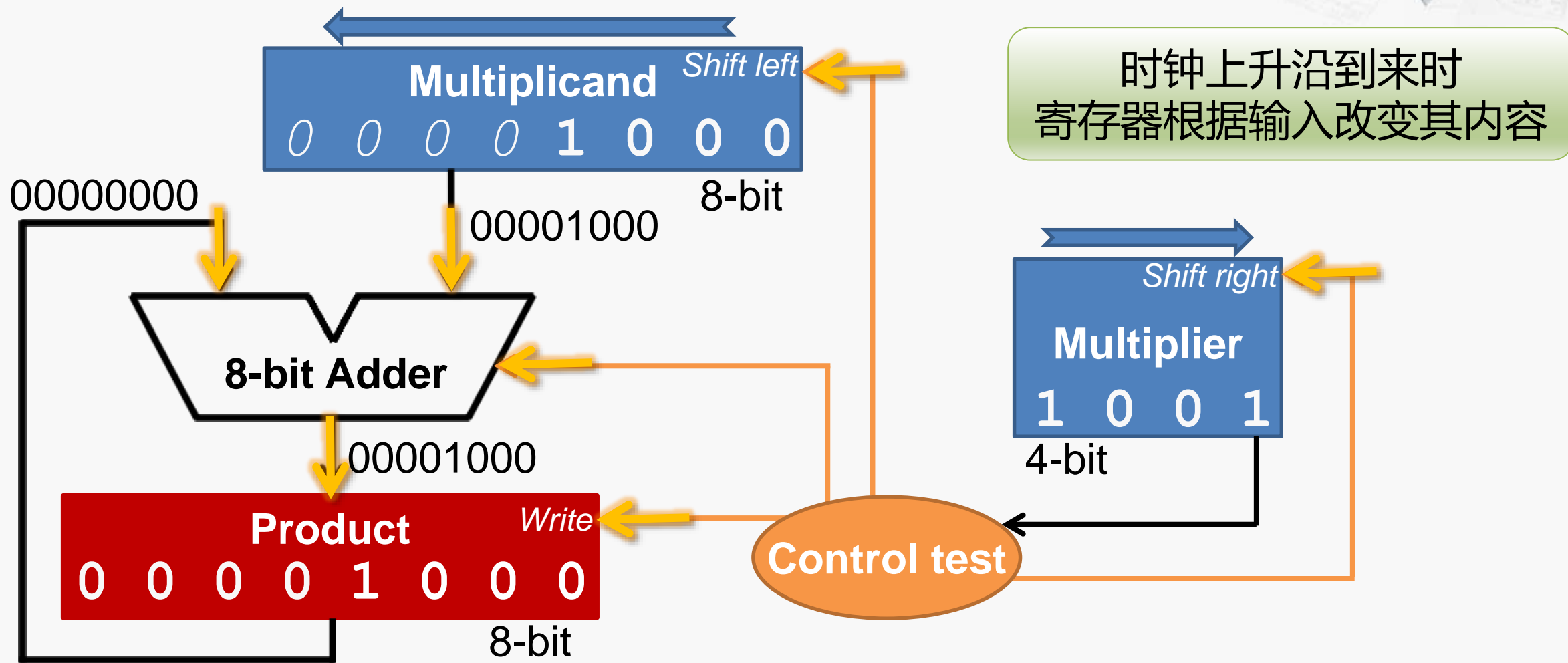


乘法器的优化1：加法移位并行

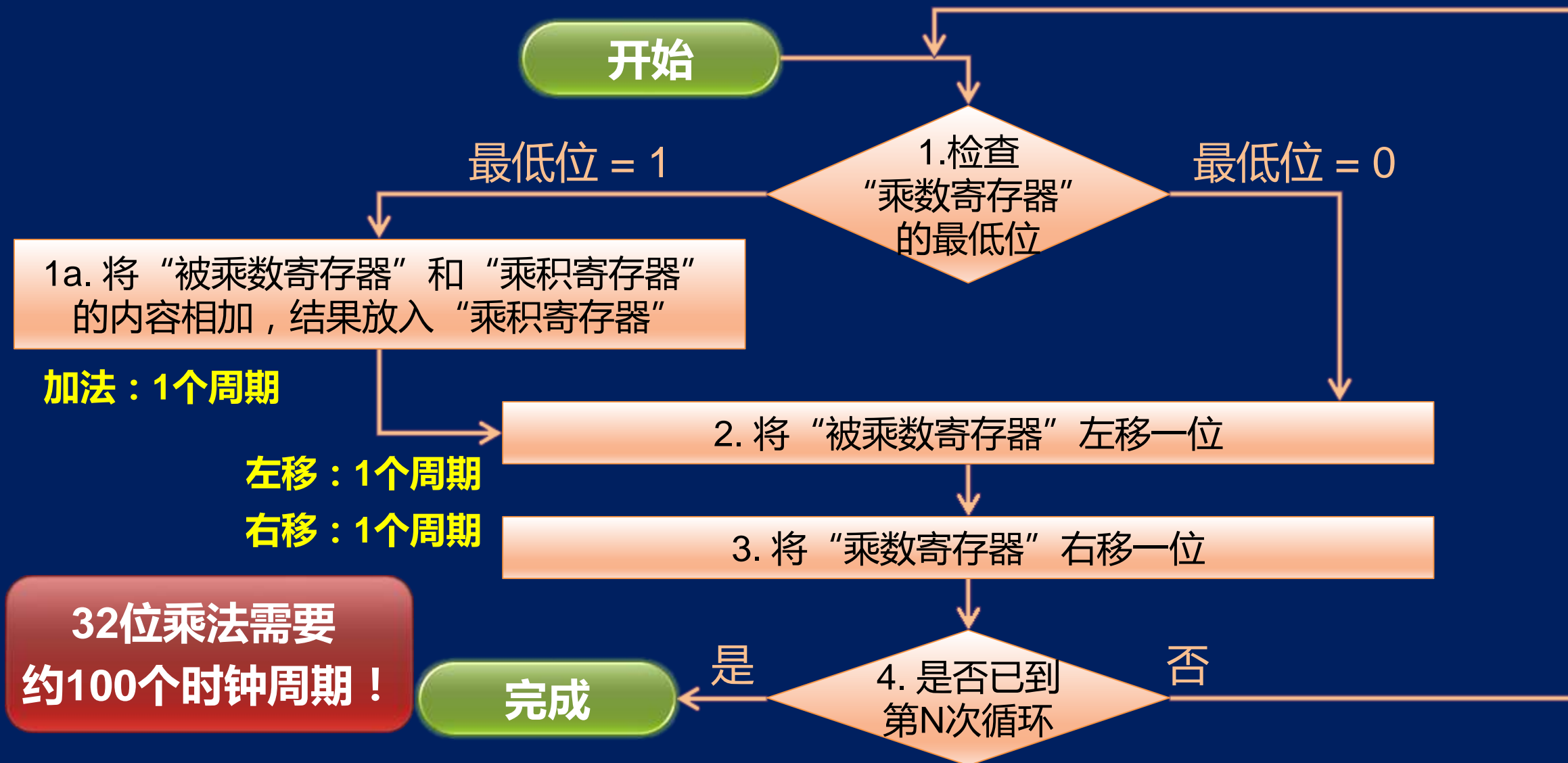


时钟上升沿到来之前
寄存器内容不会发生变化

乘法器的优化1：加法移位并行

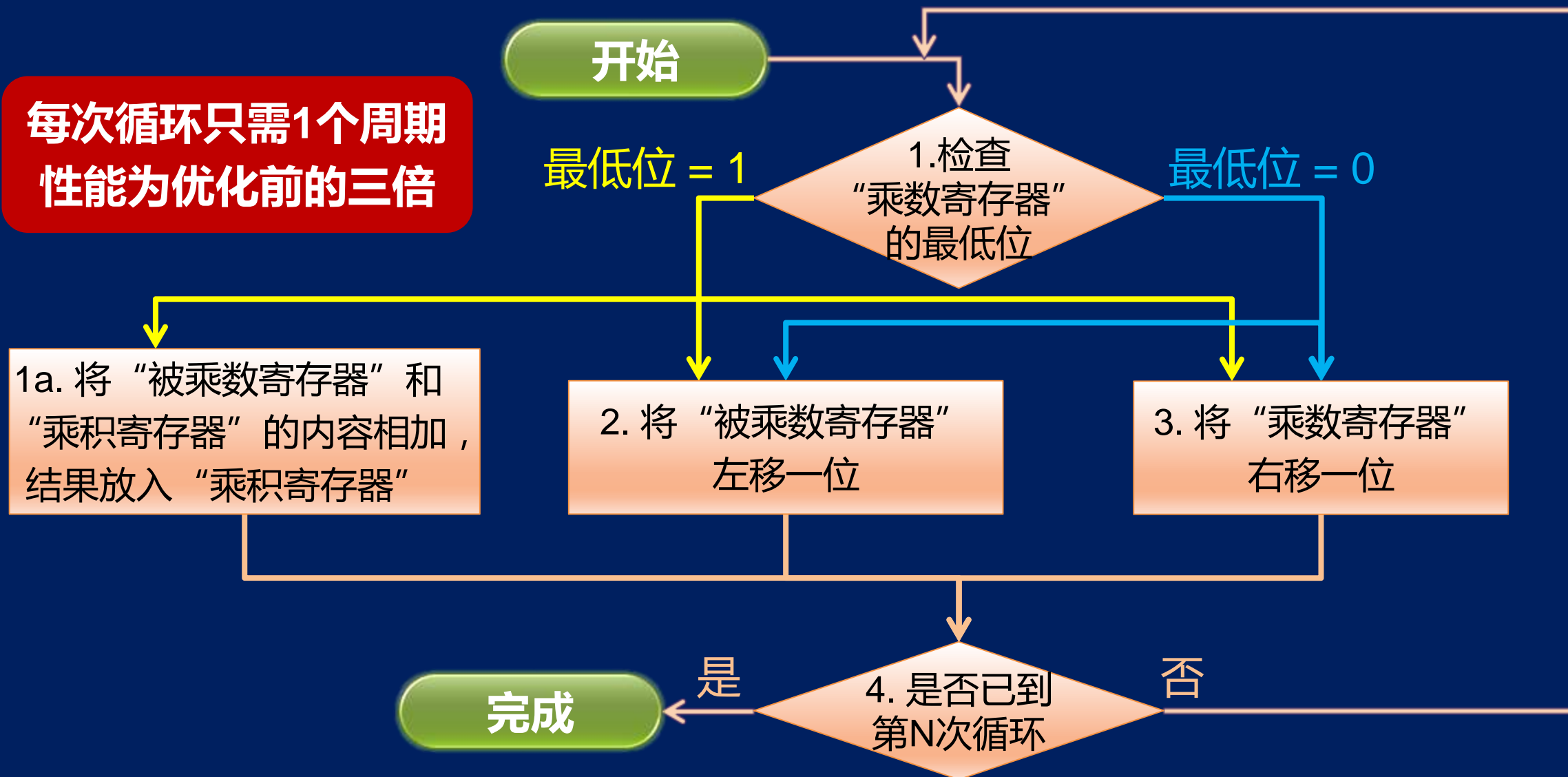


N位乘法器的工作流程图



N位乘法器的工作流程优化

每次循环只需1个周期
性能为优化前的三倍



本节小结



乘法器的优化1

北京大学·慕课
计算机组成
制作人：陆俊林

