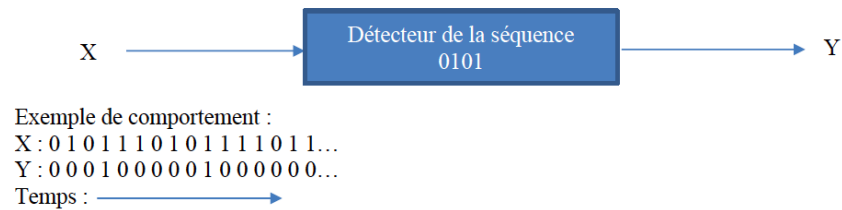


IFT 1215 H21 - Introduction aux systèmes informatiques

Démonstration Semaine 7

11 mars 2021

Concevoir un circuit séquentiel qui prend en entrée, séquentiellement, un à un, des bits et met 1 en sortie lorsque les quatre derniers bits lus sont 0101 et qui met 0 sinon. Il faut bien sûr mettre 0 en sortie quand moins de quatre bits ont été lus.



Vous devez :

- Créer un diagramme d'états ;
- Écrire une table de transition d'états ;
- Écrire une table de vérité en utilisant un encodage binaire en ordre pour les états ;
- Simplifier les équations en utilisant la méthode des tables de Karnaugh ;
- Dessiner le logigramme du circuit en utilisant les portes OU, ET et NON.