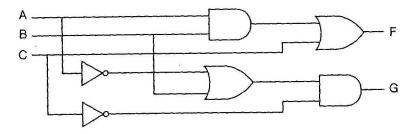
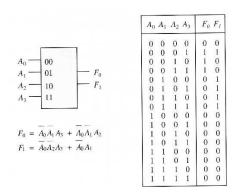
IFT 1215 Introduction aux systèmes informatiques Démonstration : Circuits Logiques Combinatoires 1 Exercices

- 1. (a) Montrer le diagramme logique d'une porte OU implémentée avec une porte NON ET et des portes NON.
 - (b) Montrer le diagramme logique d'une porte NON implémentée avec des portes NON ET.
 - (c) Montrer le diagramme logique d'une porte ET implémentée entièrement avec des portes NON ET.
- 2. Dessiner les diagrammes logiques de chacune des composantes de l'ensemble {ET, OU, NON} en utilisant seulement l'ensemble NOR.
- 3. Construire la table de vérité qui décrit le circuit logique suivant.



- 4. Construire la table de vérité pour une porte XOR à 4 entrées.
- 5. Calculer le nombre d'entrées des portes logiques de l'encodeur 4-2 illustré ci-dessous. Inclure les inverseurs.



6. Dessiner un circuit qui implémente la fonction f suivante en utilisant des portes ET, OU et NON.

$$f(A, B, C) = \overline{ABC} + \overline{AB}\overline{C} + AB\overline{C}$$

7. Dessiner un circuit logique qui implémente la fonction g suivante en utilisant des portes ET, OU et NON. Ne pas essayer de changer la forme de l'équation.

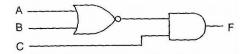
$$g(A,\,B,\,C,\,D,\,E) = \stackrel{-}{A}(BC + \stackrel{-}{B}\stackrel{-}{C}) + B(CD + E)$$

8. Les fonctions f et g suivantes sont-elles équivalentes ?

$$f(A, B, C) = ABC + A\overline{B}\overline{C}$$

 $g(A, B, C) = (A \oplus C)B$

9. Écrire une équation booléenne (sous la forme SOP sans parenthèses) quidécrit la fonction F telle que définie dans le circuit logique suivant.



10. Un comparateur à 4 bits est une composante qui prends 2 mots de 4 bits en entrée et qui produit un seul bit en sortie. Si les mots sont identiques, alors la sortie est 0 ; la sortie est 1 sinon. Dessiner un tel comparateur à 4 bits en utilisant n'importe quelles portes logiques.

Indice: Voir le comparateur à 4 bits comme 4 comparateur à 1 bit combinés.