

南大学

计算机学院

编译原理实验报告

简易 SysY 语言编译器的实现

2113644 于洋淼 2111445 马睿遥

年级: 2021 级

专业:物联网工程

指导教师:王刚

摘要

本实验结合理论课学习,构建了一个简易的 SysY 语言编译器,其中包含了词法分析,语法分析,类型检查,中间代码生成和目标代码生成五大模块。在课程给定的实验框架的基础上,结合理论课程学习,补充完善了简易 SysY 语言的编译器,除了支持基本的 SysY 语法特性之外,本小组还完成了数组、函数等部分进阶要求。

关键字: 词法分析, 语法分析, 类型检查, 中间代码生成, 目标代码生成, 编译器

目录

(一) 編译器整体结构 1. 词法分析 1 2. 语法分析 1 3. 类型检查 1 4. 中间代码生成 1 5. 目标代码生成 1 5. 目标代码生成 1 1. 词法分析 1 2. 语法分析 2 2. 语法分析 2 5. 目标代码生成 2 5. 目标代码生成 2 5. 目标代码生成 3 2 型检查 2 4. 中间代码生成 2 5. 目标代码生成 3 C. 函数定义 4 (三) 多维数组赋值 3 C. 函数定义 4 (三) 各级表达式 5 内、类型检查 7 (一) 隐式转换 7 (一) 隐式转换 7 (一) 隐式转换 7 (一) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 五、中间代码生成 10 五、中间代码生成 11 五、中间代码生成 11 「一) 控制流语句翻译 11 「一) 控制流语句描译 11 「一) 控制流语句描译 11 「一) 控制流语句描译 11 「一) 经制度通时报底 15 「一) 浮点数相关汇编代码 15 「一) 浮点数相关汇编代码 15 「一) 浮点数相关汇编代码 15 「一) 深点数相关汇编代码 15 「一) 经制度量量用限度定义 15	一、编	革器整体结构	1
2. 语法分析 1 3. 类型检查 1 4. 中间代码生成 1 5. 目标代码生成 1 (二) 小组分工 1 1. 河法分析 1 2. 语法分析 2 4. 中间代码生成 2 5. 目标代码生成 2 二、河法分析 2 三、诺法分析 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 内、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 15 八 目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	(-)	编译器整体结构	1
3. 类型检查 4. 中间代码生成 5. 目标代码生成 1. 5. 目标代码生成 1. 词法分析 1. 词法分析 2. 语法分析 3. 类型检查 4. 中间代码生成 5. 目标代码生成 5. 目标代码生成 5. 目标代码生成 5. 目标代码生成 7. 同法分析 三、 请法分析 三、 请法分析 三、 请法分析 (一) 多维数组赋值 3. (二) 函数定义 (三) 各级表达式 5. 万円 大學型检查 (一) 除式转换 (一) 常式转换 (一) 常量计算 (三) 返回值类型检查 (四) 数组初始化 10 五、中间代码生成 (一) 数组初始化 11 (二) 数组偏移量计算 12 (三) 数组偏移量计算 12 (三) 建立控制流图 13 六、 目标代码生成 (一) 浮点数相关汇编代码 15 1 ∨mov 指令 15 2 vstr 和 vldr 指令 3 浮点数运算 15 (二) 全局变量声明及定义 15		. 词法分析	1
4. 中间代码生成 1 5. 目标代码生成 1 1. 词法分析 1 1. 词法分析 1 2. 语法分析 1 3. 类型检查 2 4. 中间代码生成 2 5. 目标代码生成 2 5. 目标代码生成 3			1
5. 目标代码生成 1 (二) 小组分工 1 1. 词法分析 1 2. 语法分析 1 3. 类型检查 2 4. 中间代码生成 2 5. 目标代码生成 2 5. 目标代码生成 2 5. 目标代码生成 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 (四) 类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (二) 数组偏移量计算 11 (二) 数组偏移量计算 11 (二) 数组偏移量计算 12 (三) 数组偏移量计算 13 (一) 控制流语句翻译 11 (一) 控制流语句翻译 11 (一) 数组偏移量计算 12 (三) 数组偏移量计算 12 (三) 数组偏移量计算 13 (二) 数组偏移量计算 13 (二) 数组偏移量计算 15 (二) 类点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15		. 类型检查	1
(二) 小组分工 1 1. 词法分析 1 2. 语法分析 1 3. 类型检查 2 4. 中间代码生成 2 5. 目标代码生成 2 二、 词法分析 2 二、 词法分析 3 二、 词法分析 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (一) 隐式转换 7 (一) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 1、 vmov 指令 15 2、 vstr 和 vldr 指令 15 3、 浮点数运算 15 (二) 全局变量声明及定义 15		. 中间代码生成	1
(二) 小组分工 1 1. 词法分析 1 2. 语法分析 1 3. 类型检查 2 4. 中间代码生成 2 5. 目标代码生成 2 二、 词法分析 2 二、 词法分析 3 二、 词法分析 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (一) 隐式转换 7 (一) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 1、 vmov 指令 15 2、 vstr 和 vldr 指令 15 3、 浮点数运算 15 (二) 全局变量声明及定义 15		. 目标代码生成	1
2. 语法分析 1 3. 类型检查 2 4. 中间代码生成 2 5. 目标代码生成 2 二、词法分析 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	(二)	小组分工	1
3. 类型检查 2 4. 中间代码生成 2 5. 目标代码生成 2 二、 河法分析 2 三、 语法分析 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15		. 词法分析	1
4. 中间代码生成 2 5. 目标代码生成 2 二、词法分析 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15			1
5. 目标代码生成 2 二、同法分析 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15		. 类型检查	2
5. 目标代码生成 2 二、同法分析 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15		. 中间代码生成	2
三、语法分析 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15		. 目标代码生成	2
三、语法分析 3 (一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15			
(一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	二、词	去分析	2
(一) 多维数组赋值 3 (二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	= H	北公城	9
(二) 函数定义 4 (三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	•		
(三) 各级表达式 5 四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	, ,		
四、类型检查 7 (一) 隐式转换 7 (二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	, ,		
 (一) 隐式转换 (二) 常量计算 (三) 返回值类型检查 (四) 数组初始化 10 五、中间代码生成 (一) 控制流语句翻译 (二) 数组偏移量计算 (三) 建立控制流图 六、目标代码生成 (一) 浮点数相关汇编代码 15 (一) 浮点数相关汇编代码 15 2. vstr 和 vldr 指令 3. 浮点数运算 (二) 全局变量声明及定义 15 	(二)	台级农处式	Э
(二) 常量计算 8 (三) 返回值类型检查 10 (四) 数组初始化 10 五、中间代码生成 11 (一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	四、类	型检查	7
(三) 返回值类型检查10(四) 数组初始化10五、中间代码生成11(一) 控制流语句翻译11(二) 数组偏移量计算12(三) 建立控制流图13六、目标代码生成15(一) 浮点数相关汇编代码151. vmov 指令152. vstr 和 vldr 指令153. 浮点数运算15(二) 全局变量声明及定义15	(→)	隐式转换	7
(四)数组初始化10五、中间代码生成11(一)控制流语句翻译11(二)数组偏移量计算12(三)建立控制流图13六、目标代码生成15(一)浮点数相关汇编代码151. vmov 指令152. vstr 和 vldr 指令153. 浮点数运算15(二)全局变量声明及定义15	(二)	常量计算	8
五、中间代码生成11(一) 控制流语句翻译11(二) 数组偏移量计算12(三) 建立控制流图13六、目标代码生成15(一) 浮点数相关汇编代码151. vmov 指令152. vstr 和 vldr 指令153. 浮点数运算15(二) 全局变量声明及定义15	(三)	返回值类型检查	10
(一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	(四)	数组初始化	10
(一) 控制流语句翻译 11 (二) 数组偏移量计算 12 (三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15			
(二)数组偏移量计算 12 (三)建立控制流图 13 六、目标代码生成 15 (一)浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二)全局变量声明及定义 15			
(三) 建立控制流图 13 六、目标代码生成 15 (一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	` ′		
六、目标代码生成15(一) 浮点数相关汇编代码151. vmov 指令152. vstr 和 vldr 指令153. 浮点数运算15(二) 全局变量声明及定义15	` ′		12
(一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	(三)	建立控制流图	13
(一) 浮点数相关汇编代码 15 1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	六 目	示代码生成	15
1. vmov 指令 15 2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15			
2. vstr 和 vldr 指令 15 3. 浮点数运算 15 (二) 全局变量声明及定义 15	, ,		
3. 浮点数运算			
(二) 全局变量声明及定义 15			
	(三)	至周文量广列及定义 · · · · · · · · · · · · · · · · · · ·	

一、 编译器整体结构

(一) 编译器整体结构

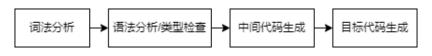


图 1: 编译器整体结构

1. 词法分析

词法分析阶段完成了将源代码的字符序列转化为一系列的 token。功能上实现了跳过空白字符及注释、识别整形和浮点数、识别关键字、识别标识符、识别 sysy 库函数并添加进符号表。

2. 语法分析

语法分析主要完成了语法树的构建。这部分根据设计的 CFG 文法以及词法分析阶段识别出来的 token 来构建语法树节点、将标识符添加到对应的符号表中、确定变量及函数返回值类型、确定数组各个维度下标。

3. 类型检查

类型检查阶段主要完成了表达式类型检查、函数调用参数列表检查、函数返回值类型检查, 对语法树上子树均为字面值常量的节点的数值计算。

4. 中间代码生成

中间代码生成主要完成了对数据流和控制流语句的 IR 代码生成。数据流语句翻译包括了表达式运算、变量声明与赋值、函数参数声明与赋值、数组偏移量计算;控制流语句翻译实现了通过回填技术翻译 break、continue、while 等语句;对 bool/int/float 的隐式转换。

5. 目标代码生成

目标代码生成阶段主要完成了根据中间代码结果翻译出 arm 汇编代码。完成了寄存器分配、浮点数单独的汇编指令、开辟栈帧与恢复栈帧、函数调用前后寄存器及栈寄存器的保存与恢复。

(二) 小组分工

1. 词法分析

本人负责十六进制数正则表达式编写、库函数识别以及符号表构建;马睿遥同学负责关键字、标识符、浮点数识别。

2. 语法分析

本人负责多维数组赋值表达式、函数定义与调用、函数作用域及对应符号表创建;马睿遥同学负责加法级表达式、乘法级表达式、条件表达式、分支及循环语句。

二、 词法分析 编译原理实验报告

3. 类型检查

本人负责函数调用参数列表检查、函数返回值检查、以及实际上在中间代码生成阶段实现的 隐式转换:马睿遥同学负责常量计算、变量常量初始化。

4. 中间代码生成

本人负责控制流语句翻译、truelist/falselist 的回填、数组偏移量计算;马睿遥同学负责基本 IR 指令生成、函数定义及调用。

5. 目标代码生成

本人负责寄存器分配、全局变量声明及定义、函数调用栈帧调整;马睿遥同学负责数组相关 汇编代码、浮点数相关汇编代码。

二、词法分析

词法分析大体上可以分为设计正则式识别 token, 设计对应 token 的操作 (添加 sysy 函数到符号表、识别标识符传递给语法分析阶段等)

词法分析示例

```
INTEGER ([1-9][0-9]*|0)
  OCTAL (0[0-7][0-7]*)
  HEXAL (0(x|X)[0-9a-fA-F][0-9a-fA-F]*)
  FLOATING ((([0-9]*[.][0-9]*([eE][+-]?[0-9]+)?)|([0-9]+[eE][+-]?[0-9]+))[fLlL]
       ]?)
    \text{HEXADECIMAL\_FLOAT } (0 \text{ [xX]} (([0-9\text{A}-\text{Fa}-f]*[.][0-9\text{A}-\text{Fa}-f]*([pP][+-]?[0-9]+)?) \\
       |([0-9A-Fa-f]+[pP][+-]?[0-9]+))[fLlL]?)
   ID [[:alpha:]_][[:alpha:][:digit:]_]*
   /* 结束符 */
  EOL (\r \n \n \r)
   /* 空白符 */
  WHITE [\t]
   /* 单行注释, //开始后匹配任意非\n字符 */
  |COMMENT(\/\/[^\n]*)|
  /* 多行注释 */
  commentbegin "/*"
   /* 任意字符都有效 */
   commentelement .
   commentline \n
   commentend "*/"
   %x COMMENT
20
21
   {ID} {
22
       char *lexeme;
       //dump\_tokens("ID\t%s\n", yytext);
24
       lexeme = new char[strlen(yytext) + 1];
       strcpy(lexeme, yytext);
```

```
yylval.strtype = lexeme;
   return ID;
}
"putint" {
   //dump\_tokens("ID\t%s\n", yytext);
   char *lexeme = new char[strlen(yytext) + 1];
   strcpy(lexeme, yytext);
   yylval.strtype = lexeme;
    if (identifiers -> lookup (yytext) == nullptr) {//符号表内未找到, 插入
       vector<Type*> vec; //形参类型表
       vec.push_back(TypeSystem::intType);
       Type* funcType = new FunctionType(TypeSystem::voidType, vec);//返回类
           型void,参数int
       SymbolTable* globalSymbolTable = identifiers; // 全局符号表
       while(globalSymbolTable->getPrev() != nullptr) {globalSymbolTable =
           globalSymbolTable->getPrev();}
       SymbolEntry* entry = new IdentifierSymbolEntry(funcType, yytext, 0);
       globalSymbolTable->install(yytext, entry);
   return ID;
```

三、 语法分析

(一) 多维数组赋值

多维数组初始化列表的文法书写上使用 list 和 val 相互嵌套,可以实现多维数组赋值表达式 (比如 1,2,3,4)。

多维数组赋值

```
16
17 // 数组常量初始化列表
18 ConstInitValList COMMA ConstInitVal{ // 可以嵌套多个{}
19 InitValNode* node = (InitValNode*)$1;
19 node->addNext((InitValNode*)$1;
20 $$ = node;
21 $$
22 $$ |
23 $$ | ConstInitVal{ // 可以嵌套多个{}
23 InitValNode* newNode = new InitValNode(true);
25 newNode->addNext((InitValNode*)$1);
26 $$ = newNode;
27 $$ = newNode;
28 }
29 ;
```

(二) 函数定义

函数定义需要函数名及返回类型、参数列表、函数体。在识别到参数列表时创建新的符号表并压入符号表栈,在函数体结束后弹出符号表。

函数定义

```
// 函数定义
FuncDef
    : Type ID {
        Type *funcType;
        funcType = new FunctionType($1,{});
        SymbolEntry *se = new IdentifierSymbolEntry(funcType, $2, identifiers
           ->getLevel());
        identifiers -> install ($2, se);
        identifiers = new SymbolTable(identifiers);
    }
       LPAREN FuncParams{
        SymbolEntry *se;
        se = identifiers -> lookup($2);
        assert (se != nullptr);
        if ($5!=nullptr) {
            //将函数参数类型写入符号表
            ((FunctionType*)(se->getType()))->setparamsType(((
                FuncDefParamsNode*)$5)->getParamsType());
        }
       RPAREN BlockStmt { // 释放符号表
        SymbolEntry *se;
        se = identifiers -> lookup($2);
        assert (se != nullptr);
        $$ = new FunctionDef(se, (FuncDefParamsNode*)$5, $8);
        SymbolTable *top = identifiers;
        identifiers = identifiers ->getPrev();
```

```
26 delete top;

27 delete [] $2;

28 }

29 ;
```

(三) 各级表达式

设计 cfg 文法需要注意各级表达式的优先级。重点要注意单目表达式 > 乘法级表达式 > 加 法级表达式 > 关系表达式

各级表达式示例

```
// 加法级表达式
   AddExp
       : MulExp {
            \$\$ = \$1;
       }
       | AddExp ADD MulExp {
            SymbolEntry *se;
            if($1->getType()->isInt() && $3->getType()->isInt()){
                se = new TemporarySymbolEntry(TypeSystem::intType, SymbolTable::
                    getLabel());
            }
            else {
                se \ = \ new \ Temporary Symbol Entry (\ Type System::float Type\ , \ Symbol Table
                    :: getLabel());
            $$ = new BinaryExpr(se, BinaryExpr::ADD, $1, $3);
         AddExp SUB MulExp {
            SymbolEntry *se;
            if(\$1->getType()->isInt() \&\& \$3->getType()->isInt())
                se = new TemporarySymbolEntry(TypeSystem::intType, SymbolTable::
                    getLabel());
            }
            else\,\{
                se = new TemporarySymbolEntry(TypeSystem::floatType, SymbolTable)
                    :: getLabel());
            $$ = new BinaryExpr(se, BinaryExpr::SUB, $1, $3);
       }
   // 乘法级表达式
   MulExp
       : UnaryExp {
            \$\$ = \$1;
31
       | MulExp MUL UnaryExp {
```

```
SymbolEntry *se;
           if($1->getType()->isInt() && $3->getType()->isInt()){
               se \ = \ new \ TemporarySymbolEntry (\ TypeSystem::intType \ , \ SymbolTable::
                   getLabel());
           }
           else{
               se = new TemporarySymbolEntry(TypeSystem::floatType, SymbolTable
                   :: getLabel());
           $$ = new BinaryExpr(se, BinaryExpr::MUL, $1, $3);
       | MulExp DIV UnaryExp {
           SymbolEntry *se;
           if($1->getType()->isInt() && $3->getType()->isInt()){
               se = new TemporarySymbolEntry(TypeSystem::intType, SymbolTable::
                   getLabel());
           }
           else{
               se = new TemporarySymbolEntry(TypeSystem::floatType, SymbolTable
                   :: getLabel());
           $$ = new BinaryExpr(se, BinaryExpr::DIV, $1, $3);
       | MulExp MOD UnaryExp {
           SymbolEntry *se;
           if($1->getType()->isInt() && $3->getType()->isInt()){
               se = new TemporarySymbolEntry(TypeSystem::intType, SymbolTable::
                   getLabel());
           }
           else{
               se = new TemporarySymbolEntry(TypeSystem::floatType, SymbolTable
                   :: getLabel());
           $$ = new BinaryExpr(se, BinaryExpr::MOD, $1, $3);
       }
64
   // 非数组表达式
   UnaryExp
       : PrimaryExp {
67
           \$\$ = \$1;
       | ID LPAREN FuncCallParams RPAREN { //mark 函数调用,和一元表达式属于一个
           优先级
           SymbolEntry *se;
           se = identifiers->lookup($1);
           if (se == nullptr)
```

四、 类型检查 编译原理实验报告

```
fprintf(stderr\,,\ "identifier\ \"\%s\" is\ undefined\n"\,,\ (char*)\$1)\,;
        delete [](char*)$1;
        assert (se != nullptr);
    SymbolEntry *tmp = new TemporarySymbolEntry(se->getType(),
        SymbolTable::getLabel());
    $$ = new FuncCallNode(tmp, new Id(se), (FuncCallParamsNode*)$3);
 ADD UnaryExp {
    \$\$ = \$2;
}
| SUB UnaryExp {
    SymbolEntry *tmp = new TemporarySymbolEntry($2->getType(),
        SymbolTable::getLabel());
    $$ = new UnaryExpr(tmp, UnaryExpr::SUB, $2);
}
| NOT UnaryExp {
    SymbolEntry *tmp = new TemporarySymbolEntry($2->getType(),
        SymbolTable::getLabel());
    $$ = new UnaryExpr(tmp, UnaryExpr::NOT, $2);
}
```

四、类型检查

(一) 隐式转换

隐式转换的主要实现在中间代码生成阶段,对于 int 和 float 的转换、bool->int 的转换,在 类型检查阶段只是检查是否需要隐式转换,如果需要隐式转换则不会报类型错误,而是添加指令 留到中间代码生成阶段实现;对于 int 到 bool 的转换,则需要在类型转换阶段实现,添加一个 该 int 值与 0 的比较节点。

隐式转换

```
// int->bool示例
void IfStmt::typeCheck(Node** parentToChild)
{
    cond->typeCheck((Node**)&(this->cond));

// int到bool的隐式转换(如果虽然不是bool但是是个常量,则比较这个值和0)
    if(!cond->getSymPtr()->getType()->isBool() || cond->getSymPtr()->
        isConstant()) {
        Constant* zeroNode = new Constant(new ConstantSymbolEntry(TypeSystem :: constIntType, 0));// 创建一个0节点
        TemporarySymbolEntry* tmpSe = new TemporarySymbolEntry(TypeSystem:: boolType, SymbolTable::getLabel());// 创建一个临时的bool符号表项
        BinaryExpr* newCond = new BinaryExpr(tmpSe, BinaryExpr::NOTEQUAL, zeroNode, cond);// 创建一个新的表达式,比较原条件语句和0是否不相
```

四、 类型检查 编译原理实验报告

```
cond = newCond;
   }
// 其余的隐式转换
Operand* Node::typeCast(Type* targetType, Operand* operand) {
   // 首先判断是否真的需要类型转化
    if (!TypeSystem::needCast(operand->getType(), targetType)) {
        return operand;
   }
   BasicBlock *bb = builder->getInsertBB();
   Function *func = bb->getParent();
   Operand* retOperand = new Operand(new TemporarySymbolEntry(targetType,
       SymbolTable::getLabel());
   // bool 到 int 的转换,符号扩展
    if(operand->getType()->isBool() && targetType->isInt()) {
       new \ \ ZextInstruction (operand \, , \ retOperand \, , \ bb) \, ;
   // int 到 float 的转换
    else if(operand->getType()->isInt() && targetType->isFloat()) {
        new IntFloatCastInstructionn (IntFloatCastInstructionn::I2F, operand,
           retOperand, bb);
   }
   // float 到 int 的转换
    else if (operand->getType()->isFloat() && targetType->isInt()) {
        new IntFloatCastInstructionn (IntFloatCastInstructionn::F2I, operand,
           retOperand, bb);
   return retOperand;
```

(二) 常量计算

在语法分析结束构建好了语法树后,可以将子树为常量的节点的值计算出来,替换为字面值常量,这样之后无论是生成中间代码还是目标代码都可以直接用字面值。

首先对于两个运算数执行类型检查,判断两个运算数是否为常量,如果均为常量,则根据运算符对该表达式节点进行计算,并且生成新的字面值常量节点保存计算结果,注意这里要区分 int/float。

常量计算

```
// 检查左右孩子
expr1->typeCheck((Node**)&(this->expr1));
expr2->typeCheck((Node**)&(this->expr2));
// 检查左右孩子是否为void函数返回值

Type* realTypeLeft = expr1->getType()->isFunc() ? ((FunctionType*)expr1->
getType())->getRetType() : expr1->getType();
```

四、类型检查编译原理实验报告

```
if (!realTypeLeft->calculatable()) {
    exit (EXIT_FAILURE);
Type* realTypeRight = expr2->getType()->isFunc() ? ((FunctionType*)expr2->
   getType())->getRetType(): expr2->getType();
if (!realTypeRight->calculatable()){
    exit (EXIT_FAILURE);
//左右子树均为常数, 计算常量值, 替换节点
if (realTypeLeft->isConst() && realTypeRight->isConst()){
    SymbolEntry *se;
    // 如果该节点结果的目标类型为bool
    if(this->getType()->isBool()) {
        bool val = 0;
        float leftValue = expr1->getSymPtr()->isConstant() ? ((
            ConstantSymbolEntry*)(expr1->getSymPtr()))->getValue() : ((
            IdentifierSymbolEntry*)(expr1->getSymPtr()))->value;
        float rightValue = expr2->getSymPtr()->isConstant() ? ((
            ConstantSymbolEntry*)(expr2->getSymPtr()))->getValue() : ((
            IdentifierSymbolEntry*) (\,expr2-\!\!>\!\!getSymPtr()\,)\,)\!-\!\!>\!\!value\,;
        switch (op)
        case AND:
            val = leftValue && rightValue;
        break;
        case OR:
            val = leftValue || rightValue;
        break:
        case LESS:
            val = leftValue < rightValue;
        break;
        case LESSEQUAL:
            val = leftValue <= rightValue;
        break;
        case GREATER:
            val = leftValue > rightValue;
        break;
        case GREATEREQUAL:
            val = leftValue >= rightValue;
        break;
        case EQUAL:
            val = leftValue == rightValue;
        break;
        case NOTEQUAL:
            val = leftValue != rightValue;
        break;
        se = new ConstantSymbolEntry(TypeSystem::constBoolType, val);
```

四、 类型检查 编译原理实验报告

```
}
Constant* newNode = new Constant(se);

*parentToChild = newNode;
}
```

(三) 返回值类型检查

检查函数返回值依次检查是否出现返回语句不在函数中、void 有返回值、非 void 无返回值、返回值类型与函数返回类型不匹配的情况。

返回值类型检查

```
// 返回语句
   void ReturnStmt::typeCheck(Node** parentToChild)
      // 不在函数中,错误
      if(returnType == nullptr){
          fprintf(stderr, "return statement outside functions\n");
          exit (EXIT_FAILURE);
      }
      // 返回void类型, 但是有返回值, 错误
      else if (returnType->isVoid() && retValue!=nullptr){
          fprintf(stderr, "value returned in a void() function\n");
          exit (EXIT_FAILURE);
      // 返回非void类型, 但是没有返回值, 错误
      else if (!returnType->isVoid() && retValue=nullptr){
          fprintf(stderr, "expected a %s type to return, but returned nothing\n
              ", returnType->toStr().c_str());
          exit (EXIT_FAILURE);
      }
      //检查非void语句的返回值类型
19
      if (!returnType->isVoid()){
          retValue->typeCheck((Node**)&(retValue));
      this->retType = returnType;
      funcReturned = true;//都正确才正确
```

(四) 数组初始化

类型检查阶段要计算数组各个维度大小,并将数组各个维度大小保存下来。

对标识符进行类型检查的时候,判断当前的符号表项对应的类型是否为数组类型,如果是数组类型,则对 indices 进行类型检查。对 indices 完成了类型检查之后,判断当前的 ArrayType 中维度域是否被初始化过,如果没有被初始化则需要对该维度域进行初始化。

数组初始化

```
void Id::typeCheck(Node** parentToChild)
```

```
// 如果当前标识符是数组且具有索引
   if (isArray() && indices != nullptr)
       // 进行数组索引的类型检查
       indices-typeCheck(nullptr);
       // 如果数组的维度为空、需要根据索引初始化数组的维度
       if ((getType()->isIntArray() && dynamic_cast<IntArrayType*>(getType()
           )->getDimensions().empty()) ||
           (getType()->isConstIntArray() && dynamic cast<ConstIntArrayType
              *>(getType())->getDimensions().empty()) ||
           (getType()->isFloatArray() && dynamic_cast<FloatArrayType*>(
              getType())->getDimensions().empty()) ||
           (getType()->isConstFloatArray() && dynamic_cast<
              ConstFloatArrayType*>(getType())->getDimensions().empty()))
       {
           // 初始化符号表中的数组维度信息
           indices ->initDimInSymTable((IdentifierSymbolEntry*)getSymPtr());
       }
   }
}
```

五、 中间代码生成

(一) 控制流语句翻译

控制流语句要求实现短路求值。我们为每个结点设置两个综合属性 true-list 和 false-list,它们是跳转目标未确定跳转指令列表,true-list 中为无条件跳转指令跳转与条件跳转指令条件为真时的跳转指令,false-list 为条件跳转指令条件为假时的跳转指令,这些指令的目标基本块在翻译当前结点时尚不能确定,等到翻译其祖先结点能确定这些目标基本块时进行回填。

以下面这段代码为例,如果 op 为 AND,那么只有表达式 1 为真才有必要去计算表达式 2。在表达式 1 进行 genCode 的时,表达式 1 不知道自己结果为真和结果为假应该跳转到哪。当表达式 1 代码生成结束后,我们才知道表达式 2 的基本块,这时候把表达式 2 的基本块回填到表达式 1 的 ture-list 中,而表达式 1 为假的跳转位置应该是整个 and 表达式为假的跳转位置,这部分交给父节点回填。

对于关系运算,运算结果会出现真假两个分支,新建三个基本块,对于 true-list,添加一个条件为真时跳转到为真基本块,条件为假跳转到中转基本块;对于 false-list,添加一个从中转基本块跳转到为假基本块的无条件跳转指令。这样做的目的是为了在 false-list 进行回填后,true-list中的指令依旧能跳转到正确的为假位置。

控制流语句

```
// 二元表达式
void BinaryExpr::genCode()
{
BasicBlock *bb = builder->getInsertBB();
```

```
Function *func = bb->getParent();
Type* maxType = TypeSystem::getMaxType(expr1->getSymPtr()->getType(),
   expr2->getSymPtr()->getType());
if (op = AND)
{
    BasicBlock *trueBB = new BasicBlock(func); // if the result of lhs
       is true, jump to the trueBB.
    IsgenBranch = 1;
    expr1->genCode();//expr1在gencode时候不知道自己的truelist和falselist
    backPatch(expr1->trueList(), trueBB);//现在知道了是expr2的bb,回填
    builder->setInsertBB(trueBB);//设置表达式2的插入点
    expr2->genCode();
    true_list = expr2->trueList();
    false_list = merge(expr1->falseList(), expr2->falseList());//无法得知
       falselit,等着父节点回填
}
else if (op == OR)
    BasicBlock *falseBB = new BasicBlock(func);
    IsgenBranch = 1;
    expr1->genCode();// 和and相反,and是truelist,or是falselist
    backPatch(expr1->falseList(), falseBB);
    builder->setInsertBB(falseBB);
    expr2->genCode();
    true_list = merge(expr1->trueList(), expr2->trueList());
    false_list = expr2->falseList();
else if (op >= LESS && op <= NOTEQUAL)
    if(IsgenBranch > 0){
        // 跳转目标block
        BasicBlock* bb1, *bb2, *bb3;
       bb1 = new BasicBlock(func);
        bb2 = new BasicBlock(func);
        bb3 = new BasicBlock(func);
        true_list.push_back(new CondBrInstruction(bb1, bb3, dst, bb));
        false list.push back(new UncondBrInstruction(bb3, bb2));
}
```

(二) 数组偏移量计算

在中间代码生成阶段计算出数组元素的偏移量,通过遍历数组各个维度,计算偏移量并不断更新。

数组偏移量

// 计算数组元素的偏移

```
for (unsigned int i = 1; indices!=nullptr && i < indices->exprList.size(); i
      ++) {
       Operand* dim_i = new Operand(new ConstantSymbolEntry(TypeSystem::
           constIntType, dimensions[i]);
       TemporarySymbolEntry* se1 = new TemporarySymbolEntry(TypeSystem::intType,
            SymbolTable::getLabel());
       Operand* offset1 = new Operand(se1);
       new BinaryInstruction (BinaryInstruction::MUL, offset1, offset, dim_i, bb)
           ; // offset1 = offset * dimensions[i]
       TemporarySymbolEntry* se2 = new TemporarySymbolEntry(TypeSystem::intType,
            SymbolTable::getLabel());
       offset = new Operand(se2);
       new BinaryInstruction (BinaryInstruction::ADD, offset, offset1, indices->
           exprList[i]->getOperand(), bb); // offset = offset1 + indices[i]
   }
   // 索引维度 < 总维度,需要再乘一次最后的维度
   if (indices!=nullptr && indices->exprList.size() < dimensions.size()){
       Operand*\ dim\_i = new\ Operand(new\ ConstantSymbolEntry(TypeSystem::
           constIntType , dimensions[indices->exprList.size()]));
       TemporarySymbolEntry* se1 = new TemporarySymbolEntry(TypeSystem::intType,
            SymbolTable::getLabel());
       Operand* offset1 = new Operand(se1);
       new BinaryInstruction (BinaryInstruction::MUL, offset1, offset, dim_i, bb)
           ; // offset1 = offset * dimensions[i]
       offset = offset1;
19
   }
   Operand* offset1 = nullptr;
   if (indices!=nullptr) {
       TemporarySymbolEntry* se1 = new TemporarySymbolEntry(TypeSystem::intType,
            SymbolTable::getLabel());
       offset1 = new Operand(se1);
       Operand* align = new Operand(new ConstantSymbolEntry(TypeSystem::
           constIntType , 4));
       new BinaryInstruction (BinaryInstruction::MUL, offset 1, offset , align, bb)
           ; // \text{ offset } 1 = \text{ offset } * 4
   }
   else{
29
       offset1 = new Operand(new ConstantSymbolEntry(TypeSystem::constIntType,
           0));
```

(三) 建立控制流图

遍历所有基本块,对于每个基本块,首先清除 ret 之后的全部指令,然后获取该块的最后一条指令,对于有条件的跳转指令,需要对其 true 分支和 false 分支都设置控制流关系;对于无条

件的跳转指令,只需要对其目标基本块设置控制流关系即可。

控制流图

```
void FunctionDef::genCode()
{
   // 遍历Function中所有的BasicBlock,在各个BasicBlock之间建立控制流关系
   for (auto block = func->begin(); block != func->end(); block++) {
       // 清除ret之后的全部指令
       Instruction* index = (*block)->begin();
       while(index != (*block)->end()) {
           if(index->isRet()) {
               while(index != (*block)->rbegin()) {
                   (*block)->remove(index->getNext());
               }
               break;
           }
           index = index->getNext();
       }
       // 获取该块的最后一条指令
       Instruction* last = (*block)->rbegin();
       // (*block)->output();
       // 对于有条件的跳转指令,需要对其true分支和false分支都设置控制流关系
       if (last->isCond()) {
           BasicBlock *trueBlock = dynamic_cast<CondBrInstruction*>(last)->
              getTrueBranch();
           BasicBlock *falseBlock = dynamic_cast<CondBrInstruction*>(last)->
              getFalseBranch();
           (*block)->addSucc(trueBlock);
           (*block)->addSucc(falseBlock);
           trueBlock->addPred(*block);
           falseBlock->addPred(*block);
       }
       // 对于无条件的跳转指令, 只需要对其目标基本块设置控制流关系即可
       if (last->isUncond()) {
           BasicBlock* dstBlock = dynamic_cast<UncondBrInstruction*>(last)->
              getBranch();
           (*block)->addSucc(dstBlock);
           dstBlock->addPred(*block);
       }
   }
}
```

六、 目标代码生成

(一) 浮点数相关汇编代码

1. vmov 指令

使用浮点立即数,需要先将浮点数当做 32 位整数输出,通过 ld 指令先将其保存在整形寄存器中,进而再保存到浮点寄存器中。

vmov 示例

```
ldr r10, =0
vmov s30, r10
```

2. vstr 和 vldr 指令

浮点数读写相比于整形,使用 vstr.32 代替 str,使用 vldr.32 代替 ldr。

3. 浮点数运算

浮点数运算使用 vadd、vsub、vmul、vdiv 等指令,注意这些指令的操作数都是浮点寄存器,而不是整形寄存器。

(二) 全局变量声明及定义

全局常量在类型检查阶段已经替换为字面值常量,因此我们只需要处理全局变量。对于数组的全局常量,需要将其写入到 rodata 段中。对于全局变量需要将其写入到 data 段中。对于有初始值的变量,还需要在全局声明的时候带上初始值,这里需要注意的是,浮点数初始值在全局声明的时候,需要按照 32 位整数进行输出。

访问全局数据的时候,第一步是将全局变量对应的地址 load 到一个寄存器中,第二步再从这个寄存器中 load 出全局变量的值。

全局变量汇编代码示例

```
.arch armv8-a
         .arch extension crc
         .arm
         . data
         .global a
         .align 4
         . size a, 4
a:
         . word 3
         .global b
         .align 4
         .size b, 4
b:
         . word 5
         .global main
         .type main , %function
main:
```

```
push {r8, r9, r10, fp, lr}
             mov fp, sp
19
             \mathrm{sub}\ \mathrm{sp}\ ,\ \mathrm{sp}\ ,\ \#4
    .L1:
             ldr r10, =5
             str r10, [fp, #-4]
             ldr r10, [fp, #-4]
             ldr r9, addr_b_0
             ldr r8, [r9]
             add r9, r10, r8
             mov r0, r9
28
             b .Lmain END
    .Lmain END:
             add sp, sp, \#4
31
             pop {r8, r9, r10, fp, lr}
             bx lr
   addr\_a\_0 :
              . word a
   addr_b_0:
             . word b
```

(三) 函数调用及传参

函数传参可以使用部分寄存器,对于整数传参,参数按顺序使用 r0-r3 寄存器,对于浮点数传参,参数按顺序使用 s0-s3 寄存器,传参中既有整数又有浮点数的时候,整数采用整数寄存器,浮点数采用浮点寄存器,两类分别计数。

对于参数某一类参数数量超过 4 个的,需要采用压栈的方式传参,压栈的顺序应该按照传参的逆序进行压栈,无论是整数函数浮点数传参,都是压入的同一个栈中,只不过使用的指令不同。在生成中间代码的时候,对于函数参数,需要先开辟栈帧,然后将参数 store 到栈中对应的位置。这里对于小于 4 个的传参,只需要将 store 的源操作数和参数寄存器对应起来即可,而对于超过 4 个的参数,则需要将 store 的源操作数和栈帧中的数据对应起来。

在函数调用的时候,首先统计一下需要按照整型传参和按照浮点型传参的参数数量,然后倒序遍历传参,并依次递减对应的计数器,计数器大于3时采用压栈处理,小于等于3时使用相对应的参数寄存器。

接下来需要确定通过压栈传参的参数在栈中相对于 fp 的偏移量。在函数最开始的部分,我们会将参数保存到栈中的某个位置,这是通过设置 operand 的 offset 实现的。对于压栈传参的参数,只需要修改其 operand 的 offset 为参数在栈中的位置即可。由于压栈的顺序和传参的顺序相反,因此函数参数的位置顺序减去 3 再乘 4 就是相对于 fp 的偏移。但是这里还有一个问题,由于此时并没有进行寄存器的分配,因此我们并不知道在进入函数的时候需要保存那些寄存器,因此参数在栈中真正的偏移现在还不能确定,需要等到完成了寄存器分配之后再进行更新,为此在此我们将压栈传参对应的 operand 先保存下来,在最后进行 output 的时候,再根据已经确定的需要压栈保存的寄存器的数量,更新 offset。如果采用了压栈传参的方式,还需要在完成函数调用之后,恢复栈帧,即需要记录通过压栈传参的参数的数量,在完成函数调用之后,将 sp 加上压栈传参数量乘 4。

函数调用及传参

```
void MachineFunction::output()
   {
       fprintf(yyout, "\t.global %s\n", this->sym_ptr->toStr().c_str() + 1);
       fprintf(yyout, "\t.type %s , \%function\n", this->sym_ptr->toStr().c_str
           () + 1);
       fprintf(yyout, "%s:\n", this->sym_ptr->toStr().c_str()+1);
       // 保存寄存器
       //3. Save callee saved register
       fprintf(yyout, "\tpush {");
       for(auto reg : getSavedRRegs()){
           reg->output();
           fprintf(yyout, ", ");
       //1. Save fp
       fprintf(yyout, "fp, lr}\n");
       // 保存浮点寄存器
       std::vector<MachineOperand*> fregs = getSavedFRegs();
18
       if (!fregs.empty()) {
           fprintf(yyout, "\tvpush {");
           fregs[0] -> output();
           for (int i = 1; i < int(fregs.size()); i++) {
               fprintf(yyout, ", ");
               fregs[i]->output();
           fprintf(yyout, "}\n");
       // 调整 additional_args 中的偏移
       for(auto param : this->saved_params_offset) {
           param->setVal(4 * (this->saved_regs.size() + 2) + param->getVal());
       //2. 设置fp = sp
       fprintf(yyout, "\tmov fp, sp\n");
       //4. 给局部变量分配栈空间
       if(stack\_size!=0){
           if (stack_size > 255) {
               fprintf(yyout, "\tldr r4,=%d\n", stack_size);
               fprintf(yyout, "\tsub sp, sp, r4\n");
           }
           else {
               fprintf(yyout, "\tsub sp, sp, #%d\n", stack_size);
41
42
       }
43
       // 遍历代码块生成代码(广度优先搜索)
44
       std::queue<MachineBlock*> q;
45
       std::set<MachineBlock*> v;
```

```
q.push(block_list[0]);
       v.insert(block_list[0]);
       int cnt = 0;
49
       while (!q.empty()) {
           MachineBlock* cur = q.front();
           q.pop();
           cur->output();
           cnt += int(cur->getInsts().size());
           if(cnt > 160) {
               fprintf(yyout, "\tb .F%d\n", parent->getN());
               parent->PrintGlobal();
               fprintf(yyout, ".F%d:\n", parent=>getN()-1);
               cnt = 0;
           }
           for(auto iter : cur->getSuccs()) {
               if(v.find(iter) = v.end()) {
                   q.push(iter);
                   v.insert(iter);
               }
           }
       }
       // output label .LEND
68
       fprintf(yyout, ".L\%_END:\n", this->sym_ptr->toStr().erase(0,1).c_str());
       // 恢复寄存器和sp fp
       //2. Restore callee saved registers and sp, fp
       if (stack_size!=0) {
           if(stack_size > 255) {
               fprintf(yyout, "\tldr r4,=%d\n", stack_size);
               fprintf(yyout, "\tadd sp, sp, r4\n");
           }
           else {
               fprintf(yyout, "\tadd sp, sp, #%d\n", stack_size);
           }
       //恢复浮点寄存器
       if (!fregs.empty()) {
           fprintf(yyout, "\tvpop {");
83
           fregs[0] -> output();
           for (int i = 1; i < int(fregs.size()); i++) {
               fprintf(yyout, ", ");
               fregs[i]->output();
           fprintf(yyout, "}\n");
       }
       fprintf(yyout, "\tpop {");
       for(auto reg : getSavedRRegs()){
           reg->output();
           fprintf(yyout, ", ");
```

```
| Second Second
```