

ΕΘΝΙΚΟ ΜΕΤΣΟΒΙΟ ΠΟΛΥΤΕΧΝΕΙΟ ΣΧΟΛΗ ΗΛΕΚΤΡΟΛΟΓΩΝ ΜΗΧΑΝΙΚΩΝ & ΜΗΧΑΝΙΚΩΝ ΥΠΟΛΟΓΙΣΤΩΝ ΤΟΜΕΑΣ ΤΕΧΝΟΛΟΓΙΑΣ ΠΛΗΡΟΦΟΡΙΚΗΣ ΚΑΙ ΥΠΟΛΟΓΙΣΤΩΝ ΕΡΓΑΣΤΗΡΙΟ ΥΠΟΛΟΓΙΣΤΙΚΩΝ ΣΥΣΤΗΜΑΤΩΝ 3η ΑΣΚΗΣΗ ΣΤΗΝ ΑΡΧΙΤΕΚΤΟΝΙΚΗ ΥΠΟΛΟΓΙΣΤΩΝ Ακ. έτος 2022-2023, 5ο Εξάμηνο, Σχολή ΗΜ&ΜΥ Τελική Ημερομηνία Παράδοσης: 22/01/2023

ΟΝΟΜΑΤΕΠΩΝΥΜΟ : ΚΟΥΣΤΕΝΗΣ ΧΡΙΣΤΟΣ

A.M: el20227



<u>ΜΕΡΟΣ Α</u>

```
DEADMENA
                (Hit rate of L1 cache)
HR1 = 0.975
                 (Miss rate of L1 cache)
MR1 = 0.025
                (Hit rate of La cache)
HR2 = 0.880
                (Miss rate of L2 cache)
MR2 = 0.920
            (Hit time of L1 cache)
THM = 90cc (Main Memory Access Time)
AMAT. (= Average Hemory Access Time)
            speedup > 2.4
AMAT (LI+LA)
MZH
AMAT(1+12) = HR1. T1 + MR1. HR2. (T1+T2)+
               + MR . MR (TI+TO+TMM)
AMATLL = HP. T1 + MP. (TMM + T1) =>
=> AMAT_1 = 3.25 cc
Πρέπει
         AMATLL > 2.4 =>
   \Rightarrow AMAT_{LI+L_{S}} \leq \frac{3.25}{9.4} \Rightarrow
=> AMATLIFLQ < 1.35 =>
 0.975.1 + 0.025. 0.880. (1+72)+
 + 0.025 · 0.120 · (1+T2+90) < 1.35
         Tg < 3.2 cc
```



ΜΕΡΟΣ Β

Δεδομένα

```
→ Ο κώδικας στη C:
int i, j;
double A[8][8], B[8][8], C[8];
for (i = 0; i < 6; i++)
{
    for (j = 0; j < 8; j = j + 2)
        A[i % 3][j] = B[i % 4][j] + A[i % 3][j] + C[j];
    }
}
→ 1-level cache memory
→ Cache size = 256 Bytes
→ 2-way associative
→ LRU and write-allocate policies
→ Block size = 32 Bytes
→ Byte-addressable memory
A)
Με bold σημειώνουμε το lru στοιχείο για κάθε set.
Κάθε γραμμή αντιστοιχεί σε ένα σετ στους παρακάτω πίνακες.
i = 0 j = 0 : B[0][0] A[0][0] C[0] A[0][0] -> m m m h
i = 0 j = 2 : B[0][2] A[0][2] C[2] A[0][2] -> m h m h
```

i=0,2,4	C[0-3]	A[0][0-3]	j = 0-3
			j = 4-7
i=1,3			j = 0-3
			j = 4-7

```
i = 0 j = 4 : B[0][4] A[0][4] C[4] A[0][4] -> m m m h i = 0 j = 6 : B[0][6] A[0][6] C[6] A[0][6] -> m h m h
```

i=0,2,4	C[0-3]	A[0][0-3]	j = 0-3
	C[4-7]	A[0][4-7]	j = 4-7



i=1,3		j = 0-3
		j = 4-7

i = 1 j = 0 : B[1][0] A[1][0] C[0] A[1][0] -> m m h h i = 1 j = 2 : B[1][2] A[1][2] C[2] A[1][2] -> h h h h

i=0,2,4	C[0-3]	A[0][0-3]	j = 0-3
	C[4-7]	A[0][4-7]	j = 4-7
i=1,3	B[1][0-3]	A[1][0-3]	j = 0-3
			j = 4-7

i = 1 j = 4 : B[1][4] A[1][4] C[4] A[1][4] -> m m h h i = 1 j = 6 : B[1][6] A[1][6] C[6] A[1][6] -> h h h h

i=0,2,4	C[0-3]	A[0][0-3]	j = 0-3
	C[4-7]	A[0][4-7]	j = 4-7
i=1,3	B[1][0-3]	A[1][0-3]	j = 0-3
	B[1][4-7]	A[1][4-7]	j = 4-7

i = 2 j = 0 : B[2][0] A[2][0] C[0] A[2][0]-> m m m h i = 2 j = 2 : B[2][2] A[2][2] C[2] A[2][2]-> m h m h

i=0,2,4	A[2][0-3]	C[0-3]	j = 0-3
	C[4-7]	A[0][4-7]	j = 4-7
i=1,3	B[1][0-3]	A[1][0-3]	j = 0-3
	B[1][4-7]	A[1][4-7]	j = 4-7

i = 2 j = 4 : B[2][4] A[2][4] C[4] A[2][4] -> m m m h i = 2 j = 6 : B[2][6] A[2][6] C[6] A[2][6] -> m h m h

i=0,2,4	A[2][0-3]	C[0-3]	j = 0-3
	A[2][4-7]	C[4-7]	j = 4-7
i=1,3	B[1][0-3]	A[1][0-3]	j = 0-3



B[1][4-7]	A[1][4-7]	j = 4-7
-----------	-----------	---------

i = 3 j = 0 : B[3][0] A[0][0] C[0] A[0][0]-> m m m h i = 3 j = 2 : B[3][2] A[0][2] C[2] A[0][2]-> h h h h

i=0,2,4	C[0-3]	A[0][0-3]	j = 0-3
	A[2][4-7]	C[4-7]	j = 4-7
i=1,3	B[3][0-3]	A[1][0-3]	j = 0-3
	B[1][4-7]	A[1][4-7]	j = 4-7

i = 3 j = 4 : B[3][4] A[0][4] C[4] A[0][4]-> m m m h i = 3 j = 6 : B[3][6] A[0][6] C[6] A[0][6]-> h h h

i=0,2,4	C[0-3]	A[0][0-3]	j = 0-3
	C[4-7]	A[0][4-7]	j = 4-7
i=1,3	B[3][0-3]	A[1][0-3]	j = 0-3
	B[3][4-7]	A[1][4-7]	j = 4-7

i = 4 j = 0 : B[0][0] A[1][0] C[0] A[1][0] -> m h m h i = 4 j = 2 : B[0][2] A[1][2] C[2] A[1][2] -> h h h

i=0,2,4	B[0][0-3]	C[0-3]	j = 0-3
	C[4-7]	A[0][4-7]	j = 4-7
i=1,3	B[3][0-3]	A[1][0-3]	j = 0-3
	B[3][4-7]	A[1][4-7]	j = 4-7

i = 4 j = 4 : B[0][4] A[1][4] C[4] A[1][4]-> m h m h i = 4 j = 6 : B[0][6] A[1][6] C[6] A[1][6]-> h h h h

i=0,2,4 B[0][0-3]	C[0-3]	j = 0-3
-------------------	--------	---------



	B[0][4-7]	C[4-7]	j = 4-7
i=1,3	B[3][0-3]	A[1][0-3]	j = 0-3
	B[3][4-7]	A[1][4-7]	j = 4-7

i = 5 j = 0 : B[1][0] A[2][0] C[0] A[2][0] -> m m h h i = 5 j = 2 : B[1][2] A[2][2] C[2] A[2][2] -> h h h h

i=0,2,4	A[2][0-3]	C[0-3]	j = 0-3
	B[0][4-7]	C[4-7]	j = 4-7
i=1,3	B[1][0-3]	A[1][0-3]	j = 0-3
	B[3][4-7]	A[1][4-7]	j = 4-7

i = 5 j = 4 : B[1][4] A[2][4] C[4] A[2][4] -> m m h h i = 5 j = 6 : B[1][6] A[2][6] C[6] A[2][6] -> h h h h

i=0,2,4	A[2][0-3]	C[0-3]	j = 0-3
	A[2][4-7]	C[4-7]	j = 4-7
i=1,3	B[1][0-3]	A[1][0-3]	j = 0-3
	B[1][4-7]	A[1][4-7]	j = 4-7

Misses = 38 Hits = 58 Memory Accesses = 96 Miss Rate = 0.396 Hit Rate = 0.604

B)Για 4-way set accossiative cache ισχύει:

Με bold σημειώνουμε το lru στοιχείο για κάθε set. Κάθε γραμμή αντιστοιχεί σε ένα σετ στους παρακάτω πίνακες.

 $i = 0 \ j = 0 : B[0][0] A[0][0] C[0] A[0][0] \rightarrow m m m h$

 $i = 0 \ j = 2 : B[0][2] \ A[0][2] \ C[2] \ A[0][2] \rightarrow h \ h \ h$



i = 0, 1, 4	B[0][0-3]	A[0][0-3]	C[0-3]	
i= 2,3				

i = 0 j = 4 : B[0][4] A[0][4] C[4] A[0][4] \rightarrow m m m h

i = 0 j = 6 : B[0][6] A[0][6] C[6] A[0][6] \rightarrow h h h h

i = 0, 1, 4	A[0][4-7]	A[0][0-3]	C[4-7]	B[0][4-7]
i= 2,3				

 $i = 1 \ j = 0 : B[1][0] A[1][0] C[0] A[1][0] \rightarrow m m m h$

 $i = 1 \ j = 2 : B[1][2] \ A[1][2] \ C[2] \ A[1][2] \rightarrow h \ h \ h$

i = 0, 1, 4	A[0][4-7]	B[1][0-3]	C[0-3]	A[1][0-3]
i= 2,3				

i = 1 j = 4 : B[1][4] A[1][4] C[4] A[1][4] $\rightarrow m m m h$

 $i = 1 \ j = 6 : B[1][6] A[1][6] C[6] A[1][6] \rightarrow h h h h$

i = 0, 1, 4	B[1][4-7]	A[1][4-7]	C[4-7]	A[1][0-3]
i= 2,3				

 $i = 2 \ j = 0 : B[2][0] A[2][0] C[0] A[2][0] \rightarrow m m m h$

 $i = 2 j = 2 : B[2][2] A[2][2] C[2] A[2][2] \rightarrow h h h h$

i = 0, 1, 4	B[1][4-7]	A[1][4-7]	C[4-7]	C[0-3]
i= 2,3	B[2][0-3]	A[2][0-3]		

 $i = 2 \ j = 4 : B[2][4] A[2][4] C[4] A[2][4] \rightarrow m m h h$



 $i = 2 j = 6 : B[2][6] A[2][6] C[6] A[2][6] \rightarrow h h h h$

i = 0, 1, 4	B[1][4-7]	A[1][4-7]	C[4-7]	C[0-3]
i= 2,3	B[2][0-3]	A[2][0-3]	B[2][4-7]	A[2][4-7]

 $i = 3 \ j = 0 : B[3][0] A[0][0] C[0] A[0][0] \rightarrow m m h h$

 $i = 3 j = 2 : B[3][2] A[0][2] C[2] A[0][2] \rightarrow h h h h$

i = 0, 1, 4	A[0][0-3]	A[1][4-7]	C[4-7]	C[0-3]
i = 2,3	B[3][0-3]	A[2][0-3]	B[2][4-7]	A[2][4-7]

 $i = 3 \ j = 4 : B[3][4] A[0][4] C[4] A[0][4] \rightarrow m m h h$

 $i = 3 \ j = 6 : B[3][6] A[0][6] C[6] A[0][6] \rightarrow h h h h$

i = 0, 1, 4	A[0][0-3]	A[0][4-7]	C[4-7]	C[0-3]
i= 2,3	B[3][0-3]	B[3][4-7]	B[2][4-7]	A[2][4-7]

 $i = 4 \ j = 0 : B[0][0] A[1][0] C[0] A[1][0] \rightarrow m m m h$

 $i = 4 \ j = 2 : B[0][2] A[1][2] C[2] A[1][2] \rightarrow h h h h$

i = 0, 1, 4	A[1][0-3]	A[0][4-7]	C[0-3]	B[0][0-3]
i= 2,3	B[3][0-3]	B[3][4-7]	B[2][4-7]	A[2][4-7]

 $i = 4 \ j = 4 : B[0][4] A[1][4] C[4] A[1][4] \rightarrow m m m h$

 $i = 4 \ j = 6 : B[0][6] A[1][6] C[6] A[1][6] \rightarrow h h h h$

i = 0, 1, 4	A[1][0-3]	B[0][4-7]	C[4-7]	A[1][4-7]
i= 2,3	B[3][0-3]	B[3][4-7]	B[2][4-7]	A[2][4-7]

 $i = 5 \ j = 0 : B[1][0] A[2][0] C[0] A[2][0] \rightarrow m m m h$

 $i = 5 j = 2 : B[1][2] A[2][2] C[2] A[2][2] \rightarrow h h h h$



i = 0, 1, 4	B[1][0-3]	C[0-3]	C[4-7]	A[1][4-7]
i= 2,3	B[3][0-3]	B[3][4-7]	A[2][0-3]	A[2][4-7]

 $i = 5 \ j = 4 : B[1][4] A[2][4] C[4] A[2][4] \rightarrow m \ h \ m \ h$

 $i = 5 j = 6 : B[1][6] A[2][6] C[6] A[2][6] \rightarrow h h h h$

i = 0, 1, 4	B[1][0-3]	C[0-3]	B[1][4-7]	C[4-7]
i = 2,3	B[3][0-3]	B[3][4-7]	A[2][0-3]	A[2][4-7]

Hits:64 Misses:32

Hit rate = 0.667Miss rate = 0.333

Άρα μας συμφέρει να αντικαταστήσουμε την κρυφή μνήμη με μια 4-way associative ίδιας χωρητικότητας αφού επιτυγχάνεται μεγαλύτερο hit rate.