Sistem za direktnu digitalnu sintezu

Kristijan Mitrović

Odsek za elektroniku

Elektrotehnički fakultet

Beograd, Srbija

mk150214d@student.etf.bg.ac.rs

Dragan Božinović

Odsek za elektroniku

Elektrotehnički fakultet

Beograd, Srbija

bd150211d@student.etf.bg.ac.rs

Sažetak—Ovaj rad predstavlja rešenje projekta iz predmeta Hardversko-softverska obrada signala. Izvršena je detaljna teorijska analiza jednostavnog sistema za direktnu digitalnu sintezu i dat predlog za implementaciju.

I. POSTAVKA PROBLEMA

Potrebno je realizovati sistem za direktnu digitalnu sintezu (DDS), prikazan na slici 1, koji se koristi za generisanje sinusnog signala u opsegu učestanosti $[\Delta f, f_{max}]$.



Slika 1. Blok dijagram DDS sistema

Učestanost generisanog signala se zadaje W-bitnom kontrolnom rečju f_0 , dok se početna faza može zadati kontrolnom rečju ϕ_0 . Pretpostavka je da se ceo sistem taktuje signalom učestanosti $f_{clk}=100\,\mathrm{MHz}$ i da je $f_{max}=40\,\mathrm{MHz}$.

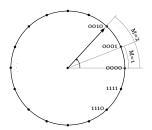
Potrebno je:

- Odrediti širinu W kontrolne reči f_0 tako da frekvencijska rezolucija DDS sistema bude $\Delta f = 100\,\mu\text{Hz}$.
- Predložiti arhitekturu generatora odbiraka cos x i moguće optimizacije. Proceniti složenost implementacije.
- Odrediti red i koeficijente FIR filtra za korekciju $\sin x/x$ frekvencijske karakteristike kola zadrške nultog reda, tako da varijacija amplitude izlaznog signala bude $\pm 0.05\,\mathrm{dB}$ u opsegu učestanosti od interesa.
- Odrediti specifikacije analognog rekonstrukcionog filtra tako da spektralne replike budu potisnute bar 60 dB. Na osnovu specifikacija predložiti tip i red analognog filtra.
- Predložiti arhitekturu faznog modulatora i/ili modifikaciju arhitekture DDS-a za potiskivanje spurova usled kvantizacije faze i amplitude.
- Izračunati maksimalni džiter signala takta $t_{j,clk}$ za koji ne dolazi do degradacije signala maksimalne učestanosti u prvoj i višim Nikvistovim zonama. Predložiti adekvatan izvor signala takta i izracunati džiter na osnovu profila faznog šuma.
- Razmotriti potrebne modifikacije i ograničenja za generisanje signala u trećoj Nikvistovoj zoni. Proračunati parametre modifikovanih blokova.

II. TEORIJSKO REŠENJE

A. Fazni akumulator

Fazni akumulator je deo sistema koji se taktuje sa f_{clk} i koji na svaki takt uvećava svoj sadržaj za bezdimenzionu vrednost $\Delta\theta$. Neka je, primera radi, W=4 i $\Delta\theta=0001_b$, a početna vrednost u faznom akumulatoru 0000_b . Na svaki takt vrednost u faznom akumulatoru se inkrementira za 0001, odakle je posle jednog takta u njemu zapisano 0001_b , posle drugog 0010_b itd., sve dok nakon $2^4=16$ taktova ne dođe do prekoračenja $1111_b \rightarrow 0000_b$, nakon čega se ciklus ponavlja. Ovakvo ponašanje, nastalo kao posledica ograničene aritmetike, omogućava mapiranje vrednosti faznog akumulatora u ugao jediničnog vektora koji rotira u faznoj ravni, kao što je prikazano na slici 2.



Slika 2. Rotacija vektora u faznoj ravni

Krug je podeljen na 2^W delova, gde razmak između dve sukcesivne tačke na kružnici predstavlja najmanji mogući inkrement faze koji je jednak 40-obitnom broju kod koga su svi biti sem najnižeg nule. Dakle, najmanji inkrement faze je $\Delta\theta_{min}=00\ldots01_b$. Pri obilasku kružnice za inkrement faze koji nije najmanji, događa se da se neke tačke preskaču, čime se efektivno postiže da se krug obiđe više puta za isto vreme, tj. veća frekvencija sinusa čiji je argument ova faza. Na osnovu toga može se napisati

$$f_{out} = M_{inc} \, \frac{f_{clk}}{2W},\tag{1}$$

gde je M_{inc} faktor koji diktira "preskakanje" tačaka na kružnici, a f_{out} učestanost izlaznog sinusa. Odavde se može izraziti najmanji inkrement frekvencije kao

$$\Delta f = \frac{f_{clk}}{2W}. (2)$$

i faktor inkrementa kao

$$M_{inc} = \frac{f_{out}}{f_{olk}} 2^{W}. (3)$$

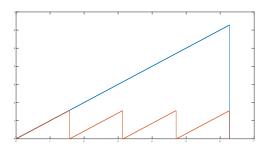
Iz (2) se preuređivanjem dobija da je

$$W = \left\lceil \log_2 \frac{f_{clk}}{\Delta f} \right\rceil,\tag{4}$$

što daje W=40 za zadate brojne vrednosti. Jednačina (3) omogućava da se za unetu željenu učestanost izlaznog sinusa dobije inkrement $\Delta\theta=M_{inc}\,\Delta\theta_{min}$ kojim se sadržaj faznog akumulatora uvećava na svaki takt.

S obzirom da je DAC 14-obitni, N je fiksirano na 14. Kao maksimalna smislena vrednost za M takođe se nameće 14, budući da je time obezbeđeno jednoznačno mapiranje ulaza u generator odbiraka u vrednosti njegovih izlaza.

Najviših 14 bita faznog akumulatora iskorišćeno je za mapiranje faze u $[0,2\pi]$. Od tih 14 bita, 12 nižih bita iskorišćeno je za mapiranje ugla $[0,\pi/2]$ u $[0,2^{12}]$, dok su preostala dva iskorišćena kao indikator kvadranta u kom se ugao nalazi. Na slici 3 plavom bojom prikazana je vrednost unutar faznog akumulatora, a crvenom njegov 12-obitni izlaz za jednu punu rotaciju u faznoj ravni pri $M_{inc}=1$. Crveni signal se direktno vodi na generator odbiraka.



Slika 3. Izlaz faznog akumulatora

B. Generator odbiraka $\cos x$

Jedna mogućnost za generisanje amplitude na osnovu argumenta kosinusne funkcije je look-up tabela. Prednost ovog pristupa je što se vrednost amplitude ne proračunava u toku izvršavanja, već se prostim indeksiranjem tabele (niza) iz nje dovhata prethodno izračunata vrednost, što se može obaviti vrlo brzo. Ukoliko nikakve metode kompresije nisu primenjene (recimo, čuvanje amplituda samo za četvrtinu uglova, imajući u vidu simetriju sinusnog signala, ili neke optimizacije sa bitima), tabela će imati $2^M=2^{14}$ ulaza, što je $14\times 2^{14}=28\,\mathrm{kB}$ podataka smeštenih u ROM memoriju. Imajući u vidu da je, recimo, veličina EEPROM memorije kod $Arudino\ Uno\ mikrokontrolera\ 1\,\mathrm{kB},\ postaje\ jasno\ zašto\ ovakav\ pristup\ nije\ praktičan.\ Povećanjem\ broja\ bita\ sa\ <math>n$ na n+1, broj ulaza u tabelu se duplira, što znači eksponencijalnu složenost u zahtevima za memorijom.

Sa druge strane, *CORDIC* algoritam se vrlo često primenjuje kod generisanja elementarnih, hiperboličkih i trigonometrijskih funkcija, kao i kod numerički kontrolisanih oscilatora,

što je situacija sa *DDS* sistemom koji ovde razmatramo. Čisto softverska implementacija *CORDIC*-a zahteva proste iteracije kroz petlju u kojoj se vrše operacije sabiranja, oduzimanja i pomeranja, a maksimalna greška aproksimacije ugla, kao i povećanje rezolucije za jedan bit, mogu se obezbediti povećanjem broja iteracija.

Za izračunavanje sinusa i kosinusa ugla, *CORDIC* algoritam se primenjuje u tzv. *rotacionom* modu. Algoritam se sastoji iz *M* iteracija kroz petlju u kojoj se vrše sledeća izračunavanja:

$$x_{i+1} = x_i - \sigma_i y_i \gg i \tag{5}$$

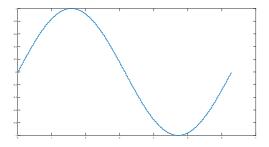
$$y_{i+1} = y_i + \sigma_i x_i \gg i \tag{6}$$

$$z_{i+1} = z_i - \sigma_i \arctan 2^{-i} \tag{7}$$

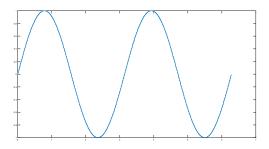
$$\sigma_i = \operatorname{sgn}(z_i) \tag{8}$$

Kako se generatoru signala, na osnovu blok dijagrama sa slike 1, dostavlja vrednost argumenta na osnovu koje treba da generiše amplitudu, mora se u obzir uzeti i vreme potrebno za izračunavanje izraza (5)-(8). Od W bita, generatoru odbiraka dovodi se M najviših bita faznog akumulatora, čime je obezbeđeno 2^{W-M} taktova vremena da algoritam sračuna amplitudu za vrednost argumenta koja je trenutno na njegovom ulazu, pre nego fazni akumulator promeni taj argument.

Na slici 4 prikazan je izlaz generatora odbiraka kada se na njegov ulaz dovede crveni signal sa slike 3. Prostim povećanjem M_{inc} sa 1 na 2 dobija se sinus duplo veće učestanosti sa slike 5.



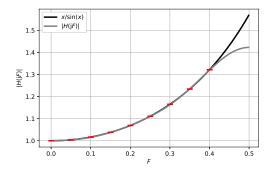
Slika 4. Sinus osnovne učestanosti



Slika 5. Sinus duplo veće učestanosti od osnovne

C. FIR filtar

U cilju korekcije prenosne funkcije kola zadrške nultog reda projektovan je FIR filtar. Kako bi varijacija amplitude izlaznog signala u opsegu $[\Delta f, f_{max}]$ bila $\pm 0.05\,\mathrm{dB}$, potrebno je iznaći najmanji red filtra koji u željenom opsegu dovoljno dobro aproksimira inverznu funkciju funkcije $\sin x/x$. To je obezbeđeno tako što je funkciji firls u *Python*-u prosleđen niz diskretnih frekvencija i vrednosti željene apmlitude u tim frekvencijama, kao što je na slici 6 prikazano crvenom bojom.

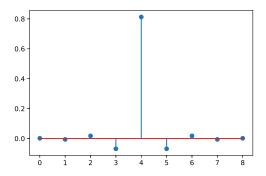


Slika 6. Koeficijenti projektovanog FIR filtra

Kao rezultat dobijen je FIR filtar osmog reda sa slike 7, čiji su koeficijenti prikazani u tabeli I.

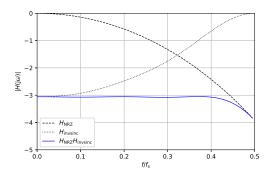
Tabela I KOEFICIJENTI FIR FILTRA

Koeficijent	Vrednost
$h_{invsinc}[0]$	0.00170522
$h_{invsinc}[1]$	-0.00583712
$h_{invsinc}[2]$	0.01786389
$h_{invsinc}[3]$	-0.06833815
$h_{invsinc}[4]$	0.81251125
$h_{invsinc}[5]$	-0.06833815
$h_{invsinc}[6]$	0.01786389
$h_{invsinc}[7]$	-0.00583712
$h_{invsinc}[8]$	0.00170522



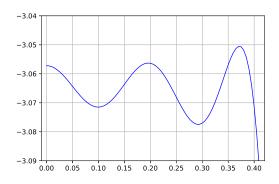
Slika 7. Koeficijenti projektovanog FIR filtra

Frekvencijski odzivi kola zadrške nultog reda, projektovanog kompenzacionog FIR filtra i njihov proizvod, prikazani su na slici 8.



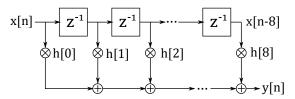
Slika 8. Kompenzacija NRZ kola

Uvećan prikaz kompenzovanog kola zadrške nultog reda dat je na slici 9, sa koje se jasno vidi da je amplituda u opsegu [-3.05, -3.08] [dB], čime su zadovoljeni zahtevani gabariti.



Slika 9. Varijacija amplitude u opsegu od interesa

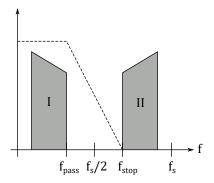
Filtriranje je ostvareno pomoću direktne realizacije sa slike 10.



Slika 10. Direktna realizacija FIR filtra

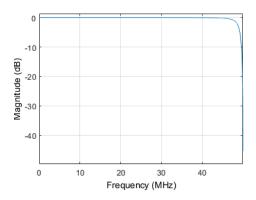
D. Analogni rekonstrukcioni filtar

U cilju suzbijanja spektralnih replika na višim učestanostima, na izlazu DAC-a postavljen je analogni NF filtar. Zbog specifičnog načina preslikavanja spektralnih replika, kao na slici 11, moguće je zaći u drugu Nikvistovu zonu za $f_s/2-f_{max}$, tj. do $f_{stop}=60\,\mathrm{MHz}$, čime se dobija prelazna zona NF filtra od $20\,\mathrm{MHz}$.



Slika 11. Analogni NF filtar

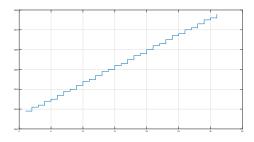
Usled nemogućnosti postavljanja frekvencija većih od $f_s/2$ pomoću Filter Design & Analysis Tool-a u Matlab-u projektovan je Batervortov filtar sa parametrima $F_{pass}=40\,\mathrm{MHz},$ $F_{stop}=50\,\mathrm{MHz},$ $A_{pass}=0.05\,\mathrm{dB}$ i $A_{stop}=60\,\mathrm{dB}.$ Time je dobijen filtar prvog reda, gde je na slici 12 prikazan njegov frekvencijski odziv.



Slika 12. Analogni rekonstrukcioni filtar

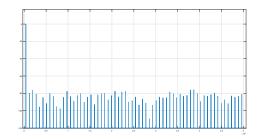
E. Potiskivanje spurova

Usled konačne dužine reči za predstavu argumenta generatora odbiraka, dolazi do neuniformne kvantizacije faze. Na slici 13 prikazan je uveličan segment izlaza faznog akumulatora već prikazanog na slici 3.



Slika 13. Neuniformna kvanitzacija faze

Kao što se dá uočiti, razlika između dva uzastopna nivoa nije uniformna, što implicitno uzrokuje neuniformnu kvantizaciju amplitude, usled čega se u spektru izlaznog signala javljaju periodične smetnje, tzv. spurovi, prikazani na slici 14.

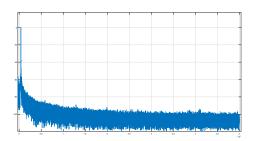


Slika 14. Spektar izlaznog signala sa uočljivim spurovima

Do pojave spurova u spektru dolazi ukoliko je zadovoljena relacija

$$\frac{f_{out}}{f_{clk}} = \frac{P}{M} \tag{9}$$

gde je f_{out} željena učestanost signala, f_{clk} učestanost odabiranja, P paran broj, a $M=2^m$ broj odbiraka. Jedna od tehnika za razbijanje spurova je tzv. ditering. Ova tehnika sastoji se od dodavanja nekorelisanog ili pseudoslučajnog signala na "spurovit" signal, čime se razbijaju periodične komponente. Na slici 15 prikazan je spektar izlaznog signala popravljen nesupstraktivnim diterom, na kom se više ne uočavaju spurovi.



Slika 15. Spektar izlaznog signala bez spurova

F. Džiter

Podrhtavanje takta unosi nesigurnost u trenutke odabiranja signala, čime se efektivno unosi šum u signal. Odnos signalšum usled džitera takta je

$$SNR = 10\log_{10}\frac{P_{signal}}{P_{noise}} = 20\log_{10}\frac{1}{2\pi f \, t_{j,clk}} \tag{10}$$

Imajući u vidu da je

$$SNR = SQNR = 6.02N + 1.76 \, dB$$
 (11)

dobija se da je

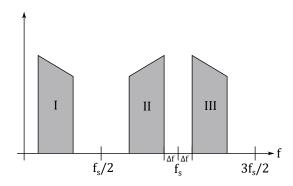
$$t_{j,clk} = \frac{1}{2\pi f} 10^{-\frac{6.02N+1.76}{20}}$$
 (12)

Zamenom $f=f_{max}$ i N=14, dobija se $t_{j,clk}\approx 0.2\,\mathrm{ps}$. Ovako mali džiter može se realizovati pomoću LTC6951 i LMX2594 PLL-ova ili ADS5401 i ADC32RF42 AD konvertora.

G. Generisanje signala u trećoj Nikvistovoj zoni

Kolo zadrške nultog reda pogodno je za rekonstrukciju signala u prvoj Nikvistovoj zoni, pošto potiskuje spektralne replike u višim zonama. Rekonstrukcija signala u višim Nikvistovim zonama ostvariva je pogodnim odabirom kola zadrške. Jedan od mogućih izbora je bipolarno kolo zadrške nultog reda kod kojeg slabljenje u trećoj Nikvistovoj zoni ne premašuje $\approx 13\,\mathrm{dB}$. Ipak, ovo kolo unosi neravnomerno slabljenje u opsegu f/fs=[1,1.5], što nije poželjno. Ovaj problem može se prenebregnuti bipolarnim kolom zadrške nultog reda sa povratkom na nulu, sa slabljenjem nešto većim od oko $10\,\mathrm{dB}$, ali koje je približno konstantno na pomenutom opsegu.

Takođe, potrebno je modifikovati analogni rekonstrukcioni filtar sa NF na propusnik opsega $[f_s, \frac{3}{2}f_s]$. Kao što se može videti sa slike 16, ovakav filtar zahtevao bi izuzetno usku prelaznu zonu između $f_s-\Delta f$ koje pripada drugoj i $f_s+\Delta f$ koje pripada trećoj Nikvistovoj zoni. Prelazna zona širine $2\Delta f=200\,\mu{\rm Hz}$ iziskuje veoma veliki red filtra. Jedino vidno rešenje tog problema je povećanje minimalne učestanosti signala koje bi obezbedilo širu prelaznu zonu i ujedno manji red filtra.



Slika 16. Replike spektra u višim Nikvistovim zonama

Najviša Nikvistova zona u kojoj je moguće izvšiti odabiranje je

$$k_{max} = \left\lfloor \frac{f_H}{B} \right\rfloor \tag{13}$$

Kako bismo obezbedili k=3, pri $f_{max}=40\,\mathrm{MHz}$, potrebno je da bude $B=12\,\mathrm{MHz}$, usled čega se dobija da je

$$\frac{2f_H}{k} \le f_s \le \frac{2f_L}{k-1} \tag{14}$$

$$26.7 \,\mathrm{MHz} < fs < 28 \,\mathrm{MHz}$$
 (15)

Dakle, da bi se obezbedilo odabiranje u trećoj Nikvistovoj zoni sa manjim f_{clk} potrebno je smanjiti širinu prelazne zone na samo 12 MHz, čime se zaista obezbeđuje manja učestanost odabiranja, ali opseg učestanosti koji je moguće realizovati postaje značajno manji. Stoga je najbolje zadržati prvobitnu

učestanost odabiranja od $f_{clk}=100\,\mathrm{MHz}$, a Δf povećati dovoljno da se obezbedi šira prelazna zona koja bi omogućila dogledan red prethodno opisanog modifikovanog analognog filtra na izlazu.

LITERATURA

- [1] Dr. Dušan Grujić, Predavanja iz predmeta *Hardversko-softverska obrada* signala, Elektrotehnički fakultet, Beograd
- [2] Bruce Land, Direct Digital Synthesis, Cornell University, New York, https://www.youtube.com/watch?v=YDC5zaEZGhM
- [3] Analog Devices, Fundamentals of Direct Digital Synthesis, https://www.analog.com/media/en/training-seminars/tutorials/MT-085.
 pdf