

# Bitacora de investigación Proyecto Grupal Fundamentos de arquitectura de computadores

Estudiante:

Luis Alfredo González Sánchez

2021024482

*N.B.: La siguiente es una entrada de muestra del diario de desarrollo del proyecto grupal de fundamentos de arquitectura de computadores , en específico, los avances de Luis Alfredo González Sánchez. Su objetivo es documentar los avances significativos del proyecto.*

## 14 de abril del 2024

Se procedió en una sesión virtual del grupo de trabajo el reparto de las labores , para lo cual me corresponde la elaboración de registros y la máquina de estados del sistema , se procedió a realizar un diagrama de flujo , con el fin de guiar las ideas sobre el funcionamiento de la máquina de estados, observe la figura 1:

## 18 de abril del 2024

Se realizó un diagrama básico o inicial de los estados de la FSM, de momento, se identifican 4 estados , un estado inicial, para realizar el handshake, un estado de recibimiento de información , que funcionará como el estado "default" después del handshake, a este estado se regresará al completar las modificaciones a las velocidades del motor, existe después del estado de recibimiento de información, un estado de operación , el cual se mantendrá hasta que las operaciones se completen en la ALU , por último, un estado para configurar la velocidad del motor, en este estado, se comunica el resultado de la ALU con el pwm y el led del 7 segmentos.

## Bibliografía

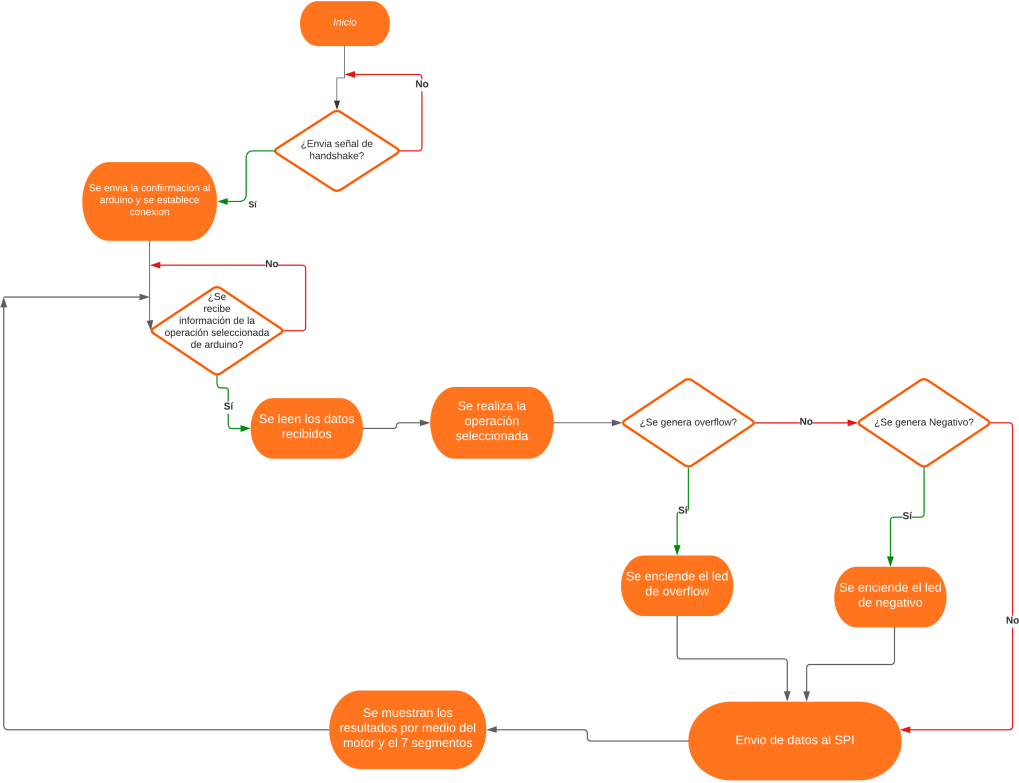


Figura 1: Diagrama de flujo para el funcionamiento de la FSM