# Sprawozdanie z projektu Symulatora procesora INTEL 8086

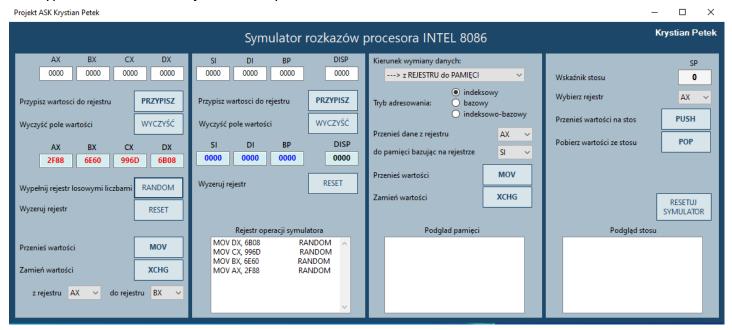
Autor: Krystian Petek

Projekt zrealizowałem na ocenę 5.

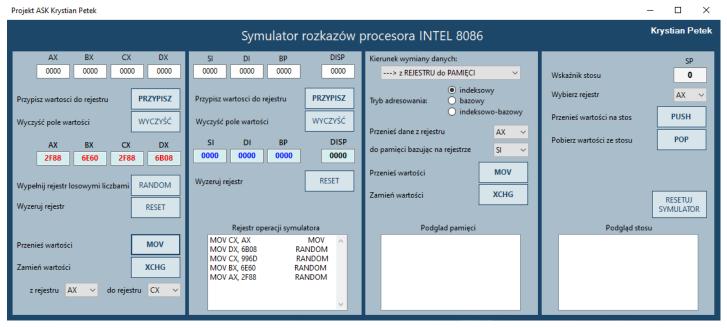
Na zrzutach ekranu zademonstruję działanie rozkazów procesora:

- 1. Przypisania wartości do rejestru losowymi wartościami.
- 2. Przeniesienie wartości z rejestru AX do CX
- 3. Zamiana wartości między rejestrami AX i DX
- 4. Przypisanie wartości do rejestru indeksowego SI, bazowego BP i przemieszczenia DISP.
- 5. Wykonanie polecania przeniesienia wartości z rejestru DX o wskaźnik adresowania indeksowo-bazowego [SI + BP] + DISP do pamięci.
- 6. Wykonanie polecenia zamiany wartości z komórki pamięci BX + DISP do rejestru AX
- 7. Wypchnięcie wartości rejestru AX na stos
- 8. Zresetowanie wartości rejestrów AX, BX, CX, DX
- 9. Pobranie wartości ze stosu do rejestru DX

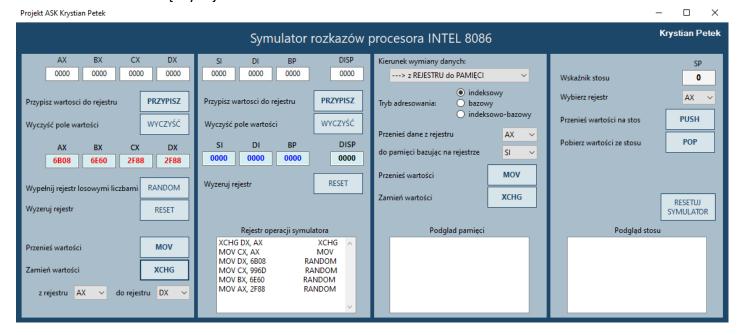
1. Przypisania wartości do rejestru losowymi wartościami.



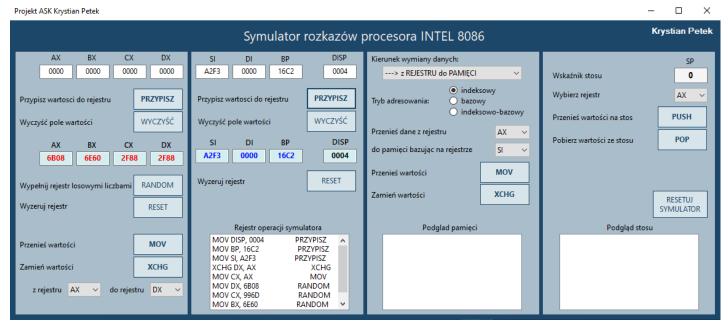
2. Przeniesienie wartości z rejestru AX do CX



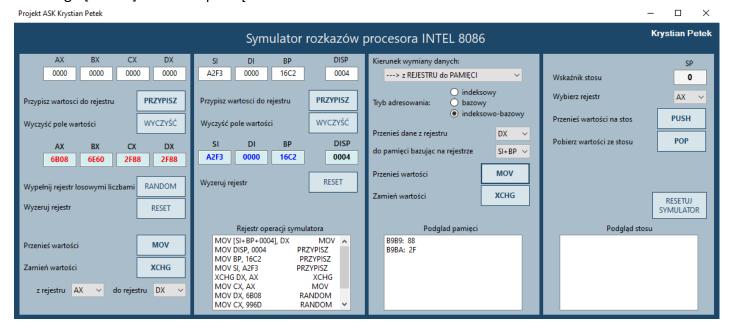
### 3. Zamiana wartości między rejestrami AX i DX



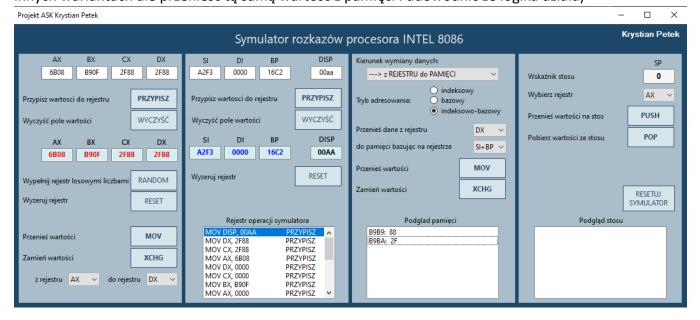
4. Przypisanie wartości do rejestru indeksowego SI, bazowego BP i przemieszczenia DISP.



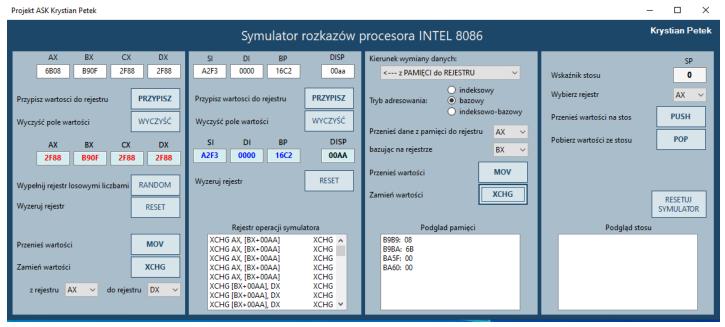
5. Wykonanie polecania przeniesienia wartości z rejestru DX o wskaźnik adresowania indeksowobazowego [SI + BP] + DISP do pamięci.



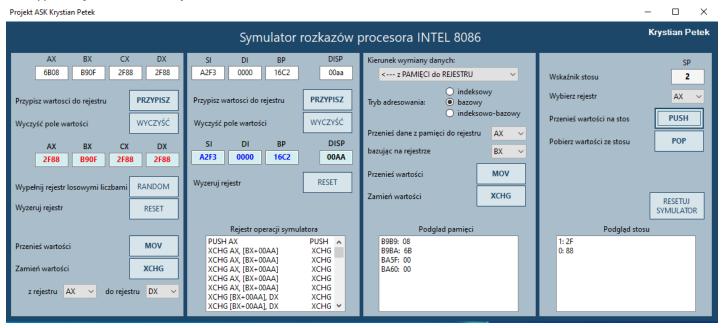
- 6. Wykonanie polecenia zamiany wartości z komórki pamięci BX + DISP do rejestru AX
- a) (Do rejestru BX przypisuje wartość B9B9 (DISP) przykładowo 00AA aby zaprezentować działanie na innych wariantach ale przenieść tą samą wartość z pamięci i udowodnić że logika działa)



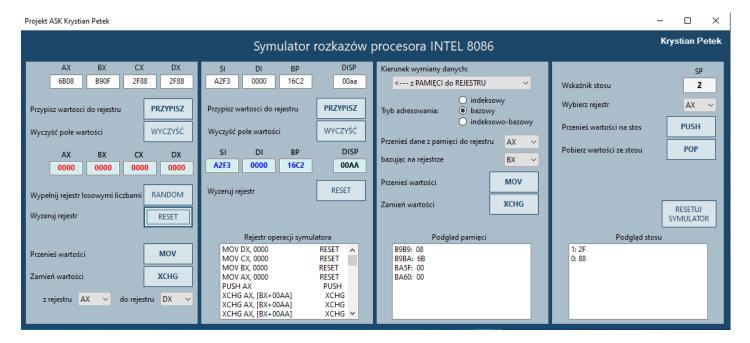
# b) Wartości pamięci zostały zamienione



## 7. Wypchnięcie wartości rejestru AX na stos



### 8. Zresetowanie wartości rejestrów AX, BX, CX, DX



# 9. Pobranie wartości ze stosu do rejestru BX

