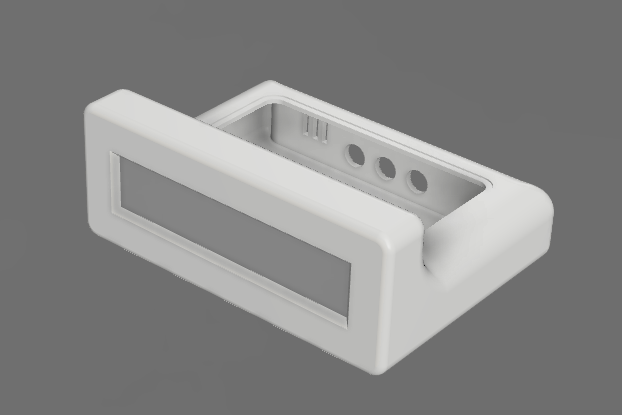
Version

1.0

電気工学研究部

**VFD\_NTP\_CLOCK\_V1.0　組み立て・操作マニュアル**



目次

組み立てに[必要なもの **エラー! ブックマークが定義されていません。**](#_Toc111542167)

[部品一覧 **エラー! ブックマークが定義されていません。**](#_Toc111542168)

[組み立て手順 **エラー! ブックマークが定義されていません。**](#_Toc111542170)

[基板編 **エラー! ブックマークが定義されていません。**](#_Toc111542172)

[筐体組み込み編 **エラー! ブックマークが定義されていません。**](#_Toc111542173)

[プログラム書き込み編 **エラー! ブックマークが定義されていません。**](#_Toc111542173)

[各部名称 **エラー! ブックマークが定義されていません。**](#_Toc111542174)

[操作方法 **エラー! ブックマークが定義されていません。**](#_Toc111542175)

[仕様 **エラー! ブックマークが定義されていません。**](#_Toc111542176)

[回路図 **エラー! ブックマークが定義されていません。**](#_Toc111542178)

[ソースプログラム **エラー! ブックマークが定義されていません。**](#_Toc111542179)