Linux Programing

Cui Tao

tcui@lsec.cc.ac.cn

The State Key Laboratory of Scientific and Engineering Computing
The Institute of Computational Mathematics and Scientific Engineering Computing

September 16, 2015

Outline

Part I

Basic Operation

Basic Operation

- cd, ls, rm, more, cat, mkdir
- vim
- ssh, scp
- help, man
- bash
- 环境变量, /.bashrc , export

Part II

Compile ,Link and Debug

Agenda

1. Compile and Link
2. Debug

编译链接过程

- 预处理（Pre-Processing）
  - 展开宏
  - 插入include语句所包含的内容

编译链接过程

- 预处理（Pre-Processing）
  - 展开宏
  - 插入include语句所包含的内容
- 编译（Compiling）

编译链接过程

- 预处理（Pre-Processing）
  - 展开宏
  - 插入include语句所包含的内容
- 编译（Compiling）
- 汇编（Assembling）

编译链接过程

- 预处理（Pre-Processing）
  - 展开宏
  - 插入include语句所包含的内容
- 编译（Compiling）
- 汇编（Assembling）
- 链接（Linking）

编译链接过程

- gcc -E hello.c -o hello.i
- gcc -c hello.i -o hello.o
- gcc hello.o -o hello

如何使用GCC

- -I: gcc foo.c -I /home/tcui/include -o foo

如何使用GCC

- -I: gcc foo.c -I /home/tcui/include -o foo
- -L -l: gcc foo.c -L /home/xiaowp/lib -lfoo -o foo

动态库和静态库

- 动态链接库（通常以.so结尾）
- 静态链接库（通常以.a结尾）

GDB

GDB是GNU开源组织发布的强大的UNIX下的程序调试工具。一般来说，GDB主要帮忙你完成下面四个方面的功能：

- 启动你的程序，可以按照你的自定义的要求随心所欲的运行程序。
- 可让被调试的程序在你所指定的调置的断点处停住。
- 当程序被停住时，可以检查此时你的程序中所发生的事。
- 动态的改变你程序的执行环境。

Example

Example: crash.c

```
#include <stdio.h>
int main(int argc, char* argv[])
{
   int input =0;
   printf( “Input an integer: ” );
   scanf( “%d” , input);
   printf( “The integer you input is %d” , input);
   return 0;
}
```

Part III

Something about Makefile

Agenda

3. Makefile简介
   - 什么是Makefile?
   - Makefile文件名
   - Makefile的构成
   - Make是如何工作的
4. 如何写Makefile
   - A Simple Example
   - Makefile的规则
   - Makefile的变量
   - Makefile的命令
   - Makefile的伪目标

什么是Makefile?

Definition

A makefile details the files, dependencies, and rules by which an executable application is built.

Makefile文件名

- 默认：GNUmakefile, makefile, and Makefile
- 特定：make -f filename
- man make

Makefile的构成

- 显示规则: 显示规则说明了，如何生成一个或多的的目标文件。这是由Makefile的书写者明显指出，要生成的文件，文件的依赖文件，生成的命令。
- 隐晦规则: 由于我们的make有自动推导的功能，所以隐晦的规则可以让我们比较粗糙地简略地书写Makefile，这是由make所支持的。
- 变量的定义: 在Makefile中我们要定义一系列的变量，变量一般都是字符串，这个有点像C语言中的宏，当Makefile被执行时，其中的变量都会被扩展到相应的引用位置上。
- 文件指示: 其包括了三个部分，一个是在一个Makefile中引用另一个Makefile，就像C语言中的include一样；另一个是指根据某些情况指定Makefile中的有效部分，就像C语言中的预编译#if一样；还有就是定义一个多行的命令。
- 注释: Makefile中只有行注释，和UNIX的Shell脚本一样，其注释是用“#”字符。

引用其它的Makefile

在Makefile使用include关键字可以把别的Makefile包含进来。

Make的工作原理

- make会在当前目录下找名字叫'makefile'或'Makefile'的文件。
- 如果找到，它会找文件中的相应目标。如果make没有指定，默认找第一个目标。
- 如果目标不存在，或是目标所依赖的文件的文件修改时间要比目标文件新，那么，他就会执行后面所定义的命令。

make的执行步骤

- 读入所有的Makefile

make的执行步骤

- 读入所有的Makefile
- 读入被include的其它Makefile

make的执行步骤

- 读入所有的Makefile
- 读入被include的其它Makefile
- 初始化文件中的变量

make的执行步骤

- 读入所有的Makefile
- 读入被include的其它Makefile
- 初始化文件中的变量
- 推导隐晦规则，并分析所有规则

make的执行步骤

- 读入所有的Makefile
- 读入被include的其它Makefile
- 初始化文件中的变量
- 推导隐晦规则，并分析所有规则
- 为所有的目标文件创建依赖关系链

make的执行步骤

- 读入所有的Makefile
- 读入被include的其它Makefile
- 初始化文件中的变量
- 推导隐晦规则，并分析所有规则
- 为所有的目标文件创建依赖关系链
- 根据依赖关系，决定哪些目标要重新生成

make的执行步骤

- 读入所有的Makefile
- 读入被include的其它Makefile
- 初始化文件中的变量
- 推导隐晦规则，并分析所有规则
- 为所有的目标文件创建依赖关系链
- 根据依赖关系，决定哪些目标要重新生成
- 执行生成命令

Example I

```
cc = gcc
INCLUDE = -I/usr/local/mysql/include/mysql
LIBS = -L/usr/local/mysql/lib/mysql
CLIENT = -lmysqlclient

.PHONY all
all: mysqlcli
main.o: main.c passwd.h
        $(cc) $(INCLUDE) -c main.c
pro1.o: pro1.c
        $(cc) $(INCLUDE) -c pro1.c
mysqlcli: main.o pro1.o
        $(cc) -o mysqlcli main.o pro1.o $(LIBS) $(CLIENT)
clean:
        rm -f main.o pro1.o mysqlcli
```

规则中的语法

```
target : prerequisites
        command
```

- target也就是一个目标文件，可以是Object File，也可以是执行文件。还可以是一个标签（Label）。
- prerequisites就是，要生成那个target所需要的文件或是目标。
- command也就是make需要执行的命令。（任意的Shell命令）
- 最后，还值得一提的是，在Makefile中的命令，必须要以$[Tab]$ 键开始。

Example-显示规则

```
edit : main.o kbd.o
	cc -o edit main.o kbd.o
main.o : main.c defs.h
	cc -c main.c
kbd.o : kbd.c defs.h command.h
	cc -c kbd.c
```

什么是隐含规则

“隐含规则”也就是一种惯例，make会按照这种“惯例”心照不喧地来运行。例如，把.c文件编译成.o文件这一规则，你根本就不用写出来，make会自动推导出这种规则，并生成我们需要的.o文件。

常用隐含规则

- 编译C程序的隐含规则:
  $(CC)-c $(CPPFLAGS) $(CFLAGS)
- 编译C++程序的隐含规则:
  $(CXX) -c $(CPPFLAGS) $(CFLAGS)”。
  （建议使用“.cc”作为C++源文件的后缀，而不是“.C”）
- 编译Pascal程序的隐含规: $(PC) -c $(PFLAGS)
- 编译Fortran/Ratfor程序的隐含规则:
  “.f”“$(FC) -c $(FFLAGS)
  “.F”“$(FC) -c $(FFLAGS) $(CPPFLAGS)”
  “.f”“$(FC) -c $(FFLAGS) $(RFLAGS)”
- 预处理Fortran/Ratfor程序的隐含规则。
- .. .. ..

隐含规则中用到的变量

在隐含规则中的命令中，基本上都是使用了一些预先设置的变量。你可以在你的makefile中改变这些变量的值，或是在make的命令行中传入这些值，或是在你的环境变量中设置这些值，无论怎么样，只要设置了这些特定的变量，那么其就会对隐含规则起作用。

隐含规则中用到的变量 I

- AR : ar
- CC : cc
- CXX : g++
- CPP : $(CC) -E
- FC : f77
- PC : pc
- TEX : tex
- RM : rm -f
- CFLAGS : C语言编译器参数
- CXXFLAGS : C++语言编译器参数。
- CPPFLAGS : C预处理器参数。(C 和Fortran 编译器也会用到)。

隐含规则中用到的变量 II

- FFLAGS：Fortran语言编译器参数。
- LDFLAGS：链接器参数。（如：“ld”）
- .. .. ..

模式规则

使用模式规则来定义一个隐含规则。一个模式规则就好像一个一般的规则，只是在规则中，目标的定义需要有“%”字符。“%”的意思是表示一个或多个任意字符。

模式规则介绍

模式规则中，至少在规则的目标定义中要包含“%”，否则，就是一般的规则。目标中的“%”定义表示对文件名的匹配，“%”表示长度任意的非空字符串。例如：

“%.c”表示以“.c”结尾的文件名（文件名的长度至少为3），而“s.%.c”则表示以“s.”开头，“.c”结尾的文件名（文件名的长度至少为5）。

模式规则示例

```
%.o : %.c
$(CC) -c $(CFLAGS) $(CPPFLAGS) $< -o $@

.o.c
$(CC) -c $(CFLAGS) $(CPPFLAGS) $< -o $@
```

规则中的通配符 I

make支持三种通配符:“*”,“?” 和 “[.. ..]”。这是和Unix的B-Shell是相同的。

```
clean:
        rm -f *.o

print: *.c
        lpr -p $?
        touch print
```

Makefile的变量

在Makefile中的定义的变量，就像是C/C++语言中的宏一样，他代表了一个文本字串，在Makefile中执行的时候其会自动原模原样地展开在所使用的地方。

变量名

变量的命名字可以包含字符、数字，下划线（可以是数字开头），但不应该含有“:”、“#”、“=”或是空字符（空格、回车等）。变量是大小写敏感的。

环境变量

make运行时的系统环境变量可以在make开始运行时被载入到Makefile文件中，但是如果Makefile中已定义了这个变量，或是这个变量由make命令行带入，那么系统的环境变量的值将被覆盖。

如果我们在环境变量中设置了“CFLAGS”环境变量，那么我们就可以在所有的Makefile中使用这个变量了。这对于我们使用统一的编译参数有比较大的好处。如果Makefile中定义了CFLAGS，那么则会使用Makefile中的这个变量，如果没有定义则使用系统环境变量的值，一个共性和个性的统一，很像“全局变量”和“局部变量”的特性。

自动化变量I

$@

表示规则中的目标文件集。在模式规则中，如果有多个目标，那么“$@”就是匹配于目标中模式定义的集合。

自动化变量II

$%

仅当目标是函数库文件中，表示规则中的目标成员名。例如，如果一个目标是“foo.a(bar.o)”，那么，“$%”就是“bar.o”，“$@”就是“foo.a”。如果目标不是函数库文件（Unix下是[.a]，Windows下是[.lib]），那么，其值为空。

自动化变量III

$ <

依赖目标中的第一个目标名字。如果依赖目标是以模式（即“%”）定义的，那么“$ <”将是符合模式的一系列的文件集。注意，其是一个一个取出来的。

自动化变量IV

$?

所有比目标新的依赖目标的集合。以空格分隔。

变量高级运算 I

- 变量值的替换: $var:a=b
  把变量“var”中所有以“a”字串“结尾”的“a”替换成“b”字串。这里的“结尾”意思是“空格”或是“结束符”
- 把变量的值再当成变量

  x = y

  y = z

  a := $($(x))

Makefile的命令简介

- 每条规则中的命令和操作系统Shell的命令行是一致的。

Makefile的命令简介

- 每条规则中的命令和操作系统Shell的命令行是一致的。
- make会按顺序逐条的执行命令，每条命令的开头必须以[Tab]键开头。

Makefile的命令简介

- 每条规则中的命令和操作系统Shell的命令行是一致的。
- make会按顺序逐条的执行命令，每条命令的开头必须以[Tab]键开头。
- make的命令默认是被“/bin/sh”解释执行的。

Makefile的命令的执行

当依赖目标新于目标时，也就是当规则的目标需要被更新时，make会一条一条的执行其后的命令。需要注意的是，如果你要让上一条命令的结果应用在下一条命令时，你应该使用分号分隔这两条命令。

Example I

示例一:

```
exec:
        cd /home/hchen
        pwd
```

示例二:

```
exec:
        cd /home/hchen; pwd
```

命令出错

每当命令运行完后，make会检测每个命令的返回码，如果命令返回成功，那么make会执行下一条命令，当规则中所有的命令成功返回后，这个规则就算是成功完成了。如果一个规则中的某个命令出错了（命令退出码非零），那么make就会终止执行当前规则，这将有可能终止所有规则的执行。

命令出错

每当命令运行完后，make会检测每个命令的返回码，如果命令返回成功，那么make会执行下一条命令，当规则中所有的命令成功返回后，这个规则就算是成功完成了。如果一个规则中的某个命令出错了（命令退出码非零），那么make就会终止执行当前规则，这将有可能终止所有规则的执行。

如何忽略命令出错???

命令出错

每当命令运行完后，make会检测每个命令的返回码，如果命令返回成功，那么make会执行下一条命令，当规则中所有的命令成功返回后，这个规则就算是成功完成了。如果一个规则中的某个命令出错了（命令退出码非零），那么make就会终止执行当前规则，这将有可能终止所有规则的执行。

如何忽略命令出错???

——在命令前加上“-”

什么是伪目标?

。“伪目标”并不是一个文件，只是一个标签，由于“伪目标”不是文件，所以make无法生成它的依赖关系和决定它是否要执行。我们只有通过显示地指明这个“目标”才能让其生效。当然，“伪目标”的取名不能和文件名重名，不然其就失去了“伪目标”的意义了。

例如：

```
clean:
        rm *.o temp
```

伪目标声明

为了避免和文件重名的这种情况，我们可以使用一个特殊的标记“.PHONY”

```
.PHONY: clean
clean:
        rm *.o temp
```

伪目标的依赖文件 I

伪目标一般没有依赖的文件。但是，我们也可以为伪目标指定所依赖的文件。例如：

```
all : prog1 prog2 prog3
.PHONY : all

prog1 : prog1.o utils.o
	cc -o prog1 prog1.o utils.o
prog2 : prog2.o
	cc -o prog2 prog2.o
prog3 : prog3.o sort.o utils.o
	cc -o prog3 prog3.o sort.o utils.o
```

Makefile中的第一个目标会被作为其默认目标。我们声明了一个“all”的伪目标，其依赖于其它三个目标。由于伪目标的特性是，总是被执行的，所以其依赖的那三个目标就总是不如“all”这个目标新。所以，其它三个目标的规则总是会被决议。也就达到了我们一口气生成多个目标的目的。

Part IV

Software Installation

How to install software package

- unpack: tar xzpvf .tar.gz
- README
- configure
- edit makefile.inc or makefile
- make
- make install

致谢

Thanks!

相关文档可在$http://lsec.cc.ac.cn/\sim tcui$下载