

www.preparadorinformatica.com

PRÁCTICA 2 CIRCUITOS LÓGICOS DIGITALES (Ejercicios Propuestos 22 al 32)

EJERCICIO 22

22. Aplicar los teoremas de DeMorgan a cada una de las siguientes expresiones:

(a)
$$(\overline{A+B})+\overline{C}$$

(b)
$$\overline{(\overline{A}+B)+CD}$$

(a)
$$\overline{(\overline{A+B})} + \overline{C}$$
 (b) $\overline{(\overline{A}+B)} + \overline{CD}$ (c) $\overline{(A+B)} \overline{CD} + \overline{E} + \overline{F}$

EJERCICIO 23

23. Simplificar las siguientes expresiones booleanas:

$$AB\overline{C} + \overline{A}\overline{B}C + \overline{A}BC + \overline{A}\overline{B}\overline{C}$$
.

a)

$$\overline{AB + AC} + \overline{AB}C$$

$$AB + AC + \overline{ABC}$$



EJERCICIO 24

24. Convertir la siguiente expresión a su forma de suma de productos:

$$\overline{A}B\overline{C} + (A + \overline{B})(B + \overline{C} + A\overline{B})$$
 rador Informática

EJERCICIO 25

25. Convertir la siguiente expresión a su forma de suma de productos ESTÁNDAR:

$$W\overline{X}Y + \overline{X}Y\overline{Z} + WX\overline{Y}$$

EJERCICIO 26

26. Convertir la siguiente expresión a su forma de producto de sumas ESTÁNDAR:

$$(A + \overline{B})(B + C)$$

EJERCICIO 27

27. Dibujar el diagrama lógico correspondiente:

EJERCICIO 28

28. Verifica la siguiente ecuación:

EJERCICIO 29

29. Comprueba las siguientes igualdades mediante la tabla de verdad:

EJERCICIO 30 Preparador Informática

30. Aplicando las leyes de DeMorgan, obtener el complemento de las siguientes funciones:

a)
$$f = (x + y)(yz + xy)$$

b)
$$g = y(x + z) + y(xz + xz)$$

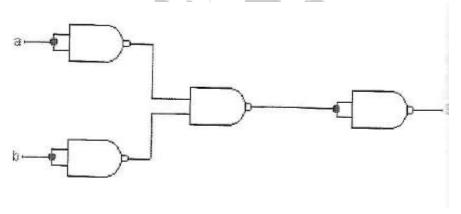
c)
$$h = x y(x + z)(yz + xy)$$

EJERCICIO 31

- 31. La alarma de una vivienda posee tres sensores: A, B y C. Dicha alarma debe activarse cuando por lo menos dos de los tres sensores estén activados. Se pide:
 - a) Escribe la tabla de verdad de la función E ("estado de la alarma");
 - b) Expresa la función como suma de productos;
 - c) Simplifica la función algebraicamente;
 - d) Implementa la función empleando cualquier tipo de puertas.

EJERCICIO 32

- 32. Dado el siguiente gráfico:
 - a) Extraer la expresión booleana correspondiente a la salida y simplifica.
 - b) Realizar la tabla de verdad del circuito.
 - c) ¿La expresión encontrada se corresponde con alguna puerta lógica?



Preparador Informática