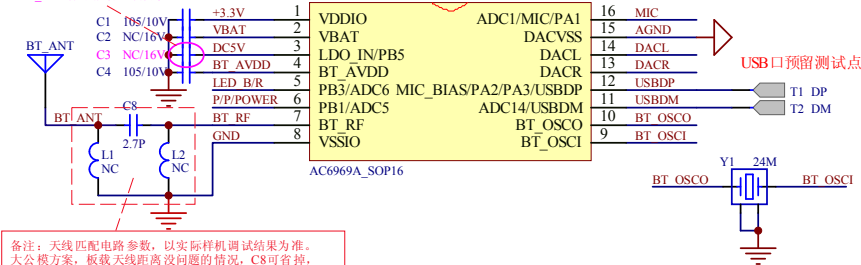


备注：
1、VBAT、LDO_IN必须使用耐压值为16V的原装电容。
2、VDDIO、VBAT必须使用原装电容，以防漏电。
3、没有备注耐压值的电容，统一用耐压值6.3V的电容，
所有电容请使用原装电容，以保证容值。

LDO_IN电容不能省，预留位置

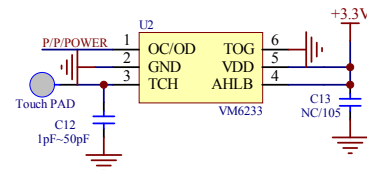


注意：PCB Layout需要分地（区分AGND和GND）

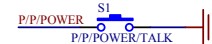
USB口预留测试点

晶振选型：
要求：内部负载电容:12PF；频偏偏差:±10PPM以内

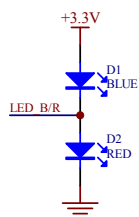
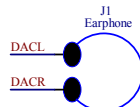
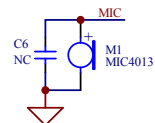
MCU



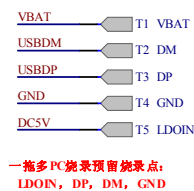
Touth_KEY



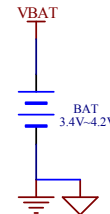
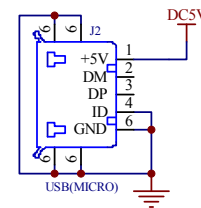
KEY



Earphone、MIC、LED



一拖多PC烧录预留跳接点：
LDOIN, DP, DM, GND



GND、AGND在电源入口处短接在一起！

Power