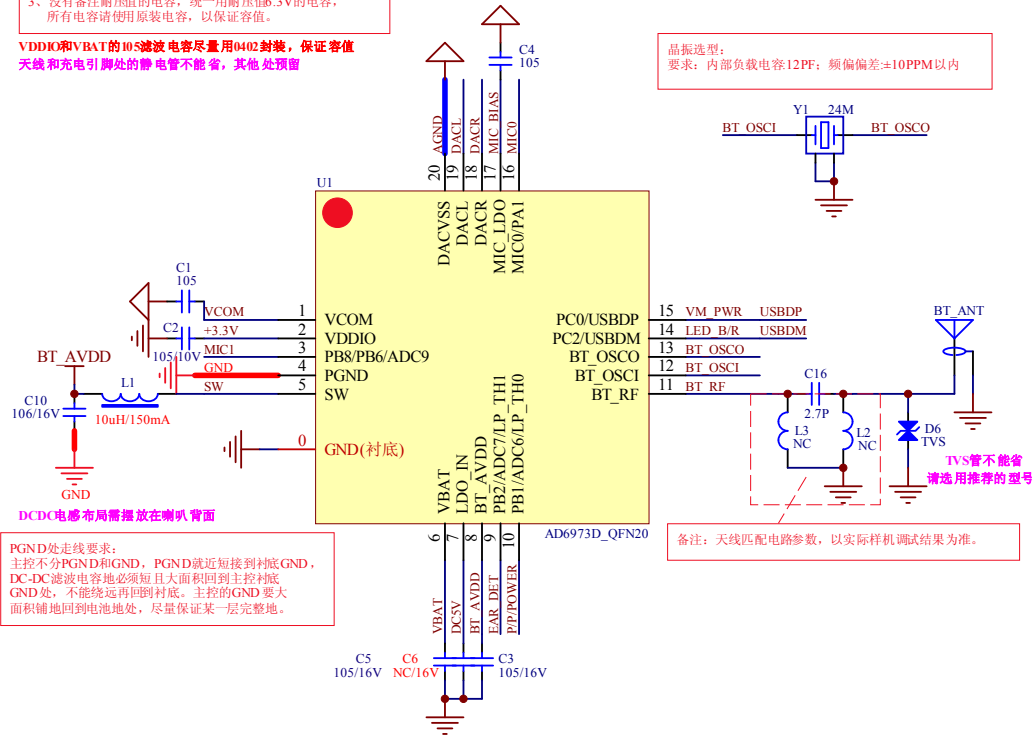


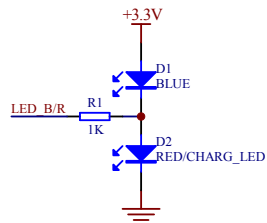
杰理方案咨询(QQ号:1418295957, 邮箱:fae@zh-jieli.com)

备注:
1、VBAT、BT_AVDD必须使用耐压值为16V的原装电容。
2、VDDIO、VBAT必须使用原装电容,以防漏电流。
3、没有备注耐压值的电容,统一用耐压值6.3V的电容,
所有电容请使用原装电容,以保证容值。

VDDIO和VBAT的10S滤波电容尽量用0402封装,保证容值
天线和充电引脚处的静电管不能省,其他处预留



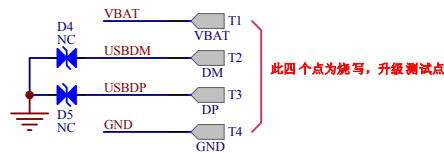
MCU



LED

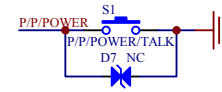
预留烧写测试点,方便烧写、升级

PC烧录、升级测试点: VBAT, DP, DM, GND

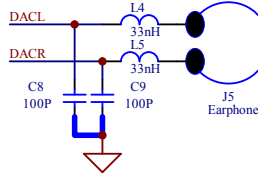


D4和D5用来解决烧写升级时的ESD问题
若烧写升级环境已做好防护,可不贴

Test Point

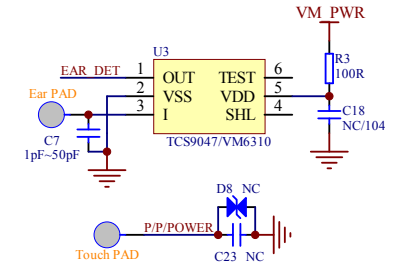


DAC输出噪声抑制电路必须预留

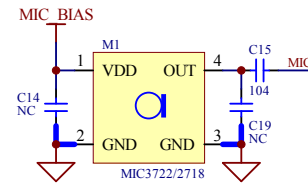


Earphone

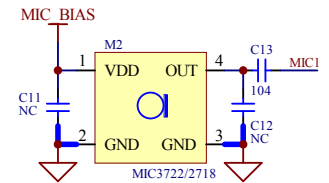
内置触摸+外置入耳检测



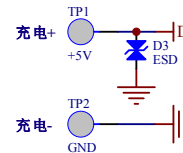
通话MIC



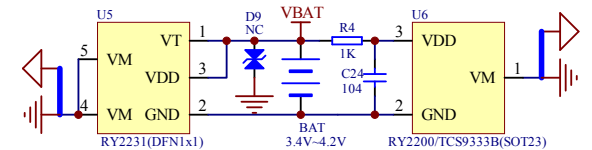
噪声MIC



充电输入ESD管不能省,选型用防浪涌的



PCB板子空间受限的,可选用DFN1x1封装的锂电保护



POWER