

杰理方案咨询(QQ号:1418295957, 邮箱:fae@zh-jieli.com)

备注:
1、VBAT, BT_AVDD必须使用耐压值为16V的原装电容。
2、VDDIO, VBAT必须使用原装电容, 以防漏电。
3、没有备注耐压值的电容, 统一用耐压值6.3V的电容,
所有电容请使用原装电容, 以保证容值。

VDDIO和VBAT的105滤波电容尽量用0402封装, 保证容值

内置触摸设计要求:
1、布局, 布局允许的情况下, 触摸点离芯片引脚距离越近越好
2、线宽, 保证最小线宽的前提下, 走线越细越好
3、走线, 远离DAC, IIC, SPI等信号线
4、铺铜, 保证PCB板面的完整性前提下, 触摸走线和GND安全
间距越大越好
5、触点, 铜箔、PFC和外壳的接触面积越大, 贴合越紧密效果越好

晶振选型:
要求: 内部负载电容:12PF; 频偏偏差: ±10PPM以内

