

备注:

- 1、VBAT, BT_AVDD必须使用 耐压值为16V的原装电容。
- 2、VDDIO, VBAT必须使用原装电容, 以防漏电。
- 3、没有备注耐压值的电容, 统一用耐压值6.3V的电容, 所有电容 请使用原装电容, 以保证容值。

内置触摸设计要求:

- 1、布局, 布局允许的情况下, 触摸点离芯片引脚距离越近越好
- 2、线宽, 保证最小线宽的前提下, 走线越细越好
- 3、走线, 远离DAC, IIC, SPI等信号线
- 4、铺铜, 保证PCB板地的完整性前期下, 触摸走线和GND安全间距越大越好
- 5、触点, 铜箔、PFC和外壳的接触面积越大, 贴合越紧密效果越好

The diagram shows a 24M crystal connected between the BT OSCI and BT OSCO pins. The crystal is represented by a rectangle with two vertical lines inside. One terminal of the crystal is connected to the BT OSCI pin, and the other terminal is connected to the BT OSCO pin. A third terminal, indicated by a small circle, is connected to ground.



备注:

- 1、AGND单独走线，走线尽量宽，在电池地 处短接
- 2、电池必须带保护板，或带保护电路

POWER