

課題3

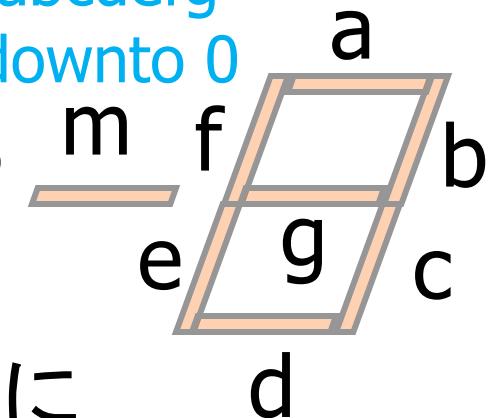
Calc_AddSub(1)

2つで1組のスイッチであらわされる2信号の和と差を7セグメントLEDで表示する回路

- 最上位層モジュール

Calc_AddSub: 下記を組合せる

"mabcdefg"
7 downto 0



- 下位層モジュール

AdderPM: 加減算切替SW入力に

応じて2信号の加算or減算結果を出力

ResultAS: 7セグ表示に加えて一記号も

課題3

Calc_AddSub(2)

