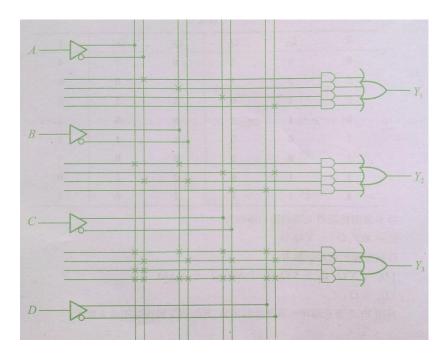
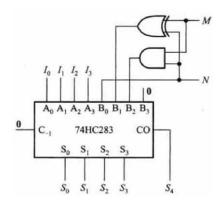
- 1. 教材 P179, 5.55 (a)、(b)、(c)
- 2. 写出与或阵列的逻辑函数式



3. 由 4 位加法器 74HC283 构成的逻辑电路如下图所示,其中, M 和 N 位控制端,试分析该电路的功能。



4. 试用 4 位数值比较器和必要的逻辑门,设计一个余 3 码有效性测试电路,当输入为余 3 码时,输出为 1,否则输出为 0。

