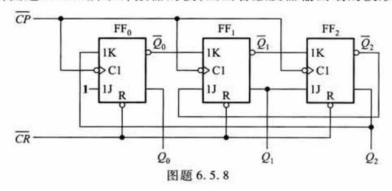
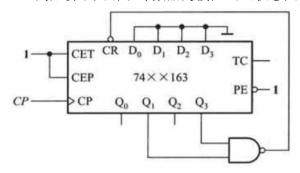
试分析图题 6.5.8 所示计数器的模,画出各触发器输出端的波形图。



● 试用 JK 触发器设计一个同步模 6 递增计数器。

● 试分析下图所示计数器的模,画出状态图。



● 确定下图计数器的模。

