**微算機系統**

**個人報告**

實驗二

組別： 18

班級、姓名與學號：

資工二 楊榮鈞110590034

日期： 2022.10.03

1. 實驗心得：

這次的實驗二我學到了component和package還有port map的VHDL語法，這次的實驗我覺得code沒有說到特別複雜，比較困難的地方是component、package和port map，因為這些是我第一次接觸的語法，所以要去網路上查詢是否有把語法運用正確。

在這次實驗中我們組遇到的問題是我把carry當成要輸入和輸出的腳位，所以在主程式的port的地方宣告carry導致系統直接把我們不希望分配的腳位分配給carry，使我們燒錄出來的結果會有一些位置很奇怪的燈亮起來。

我們一開始以為是我們的接腳接錯，在我們檢查完接腳的時候發現我們的carry用signal宣告的話，就不會有這些問題了。

經過這次實驗，我發現用signal宣告的話，系統就不會強制分配腳位，他只會把它當作變數，這讓我學到了一個小知識。

(心得須超過150字，以word字數為標準)

2. 組員貢獻度及工作內容：

蕭耕宏：50 %，資料查詢、文書處理、測試與除錯。

楊榮鈞：50 %，實驗設計、程式規劃、實驗實作。

(蕭耕宏為楊榮鈞的組員)