

Relatório 10

Mônica Aoki Faria
Leonardo Rodrigues Marques

RA:156787
RA:178610

1. É necessário habilitar a interrupção para falling edge como mostra abaixo:

```
PORTA_PCR12 &= 0xFFF0FFFF; // Interrupt on falling edge  
PORTA_PCR12 |= 0x000A0000;
```

2. O número da interrupção IRQ associada a porta A é 30.
3. A gente deve escrever 1 no bit 30 do registrador NVIC_ISET para habilitar a interrupção na porta A.
4. É possível descobrir qual bit da porta A gerou uma interrupção lendo o registrador PORTA_ISR.
5. A rotina de tratamento da interrupção da porta A se chama PORTA_IRQHandler.
6. Devemos setar 1 nos bits 5, 3 e 2 do UART0_C2 para habilitar a recepção por interrupção e ativar a transmissão e recepção.

```
SET_BIT(UART0_C2, 5);           //Receiver Interrupt Enable for RDRF  
SET_BIT(UART0_C2, 3);           //Transmitter enabled.  
SET_BIT(UART0_C2, 2);           //Receiver enabled.
```

7. O número de interrupção IRQ associada à UART0 é 12.
8. A gente deve escrever 1 no bit 12 do registrador NVIC_ISET para habilitar a interrupção na UART0.
9. A rotina de tratamento da interrupção da UART0 se chama UART0_IRQHandler.
10. A rotina de tratamento da interrupção da NMI se chama NMI_Handler.