# 电路改进任务

20180611

## Room V0.2板

1. VBAT孔过大，正负极未标注。
2. 20X2Pin排针计划采用牛角座安装，未预留足够位置。
3. 5X2Pin排针计划采用牛角座安装，未预留足够位置。
4. 12V转5V模块采用2596，并应严格按照参考设计提供电感和电容。
5. STM32F103C8，HSE接错，接到了LSE上。