## 181110版本说明

1，目前有三个UART接口，均为115200，其中一个用于控制，为双向口，管脚配置为G18/H17。

2，另两个UART为单向输出（从FPGA输出），未进行管脚配置。

3，uart\_data1默认为输出1通道，uart\_data2默认输出为2通道，有寄存器可进行配置。

4，默认的波形触发门限为0xC000，可在src->chip\_top->chip\_regs.v的第64行修改“cfg\_chip\_th <= 16'hC000;”后半部分的数值改变门限。目前仅支持2个通道一同改动。

5，目前可增加通道，改变缓冲大小，这些改动代码变动不大。