# FPGA寄存器说明

## 读写方式：

设备ID：

0x0 : M\_fpga

0x1-0xEF ：S\_FPGA

0xFF：广播(对全部的S\_FPGA)

模块ID[7:6]:

00- singel read

10 singel write

模块ID[5:0]：

0x1 控制器

## S\_FPGA:

0x1:control\_top控制器

0x0 RO dev\_id

0x10 WR dev\_id

0x2:syn\_top

0x11：ad1\_top

0x0 RO mod\_id

0x20 WR cfg\_sample

0x40 WR cfg\_ad\_tp

0x44-46 WR cfg\_tp\_base

0x47 WR cfg\_tp\_step

0x20: dsp\_top

0x21: pack\_top

0x22: commu\_top

0x0 RO mod\_id

0x10 RW cfg\_numDev

0x14 RW cfg\_sendEn

0x30 WO cmd\_retry