

## ERA-Übungsblatt 04

1. a-e) siehe ML

f) • char add-char(char a, char b) (s.e. = sign-extended)

1 Byte → a0 s.e.

1 Byte → a0 s.e.

CC: alle Parameter = 4 Byte werden über a-Register (aufsteigend) \* übergeben

• uint64\_t add(uint64\_t a, uint64\_t b)

8 Byte → a1/a0

8 Byte → a1/a0

CC: alle Parameter = 8 Byte werden mit der niederwertigen Hälfte zuerst übergeben

• uint64\_t add(uint64\_t\* a, uint64\_t b)

a1/a0

Pointer → 4 Byte → a0

In einer 32-Bit-Architektur sind Speicheradressen (Pointer) 32 Bit groß

• uint128\_t copy-and-increment(uint64\_t a)

16 Byte → a0

CC: Parameter > 8 Byte werden im Speicher abgelegt. Der Caller übergibt hierfür einen Pointer zu einem Speicherbereich, an welchen der Callee die Daten ablegen kann.

2. a-d) siehe ML und Mitschrift WS 23/24

3. siehe Webseite

4. siehe Webseite