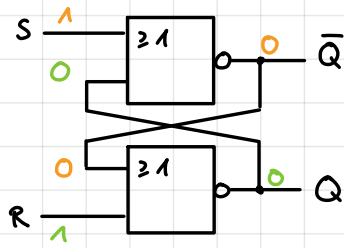


ERA - Übungsblatt 07

1 a,b,c) siehe ML und Mitschrift WS 23/24

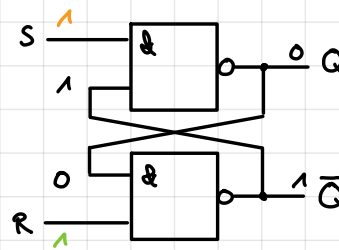
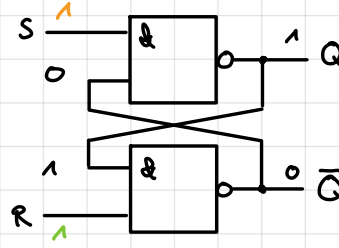
Der verbotene Zustand $\text{Set}=1, \text{Reset}=1$ ist abhängig von der darzulegenden Implementierung:

• NOR-Latch



⇒ verbotener Zustand: $Q=0, \bar{Q}=0$

• NAND-Latch



⇒ verbotener Zustand: $Q=Q_{\text{prev}}, \bar{Q}=\bar{Q}_{\text{prev}}$

2. siehe ML und Website

3. siehe ML