1. Асинхронный RS-триггер. Структура. Таблица переходов. Применение.
2. Двухпортовая память. Структура. Применение.
3. Организация системной шины.
4. Синхронный RS-триггер. Структура. Таблица переходов. Применение.
5. Структура видеоконтроллера.
6. Терминаторы. Активные и пассивные. Схема. Назначение.
7. Двухтактный синхронный RS-триггер. Структура. Таблица переходов. Применение.
8. Асинхронный двоичный счетчик. Структура. Таблица переходов. Применение.
9. Однонаправленные шинные формирователи. Структура. Назначение.
10. Синхронный D-триггер - защелка. Структура. Таблица переходов. Применение.
11. Синхронный двоичный счетчик. Структура. Таблица переходов. Применение.
12. Двунаправленные шинные формирователи. Структура. Назначение.
13. Синхронный двухтактный D-триггер. Структура. Таблица переходов. Применение.
14. Синхронный двоичный счетчик на JK-триггерех. Структура. Таблица переходов. Применение.
15. Квазидвунаправленные шинные формирователи. Структура. Назначение.
16. Двухтактный синхронный JK-триггер. Структура. Таблица переходов. Применение.
17. Структура счетчика с произвольным коэффициентом пересчета.
18. Схемы сопряжения различных типов выходов при работе на общую шину.
19. Параллельные регистры. Структура. Применение.
20. Схемы увеличения разрядности синхронных и асинхронных счетчиков.
21. Одновибратор на основе логических элементов. Структура. Основы функционирования.
22. Сдвиговые регистры. Структура. Применение.
23. Реверсивный синхронный двоичный счетчик. Структура. Таблица переходов. Применение.
24. Универсальные сдвиговые регистры. Структура. Применение.
25. Регистровая память FIFO. Структура. Применение.
26. Таймер на основе RC- цепей. Структура. Основы функционирования.
27. Программируемый делитель частоты. Структура. Применение.
28. Двухпортовая память. Структура. Применение.
29. Интегральный одновибратор. Структура. Основы функционирования.
30. Таймер на основе счетчика. Структура. Применение.