# Отчёта по лабораторной работе №9

Понятие подпрограммы. Отладчик GDB.

Сибомана Ламек НКАбд-03-24

### Содержание

1	Цель работы	1
	теоретическое введение	
	Выполнение лабораторной работы	
	Выводы	

### 1 Цель работы

Приобретение навыков написания программ с использованием циклов и обработкой аргументов командной строки.

### 2 Теоретическое введение

###Понятие об отладке

Отладка — это процесс поиска и исправления ошибок в программе. В общем случае его можно разделить на четыре этапа: • обнаружение ошибки; • поиск её местонахождения; • определение причины ошибки; • исправление ошибки. Можно выделить следующие типы ошибок: • синтаксические ошибки — обнаруживаются во время трансляции исходного кода и вызваны нарушением ожидаемой формы или структуры языка; • семантические ошибки — являются логическими и приводят к тому, что программа запускается, отрабатывает, но не даёт желаемого результата; • ошибки в процессе выполнения — не обнаруживаются при трансляции и вызывают пре- рывание выполнения программы (например, это ошибки, связанные с переполнением или делением на ноль). Второй этап — поиск местонахождения ошибки. Некоторые ошибки обнаружить довольно трудно. Лучший способ найти место в программе, где находится ошибка, это разбить программу на части и произвести их отладку отдельно друг от друга. Третий этап выяснение причины ошибки. После определения местонахождения ошибки обычно проще определить причину неправильной работы программы. Последний этап исправление ошибки. После этого при повторном запуске программы, может обнаружиться следующая ошибка, и процесс отладки начнётся заново.

###Методы отладки Наиболее часто применяют следующие методы отладки: • создание точек контроля значений на входе и выходе участка программы (например, вывод

промежуточных значений на экран — так называемые диагностические сообще- ния); • использование специальных программ-отладчиков. Отладчики позволяют управлять ходом выполнения программы, контролировать и из- менять данные. Это помогает быстрее найти место ошибки в программе и ускорить её исправление. Наиболее популярные способы работы с отладчиком — это использование точек останова и выполнение программы по шагам. Пошаговое выполнение — это выполнение программы с остановкой после каждой строчки, чтобы программист мог проверить значения переменных и выполнить другие действия. Точки останова — это специально отмеченные места в программе, в которых программа- отладчик приостанавливает выполнение программы и ждёт команд. Наиболее популярные виды точек останова: • Breakpoint точка останова (остановка происходит, когда выполнение доходит до определённой строки, адреса или процедуры, отмеченной программистом); • Watchpoint — точка просмотра (выполнение программы приостанавливается, если программа обратилась к определённой переменной: либо считала её значение, либо изменила его). Точки останова устанавливаются в отладчике на время сеанса работы с кодом програм- мы, т.е. они сохраняются до выхода из программы-отладчика или до смены отлаживаемой программы.

## 3 Выполнение лабораторной работы

##Реализация подпрограмм в NASM

1.Сначала я создал каталог для программам лабораторной работы №9, затем перешёл в него и создал файл lab09-1.asm(рис. fig. ¿fig:001?) ![Создание каталога и файла lab09-1.asm] (image/1.png){#fig:001 width=70%}

Открывал файл в Midnight Commander и заполняем его в соответствии с листингом 9.1 (рис. fig. ¿fig:002?).

![Текст программы lab09-1.asm] (image/2.png){#fig:002 width=70%}

Создал исполняемый файл и проверьте его работу.

![Создание и запуск lab09-1.asm]image/3.png){#fig:003 width=70%}

Изменил текст программы добавив изменение значение регистра есх в циклеСнова открывал файл для редактирования и изменяем его, добавив изменение значения регистра в цикле (рис. fig. 1)



Рис. 1: Текст программы lab09-1.asm

Создаем исполняемый файл и запускаем его (рис. fig. ¿fig:005?).

![Создание и запуск lab09-1.asm]image/5.png){#fig:005 width=70%}

##Отладка программам с помощью GDB

Создаем новый файл в каталоге(рис. fig. ¿fig:006?).

```
lsibomana@dk3n55 ~/work/arch-pc/lab09 $ touch lab09-2.asm
lsibomana@dk3n55 ~/work/arch-pc/lab09 $ mc
```

Создаем исполняемый файл и запускаем его



Рис. 2: Текст программы lab09-1.asm

Получаем исходный файл с использованием отладчика gdb

```
lsibomana@dk3n55 ~/work/arch-pc/lab@9 $ nasm -f elf -g -l lab@9-2.lst lab@9-2.asm
lsibomana@dk3n55 ~/work/arch-pc/lab@9 $ ld -m elf_i386 -o lab@9-2 lab@9-2.o
lsibomana@dk3n55 ~/work/arch-pc/lab@9 $ gdb lab@9-2
GNU gdb (Gentoo 14.2 vanilla) 14.2
Copyright (C) 2023 Free Software Foundation, Inc.
License GPLv3+: GNU GPL version 3 or later <a href="http://gnu.org/licenses/gpl.html">http://gnu.org/licenses/gpl.html</a>
This is free software: you are free to change and redistribute it.
There is NO WARRANTY, to the extent permitted by law.
Type "show copying" and "show warranty" for details.
This GDB was configured as "x86_64-pc-linux-gnu".
Type "show configuration" for configuration details.
For bug reporting instructions, please see:
<a href="https://bwgs.gnntoo.org/">https://bwgs.gnntoo.org/>
Find the GDB manual and other documentation resources online at:
<a href="https://www.gnu.org/software/gdh/documentation/">https://www.gnu.org/software/gdh/documentation/</a>
For help, type "help",
Type "apropos word" to search for commands related to "word"...
Reading symbols from lab@9-2...
(gdb) 1
```

Рис. 3: Создание lab09-2.asm

Запускаем команду в отладчике



Устанавливаем брейкпоинт на метку \_start и запускаем программу

Рис. 5: Создание и запуск lab09-2.asm

Смотрим дисассимилированный код программы с помощью команды disassemble, начиная с метки \_start

Рис. 6: Создание

Переключаемся на отображение команд с Intel'овским синтаксисом (рис. fig. ¿fig:012?).

Рис. 7: Текст программы

Различия отображения синтаксиса машинных команд в режимах ATT и Intel:

- 1.Порядок операндов: В АТТ синтаксисе порядок операндов обратный, сначала указывается исходный операнд, а затем результирующий операнд. В Intel синтаксисе порядок обычно прямой, результирующий операнд указывается первым, а исходный вторым.
- 2. Разделители: В ATT синтаксисе разделители операндов запятые. В Intel синтаксисе разделители могут быть запятые или косые черты (/).

- 3.Префиксы размера операндов: В АТТ синтаксисе размер операнда указывается перед операндом с использованием префиксов, таких как "b" (byte), "w" (word), "l" (long) и "q" (quadword). В Intel синтаксисе размер операнда указывается после операнда с использованием суффиксов, таких как "b", "w", "d" и "q".
- 4.3нак операндов: В ATT синтаксисе операнды с позитивными значениями предваряются символом "\$". В Intel синтаксисе операнды с позитивными значениями могут быть указаны без символа "\$".
- 5.Обозначение адресов: В ATT синтаксисе адреса указываются в круглых скобках. В Intel синтаксисе адреса указываются без скобок.
- 6.Обозначение регистров: В АТТ синтаксисе обозначение регистра начинается с символа "%". В Intel синтаксисе обозначение регистра может начинаться с символа "R" или "E" (например, "%eax" или "RAX").

Включаем режим псевдографики (рис. fig. ¿fig:013?).

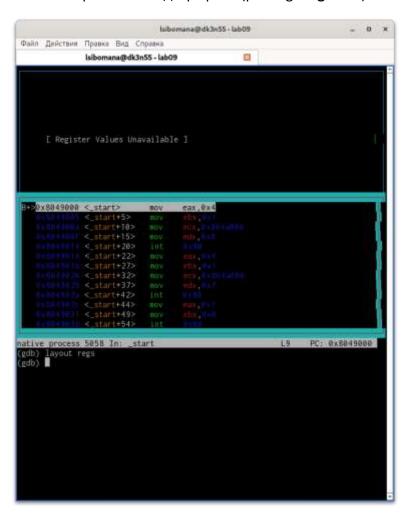


Рис. 8: Создание

Проверяем была ли установлена точка останова и устанавливаем точку останова предпоследней инструкции (рис. fig. ¿fig:014?).

Рис. 9: Текст программы

Посмотрим информацию о всех установленных точках останова (рис. fig. ¿fig:015?).

```
(gdb) i b
Num: Type: Disp Enb Address: What
1 breakpoint keep y 10.00000000 lab09-2.aun;9
breakpoint already hit 1 time
2 breakpoint keep y 10.00000000 lab09-2.aun;20
(gdb) [
```

Puc. 10: layout and info

Выполняем 5 инструкций командой si (рис. fig. ¿fig:016?).

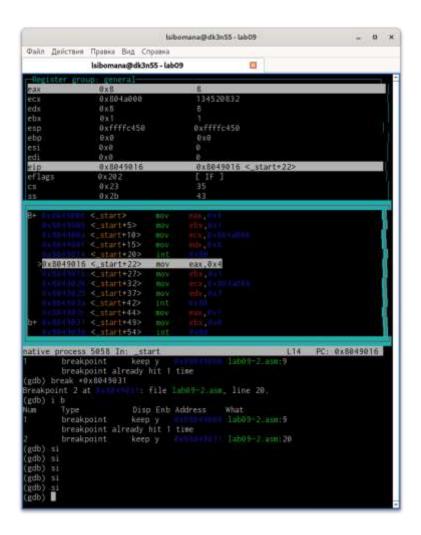


Рис. 11: текст

Во время выполнения команд менялись регистры: ebx, ecx, edx,eax, eip.

Смотрим значение переменной msg1 по имени (рис. fig. ¿fig:017?).

```
(gdb) x/1sb &msg1
0x804a000 <msg1>: "Hello, "
(gdb) [
```

{#fig:0017width=70%}

Смотрим значение переменной msg2 по адресу (рис. fig. ¿fig:018?).

```
(gdb) x/lsb 0x804a008
0x804a008 <msg2>: "world!\n\034"
(gdb)
```

Puc. 12: Cx/lsb

Изменим первый символ переменной msg1 (рис. fig. ¿fig:019?).

Меняем символ

```
(gdb) set (char)&msg1='h'
(gdb) x/lsb &msg1

*hello, *
(gdb) | **

(gdb) | **
```

Puc. 13: change of code

Изменим первый символ переменной msg2 (рис. fig. ¿fig:020?).

Puc. 14: change of code

Смотрим значение регистра edx в разных форматах (рис. fig. ¿fig:021?).

```
(gdb) p/t $edx

$1 = 1000

(gdb) p/s $edx

$2 = 8

(gdb) p/x $edx

$3 = 0x8

(gdb) 1
```

Изменяем регистор ebx (рис. fig. ¿fig:022?)

```
(gdb) set $ebx='2'

(gdb) p/s $ebx

$4 = 50

(gdb) set $ebx=2

(gdb) p/s $ebx

$5 = 2

(gdb)
```

Puc. 15: change of code

Выводится разные значения, так как команда без кеавычек присваивает регистру вводимое значение.

Прописываем команды для завершения программы и выхода из GDB (рис. fig. ¿fig:023?).

```
(gdb) c
Continuing
Lorld!

Breakpoint 2, _start () at Iab89-2.asm:20
(gdb)
```

Копируем файл lab8-2.asm в файл с именем lab09-3.asm (рис. fig. ¿fig:024?)

```
lsibomana@dk3n55 ~/work/arch-pc/lab@9 $ cp ~/work/arch-pc/lab@8/lab8-Z.asm ~
/work/arch-pc/lab@9-3.asm
lsibomana@dk3n55 ~/work/arch-pc/lab@9 $
```

#### Puc. 16: change of code

Создаем исполняемый файл и запускаем его в отладчике GDB (рис. fig. ¿fig:025?).

```
lsibomana@dk3n55 -/work/arch-pc/lab09 $ nasm -f elf -g -l lab09-3.1st lab09-
3.asm
lsibomana@dk3n55 -/work/arch-pc/lab09 $ ld -m elf_1386 -o lab09-3 lab09-3.o
lsibomana@dk3n55 -/work/arch-pc/lab09 $ gdb --args lab09-3 2 3 '5'
```

#### Puc. 17: change of code

Установим точку останова перед первой инструкцией в программе и запустим ее (рис.

Смотрим позиции

стека по разным адресам (рис. fig. ¿fig:027?).

```
(gdb) x/x $esp

| x of first | 0x00000000

(gdb) x/s *(void**)($esp + 4)

| x of first | x oid**)($esp + 4)

| x oid* | x oid**)($esp + 8)

| x oid* | x oid**)($esp + 8)

| x oid* | x oid**)($esp * 12)

| x oid* | x oid**)($esp * 16)

| x oid* | x oid**)($esp + 16)

| x oid* | x oid**)($esp + 20)

| x oid* | x oid** | x oid
```

Puc. 18: change of code

Шаг изменения адреса равен 4 потому что адресные регистры имеют размерность 32 бита(4 байта).

##Задание для самостоятельной работы

#### ###Задание 1

Копируем файл lab8-4.asm(cp №1 в ЛБ8) в файл с именем lab09-3.asm (рис. fig. ¿fig:028?).

```
lsibomana@dk3n55 - $ cd ~/work/arch-pc/lab09
lsibomana@dk3n55 ~/work/arch-pc/lab09 $ cp ~/work/arch-pc/lab08/lab
8-4.asm ~/work/arch-pc/lab09/lab09-4.asm
lsibomana@dk3n55 ~/work/arch-pc/lab09 $ $
```

Puc. 19: change of code

Открываем файл в Midnight Commander и меняем его, создавая подпрограмму (рис. fig. ¿fig:029?).



Рис. 20: Текст программы

Создаем исполняемый файл и запускаем его (рис. fig. ¿fig:030?).

```
Isibomana@dk3n55 - $ cd ~/work/arch-pc/lab09

lsibomana@dk3n55 -/work/arch-pc/lab09 $ nasm -f elf lab09-4.asm

lsibomana@dk3n55 -/work/arch-pc/lab09 $ ld -m elf_i386 -o lab09-4 l

ab09-4.o

lsibomana@dk3n55 ~/work/arch-pc/lab09 $ ./lab09-4

Becgure x: 5

3(10 + x)=45

lsibomana@dk3n55 ~/work/arch-pc/lab09 $ ...
```

###Задание 2

Создаем новый файл в дирректории (рис. fig. ¿fig:031?).

```
lsibomana@dk3n55 -/work/arch-pc/lab@9 $ touch lab@9-5.asm
lsibomana@dk3n55 -/work/arch-pc/lab@9 $ #
```

Puc. 21: change of code

Открываем файл в Midnight Commander и заполняем его в соответствии с листингом 9.3 (рис. fig. ¿fig:032?).

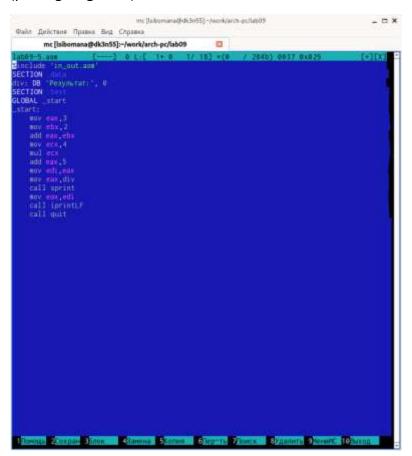


Рис. 22: Текст программы

Создаем исполняемый файл и запускаем его (рис. fig. ¿fig:033?).

```
lsibomana@dk3n55 ~/work/arch-pc/lab@9 $ nasm ~f elf lab@9~5.asm
lsibomana@dk3n55 ~/work/arch-pc/lab@9 $ ld ~m elf_i3@6 ~o lab@9~5 lab@9
~5.o
lsibomana@dk3n55 ~/work/arch-pc/lab@9 $ ./lab@9~5
Peay/mstat:10
lsibomana@dk3n55 ~/work/arch-pc/lab@9 $ #
```

Рис. 23: Создание и запуск lab09-5.asm

Создаем исполняемый файл и запускаем его в отладчике GDB и смотрим на изменение решистров командой si (рис. fig. ¿fig:034?).

```
| Section | Process | Section | Sect
```

Изменяем программу для корректной работы (рис. fig. ¿fig:035?).

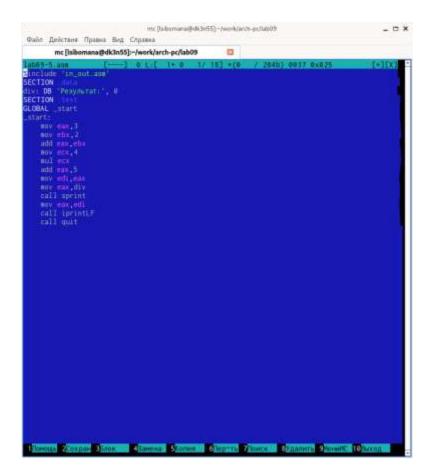


Рис. 24: Текст программы

Создаем исполняемый файл и запускаем его (рис. fig. ¿fig:036?).

```
lsibomana@dk3n55 -/work/arch-pc/lab@9 $ nasm -f elf lab@9-5.asm
lsibomana@dk3n55 -/work/arch-pc/lab@9 $ ld -m elf_i386 -p lab@9-5 lab@9
-5.o
lsibomana@dk3n55 -/work/arch-pc/lab@9 $ ./lab@9-5
Peay/hstat:10
lsibomana@dk3n55 -/work/arch-pc/lab@9 $ ...
```

Рис. 25: Создание и запуск lab09-5.asm

### 4 Выводы

Мы познакомились с методами отладки при помощи GDB и его возможностями.

#### #Содержание отчёта

Отчёт должен включать: • Титульный лист с указанием номера лабораторной работы и ФИО студента. • Формулировка цели работы. • Описание результатов выполнения лабораторной работы: — описание выполняемого задания; — скриншоты (снимки экрана), фиксирующие выполнение заданий лабораторной работы; — комментарии и выводы по

результатам выполнения заданий. • Описание результатов выполнения заданий для самостоятельной работы: — описание выполняемого задания; — скриншоты (снимки экрана), фиксирующие выполнение заданий; — комментарии и выводы по результатам выполнения заданий; — листинги написанных программ (текст программ). • Выводы, согласованные с целью работы. Отчёт по выполнению лабораторной работы оформляется в формате Markdown. В качестве отчёта необходимо предоставить отчёты в 3 форматах: pdf, docx и md. А также файлы с исходными текстами написанных при выполнении лабораторной работы программ (файлы \*.asm). Файлы необходимо загрузить на странице курса в ТУИС в задание к соответствующей лабораторной работе и загрузить на Github.