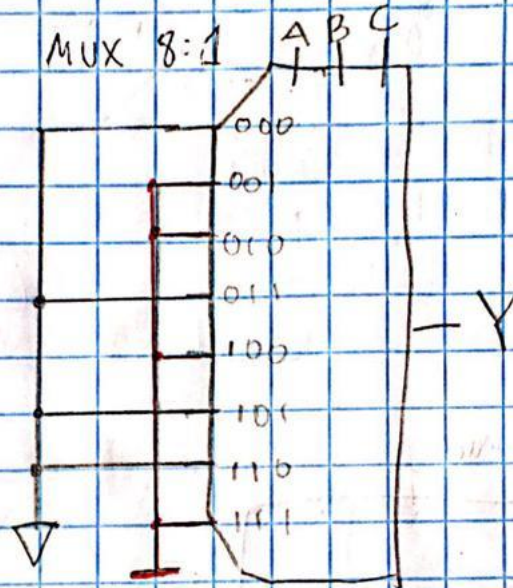


13/08/2020

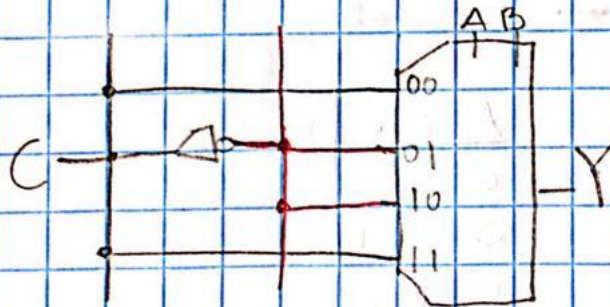
Lab # 5

Ejercicio 1

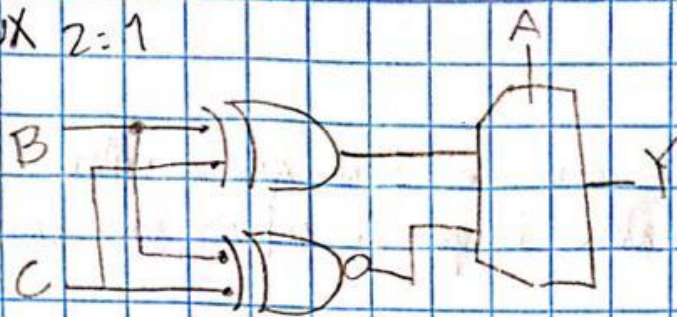
A	B	C	Y
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1



MUX 4:1

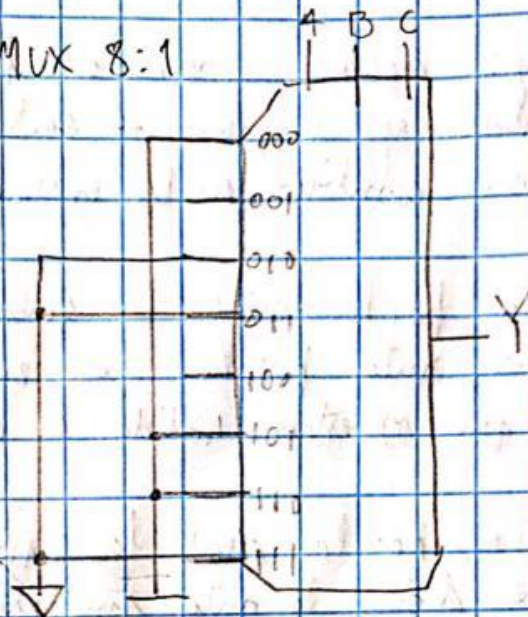


MUX 2:1

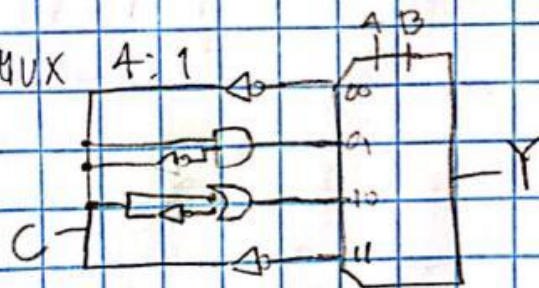


MUX 8:1

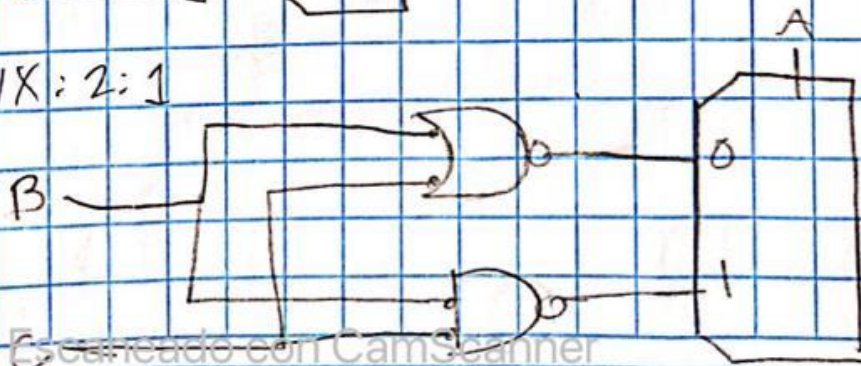
A	B	C	Y
0	0	0	1
0	0	1	X
0	1	0	0
0	1	1	0
1	0	0	X
1	0	1	1
1	1	0	1
1	1	1	0



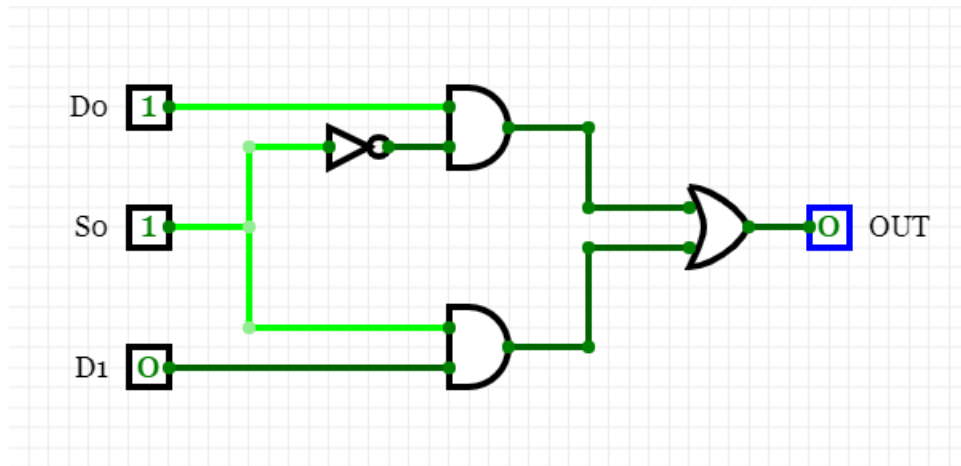
MUX 4:1



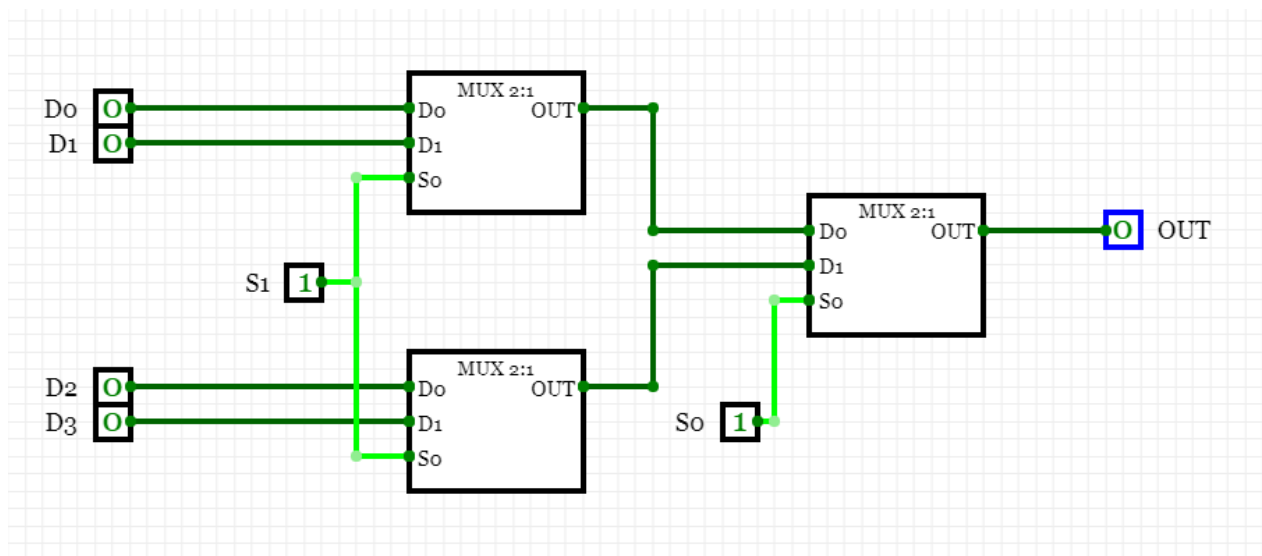
MUX: 2:1



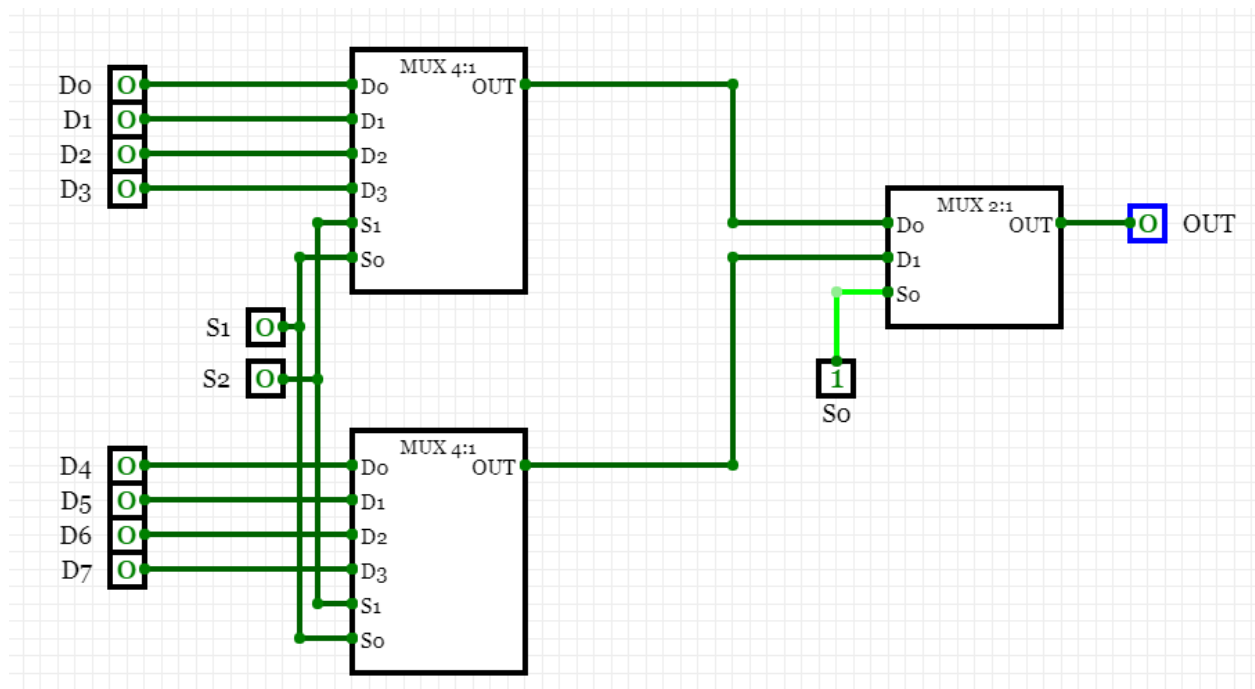
EJERCICIO 2



MUX 2:1



MUX 4:1



MUX 8:1

Tabla 1

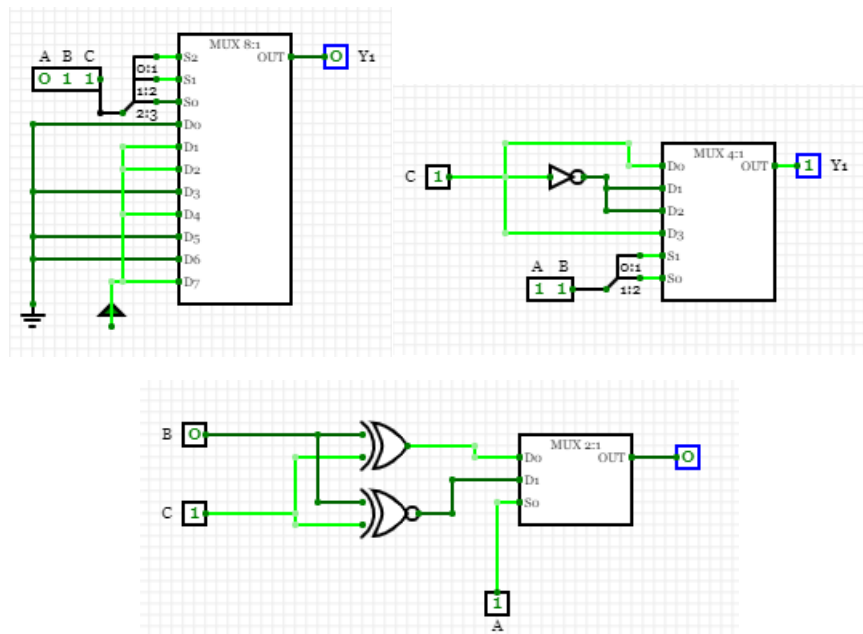
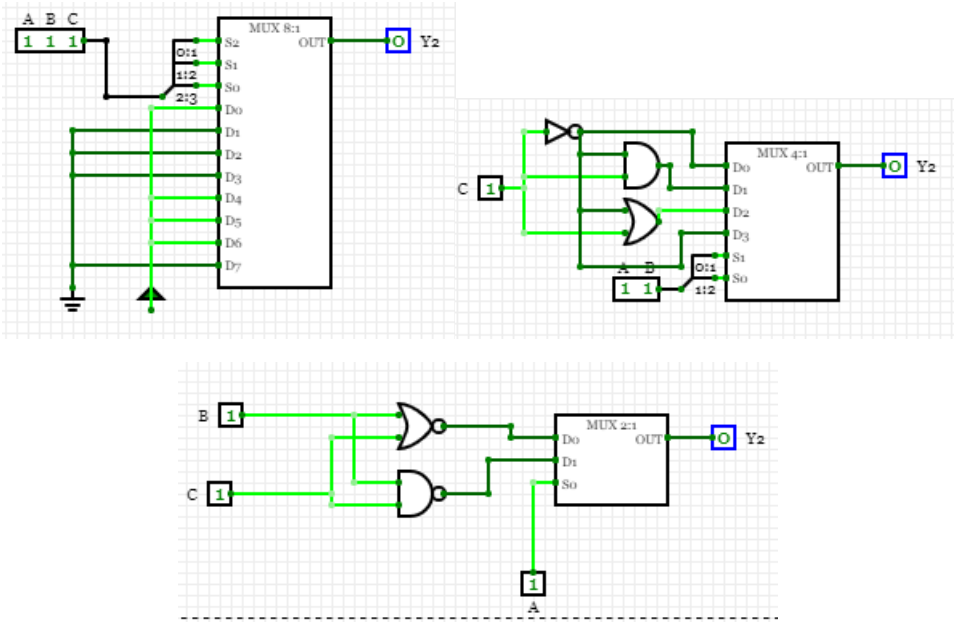


Tabla 2



EJERCICIO 3

Tabla 1

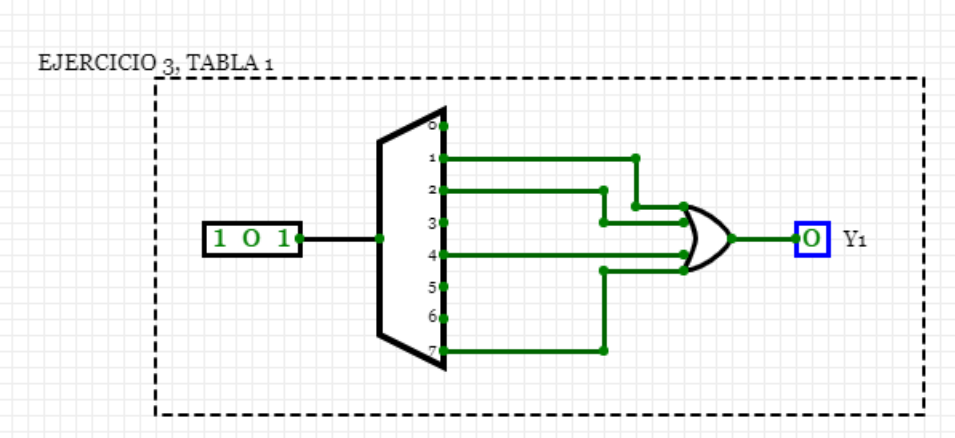
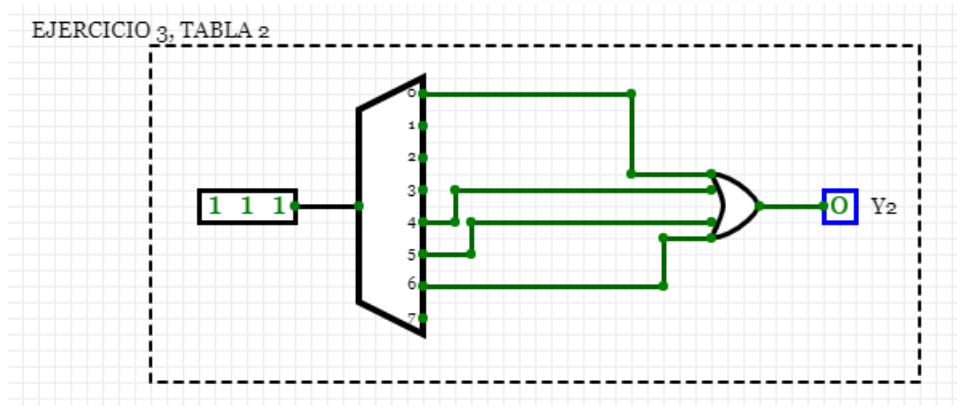
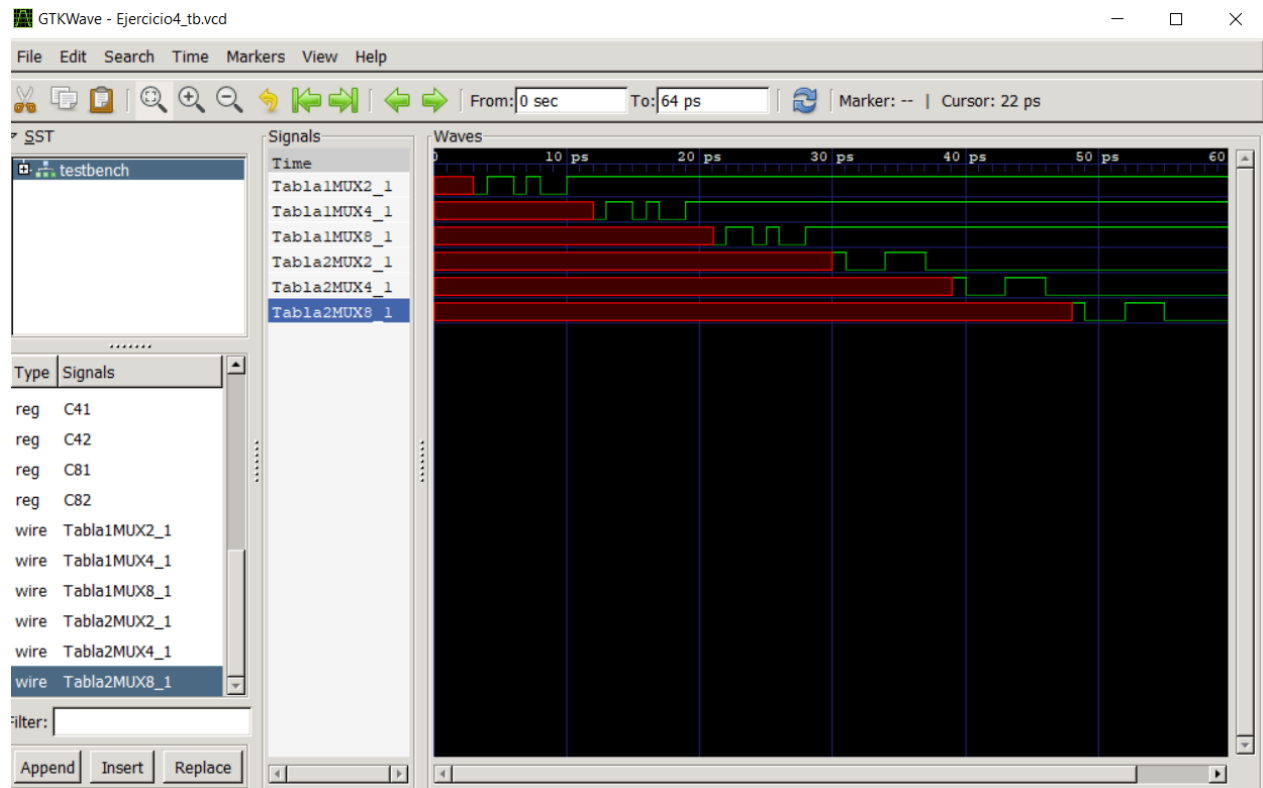


Tabla 2



EJERCICIO 4



Ejercicio 5

1. **Propagation delay:** delay máximo para que nuestra salida de un valor estable luego de sufrir un cambio en la entrada
2. **Contamination delay:** delay mínimo para que nuestra salida se desestabilice y empiece a calcular el nuevo valor debido a un cambio en la entrada
3. **Ruta crítica:** Ruta por la cual la suma de tpd es la más alta, es decir, ruta por la cual existirá un mayor delay para que nuestra salida se estabilice
4. **Ruta corta:** ruta por la cual la suma de tcd es la más baja, es decir, la ruta que primero se desestabiliza la salida

EJERCICIO 6

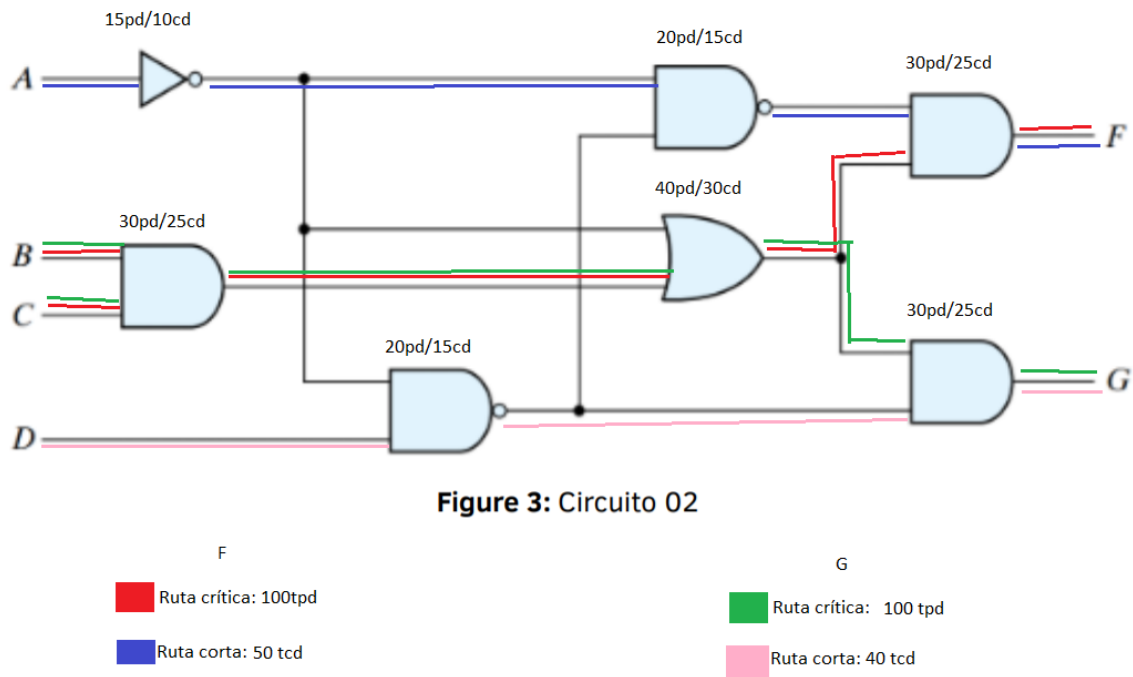
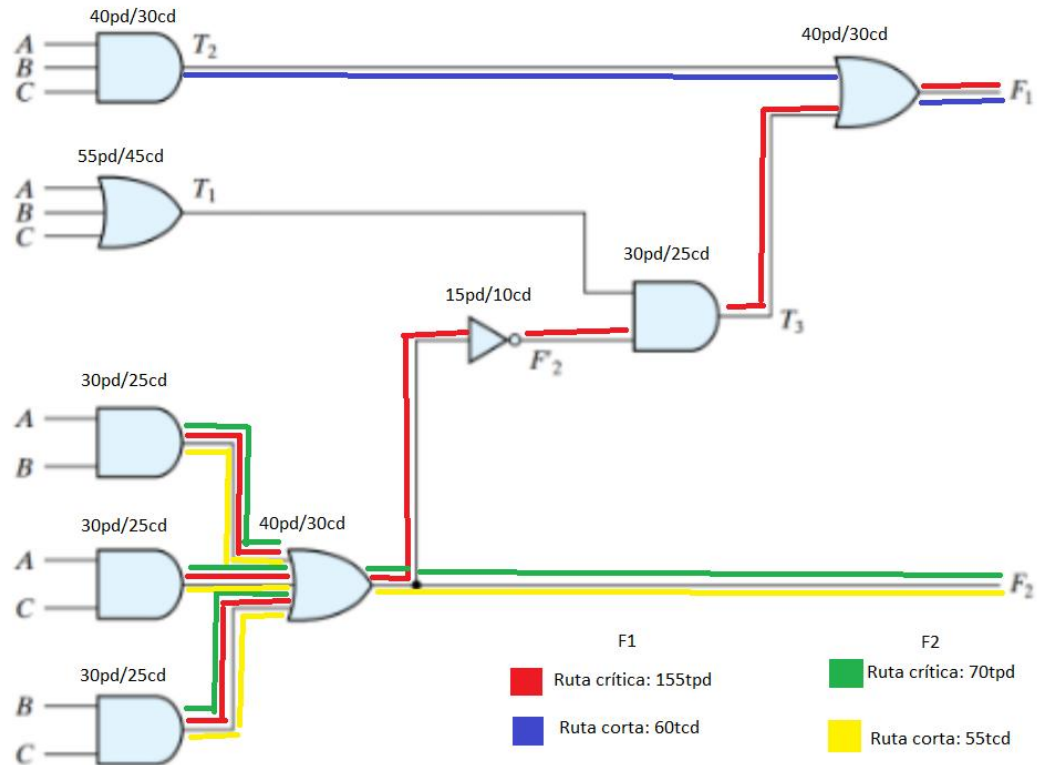
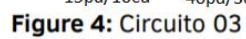


Figure 3: Circuito 02



■ Ruta corta: 60ps

■ Ruta corta: 40ps

