

薄膜作製プロセスの開発

In Laboratory Now

鯉沼研究室~工業材料研究所



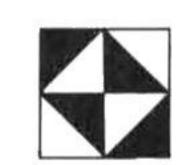
教授 秀臣

2つの研究テーマの共通点

最近太陽光発電の話題が新聞など で取り上げられている。以前、無限 のエネルギーとして注目を集めてい た太陽エネルギーであるが、太陽光 発電は効率が悪く、夢の域を脱しな かった。しかし地球規模の環境問題 が深刻化する中で、クリーンなエネ ルギーである太陽光発電に寄せられ る期待はますます高まるばかりであ る。そこで今回は、太陽光発電への 応用が期待されるアモルファスシリ コンをはじめとする薄膜の研究をな さっている鯉沼秀吉教授に、お話を 伺った。

鯉沼研究室では薄膜電子材料、特

にアモルファス半導体薄膜(超格子) と高温超伝導セラミックス薄膜の研 究を行っている。アモルファス半導 体薄膜の研究は太陽電池の高効率化 を目指している。また高温超伝導セ ラミックスの研究は、超高速デバイ スの作成と新物質の探索に役立つ薄 膜技術の開発を目標としている。こ の2つのテーマで扱う物質は異質の ものであるが、薄膜を作りその構造 や物性を解析する点で共通する部分 が多い。薄膜作製プロセスの開発は この研究室の主要な研究テーマであ



アモルファスーその特徴と応用

アモルファスとは "結晶ではない こと"を意味する言葉で、結晶のよ うに規則正しい構造をしていない物 質のことを言う。身近なものでは、 ガラスがそれに当てはまる。

アモルファス半導体薄膜が太陽電 池として有用な理由は3つある。第 一に、単結晶シリコンに比べて安価 であること。第二に太陽光の吸収効 率が高く、1µm以下の薄膜で太陽電 池として機能すること。第三に、大 面積のものを作ることが単結晶シリ コンより容易であることである。

東工大はアモルファスシリコン研 究の拠点の一つであり、電子物理工 学科の小田研、高橋・小長井研、総 合理工研究科の清水研、半那研等で も活発な研究がなされている。

鯉沼研究室では、アモルファスの 中でもテトラヒドラル系の水素化ア モルファスシリコン(a-Si:H)と、 シリコンカーバイト (a-SiC:H) につ いて材料化学的な研究を行っている。 a-Si:H は SiH4 を後に述べる方法(プ ラズマ C V D など) で分解、堆積さ せたもので、図1-1のような構造 をしている。

現在主に半導体のデバイスに用い られているのは、単結晶のシリコン である。それは1つのSi 原子の回り に、4つのSi原子が正四面体型にな るように、規則正しく並ぶダイヤモ ンド構造をしている。 (図1-2) この構造上の違いは、それぞれの

特性に大きな影響を与える。単結晶 の場合は構造が規則正しく、結晶内

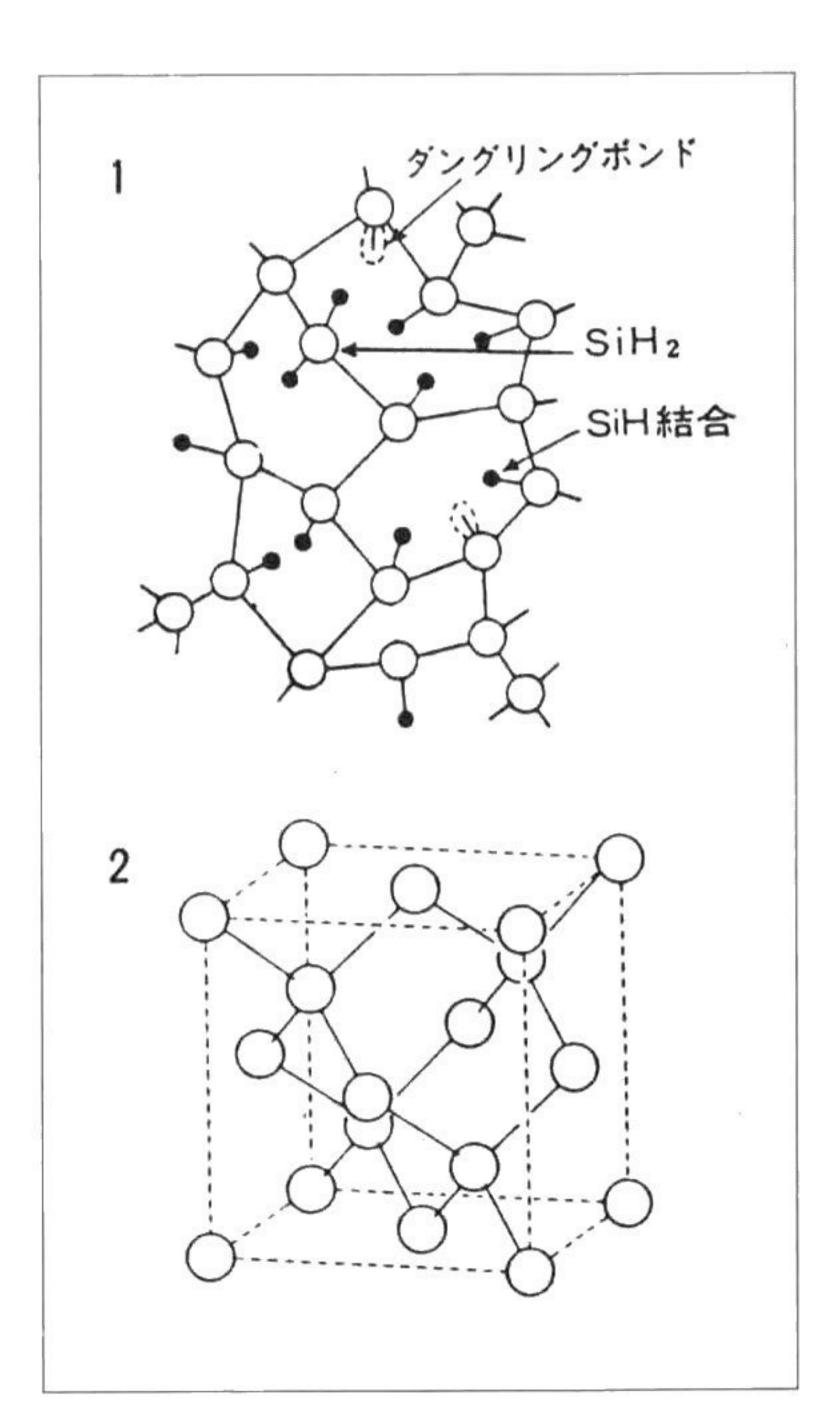


図 1

の各原子間で相互に影響し合うこと などから、図2-1のように電子の とれるエネルギー準位がきれいな帯 状(バンド)になって現れる。充満 帯とは電子がもうそれ以上入れない ほど詰まっているエネルギー帯であ り、伝導帯とは電子がほとんど入っ ていないエネルギー帯である。その 間のエネルギー帯を禁制帯という。

電流が流れるということは、充満 帯の電子がエネルギーを得ることに よって、禁制帯のエネルギー幅を越 え伝導体を移動すること、あるいは 電子の抜け穴 (ホール) が充満帯を 移動することに起因する。(図2-2 参照)

ところが、アモルファス半導体は 構造が乱れているので2-1図ほど きれいなバンド構造はできない。そ れゆえ電子は散乱されやすくなり、 導電率や電子移動度は単結晶シリコ ンに比べて劣るのである。(表1)

アモルファスシリコン太陽電池は すでに電卓の電源などに実用化され ている。しかし大規模な太陽光発電 に用いるには、まだ多くの問題があ る。その中でも光照射時の導電率を 高めることによってエネルギー変換 効率を向上させること、特性の劣化

(時間を経るにしたがって特性が変 化してしまうこと)を防ぐことが重 要な研究課題になっている。

そこで登場するのが超格子の考え 方である。超格子とは、2種類の半 導体の膜を原子数個~数十個の厚さ で交互に積み重ねたものである。半 導体はこの構造をとることによって 新しい物性を示す。それは波として の電子に特有の性質であり、量子効 果と呼ばれる。現在、量子効果を利 用することによって、前述のエネル ギー変換効率を上げる研究が広く行 われている。

鯉沼研究室では、2種類の半導体 の膜を Åオーダー(原子数個の厚さ) で制御して積み重ねるための新しい プロセスを考案している。

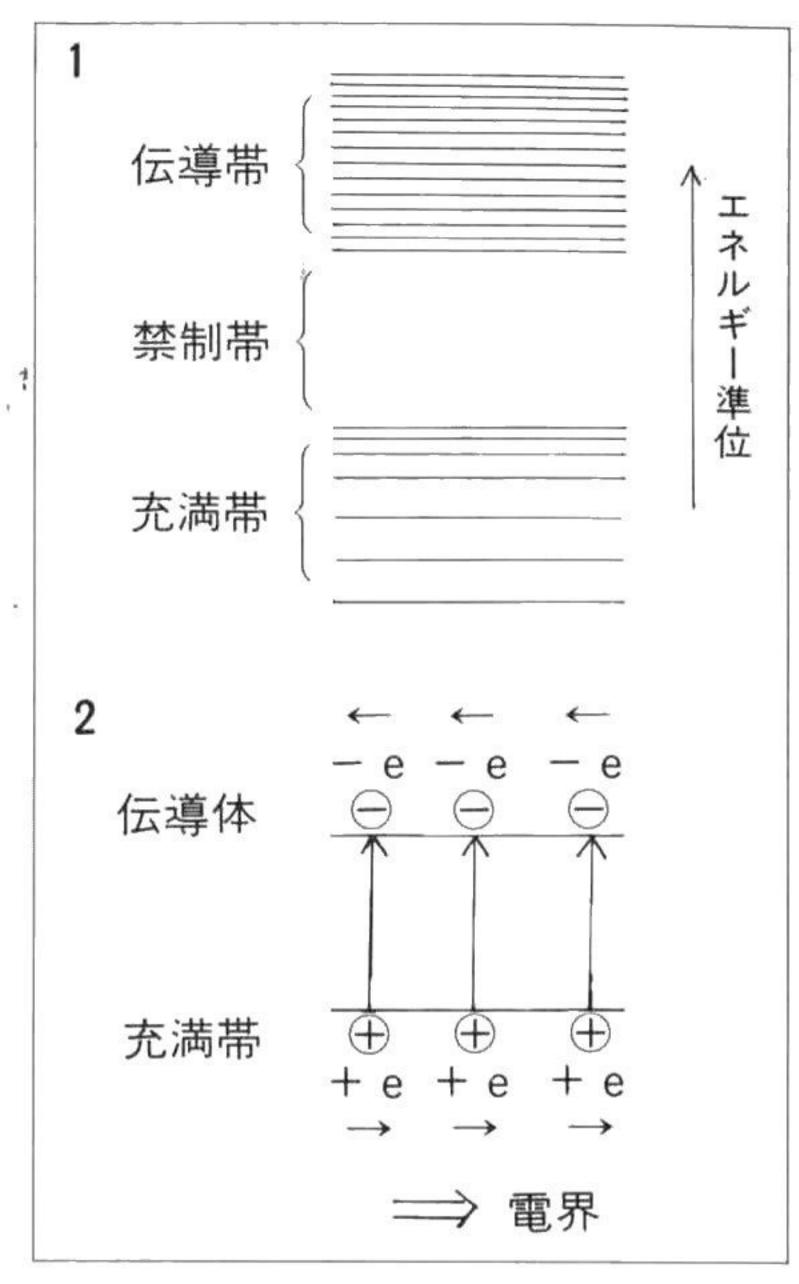


図 2

	単結晶Si	アモルファスSi
原子配列	規則性	無秩序
禁制帯のエネルギー幅[eV]	1.1	1.6~1.8
電子移動度[cm ² V ⁻¹ s ⁻¹]	~1000	0.1~1
導電率[s·cm ⁻¹]	$10^{-4} \sim 10^4$	$10^{-13} \sim 10^2$
太陽電池の厚さ[µm]	~200	0.5~1

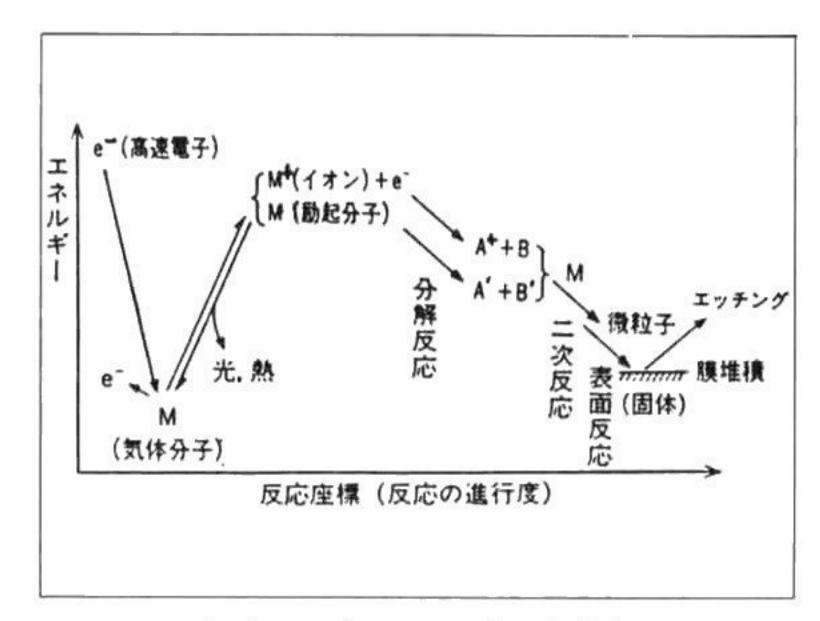
表 1

膜を1つ1つ積み重ねるには

アモルファス半導体超格子を作る ときに問題となる点は2つある。ど のようにして1つ1つの膜を積み重 ねてゆくかということと、積み重ね たものが本当に思った通りの構造を しているかを確かめることである。

一般的にアモルファス半導体超格 子は、プラズマCVD(Chemical Vapor Deposition) という方法で 作られている。それは次のような方 法である。低圧 (0.01~1 Torr)の 原料ガスに電解によって生じた高速 の電子を衝突させる。すると、電荷 を持った原子や分子と電子が混在す る電離気体(プラズマ)が発生する。

プラズマ中では、高いエネルギーを 持った電子が原料のガスを化学的に 分解し、分解された物質が基盤上に 膜として堆積する。また、プラズマ の代わりに光を当ててガスを分解す る方法(光CVD)もある。この方 法では、プラズマCVDとは少し異 なる反応経路で膜が生成する。しか しいずれの方法も、1つの層を堆積 させるごとに反応室内を真空にしな ければならない。それに対し鯉沼研 究室では、原料のガスの、プラズマと 光に対する化学反応性の違いを利用 して超格子を作る研究をしている。 それは、あらかじめ2種類のガスを



プラズマCVD概念図

反応室内にいれておき、光とプラズ マを交互に当てることによって、連 続的に超格子を積み重ねる方法であ る。

例えば、光では分解せずプラズマ

で分解するCF4と、どちらでも分解 するSi2H6の混合ガスを用いれば、 a-Si:H と a-SiC:H 層の繰り返しから なる超格子ができる。

薄膜の表面構造を解析する方法

本当に始めに思った通りの膜が出 来ているかどうかを調べるには、膜 の表面の構造を知る必要がある。

鯉沼研究室では、それを分析する ために、X線光電子分光 (XPS; Xray Photoelectron Spectroscopy) という方法を用いている。X線を原 子に当て、それによって出て来た電 子の運動エネルギーを測定すると仕 事関数が求まり、原子の種類、量、 原子価、及び結合状態が分かるので ある。

普通、XPSを測定する時には、 反応室内で作製した物質のサンプル を、一旦外へ取り出し、測定装置に いれて測る。しかし、Åオーダーの 薄膜は空気中に出すだけで表面の構 造が変わってしまう。そのため、こ の研究室では、真空の反応室からサ ンプルを外へ出すことなく、測定室 へ移動させることができる装置を解 析に用いている。



高温超伝導体~その薄膜化

現在、電子材料の主流はトランジ スタを中心とした半導体を用いたも のである。

しかし、半導体の代わりに超伝導 体を用いると、超伝導体の特有な性 質により半導体を用いた電子デバイ スより速く動作し、かつ感度のよい デバイスが作れることが分かってい る。

そこで最近大きな話題となった高 温超伝導セラミックスを用いるデバ イスを作る事が研究されている。現 在、その作製のプロセスとして非常 に薄い膜を積み重ねていくことが必 要とされている。また、高温超伝導 体は種々のセラミックス層がÅオー

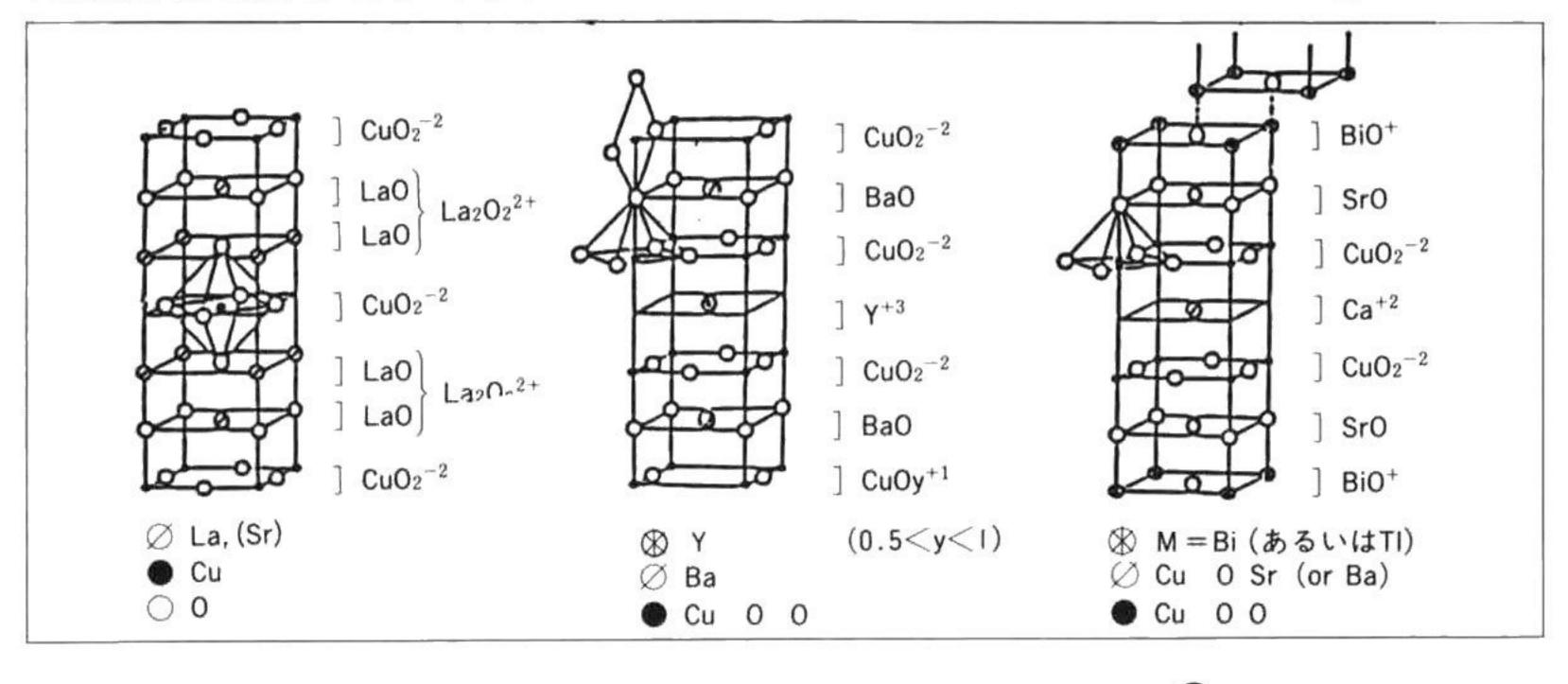
ダーで規則的に積み重なった、一種 の超格子構造をしていることが明ら かになっている。

そこでこの研究室では、超伝導電 子デバイスや新しい超伝導物質開発 の基礎研究として、原子レベルの非 常に薄いセラミックス膜を作る技術 に取り組んでいる。

一般にセラミックス薄膜の形成に は真空蒸着、スパッタリング、CV D法などが用いられる。前者2つは いずれも材料となる物質の固体に外 から物理的エネルギーを与え、表面 の固体を蒸発させたりはじき飛ばし たりして、側におかれている基板上 に膜を形成するという点で共通して いる。真空蒸発法は加熱によって、 スパッタリング法はプラズマ(電離 した状態の気体)をぶつけることに よって固体にエネルギーを与える。

鯉沼研究室では、真空蒸着と類似 点の多いレーザーMBE法、スパッ タリング法、CVD法の一つである MOCVD法を用いて薄膜を作って いる。

代表的な超伝導セラミックス



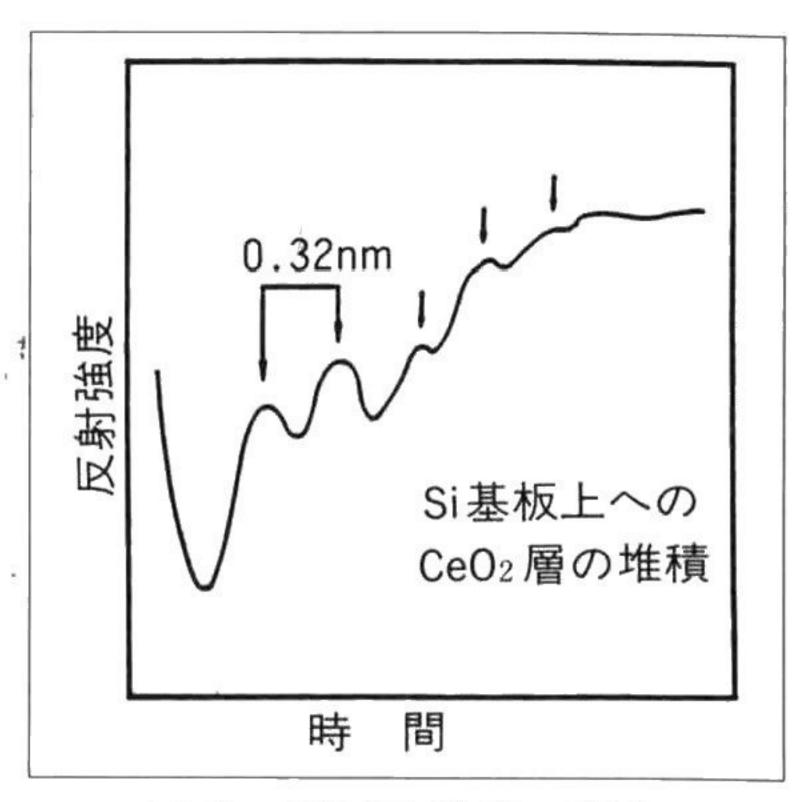
レーザーMBE法 (Molecular Beam Epitaxy) では、エネルギー を紫外のパルスレーザー光で与え、 圧力10⁻⁷Torr以下の超高真空中で固 体原料(ターゲット)を分解気化し、 対向する基板上に膜を形成する。こ れによって、不純物の混入の割合が 低下するため膜質が良くなる。また 後に述べる表面分析技術を用いて表 面の状態を知ることもできる。

MOCVD法(Metal Organic CVD) は、有機金属の熱分解を利 用した方法であり、膜の成長速度を 連続的に変化でき、大面積基板上に 均一に成長させることができるとい う利点がある。しかし、この方法は レーザーMBE法と違い超高真空で 膜を作成するわけにはいかない。そ のため後に述べる方法(RHEED) では表面分析ができない。

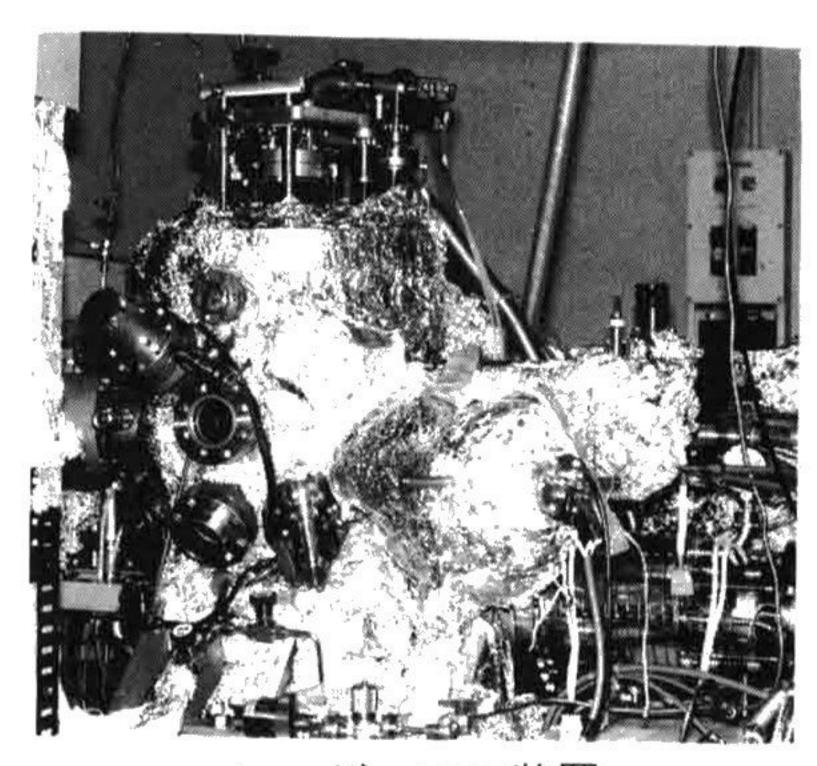
より高温での超伝導を目指したセ ラミックス超格子を人工的に作ろう とするとき問題となるのは、本当に

原子層で構造が制御されているかど うかを確認することである。なぜな ら、超格子構造を形成する2つの異 なった物質の層が入り混じってしま うと、超格子構造が出来ないからで ある。そこで、表面分析の方法とし てRHEED(反射高速電子線回折 : リード) という方法がとられてい る。これは、膜の表面に電子線を当 て反射強度を測定する方法である。 電子線は表面が平らであるときは全 反射し、表面に凹凸のあるときは反 射強度が落ちる。このため、膜を積 みながら反射強度を測定していくと 図3のようなグラフが得られる。グ ラフで反射強度の山から山への1周 期が、ちょうど1原子層の堆積に相 当する。これを利用することによっ て、ディジタル的に構造を制御する ことが可能になるのである。

ただし、これは電子線を利用する ため、前述のMBE法の特徴である 超高真空であることが条件となる。



RHEED強度の変化 図 3



レーザーMBE装置

研究室を取材して一大切にしていること

お話を伺っている際に、鯉沼教授 が再三 、この研究室は、オリジナリ ティーを大切にしている"と強調し ておられたことが、強く印象に残っ ている。薄膜電子材料は企業で応用 研究が盛んに行われている。先生は この点を強く意識され、薄膜の形成 という基礎的研究に力を注ぎ、オリ ジナリティーを確立しておられる。

取材にあたって、この研究室の院 生の方々に実験装置の説明をしてい ただいた。その説明は丁寧で大変分 かりやすく、この研究室における実 験の重要性を改めて感じた。聞くと ころによると、院生の方々は応用物 理学会と日本化学会を中心に、数多 くの研究発表をされるとのことであ る。研究室全体が、活気と研究に対 する熱意に包まれていることを強く 感じながら、研究室を後にした。

セラミックス トランジスター 知格子 アモルファス 创格子 MBE / NAZZOZZ 置于効果 超伝導物膜 アモルファスシリコン 原子レベルの 気相合成 プラズマCVD スパッタリング 川风 電子材料 BILL (STEE) BARRY

(清水)