Міністерство освіти і науки України Національний технічний університет України «КПІ» імені Ігоря Сікорського Кафедра обчислювальної техніки ФІОТ

3ВІТ з лабораторної роботи №4 з навчальної дисципліни «Архітектура комп'ютерів-2. Процесори»

Тема:

Підготовка та налаштування плати ВВВ

Виконав:

Студент 3 курсу кафедри ОТ ФІОТ, Навчальної групи ІВ-93 Гуцалюк О.Б.

Перевірив:

Нікольський С. С..

Мета: Підготовка інструментів, Отримання та створення програмного забезпечення, Перепрошивка та завантаження для плати ВВВ

Завдання: 3 файлу BBB_-_Platform_Bring_Up вам потрібно виконати пункти з першого і до 3.1 (QEMU Boot) включно, Підготовка інструментів, Отримання та створення програмного забезпечення, Перепрошивка та завантаження для плати BBB Результати роботи

```
ingraphic in St. \ ... remurystem arm -kernel _install/boot/zImage -initrd rootfs.cpio.gz \
-ko/de/rand r. considesttyAMA0,11200 mem-s121*
Booting Linus on physical CPU Date
Booting Linus on physical CPU Date
Linus version 4-19-220 (lampeluglangellus-ubuntu) (gcc version 8.3.8 (CMU Toolchain for the A-profile Architecture 8.3-2019.83 (arm-rel-8.36))) #1 SMP Thu Dec 9 07:20:31 EET 2021
PPU: AUX Version-Linus availables patching division code
DF: div Unstructions availables patching division code
DF: div Linus Called Linus (aumy-vitz | Instruction cache
Henory policy: Data cache writeallic
Pf: desting EFT parameters from FDT:
Hri: URT Into Found.
                            : PEPT / VEPT nonalitasing data cache, PEPT Instruction cache
foit Machine model: Itunu, dummy-vite
foit Machine model: Itunu, dummy-vite
: Getting EFT parameters from FDT:
: UET1 not found.
: Reserved of BIT garameters from FDT:
: UET2 not found.
: Reserved of BIT dat a 05x000000
It probing for conduit method from DT.
: UET3 not found.
: Lance of the BIT of th
                                                                                                                                                                  Grderia-3, Nitorgess-3, REU implementation.

It recting is enabled

It recting is enabled

It recting is enabled

It recting is from it leaf-16, m_cpu_lds-1.

It recting is from it leaf-16, m_cpu_lds-1

I ros: 18, preallocated tros: 16

Onodecobeon-consecriff; ps:[180:143]

I ther(c) running at 62.309Ez (Virt).

Jay, counter: ness: baffffffffffffff max_cycles: 0x1cd42e208c, max_idle_ns: 881590405314 ns.

Its at 62MHz, resolution 16ns, wraps every 4398040531896ns

It sat 62MHz, resolution 16ns, wraps every 4398040531896ns

Trabaced design, resolution 16ns.
                                                                                                                                                                                                                     device 80.30 value calculated diting of minimum: 301 minimum: 301 minimum: 301 minimum: 301 minimum: 302 mini
                                                                                                                                                                         tion supported.
PMP envisition handler
in X.580 certificates
s /devices/platforn/gglo-keys/input/input0
pl031: setting system clock to 2021-12-09 10:01:53 UTC (1639044113)
pl031: no DMA platforn data
net hemory; 2001.
```

Структура середовища наведена у файлі repos_tree.txt

Висновки

В ході виконання ЛР було підготовано середовище для плати ВВВ, виконано завдання з файлу ВВВ - Platform Bring Up