| | | | < | F=4 octet 每3个o | ctet包含2个样本 | | • |
|--|---|--------|---------------------------|-------------------------|---------------------------|---------------------------|--|
| | 配置数据 | Lane 0 | Cr0[10:3] | Cr0[2:0] T Cr1[10:7] | Cr1[6:0] T | Cr2[10:3] |] ↑ |
| | CF=2 CS=2 F=4 HD=1 L=8 M=16 N=11 N'=12 | Lane 1 | Cr2[2:0] T Cr3[10:7] | Cr3[6:0] | Cr4[10:3] | Cr4[2:0] T Cr5[10:7] | 第一个码群 包含4个lane 8个样本数据 16个控制位 ▼ |
| | | Lane 2 | Cr5[6:0] T | Cr6[10:3] | Cr6[2:0] T Cr7[10:7] | Cr7[6:0] T | |
| | | Lane 3 | Cr0:3[C1:C0] | Cr4:7[C1:C0] | ттт ттт | ттттт | |
| | | Lane 4 | Cr8[10:3] | Cr8[2:0] T Cr9[10:7] | Cr9[6:0] T | Cr10[10:3] | 最后一个码群 包含4个lane 8个样本数据 |
| | | Lane 5 | Cr10[2:0] T Cr11[10:7] | Cr11[6:0] T | Cr12[10:3] | Cr12[2:0] T Cr13[10:7] | |
| | | Lane 6 | Cr13[6:0] T | Cr14[10:3] | Cr14[2:0] T Cr15[10:7] | Cr15[6:0] T | 16个控制位 |
| | | Lane 7 | Cr8:11[C1:C0] | Cr12:15[C1:C0] | ттт ттт | тттттт |]↓ |