₱ 159 9426 2277 
■ edward.chend@gmail.com 
■ http://laodeng.github.com 男 1990.7

## 教育背景

中国地质大学(武汉) 通信工程

学士 2009年 - 2013年

电子与通信工程 中国地质大学(武汉) 2013年 - 2015年

硕十

项目经验

SerDes接口实现 2013.09 - 2014.04

SerDes接口是一种新的串行高速接口,常用于高端模数转换芯片。速率可达10Gbps。

○ JESD204B协议理解及核心内容提炼,全面掌握接口的工作流程,包括硬件接口、成帧方式、编解码器、差错控制等。

- o CML电路设计,通过对Cadence Virtuoso的全定制芯片设计工具的使用,来完成高速接口电路设计。
- 基于JESD204B协议的8B/10B编解码器设计,参考802.3协议,利用Verilog语言实现。

轴承振动检测系统 2010.01 - 2013.06

滚动轴承故障的自动检测系统。

○ 信号采集及预处理算法设计,主要包括FFT、FIR滤波器。

- 嵌入式WinCE编程,主要包括串口控制PLC程序,USB控制采样卡。
- 基于MATLAB GUI分析、SQL存储数据,将采集到的信号直接通过MATLAB做算法处理实验。

## 学习经验

数字信号处理: 熟悉数字滤波器设计, 傅立叶变换; 了解现代滤波技术; 曾多次任该课程助教。

通信原理: 熟悉各种调制解调方法,经典编解码方法;了解MIMO技术,无线通信系统。

单片机: 熟悉单片机工作原理,汇编编程,驱动开发,曾用Verilog实现过简易单片机功能。

计算机网络: 熟悉分组交换原理,计算机网络组建,路由器、交换机配置;了解TCP/IP协议。

数据结构与算法: 熟悉排序算法、链表、二叉树、图;了解机器学习算法,SVM,DBN。

计算机技能

编程: C, C++, ASM 脚本: Python, Bash, Makefile

硬件: Verilog, PLC 仿真: Matlab, Modelsim

排版: LATEX, Word, Markdown 系统: Windows, Ubuntu, CentOS

资格证书

**CET-4**: 510 **CET-6**: 480 普通话: 二甲 **IELTS**: 6.0

计算机二级: C程序语言 计算机三级: 网络技术

社会工作

院学生会办公室主任: 负责学生会年鉴制作, 院内学生会议安排。

2011.05 - 2012.05

兴趣爱好

骑行: 2012年完成川藏骑行: 2013年环青海湖。

MOOC: 2013年完成5门课程学习。