

陈登

☎ 159 9426 2277 • ✉ edward.chend@gmail.com • 🌐 <http://laodeng.github.com>
男 1990.7

教育背景

中国地质大学（武汉）
学士

通信工程
2009年 – 2013年

中国地质大学（武汉）
硕士

电子与通信工程
2013年 – 2015年

项目经验

SerDes接收端实现

2013.09 – 2014.04

SerDes接口是一种新的串行高速接口，常用于高端模数转换芯片。速率可达10Gbps。主要使用Verilog语言设计、Modelsim仿真、Design Compiler综合，完成了接收端解码接差错控制工作，并据此发表核心期刊论文

- 平台：Windows + CentOS + Sublime
- 工具：Verilog + Modelsim + Design Compiler
- 职责：JESD204B协议理解及核心内容提炼，全面掌握接口的工作流程，包括硬件接口、成帧方式、编解码器、差错控制等。完成接收端的设计工作并做到180nm工艺标准下200MHz以上的工作速率，完成仿真及综合。

轴承振动检测系统

2010.01 – 2013.06

滚动轴承故障的自动检测系统，全套流程包括机械、算法、程序、核心卡。

- 信号：基于MSP430及FT232H构成采集卡，对信号进行FIR滤波、FFT变化、Hilbert-Huang变换等。
- 算法：预处理后信号，基于大量数据，利用学习算法进行分类判决。
- 实现：嵌入式Linux编程，主要包括串口控制PLC服务程序，USB采样卡服务程序，控制流程服务程序，UI程序。
- 控制：PLC对机械部分控制，通过串口同上位机通信。

学习经验

数字信号处理：熟悉数字滤波器设计，傅立叶变换，Hilbert-huang算法；了解现代滤波技术；多次任该课程助教。

通信原理：熟悉各种调制解调方法，经典编解码方法；了解MIMO技术，无线通信系统。

单片机：熟悉单片机工作原理，汇编编程，驱动开发，用Verilog实现过简单单片机功能。

计算机网络：熟悉分组交换原理，计算机网络组建，路由器、交换机配置；了解TCP/IP协议；Socket编程。

数据结构与算法：熟悉排序算法、链表、二叉树、图；了解机器学习算法，SVM，DBN。

计算机技能

编程：C, C++, ASM

脚本：Python, Bash

硬件：Verilog, PLC

仿真：Matlab, Modelsim, Design Compiler

排版： \LaTeX , Word, Markdown

系统：Windows, Ubuntu, CentOS

版本：Git

数据库：MySQL, SQL Server

资格证书

CET-4: 510

CET-6: 485

IELTS: 6.0

普通话: 二甲

计算机二级: C程序语言

计算机三级: 网络技术

社会工作

院学生会办公室主任: 负责学生会年鉴制作，院内学生会议安排。

2011.05 – 2012.05

副班长: 班级评奖、评优，活动组织。

2010.09 – 2011.06

兴趣爱好

骑行: 2012年完成川藏骑行; 2013年环青海湖。

建站: 掌握建站基本原理, 利用Jekyll在GitHub上托管博客; 内网搭建GitLab服务器。

MOOC: 2013年完成5门课程学习。